

การปรับปรุงเวลาในเลี่ยงของงานโดยใช้การจำลองแบบปัญหาด้วย
คอมพิวเตอร์: กรณีศึกษาอุตสาหกรรมผลิตชิ้นส่วนอิเล็กทรอนิกส์

นายสุรเชษฐ์ จิมเครื่อวัลย์

ศูนย์วิทยทรัพยากร มหาองค์กรอิหริยาลัย

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตร์มหาบัณฑิต

สาขาวิชาวิศวกรรมอุตสาหกรรม

ภาควิชาวิศวกรรมอุตสาหกรรม

คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย

ปีการศึกษา 2545

ISBN 974-17-9840-7

ลิขสิทธิ์ของจุฬาลงกรณ์มหาวิทยาลัย

FLOW TIME IMPROVEMENT BY COMPUTER SIMULATION MODELING: CASE STUDY OF
ELECTRONICS PARTS INDUSTRY

Mr. Surachate Chimkruawan

ศูนย์วิทยบรพยากร

A Thesis Submitted in Partial Fulfillment of the Requirements
for the Degree of Master of Engineering in Industrial Engineering

Department of Industrial Engineering

Faculty of Engineering

Chulalongkorn University

Academic Year 2002

ISBN 974-17-9840-7

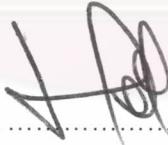
หัวข้อวิทยานิพนธ์ การปรับปรุงเวลาในการนำเสนอผลงานโดยใช้การจำลองแบบปัญหาด้วย
โดย คอมพิวเตอร์: กรณีศึกษาคุณภาพส่วนอิเล็กทรอนิกส์
สาขาวิชา นายสรเชษฐ์ นิมเครื่อวัลย์
อาจารย์ที่ปรึกษา วิศวกรรมอุตสาหกรรม
รองศาสตราจารย์ ดร.ปารเมศ ชุติมา

คณะกรรมการศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย อนุมัติให้นับวิทยานิพนธ์เป็นส่วนหนึ่ง
ของการศึกษาตามหลักสูตรปริญญามหาบัณฑิต


..... คณบดีคณวิศวกรรมศาสตร์
(ศาสตราจารย์ ดร.สมศักดิ์ ปัญญาแก้ว)

คณะกรรมการสอบวิทยานิพนธ์


..... ประธานกรรมการ
(ผู้ช่วยศาสตราจารย์ ดร.มานพ เรียวเดชะ)


..... อาจารย์ที่ปรึกษา
(รองศาสตราจารย์ ดร.ปารเมศ ชุติมา)

**คุณภาพแห่งการ
จุฬาลงกรณ์มหาวิทยาลัย** กรรมการ
(รองศาสตราจารย์ จิราพร พันธุ์เสวีสุวงศ์)


..... กรรมการ
(อาจารย์ ดร.วิภาวดี ธรรมมาภรณ์พิลากศ)

สุรเชษฐ์ นิมเครือวัลย์ : การปรับปรุงเวลาให้เหลือลี่ของงานโดยใช้การจำลองแบบปัญหาด้วยคอมพิวเตอร์: กรณีศึกษาอุตสาหกรรมผลิตชิ้นส่วนอิเล็กทรอนิกส์ (FLOW TIME IMPROVEMENT BY COMPUTER SIMULATION MODELING: CASE STUDY OF ELECTRONICS PARTS INDUSTRY) อ.ที่ปรึกษา : ดร.ปารเมศ ชุติมา, 104 หน้า ISBN 974-17-9840-7.

งานวิจัยฉบับนี้ได้มุ่งเน้นการนำเทคนิคการจำลองแบบปัญหา มาประยุกต์ในการวิเคราะห์การจัดตารางการผลิต ในโรงงานอุตสาหกรรมจริง โดยได้วิเคราะห์ถึงผลกระทบของกฎการจัดสรรทรัพยากร และ กฎการจัดลำดับงานที่มีต่อเวลาให้เหลือลี่ ซึ่งผลจากแบบจำลองสรุปได้ว่า ทั้งกฎการจัดสรรทรัพยากร และ กฎการจัดลำดับงานมีผลต่อเวลาให้เหลือลี่ของงาน แต่อันตรายของทั้งสองกฎไม่มีผลต่อเวลาให้เหลือลี่ของงาน การเปลี่ยนแปลงการจัดตารางการผลิตในปัจจุบันจากการใช้กฎการจัดสรรทรัพยากรแบบ Number of Jobs In Next Queue และ กฎการจัดลำดับงานแบบ First-Come-First-Serve มาเป็น ใช้กฎการจัดสรรทรัพยากรแบบ Anticipated Work In Next Queue และ กฎการจัดลำดับงานแบบ Shortest Processing Time สามารถลดเวลาให้เหลือลี่ของงานลงได้ 12.25 เปอร์เซ็นต์ อย่างไรก็ตามการเปลี่ยนแปลงกฎการจัดลำดับงาน จะมีผลต่อการลดลงของเวลาให้เหลือลี่ของงาน หากกว่าการเปลี่ยนแปลงกฎการจัดสรรทรัพยากร นอกเหนือนี้ได้มีการเสนอแนวทางในการนำผลการทดลองไปใช้ในโรงงานกรณีตัวอย่างอีกด้วย

ศูนย์วิทยทรัพยากร จุฬาลงกรณ์มหาวิทยาลัย

ภาควิชา	วิศวกรรมอุตสาหการ	ลายมือชื่อนิสิต	<i>Siraphak C</i>
สาขาวิชา	วิศวกรรมอุตสาหการ	ลายมือชื่ออาจารย์ที่ปรึกษา	<i>JP</i>
ปีการศึกษา	2545	ลายมือชื่ออาจารย์ที่ปรึกษาร่วม	

4471459621 : MAJOR INDUTRIAL ENGINEERING

KEY WORD : SIMULATION / SCHEDULING

SURACHATE CHIMKRUAWAN : FLOW TIME IMPROVEMENT BY COMPUTER

SIMULATION MODELING: CASE STUDY OF ELECTRONICS PARTS INDUSTRY.

THESIS ADVISOR : ASSOC. PROF. PARAMES CHUTIMA, Ph.D. 104 pp. ISBN

974-17-9840-7.

This thesis focuses on the application of computer simulation techniques to analyze industrial scheduling problems. The analysis is performed on the allocation and the dispatching rules affecting the mean flow time. The results from the models show that both the allocation and the dispatching rules have significantly impact to the mean flow time, but their interaction have no significantly impact. The changing of current scheduling methods from Number of Jobs In Next Queue allocation and First-Come-First-Serve dispatching rules to be Anticipated Work In Next Queue allocation and Shortest Processing Time dispatching rules is able to reduce the mean flow time by 12.25 percent. However, the dispatching rule is more effective than the allocation rule to reduce the mean flow time. A guideline to implement the result at the plant of this case study is also presented.

ศูนย์วิทยบรังษยการ จุฬาลงกรณ์มหาวิทยาลัย

Department Industrial Engineering Student's signature 

Field of study Industrial Engineering Advisor's signature 

Academic year 2002 Co-advisor's signature 

กิตติกรรมประกาศ

วิทยานิพนธ์ฉบับนี้สำเร็จลุล่วงไปได้ด้วยดี เนื่องด้วยความช่วยเหลือ แนวคิดอย่างดีอิงของ
รศ.ดร.ปารเมศ ชูติมา อาจารย์ที่ปรึกษาวิทยานิพนธ์ ผู้ให้คำแนะนำและข้อคิดต่างๆในงานวิจัยด้วย
ดีตลอดเวลาการทำวิทยานิพนธ์

ขอขอบพระคุณ ผศ.ดร.มานพ เรียวเดชะ ประธานกรรมการสอบวิทยานิพนธ์ รศ.จิราพัฒน์
เงาประเสริฐวงศ์ และ อาจารย์ ดร.วิภาวดี อรรもらภรณ์พิลาศ กรรมการสอบวิทยานิพนธ์ ที่กรุณา
ให้ข้อคิดเห็นและข้อเสนอแนะสำหรับวิทยานิพนธ์ฉบับนี้

ขอขอบพระคุณ คุณภูษิต ลาวัลยะวัฒน์ และ Mr.Rolando S. Gatchalian ตลอดจน
พนักงาน บริษัท เอ็นเอส อิเล็กทรอนิกส์ (1993) ที่สนับสนุนผู้วิจัย ในการจัดทำวิทยานิพนธ์ฉบับนี้

ท้ายที่สุดนี้ ผู้วิจัยขอกราบขอบพระคุณ บิดา มารดา ที่ให้กำเนิด เป็นแรงใจและให้คำแนะนำ
น้ำใจตลอดจนสำเร็จการศึกษา ตลอดจนญาติ พี่น้อง เพื่อนๆ ทุกคนที่ให้กำลังใจมาโดยตลอด

**ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย**

สารบัญ

หน้า

บทคัดย่อภาษาไทย	๔
บทคัดย่อภาษาอังกฤษ	๕
กิตติกรรมประกาศ	๖
สารบัญ	๗
สารบัญรูป	๘
สารบัญตาราง	๙

บทที่ 1 : บทนำ

1.1 กระบวนการผลิต.....	1
1.2 ข้อมูลของโรงงานกรณีศึกษา.....	8
1.3 สภาพของปัจจุบัน	11
1.4 วัตถุประสงค์.....	15
1.5 ขอบเขตของการวิจัย.....	15
1.6 ประโยชน์ที่คาดว่าจะได้รับจากการวิจัย.....	16
1.7 ขั้นตอนการวิจัยและดำเนินงาน.....	16
1.8 สรุป.....	16

บทที่ 2 : วรรณกรรมที่เกี่ยวข้อง

2.1 บทบาทและผลกระทบของการจัดตาราง.....	18
2.2 แผนภูมิแกนต์.....	20
2.3 การจัดตารางในองค์กร.....	23
2.4 การจัดเรียงเครื่องจักร.....	26
2.5 ลักษณะสมบูรณ์และข้อจำกัดของการบวนการ.....	30
2.6 วัตถุประสงค์และตัววัดสมรรถนะ.....	35
2.7 สมมติฐานสำหรับแบบจำลองเครื่องจักรเดี่ยว.....	38
2.8 เกลาไนล์ลี่ของงานและพัสดุคงคลังเนลี่ย.....	40

สารบัญ (ต่อ)

2.9 แบบจำลองเครื่องจักรนาน	43
2.10 เวลาให้ผลของงาน	44
2.11 การจำลองแบบปัญหา	46
2.12 งานวิจัยที่เกี่ยวข้อง	48
2.13 สรุป	51

บทที่ 3 : การสร้างแบบจำลองปัญหา

3.1 การกำหนดปัญหา	52
3.2 การกำหนดระบบงานที่ใช้ในการศึกษา	53
3.3 การเก็บรวบรวมข้อมูล	56
3.4 การพัฒนาโปรแกรม	66
3.5 การตรวจสอบความถูกต้องและความสมเหตุสมผลของแบบจำลอง	68
3.5.1 การตรวจสอบความถูกต้องของแบบจำลอง	68
3.5.2 การตรวจสอบความสมเหตุสมผลของแบบจำลอง	72
3.6 การออกแบบการทดลองและการใช้งานการจำลองแบบปัญหา	74
3.7 การดำเนินการทดลอง	76
3.8 การวิเคราะห์และประเมินผล	77
3.9 ข้อดีและข้อเสียของการใช้การจำลองแบบปัญหา	77
3.10 สรุป	79

บทที่ 4 : ผลการทดลอง และ การวิเคราะห์ผลการทดลอง

4.1 ผลการทดลอง	81
4.2 การวิเคราะห์ผลการทดลอง	83
4.3 สรุป	88

บทที่ 5 : แนวทางการนำไปปฏิบัติ

5.1 ระบบคอมพิวเตอร์ที่ใช้ในการควบคุมการผลิต	90
5.2 แนวทางการใช้ระบบคอมพิวเตอร์ จัดตารางการผลิต	95

สารบัญ (ต่อ)

5.3 สรุป.....	96
 บทที่ 6 : บทสรุป และ ข้อเสนอแนะ	
6.1 สรุป.....	98
6.2 ข้อจำกัดของแบบจำลอง.....	100
6.3 ข้อเสนอแนะสำหรับงานวิจัยในอนาคต.....	100
 รายการอ้างอิง	102
ประวัติผู้เขียนวิทยานิพนธ์	104

**ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย**

สารบัญรูป

หน้า

รูปที่ 1.1 ผังการไหลของกระบวนการผลิต ของกรณีศึกษา.....	1
รูปที่ 1.2 ผังที่ตั้งของกระบวนการผลิต ชั้นที่ 1 ของอาคาร.....	8
รูปที่ 1.3 ผังที่ตั้งเครื่องจักรของกระบวนการ ขึ้นรูปขาไออกซีเป็นผลิตภัณฑ์.....	10
รูปที่ 1.4 กราฟแสดงเวลาในเลี้ยงของงานเป็นเวลา 3 เดือน.....	11
รูปที่ 2.1 แผนภูมิแกนต์แสดงตารางสำหรับ 2 ทรัพยากร 3 งาน โดยที่ทรัพยากรอยู่ในแกนตั้ง..	21
รูปที่ 2.2 แผนภูมิแกนต์แสดงตารางสำหรับ 2 ทรัพยากร 3 งาน โดยที่งานอยู่ในแกนตั้ง.....	22
รูปที่ 2.3 แผนภูมิแกนต์ที่เพิ่มสัญลักษณ์ต่างๆ เข้าไปเพื่อระบุถึงกิจกรรมที่สำคัญที่เกิดขึ้น.....	22
รูปที่ 2.4 การไหลของสารสนเทศในระบบผลิต.....	25
รูปที่ 2.5 การไหลของสารสนเทศในระบบการบริการ.....	26
รูปที่ 2.6 Pure Flow Shop	28
รูปที่ 2.7 General Flow Shop	28
รูปที่ 2.8 การไหลของงานในระบบผลิตแบบไหลเลื่อนยืดหยุ่น.....	29
รูปที่ 2.9 ระบบผลิตแบบตามสั่ง.....	29
รูปที่ 2.10 ข้อจำกัดด้านลำดับก่อนหลัง.....	31
รูปที่ 2.11 พังก์ชันค่าปรับของเวลาสาย.....	37
รูปที่ 2.12 พังก์ชันค่าปรับของเวลาล่าช้า.....	37
รูปที่ 2.13 พังก์ชัน J(t).....	41
รูปที่ 2.14 ตารางที่เกิดจากการจัดสรรงาน 6 งานบน 2 เครื่องจักร แบบที่ลงงาน.....	45
รูปที่ 3.1 แสดงขั้นตอนการทำงานของระบบในแต่ละ package	55
รูปที่ 3.2 แสดงการกระจายของอัตราการเข้ามาในระบบของล็อต SOIC-016B	56
รูปที่ 3.3 ตัวอย่างของโปรแกรม ARENA ของการผลิต package PDIP-008A.....	67
รูปที่ 3.4 ตัวอย่างการใช้คำสั่ง Step และ Go until	69
รูปที่ 3.5 ตัวอย่างการใช้คำสั่ง Set break และ Set watch.....	70
รูปที่ 3.6 ตัวอย่างการใช้คำสั่ง Set intercept และ Set trace.....	71
รูปที่ 3.7 ตัวอย่างการใช้คำสั่ง Show.....	71
รูปที่ 3.8 ผลการวิเคราะห์โดย Mann-Whitney Test โปรแกรม Minitab.....	73

สารบัญรูป (ต่อ)

รูปที่ 3.9 กราฟ Moving average ของการ Run	75
รูปที่ 3.10 กราฟ Correlogram ของการ Run	76
รูปที่ 4.1 กราฟค่าเวลาในล็อกอินล็อกเอาต์ทุก Replication ที่แต่ละกฎการจัดสรรทรัพยากร และ กฎการจัดลำดับงาน.....	86
รูปที่ 5.1 การป้อนหมายเลขอ Tot เมื่อทำการผลิตเสร็จ.....	91
รูปที่ 5.2 การป้อนจำนวนยูนิตออก.....	91
รูปที่ 5.3 การป้อนชนิดของเสีย และ จำนวนของเสียแต่ละชนิดที่พบในกระบวนการ.....	92
รูปที่ 5.4 การป้อนหมายเลขอ Tot เพื่อเริ่มการผลิต.....	92
รูปที่ 5.5 สถานะของล็อกเป็น Awaiting Operate.....	93
รูปที่ 5.6 การป้อนหมายเลขอเครื่อง และ รหัสประจำตัวของพนักงาน.....	93
รูปที่ 5.7 สถานะของล็อกเป็น Operating.....	94
รูปที่ 5.8 การป้อนข้อมูล เพื่อออกล็อก คล้ายกระบวนการกรุ๊ปสตรีปด้วยตะเก้ว.....	94
รูปที่ 5.9 ระยะเวลาที่ล็อก อยู่ในกระบวนการขึ้นกรุ๊ปขาไกซี.....	95

**ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย**

สารบัญตาราง

หน้า

ตารางที่ 1.1 แสดงปริมาณลอดที่ทำการผลิตในแต่ละเดือน ของแต่ละ Package.....	12
ตารางที่ 3.1 องค์ประกอบ ลักษณะเฉพาะตัว และกิจกรรมของระบบที่ศึกษา.....	53
ตารางที่ 3.2 แสดงรูปแบบข้อมูลที่มีใช้ในโปรแกรม ARENA	57
ตารางที่ 3.3 แสดงรูปแบบข้อมูลการกระจายที่ใช้ในโปรแกรมของอัตราการเข้ามาในระบบ ของลอด ในแต่ละ package	57
ตารางที่ 3.4 แสดงรูปแบบข้อมูลการกระจายที่ใช้ในโปรแกรมของกำหนดส่งมอบของลอด ในแต่ละ package	59
ตารางที่ 3.5 แสดงรูปแบบข้อมูลการกระจายที่ใช้ในโปรแกรมของจำนวนยูนิตของลอด ในแต่ละ package	60
ตารางที่ 3.6 แสดงรูปแบบข้อมูลการกระจายที่ใช้ในโปรแกรมของจำนวนสต็อปของลอด ในแต่ละ package.....	61
ตารางที่ 3.7 แสดงหมายเลขอุปกรณ์จักรที่สามารถใช้งานในแต่ละ package และ อัตราการ ผลิตของแต่ละเครื่อง	63
ตารางที่ 3.8 แสดงวันที่ ในการซ้อมบำรุงเชิงป้องกัน 8 ชม./วัน , อัตราการเกิดของเสีย และ เวลาที่ใช้ในการซ้อมเครื่อง ของเครื่องจักรแต่ละหมายเลขอุปกรณ์.....	64
ตารางที่ 3.9 แสดงเวลาที่ใช้ในการตรวจสอบต่างๆ.....	66
ตารางที่ 3.10 แสดงข้อมูลเวลาไนล์เนลี่ยของระบบงานจริงช่วง WW#04 DAY1 ถึง WW#05 DAY7 ปี 2002.....	72
ตารางที่ 3.11 แสดงข้อมูลเวลาไนล์เนลี่ยที่ได้จากแบบจำลอง 14 Replicates.....	73
ตารางที่ 4.1 ผลค่าเวลาไนล์เนลี่ย (ชั่วโมง) ที่แต่ละกฎการจัดสรรทรัพยากร และ กฎการจัดลำดับ งาน.....	82
ตารางที่ 4.2 ผลการวิเคราะห์ความแปรปรวนของปัจจัยกฎการจัดสรรทรัพยากร และ กฎการจัดลำดับต่อค่าเวลาไนล์ของลอด.....	85
ตารางที่ 4.3 ผลของ Duncan's Multiple Range Test ต่อค่าเวลาไนล์ของลอด.....	85

สารบัญตาราง (ต่อ)

ตารางที่ 4.4 ผลค่าเวลาในลนелиยทุก Replication ที่แต่ละกฎการจัดสรรทรัพยากร และ
กฎการจัดลำดับงาน.....	86
ตารางที่ 4.5 ตารางค่าเวลาในลสูงสุด ของ package SOIC-008B.....	87
ตารางที่ 4.6 ตารางค่า % Utility และ ส่วนเบี่ยงเบนมาตรฐาน ของเครื่องจักรกลุ่มที่ package มีเครื่องจักรสามารถผลิตได้มากกว่า 1 เครื่อง.....	88



**ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย**