

เทคโนโลยีการปรับปรุงเวลาเข้าถึงข้อมูลในดิจิทัลชีวภาพเฝือร์แครช



นาย ชาลิต จำรุกุล

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาความหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต
ภาควิชาวิศวกรรมไฟฟ้า

บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย

พ.ศ. 2535

ISBN 974-581-756-2

ลิขสิทธิ์ของบัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย

018089

๓๑๔๘๓๕๑๓

A Disk Access Time Improvement Technique via Buffer Cache

Mr. Chawalit Jamekornkul

A Thesis Submitted in Partial Fulfillment of the Requirements
for the Degree of Master of Electrical Engineering

Department of Electrical Engineering

Graduate School

Chulalongkorn University

1992

หัวข้อวิทยานิพนธ์ เทคนิคการปรับปรุงเวลาเข้าถึงข้อมูลในคลังข้อมูลเบื้องต้น
 ไทย นาย ชวลิต จำรัสกรกุล
 ภาควิชา วิศวกรรมไฟฟ้า
 อาจารย์ที่ปรึกษา รองศาสตราจารย์ ดร. สุริยัน พิชัยชัยมงคล



บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย อนุมัติให้นบัณฑิตวิทยานิพนธ์ฉบับนี้เป็นส่วนหนึ่งของ
 การศึกษาตามหลักสูตรปริญญามหาบัณฑิต

..... คณบดีบัณฑิตวิทยาลัย
 (ศาสตราจารย์ ดร. ภราวดา วัชรากุล)

คณะกรรมการสอบวิทยานิพนธ์

..... ประธานกรรมการ
 (รองศาสตราจารย์ ดร. เอกชัย ลีลาวงศ์)

..... อาจารย์ที่ปรึกษา
 (รองศาสตราจารย์ ดร. สุริยัน พิชัยชัยมงคล)

..... กรรมการ
 (อาจารย์ ดร. อรรถรุ่ง เด็งอ่านวย)

..... กรรมการ
 (อาจารย์ ดร. วิเทศ เพชรบูรณ์)

พิมพ์ต้นฉบับทั้งย่อวิทยานิพนธ์ภายในกรอบสีเขียวนี้เพียงแผ่นเดียว

ชื่อผู้พิพากษา : เทคนิคการปรับปรุงเวลาเข้าถึงข้อมูลในดิสก์ด้วยบัฟเฟอร์แคช
(A DISK ACCESS TIME IMPROVEMENT TECHNIQUE VIA BUFFER CACHE)
อ.พีร์กษา : รศ.ดร. สุริยัน พิชัยชาติคุณ, 104 หน้า. ISBN 974-581-756-2

โปรแกรมประยุกต์ที่ทำงานกับข้อมูลในดิสก์ ใช้เวลาส่วนใหญ่ไปในการเข้าถึงข้อมูลในดิสก์ บันพเฟอร์แคชหรือดิสก์แคชเป็นการใช้หน่วยความจำหลักเพื่อช่วยปรับปรุงการเข้าถึงข้อมูลในดิสก์ งานวิจัยนี้มีจุดประสงค์เพื่อสร้างบันพเฟอร์แคชและทดสอบว่าเวลาเข้าถึงข้อมูลในดิสก์ติดขัดขึ้นด้วยบันพเฟอร์-แคชที่สร้างขึ้นเป็นบันพเฟอร์แคชแบบ “เชียนผ่าน” และใช้วิธีการคัดเลือกบันพเฟอร์บล็อกมาใส่ข้อมูลใหม่แบบ “ใช้เก่าสุด” โปรแกรมจัดการบันพเฟอร์แคชเป็นโปรแกรมประเภท “ผังตัว” สำหรับเครื่องไมโครคอมพิวเตอร์โดยเบื้องต้นที่ทำงานภายใต้เอนเมส-ดอต

ผลการทดสอบกับบันพ์เพอร์แครชแสดงให้เห็นว่า เวลาอ่านข้อมูลลดลงจากประมาณ 0.1 วินาที เมื่อข้อมูลอยู่ในแผ่นดิสก์ และประมาณ 0.01 วินาทีเมื่อข้อมูลอยู่ในฮาร์ดดิสก์เป็นประมาณ ไม่ถึง 0.001 วินาทีเมื่อข้อมูลอยู่ในบันพ์เพอร์แครช

ภาควิชา วิศวกรรมไฟฟ้า
สาขาวิชา ระบบไฟฟ้า
ปีการศึกษา ๒๕๖๔

ดำเนินการตามที่ได้ระบุไว้ในสัญญา
ดำเนินการตามที่ได้ระบุไว้ในสัญญา
ดำเนินการตามที่ได้ระบุไว้ในสัญญา

พิมพ์ดันจับบทด้วยอักษรไทยนิพนธ์ภาษาไทยกรอบสีเขียวนี้เพียงแผ่นเดียว



C015585 : MAJOR ELECTRICAL ENGINEERING

KEYWORD : BUFFER CACHE/DISK CACHE/BUFFER MANAGEMENT/MEMORY HIERARCHY

CHAWALIT JAMEKORNKUL : A DISK ACCESS TIME IMPROVEMENT TECHNIQUE VIA
BUFFER CACHE. THESIS ADVISOR : ASSO. PROF. SURIYAN TISHYADHIGAMA, Ph.D.
104 PP. ISBN 974-581-756-2

Application programs, that process data in disk, spend most of the time in accessing the data. Buffer cache or disk cache is a technique that uses main memories as buffers to improve disk access time. The objective of this thesis is to implement a buffer cache and to test that the disk access time is improved with the buffer cache. The implemented buffer cache is a "write-through" buffer cache and employs the least recently used replacement method. The buffer cache management program is of "stayed resident" type for IBM microcomputer running under the MS-DOS

The testing results show that the reading time is reduced from about 0.1 second for data in a floppy disk and about 0.01 second for the data in hard disk to less than 0.001 second for the data in the buffer.

ศูนย์วิทยบรหพยาภ
จุฬาลงกรณมหาวิทยาลัย

ภาควิชา วิศวกรรมไฟฟ้า
สาขาวิชา ระบบไฟฟ้า
ปีการศึกษา ๒๕๘๔

ลายมือชื่อนักติด ๙๓ ๑๗๖๔
ลายมือชื่ออาจารย์ที่ปรึกษา ๗๓-
ลายมือชื่ออาจารย์ที่ปรึกษาร่วม

กิตติกรรมประกาศ

วิทยานิพนธ์ฉบับนี้ ได้รับความช่วยเหลืออย่างดีอีกจากรองศาสตราจารย์ ดร. สุริยัน ติษยาธิกม อารยธรรมที่ปรึกษาวิทยานิพนธ์ที่ท่านได้กรุณาให้คำแนะนำและข้อคิดเห็นดีๆ ในการดำเนินงานมาตลอด รวมถึงรองศาสตราจารย์ ดร. เอกชัย ลือรัตน์ ประชารากรกรรมการสอบวิทยานิพนธ์อาจารย์ ดร. อารยะ เต็งอ่อนนวย และอาจารย์ ดร. วิเทศ เศรษฐากร กรรมการสอบวิทยานิพนธ์ที่ท่านได้กรุณาให้คำแนะนำที่เป็นแนวทางในการทำวิทยานิพนธ์

ศุภสิทธิ์พมภก
จุฬาลงกรณ์มหาวิทยาลัย

สารบัญ



หน้า

บทคัดย่อ.....	๔
บทคัดย่อ(ภาษาอังกฤษ).....	๕
กิจกรรมประการ.....	๖
สารบัญ.....	๗
สารบัญภาพ.....	๘
สารบัญตาราง.....	๙

บทที่

1. บทนำ.....	๑
1.1 ที่มาของปัจจุบัน.....	๑
1.2 เป้าหมายและการดำเนินงาน.....	๒
1.3 ผลที่ได้จากการดำเนินการ.....	๓
 2. ระบบหน่วยความจำ.....	๔
2.1 ส่วนประกอบพื้นฐานของคอมพิวเตอร์.....	๔
2.2 หน่วยความจำ.....	๕
2.3 หน่วยความจำล่าสุดที่มี.....	๖
2.4 การจัดสรรหน่วยความจำ.....	๑๐
2.5 หน่วยความจำเสมือน.....	๑๑
2.6 หน่วยความจำแ莼ช.....	๑๒
2.7 บัฟเฟอร์แ莼ช.....	๑๓
2.8 บัฟเฟอร์แ莼ชในระบบปฏิบัติการ UNIX.....	๑๕

3. ระบบปฏิบัติการ MS-DOS และไบอส.....	18
3.1 ระบบปฏิบัติการส่วนที่อยู่ใน ROM ของเครื่องไมโครคอมพิวเตอร์.....	18
3.2 ระบบปฏิบัติการส่วนที่อยู่ในดิสก์.....	19
3.3 -ROM-ไบอส.....	20
3.4 บริการดิสก์ของ-ROM-ไบอส.....	20
 4. การสร้างบันฟเฟอร์แครช.....	27
4.1 ลักษณะของโปรแกรมควบคุมบันฟเฟอร์แครช.....	27
4.2 รูปแบบการทำงานของบันฟเฟอร์แครช.....	34
4.3 การใช้งานบันฟเฟอร์แครช.....	39
 5. การทดสอบบันฟเฟอร์แครช.....	46
5.1 การทดสอบการทำงานของบันฟเฟอร์แครช.....	46
5.1.1 การทำงานของบันฟเฟอร์แครช.....	46
5.1.2 วิธีการทดสอบการทำงานของบันฟเฟอร์แครช.....	47
5.1.3 ผลการทดสอบการทำงานของบันฟเฟอร์แครช.....	47
5.1.4 สรุปผลการทดสอบการทำงานของบันฟเฟอร์แครช.....	47
5.2 การทดสอบการทำงานของโปรแกรมประยุกต์เมื่อติดตั้งบันฟเฟอร์แครช.....	61
5.2.1 ผลการทดสอบ.....	61
5.2.2 สรุปผลการทดสอบ.....	62
 6. บทสรุป.....	66
6.1 สรุปผลหลัก.....	66
6.2 อุปสรรคในการพัฒนาบันฟเฟอร์แครชแบบ Write Cache.....	68
6.3 แนวทางที่จะนำบันฟเฟอร์แครชไปประยุกต์ใช้งานอื่นๆ.....	69
 เอกสารอ้างอิง.....	70

ภาคผนวก	
Source Program ของมีไฟอร์เนช.....	72
ประวัติผู้เขียน.....	105

ศูนย์วิทยบรังษยการ
มุขลักษณ์มหาวิทยาลัย

สารบัญ

รูปที่

2.1	แสดงให้เห็นส่วนประกอบในคอมพิวเตอร์.....	4
2.2	แสดงให้เห็นการทำงานของระบบหน่วยความจำล่าดับชั้น.....	6
2.3	บันฟเฟอร์เบคของบันฟเฟอร์แคชในระบบปฏิบัติการ UNIX.....	16
2.4	สภาพก่อนและหลังจากการนำบันฟเฟอร์บล็อก 1 ออกจาก Free List.....	16
2.5	Hash Queues ที่ใช้ค้นหาข้อมูลในบันฟเฟอร์บล็อก.....	17
4.1	แสดงล่าดับชั้นการทำงานของระบบปกติ.....	27
4.2	แสดงล่าดับชั้นการทำงานของระบบปกติที่เพิ่มบันฟเฟอร์แคช.....	28
4.3	แสดงโครงสร้างของบันฟเฟอร์บล็อก.....	29
4.4	แสดงโครงสร้างของบันฟเฟอร์บล็อกจัดเป็นลิสต์เชื่อมโยง.....	30
4.5	บันฟเฟอร์แคชนี้บันฟเฟอร์บล็อกจำนวน 4 บล็อก.....	31
4.6	เมื่อมีการเรียกข้อมูลบล็อก C บล็อก C จะถูกย้ายมาที่หัวลิสต์.....	31
4.7	เมื่อมีการเรียกข้อมูลบล็อก A และบล็อก D ตามล่าดับ บล็อก A และบล็อก D จะถูกย้ายมาที่หัวลิสต์ตามล่าดับ.....	32
4.8	เมื่อมีการเรียกข้อมูลบล็อก E บล็อก B จะเป็นบล็อกที่ไม่ได้ถูกเรียกนานที่สุดจะถูกย้ายมาที่หัวลิสต์และวนรอบข้อมูลบล็อก E จากคลิสต์มาที่หัวบล็อก B.....	32
4.9	แสดงการใช้งานที่น่าวิตามความจำเมื่อติดตั้งบันฟเฟอร์แคช.....	33
4.10	Flow Chart รูปที่ _initialize.....	40
4.11	Flow Chart รูปที่ _Cache.....	41
4.12	Flow Chart รูปที่ _Read_Function.....	42
4.13	Flow Chart รูปที่ _Write_Function.....	43
4.14	Flow Chart รูปที่ _To_BIOS, รูปที่ _To_DOS.....	44
4.15	Flow Chart รูปที่ _Time_Routine.....	45

5.1	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Floppy Disk 3.5" ตามแบบอ้างอิงแบบ ล่าด้วยกับจำนวนบันทึฟเฟอร์บล็อก.....	49
5.2	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Floppy Disk 3.5" ตามแบบอ้างอิงแบบ สุ่มกับจำนวนบันทึฟเฟอร์บล็อก.....	50
5.3	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Floppy Disk 5.25" ตามแบบอ้างอิงแบบ ล่าด้วยกับจำนวนบันทึฟเฟอร์บล็อก.....	51
5.4	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Floppy Disk 5.25" ตามแบบอ้างอิงแบบ สุ่มกับจำนวนบันทึฟเฟอร์บล็อก.....	52
5.5	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Hard Disk ตามแบบอ้างอิงแบบ ล่าด้วยกับจำนวนบันทึฟเฟอร์บล็อก.....	53
5.6	กราฟแสดงเวลาที่ใช้ในการอ่านข้อมูลใน Hard Disk ตามแบบอ้างอิงแบบ สุ่มกับจำนวนบันทึฟเฟอร์บล็อก.....	54
5.7	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Floppy Disk 3.5" กับจำนวนบันทึฟเฟอร์บล็อก.....	55
5.8	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Floppy Disk 5.25" กับจำนวนบันทึฟเฟอร์บล็อก.....	56
5.9	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Hard Disk กับจำนวนบันทึฟเฟอร์บล็อก.....	57
5.10	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Floppy Disk 3.5" กับอัตราส่วน Nb / Nd.....	58
5.11	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Floppy Disk 5.25" กับอัตราส่วน Nb / Nd.....	59
5.12	กราฟแสดงค่า Hit Ratio ที่ได้จากการทดสอบการอ่านข้อมูลจาก Hard Disk กับอัตราส่วน Nb / Nd.....	60
5.13	กราฟแสดงเวลาที่ใช้ในการทำงานงานหนึ่งโดยโปรแกรมประยุกต์ dBASE III plus กับจำนวนบันทึฟเฟอร์บล็อก.....	64
5.14	กราฟแสดงเวลาที่ใช้ในการทำงานงานหนึ่งโดยโปรแกรมประยุกต์ CLIPPER กับจำนวนบันทึฟเฟอร์บล็อก.....	65

สารบัญตาราง

ตารางที่

3.1 แสดง ฟังก์ชันพื้นฐานของ MS-DOS ในการให้บริการดิสก์.....	22
3.2 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการรีเซ็ตตัวควบคุมดิสก์.....	23
3.3 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการรายงานสภาพของดิสก์.....	23
3.4 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการอ่านบล็อกข้อมูลจากดิสก์.....	23
3.5 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการเขียนบล็อกข้อมูลลงดิสก์.....	24
3.6 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการทดสอบเบรกเตอร์.....	24
3.7 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS เพื่อเตรียมสำหรับบริการฟอร์แมตแทร็ก.....	25
3.8 แสดงพารามิเตอร์ที่โปรแกรมร้องขอส่งให้ BIOS และพารามิเตอร์ที่ BIOS คืนสำหรับบริการฟอร์แมตแทร็ก.....	25
3.9 แสดงรหัสแจ้งความผิดพลาดที่ BIOS ส่งคืนให้.....	26