

การทำงานของวงจร

หลังจากรังสีเอ็กซ์ตกกระทบที่หัววัด หลังงานที่ถูกชุกกลืนในหัววัดก่อให้เกิดการแตกตัวของก๊าซภายในหัววัด ก่าเนิดเป็นพัลส์ของสัญญาณไฟฟ้าภายใต้อิทธิพลของศักดาไฟฟ้าแรงสูงที่จ่ายให้กับหัววัดรังสี สัญญาณไฟฟ้าดังกล่าวเป็นตัวแทนของอนุภาครังสีเอ็กซ์ ซึ่งปริมาณพัลส์ต่อหน่วยเวลา จะขึ้นกับความแรงของรังสีที่ต้องการทราบผลและป้องกันอันตรายด้วยการทำงานของเครื่องเตือน (monitor) พัลส์ของศักดาไหลบที่ใดจะมีกำลังอ่อน จึงต้องถูกขยายด้วยวงจรขยายและแต่งสัญญาณ เพื่อให้มีระดับสัญญาณแรงพอที่จะใช้กระตุ้นให้ภาคนับรังสีและส่วนอื่น ๆ ทำงานอย่างมีระบบ เนื่องจากในการใช้รังสีเอ็กซ์ทางการแพทย์ ผู้ปฏิบัติงานจำเป็นต้องทราบความแรงรังสีภายในเวลาที่รวดเร็ว วงจรมับจึงถูกออกแบบให้ใช้เวลาในการนับเพียง 1 วินาที แต่ภาคแสดงผลของเครื่องนับจะแสดงจำนวนนับต่อนาที เพื่อ เปรียบ เทียบกับปริมาณรังสีในหน่วยมิลลิเรมต่อชั่วโมง (mR/hr) ดังนั้นพัลส์ที่เกิดจากหัววัดเมื่อผ่านวงจรขยายแล้วก่อน เข้าวงจรมับ จะต้องผ่านวงจรลดความถี่ด้วย 60 เพื่อให้ได้จำนวนพัลส์ใน 1 นาที ดังนั้นตัวเลขที่ปรากฏบนภาคแสดง 7 ส่วนจะเป็นค่าใน 1 นาที จึงกล่าวได้ว่า เครื่องไมนิเตอร์บริเวณรังสีเอ็กซ์ นอกจากจะใช้เป็นเครื่องเตือนแล้ว ยังสามารถใช้เป็นเครื่องนับรังสีได้อีกด้วย นอกจากนั้นเอาท์พุทที่ได้จากวงจรมับใน 1 วินาที จะถูกส่งต่อไปยังวงจรเปรียบเทียบ (comparator) แบบดิจิตอล (digital) เพื่อเปรียบเทียบค่าจำนวนนับใน 1 นาที ซึ่งถูกตั้งไว้ที่ทัมบ์วีล สวิทช์ (thumb-wheel switch) ถ้าจำนวนนับต่อวินาทีที่ได้จากวงจรมับมีค่ามากกว่าค่าที่ตั้งไว้ จะมีเอาท์พุทออกมาจากวงจรเปรียบเทียบ เป็นลักษณะพัลส์สี่เหลี่ยม แต่เนื่องจากการนับรังสีมีความคลาดเคลื่อนทางสถิติเป็นธรรมชาติ ค่านับได้จะมีค่าเพียง เบนจากการแปรปรวนทำให้การทำงานผิดพลาด ดังนั้นจึงต้องมีวงจรแก้แรมคอมพาร์ท์ที่นับพัลส์ที่ออกจากวงจรเปรียบเทียบ โดยจะกำหนดให้มีพัลส์เข้ามาอย่างต่อเนื่องในช่วงเวลาหนึ่งเฉลี่ย 3 ลูก วงจรสัญญาณเตือนอันตรายจึงจะทำงานโดยมีรีเลย์ (relay) ชนิด 2 คอนแทค (contact) เป็นตัวรับสัญญาณจากวงจรแก้แรมคอมพาร์ท์เพื่อทำหน้าที่ต่อวงจรสัญญาณเตือนอันตราย และตัดแหล่งจ่ายไฟสลับของเครื่องเอ็กซ์เรย์เมื่อระดับ

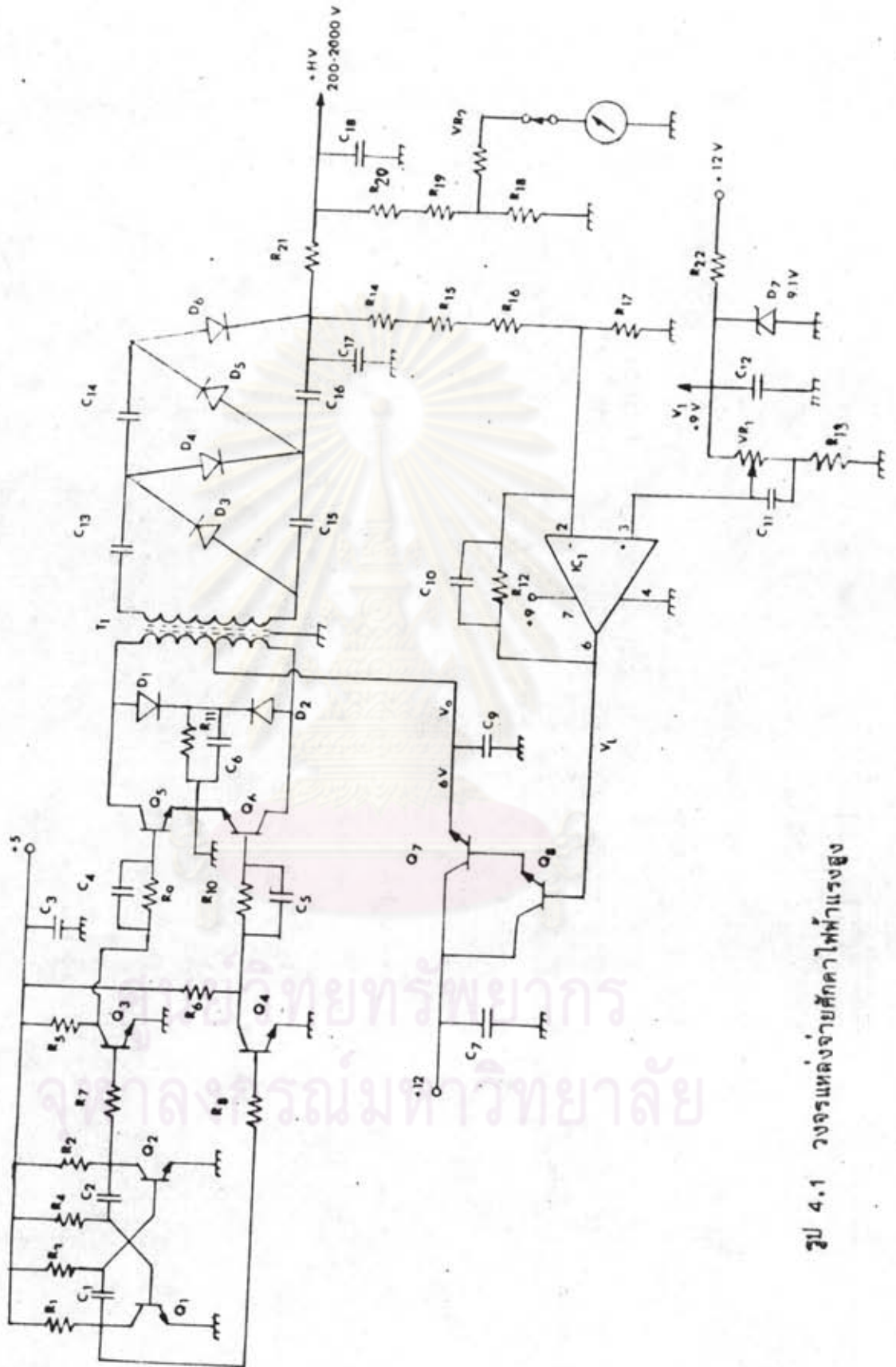
รังสีเกินขีดที่สั่งไว้ ซึ่งการทำงานของวงจรส่วนต่าง ๆ ภายในเครื่องไมโครคอมพิวเตอร์บริเวณรังสีเอ็กซ์ จะแยกกล่าวถึงเป็นส่วน ๆ ดังนี้

#### 4.1 แหล่งจ่ายศักดาไฟฟ้าแรงสูง (รูป 4.1)

วงจรแหล่งจ่ายศักดาไฟฟ้าแรงสูง เป็นวงจรซึ่งทำหน้าที่แปลงไฟฟ้าสลับเป็นไฟฟ้ากระแสตรง เพื่อให้ได้ศักดาไฟฟ้ากระแสตรงมีค่าตามความต้องการ ซึ่งขึ้นกับศักดาการทำงานของหัววัดรังสี และประกอบด้วยส่วนต่าง ๆ ดังนี้

ทรานซิสเตอร์  $Q_1$  และ  $Q_2$  ถูกต่อร่วมกันเป็นวงจรอะสเตเบิลมัลติไวเบรเตอร์ (astable multivibrator) เป็นวงจรออสซิลเลเตอร์ (oscillator) ทำหน้าที่สร้างควมถี่ 5 KHz เอาท์พุทที่ได้จากวงจรมีส่วนนี้ จะถูกส่งไปขับทรานซิสเตอร์  $Q_5$  และ  $Q_6$  ต่อกันเป็นแบบ-push-pull โดยผ่านทรานซิสเตอร์  $Q_3$  และ  $Q_4$  ซึ่งทำหน้าที่เป็นบัฟเฟอร์ (buffer) ทรานซิสเตอร์  $Q_5$  และ  $Q_6$  จะสลับกันบ่อนศักดาไฟฟ้าแรงต่ำรูปสี่เหลี่ยม ให้กับขดปฐมภูมิของทรานส์ฟอร์มเมอร์ (transformer)  $T_1$  ซึ่งเป็นหม้อแปลงที่ถูกออกแบบสำหรับความถี่ 5 KHz ศักดาไฟฟ้าทางด้านทุติยภูมิ ซึ่งมีค่ามากกว่าทางด้านอินพุท จะถูกทำให้มีค่าสูงขึ้นไปอีก 4 เท่า โดยวงจรทวีคูณแรงดัน (voltage multiplier) ซึ่งประกอบด้วยไดโอด (diode)  $D_3 - D_6$  และคาปาซิเตอร์ (capacitor)  $C_{13}-C_{16}$  โดยมี  $C_{17}$  ทำหน้าที่เป็นฟิลเตอร์ (filter) เพื่อลดค่าริปเปิล (ripple) จากโหลด (load) ส่วนหนึ่งของค่าศักดาไฟฟ้าแรงสูงที่ได้จะถูกส่งไปยังวงจรเปรียบเทียบ เพื่อเปรียบเทียบกับค่าศักดาไฟฟ้าอ้างอิง (reference voltage) ซึ่งวงจรเปรียบเทียบนี้จะเป็นส่วนหนึ่งของวงจรควบคุมและปรับค่าแรงดัน (voltage regulator) โดยมีความต้านทาน  $R_{14}, R_{15}, R_{16}$  และ  $R_{17}$  ต่อร่วมด้วย

วงจรควบคุมและปรับค่าแรงดันประกอบด้วยวงจรรวม  $IC_1$  ทรานซิสเตอร์  $Q_7, Q_8$  และวงจรสร้างศักดาไฟฟ้าอ้างอิง  $VR_1$  และ  $R_{13}$  วงจรควบคุมและปรับค่าแรงดันนี้จะอยู่ในลักษณะสมดุลย์เมื่ออินพุทของ  $IC_1$  มีค่าเท่ากัน การเพิ่มขึ้นหรือลดลงของค่าศักดาไฟฟ้าแรงสูงจะขึ้นอยู่กับค่าปรับค่าศักดาไฟฟ้าอ้างอิง  $VR_1$  หมายถึงในขณะที่ค่าศักดาไฟฟ้าอ้างอิงถูกทำให้เพิ่มขึ้น อินพุทของ  $IC_1$  จะมีค่าไม่เท่ากัน ค่าที่แตกต่างกันนี้จะเป็นสาเหตุให้ศักดาไฟฟ้าทางด้านเอาท์พุทมีค่าสูงขึ้น ค่าศักดาไฟฟ้าแรงสูงจะเพิ่มขึ้นจนกระทั่งทำให้ศักดาไฟฟ้าที่ตกคร่อม  $R_{17}$  มีค่าเท่ากับศักดาไฟฟ้าอ้างอิง การชดเชยดังกล่าวนี้จะทำให้ศักดาไฟฟ้าแรงสูงที่ได้ทางด้านเอาท์พุทมีค่าคงที่



รูป 4.1 วงจรแหล่งจ่ายศักดาไฟฟ้าแรงสูง

#### 4.2 ภาคขยายและแต่งสัญญาณ (รูป 4.2)

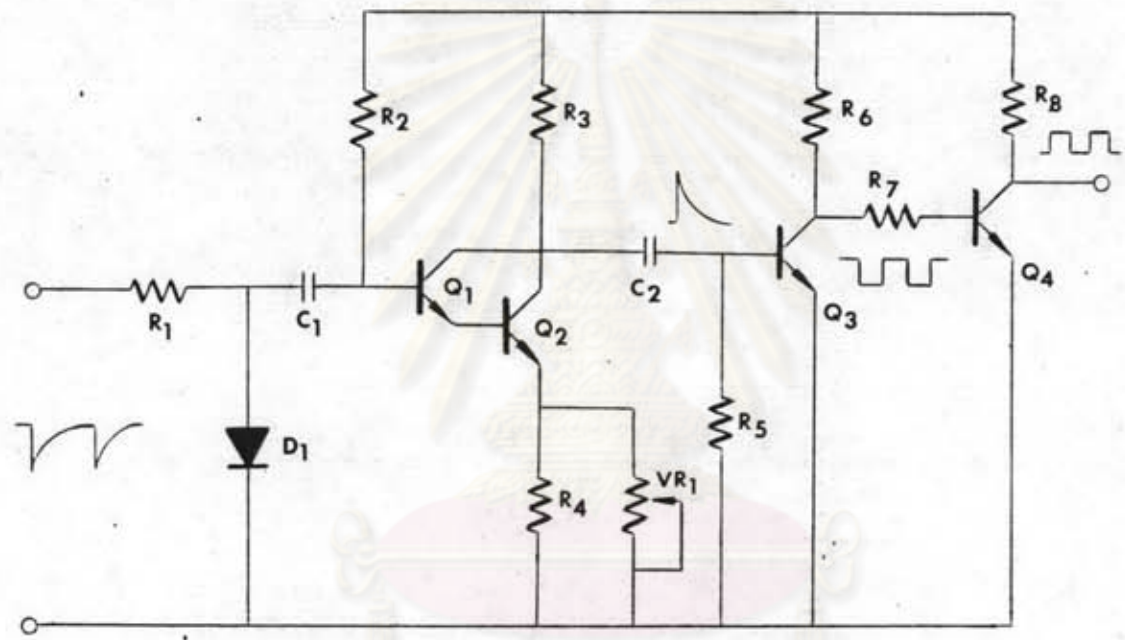
เนื่องจากสัญญาณพัลส์ที่ได้จากตัววัดเป็นพัลส์ลบและมีระดับสัญญาณต่ำ จึงต้องส่งผ่านสัญญาณไปยังภาคขยาย ไดโอด (diode) D1 ทำหน้าที่ขลิบสัญญาณช่วงบวกก่อนเข้าวงจรขยาย ซึ่งประกอบด้วยทรานซิสเตอร์  $Q_1$  และ  $Q_2$  คู่กันแบบคาร์ลิงตัน (Darlington) เพื่อเพิ่มกำลังการขยายสัญญาณ เอาท์พุทโดยวงจรขยายส่วนหน้าจะทำหน้าที่เปลี่ยนให้เป็นสัญญาณบวก ดังนั้นสัญญาณอินพุทที่ส่งผ่านมายังวงจรขยาย  $Q_3$  จะมีค่าสูงมากพอ ที่จะทำให้ทรานซิสเตอร์  $Q_3$  ทำงาน โดยสัญญาณเอาท์พุทที่ได้จากขาคอลเลคเตอร์ (collector) ของ  $Q_3$  จะมีค่าระดับแรงดันเพิ่มและลดตามการเปลี่ยนแปลงของแรงดันอินพุทในลักษณะของการขยายแบบอินเวอร์ตติ้ง (inverting) หมายถึงให้  $Q_3$  ทำงานในช่วงคัทออฟ (cut off) และอิ่มตัว (saturation) หรือสวิตชิ่ง (switching) เพื่อให้ได้สัญญาณเอาท์พุทเป็นรูปสี่เหลี่ยม โดยมีทรานซิสเตอร์  $Q_4$  ทำหน้าที่เป็นพัลส์อินเวอร์เตอร์ (pulse inverter) เพื่อสลับถูกคลื่นสัญญาณให้ได้สัญญาณรูปสี่เหลี่ยมที่มีความสูง 5 โวลต์ โดยความกว้างของสัญญาณ ถูกกำหนดด้วยระดับแรงดันอินพุท ( $V_{BE}$ ) ของสัญญาณที่ป้อนเข้าที่ขาเบสของ  $Q_3$

จากนั้นสัญญาณที่ออกจากวงจรส่วนนี้จะถูกส่งต่อไปยังวงจรคูณ 60 เพื่อให้ได้ความถี่เป็น 60 เท่าของสัญญาณอินพุท

#### 4.3 วงจรสร้างความถี่มาตรฐาน เพื่อควบคุมกระบวนการทำงานด้วยเวลาและวงจรคูณความถี่ (รูป 4.3)

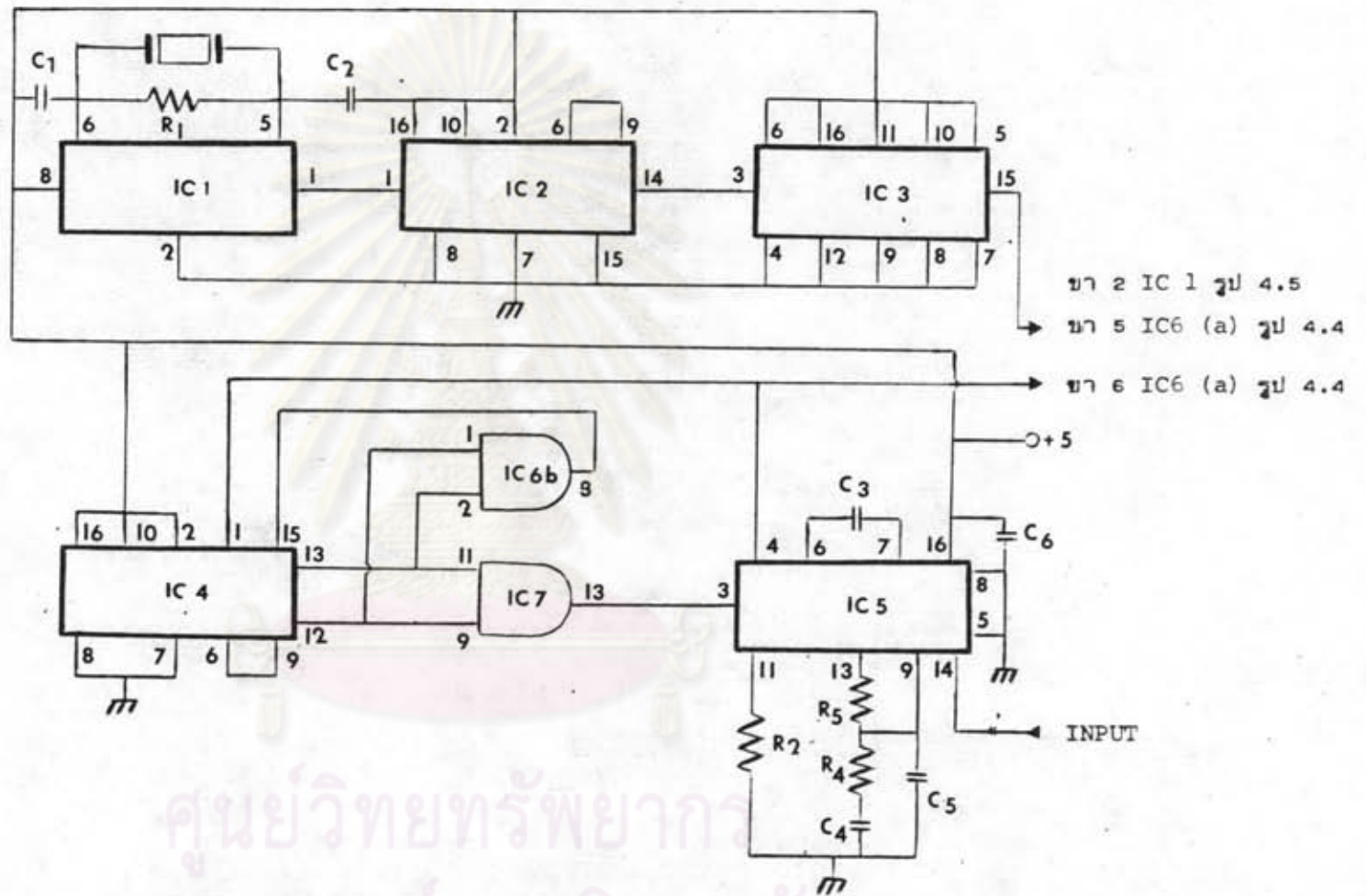
##### 4.3.1 วงจรสร้างความถี่มาตรฐาน เพื่อควบคุมกระบวนการทำงานด้วยเวลา

วงจรรวม  $IC_1$  (programmable oscillator/divider) ถูกต่อร่วมกับคริสตัล (crystal) 3.58 MHz ซึ่งประกอบด้วยวงจร RC ( $R_1, C_1, C_2$ ) ที่ขา 5 และขา 6 เพื่อทำการแบ่งความถี่เป็นส่วน ๆ ทำให้ได้เอาท์พุทออกมาที่ขา 1 ของ  $IC_1$  เท่ากับ 100 Hz ซึ่งจากความถี่ 100 Hz นี้ สามารถนำไปสร้างฐานเวลา 1 วินาทีให้กับวงจรมับได้โดยส่งผ่านความถี่ 100 Hz ที่ได้จากขา 1 ของ  $IC_1$  ไปเข้าขา 1 ซึ่งเป็นขาอินพุทของ  $IC_2$  โดยวงจร  $IC_2$  ถูกต่อให้ทำหน้าที่หารความถี่ที่เข้ามาด้วย 100 เอาท์พุทที่ได้จากขา 14 ของ  $IC_2$  จะมีความถี่ของสัญญาณเท่ากับ 1 Hz ความถี่ 1 Hz นี้ เมื่อผ่าน  $IC_3$  ซึ่งเป็น เจ-เค



รูป 4.2 วงจรขยายและแต่งสัญญาณ

ศูนย์วิทยทรัพยากร  
จุฬาลงกรณ์มหาวิทยาลัย



รูป 4.3 วงจรสร้างความถี่มาตรฐานเพื่อควบคุมกระบวนการทำงานด้วย เวลาและวงจรของความถี่

หลิปฟลอป (J-K flip flop) ความถี่ของสัญญาณจะถูกหาร 2 ดังนั้นเอาต์พุตที่ได้จากขา 15 ของ IC<sub>3</sub> จะแสดงลอจิก "1" เป็นเวลา 1 วินาที และลอจิก "0" อีก 1 วินาที ซึ่งสัญญาณที่ออกจาก IC<sub>3</sub> นี้ คือฐานเวลา 1 วินาที ที่ถูกสร้างขึ้นใช้ในการเปิดเปิดเกท เพื่อควบคุมการทำงานของวงจรมัน โดยจะถูกต่อเข้ากับขา 5 ของ IC<sub>6(a)</sub> (AND gate) ในวงจรภาคนับรังสี

#### 4.3.2 วงจรคุมความถี่

สัญญาณพัลส์ที่ได้จากวงจรขยายจะถูกทำให้มีความถี่เพิ่มขึ้น 60 เท่า เพื่อให้ค่าที่ได้จากวงจรมันเป็นค่าจำนวนนับใน 1 นาที โดยที่วงจรมันใช้เวลาในการนับเพียง 1 วินาที วงจรรวมที่ทำหน้าที่คุมความถี่ดังกล่าวนี้ คือ IC<sub>5</sub> (CD 4046) ซึ่งเป็นวงจรเฟสล็อกลูป (phase lock loop) คู่ร่วมกับ IC<sub>4</sub>, IC<sub>6(b)</sub> และ IC<sub>7</sub> เพื่อให้วงจรคุมส่วนนี้สามารถคุมความถี่ได้ถึง 60 เท่า โดย IC<sub>4</sub>, IC<sub>6(b)</sub> และ IC<sub>7</sub> จะทำหน้าที่เป็นวงจรหาร 60

ขา 14 ซึ่งเป็นขาอินพุทของ IC<sub>5</sub> จะถูกต่อกับเอาต์พุตจากวงจรขยาย ซึ่งสัญญาณที่ได้จากวงจรขยายนี้ จะได้รับการแต่งสัญญาณเป็นรูปสี่เหลี่ยมแล้ว ดังนั้นเมื่อมีสัญญาณอินพุทเข้าที่ขา 14 ของ IC<sub>5</sub> สัญญาณนี้ จะได้รับการเปรียบเทียบเฟส (phase) จากวงจรเฟสคอมพาราเตอร์ (phase comparator) ซึ่งเป็นส่วนหนึ่งของวงจรรวม IC<sub>5</sub> ค่าเฟสที่แตกต่างกันนี้จะถูกสร้างเป็นแรงดันแล้วผ่านวงจรกรองความถี่ค่า R<sub>5</sub> และ C<sub>5</sub> เพื่อส่งไปควบคุมการทำงานของวงจรรีซีโอ ที่ขา 9 ซึ่งจะทำหน้าที่เปลี่ยนแรงดันให้เป็นความถี่โดยมี C<sub>3</sub> และ R<sub>2</sub> เป็นตัวกำหนดความถี่ของวงจร ดังนั้นเมื่อเลือกใช้ C<sub>3</sub> = 3300 pF และ R<sub>2</sub> = 10 k $\Omega$  ความถี่สามารถแปรค่าได้สูงสุดถึง 20 KHz สัญญาณเอาต์พุตจากขา 4 ของวงจรรีซีโอ จะถูกนำมาเข้ากับขา 1 ของ IC<sub>4</sub> ซึ่งเป็นวงจรหาร 60 คู่ร่วมกับ IC<sub>7</sub> และ IC<sub>6(b)</sub> สัญญาณที่ได้จากขา 13 ของ IC<sub>7</sub> ซึ่งเป็นสัญญาณเอาต์พุตของวงจรหาร 60 จะอินเฟส (in phase) กับสัญญาณอินพุท หรือมีความถี่เท่ากับสัญญาณอินพุทเริ่มแรกของ IC<sub>5</sub> ดังนั้นเมื่อดึงเอาต์พุตจากขา 1 ของ IC<sub>4</sub> หรือขา 4 ของ IC<sub>5</sub> ซึ่งต่ออยู่ด้วยกันมาเข้ากับขา 6 ของ IC<sub>6(a)</sub> ในวงจรภาคนับรังสี ก็จะได้สัญญาณพัลส์ที่มีความถี่ 60 เท่าของสัญญาณอินพุทที่ได้จากวงจรขยาย ซึ่งสัญญาณที่ได้นี้จะถูกส่งต่อไปเข้าวงจรมันตามช่วงเวลาการเปิดเปิดเกท (gate) ของ IC<sub>6(a)</sub>

#### 4.4 ภาคนับเรียงสี่และวงจรเปรียบเทียบ (รูป 4.4)

##### 4.4.1 วงจรมับสี่และภาคแสดงผล

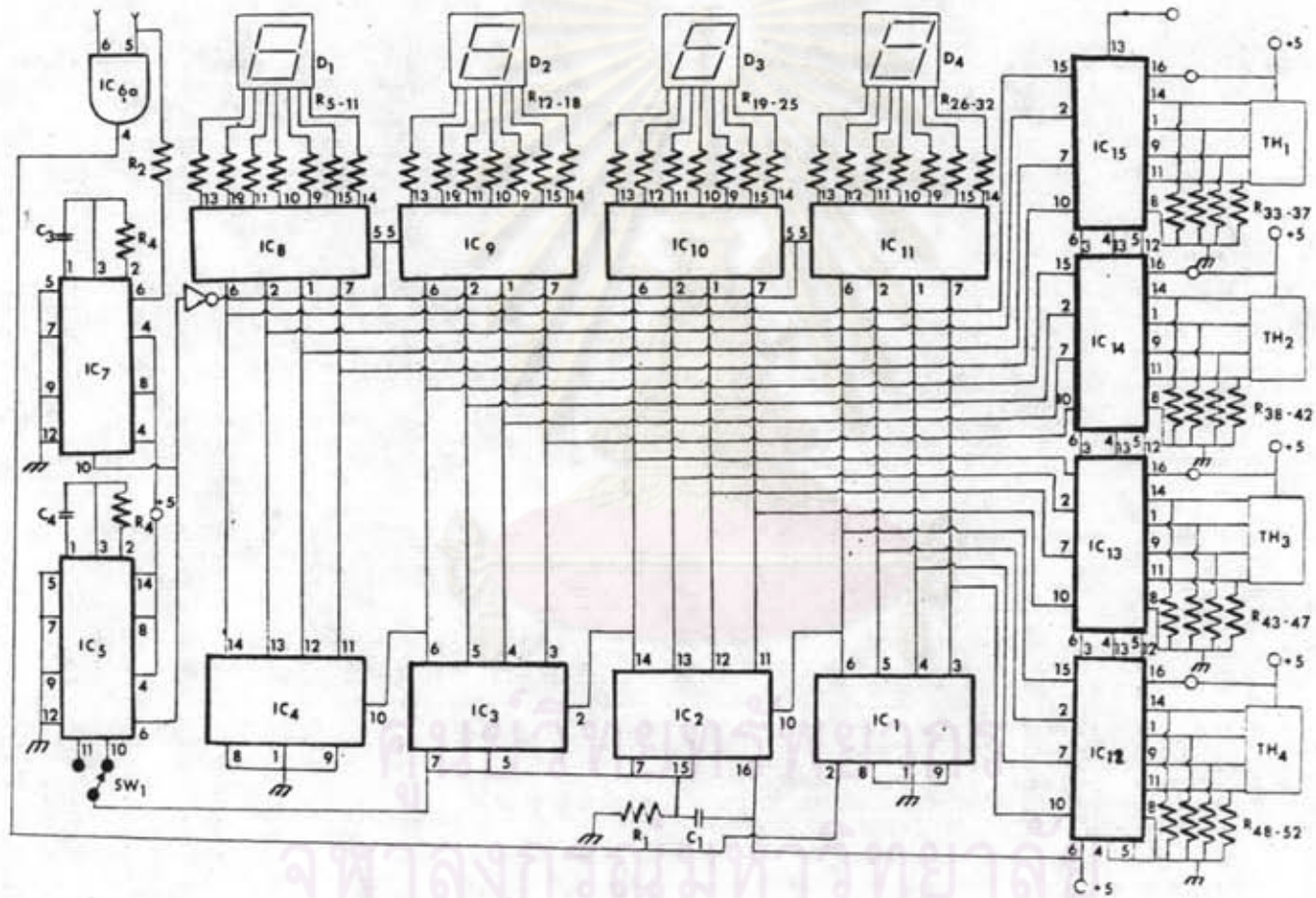
วงจรรวม  $IC_1 - IC_4$  ทำหน้าที่เป็นวงจรมับสี่ 4 หลัก ต่อเชื่อมกันแบบคาสเคด (cascade) ซึ่งจะทำงานเมื่อพัลส์อินพุตที่เข้ามาเปลี่ยนสถานะจากลอจิก "1" เป็น "0" โดยมี  $IC_6(a)$  เป็นเกต (gate) ควบคุมการทำงานของวงจรมับสี่ โดยปล่อยให้พัลส์จากขา 4 มาเข้าวงจรมับสี่เป็นช่วง ๆ ละ 1 วินาที  $IC_5$  ซึ่งเป็นวงจรโมโนสเตเบิล มัลติไวเบเรเตอร์ (monostable multivibrator) จะทำหน้าที่รีเซต (reset) วงจรมับสี่ทุก ๆ วินาที โดยต่อเข้ากับขารีเซต (ขา 7 และ 15) ของ  $IC_1 - IC_4$  และมีสวิตช์ ( $SW_1$ ) ต่อระหว่างขา 10 และขา 11 ของ  $IC_5$  เพื่อเป็นตัวควบคุมขั้นตอนการลำดับสัญญาณ เริ่มนับและหยุดนับของวงจรมับสี่ นอกจากนี้  $R_1$  และ  $C_1$  จะทำหน้าที่รีเซตศูนย์โดยอัตโนมัติให้กับวงจรมับสี่ เมื่อยังไม่มีคำสั่งให้นับ

$IC_8, IC_9, IC_{10}, IC_{11}$  เป็นวงจรรวมที่ต่อเชื่อมกับเอาต์พุตของวงจรมับสี่แต่ละหลัก เพื่อทำหน้าที่ถอดรหัสและขับภาคแสดง 7 ส่วน ( $D_1 - D_4$ ) ซึ่งเป็น LED ชนิดคาโทดร่วม (common cathode) จะแสดงค่าของจำนวนนับทุก ๆ 1 วินาที โดยมี  $IC_7$  ซึ่งต่อเชื่อมกับขา 5 ซึ่งเป็นขาแลตช์ (latch) ของ  $IC_8 - IC_{11}$  ทำหน้าที่ควบคุมช่วงเวลาการแสดงผลตัวเลขค้างไว้ ทั้ง 4 หลัก ของ  $D_1 - D_4$

##### 4.4.2 วงจรเปรียบเทียบ

$IC_{12}, IC_{13}, IC_{14}, IC_{15}$  เป็นวงจรรวมซึ่งทำหน้าที่เปรียบเทียบค่าที่นับได้จากวงจรมับสี่กับค่าที่ตั้งไว้ที่thumb wheel switch (thumb wheel switch) ในระบบ BCD โดยจะทำการเปรียบเทียบพร้อมกันทั้ง 4 หลัก  $IC_{12} - IC_{15}$  จะทำการเปรียบเทียบตั้งแต่หลักหน่วย หลักสิบ หลักร้อย หลักพัน ตามลำดับ ซึ่งเอาต์พุตของวงจรมับสี่แต่ละหลักตั้งแต่  $IC_1 - IC_4$  จะถูกต่อเป็นอินพุตของ  $IC_{12} - IC_{15}$  แต่เนื่องจากเอาต์พุตที่ได้จากวงจรมับสี่เป็นเลข BCD ซึ่งมีขนาด 4 บิต ดังนั้นไอซีเปรียบเทียบทั้ง 4 ตัว จึงมีขาอินพุต 4 ขา ( $A_0, A_1, A_2, A_3$ ) คือขา 10, 7, 2, 15 ตามลำดับ และค่าจำนวนตัวเลขที่ตั้งไว้ที่thumb wheel switch ( $TH_1, TH_2, TH_3, TH_4$ ) ในแต่ละหลักก็จะถูกต่อเชื่อมกับขา 11, 9, 1, 14 ( $B_0, B_1, B_2, B_3$ ) โดยในการเปรียบเทียบพร้อมกันทั้ง 4 หลัก ตัวเปรียบเทียบทุกหลักจะต่อเชื่อมกันแบบคาสเคด (cascade) มีเอาต์พุต



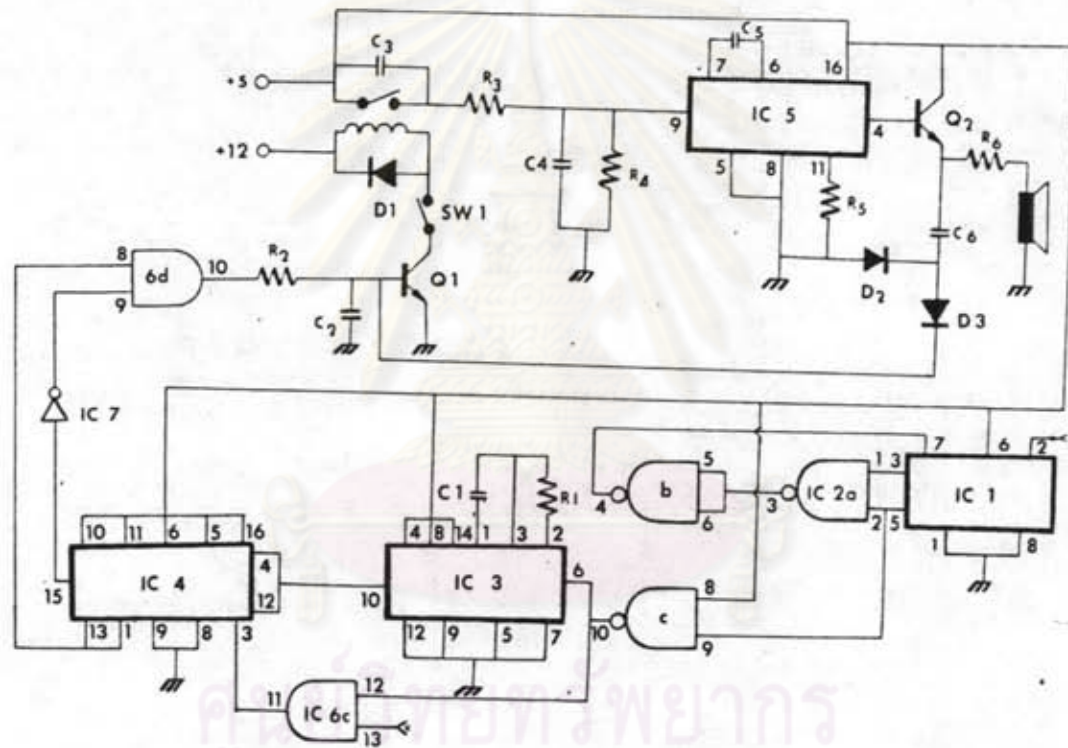


รูป 4.4 ภาคนับรังสีและวงจร เป็รียบ เทียบ

ออกที่หลักสุดท้ายคือหลักพัน ( $IC_{15}$ ) ซึ่งเงื่อนไขที่ใช้ในการเปรียบเทียบครั้งนี้คือ  $A > B$  หมายถึง เมื่อจำนวนนับมีค่ามากกว่าค่าที่ตั้งไว้ที่ทิม์รีลลทรทซ์ ดังนั้น ขา 13 ของ  $IC_{15}$  ซึ่งเป็นขาเอาต์พุท  $A > B$  จะถูกส่งไปยังวงจรเสียงปลุกเดือนโดยผ่านวงจรแก้แวนคอมดังกล่าวข้างต้น

#### 4.5 วงจรแก้แวนคอมและวงจรสัญญาณเดือนอันตราวย (รูป 4.5)

วงจรรวม  $IC_1$  และ  $IC_2$  ซึ่งถูกค่อเป็นวงจรหาร 5 จะทำหน้าที่หารความถี่ 0.5 Hz ที่ได้จากวงจรสร้างฐานเวลาเพื่อควบคุมการนับของวงจรมับ เอาต์พุทที่ได้จากวงจรหาร 5 ส่วนนี้ จะแสดงลอจิก "1" เป็นเวลา 9 วินาที และลอจิก "0" อีก 1 วินาที เพื่อควบคุมการปิดเปิด เกท (gate) โดยจะถูกส่งค่อไปเข้าขา 12 ของ  $IC_{6(c)}$  ซึ่งเป็นแอนด์เกต (AND gate) ชนิด 2 อินพุท และขา 13 ของ  $IC_{6(c)}$  เป็นอีกอินพุทหนึ่งจะรับสัญญาณที่ออกมาจากวงจรเปรียบเทียบสัญญาณที่ผ่านเกต  $IC_{6(c)}$  จะถูกส่งค่อมาเข้าขา 3 ของ  $IC_4$  ซึ่งเป็นวงจรมับ 3 โดยมี  $IC_3$  ทำหน้าที่ รีเซทวงจรมับ 3 ทุก ๆ 9 วินาที  $IC_3$  จะเป็นวงจรไบโนสเคเบิลมีลติไวเบรเตอร์ (monostable multivibrator) รับสัญญาณจากวงจรหาร 5 ซึ่งจะทำงานที่ขอบขาลงของสัญญาณ ดังนั้น  $IC_4$  ซึ่งประกอบด้วยฟลิปฟลอป (flip-flop) 2 ตัว ทำหน้าที่นับสัญญาณที่ออกมาจากวงจรเปรียบเทียบภายในเวลา 9 วินาที ได้ไม่ต่ำกว่า 3 ลูก จึงจะมีสัญญาณเอาต์พุทออกไปยังวงจรสัญญาณเดือนอันตราวยโดยการนำเอาต์พุทจากฟลิปฟลอปทั้งสองส่วนมาเข้าเกต  $IC_{6(d)}$  และเอาต์พุทจากขา 15 ของฟลิปฟลอปส่วนที่ 2 ก่อนเข้าเกตจะต้องผ่านอินเวอร์เตอร์ (inverter) คือ  $IC_7$  เพื่อกลับเฟสของสัญญาณ ดังนั้นภายใน 9 วินาที ถ้ามีสัญญาณพัลส์ออกมาจากวงจรเปรียบเทียบไม่ต่ำกว่า 3 ลูกจะมีสัญญาณเอาต์พุทจาก  $IC_{6(d)}$  ไปเข้าวงจรสัญญาณเดือนอันตราวย โดยผ่านความต้านทาน  $R_2$  และทรานซิสเตอร์  $Q_2$  เพื่อขับให้รีเลย์ (relay) ทำงาน ซึ่งรีเลย์ที่ใช้จะเป็นชนิด 2 คอนแทค (contact) ดังนั้นคอนแทคอันแรกซึ่งใช้ในลักษณะ NO (normally open) เพื่อเป็นส่วนค่อให้วงจรสัญญาณเดือนอันตราวยทำงาน จะปิดเพื่อให้ไฟ +5 โวลต์ เข้าสู่ วงจรโดยใช้  $IC_5$  ซึ่งเป็นวงจรถ้าเนคสัญญาณโดยประกูค้จากวงจรเฟสล็อกูป ใช้เฉพาะส่วน ของวงจรรีไซโอ (VCO) ทำหน้าที่เปลี่ยนความถี่ของสัญญาณโดยมี  $C_5$  และ  $R_5$  เป็นตัวกำหนดความถี่ ของวงจร โดยสภาวะปกติเมื่อคอนแทคเปิดอยู่  $C_5$  จะไม่มีแรงดันประจุเข้ามา หมายถึงแรงดัน ที่ขาอินพุทของ  $IC_5$  (ขา 9) เป็น 0 โวลต์ ความถี่เอาต์พุทจะได้ค่าต่ำค่าหนึ่งทีขึ้นกับ  $R_5$  แต่เมื่อรีเลย์ทำงานคอนแทคปิด แรงดันจาก  $V_{cc} = 5$  โวลต์ จะประจุเข้าหา  $C_5$  ทำให้ค่าแรงดัน



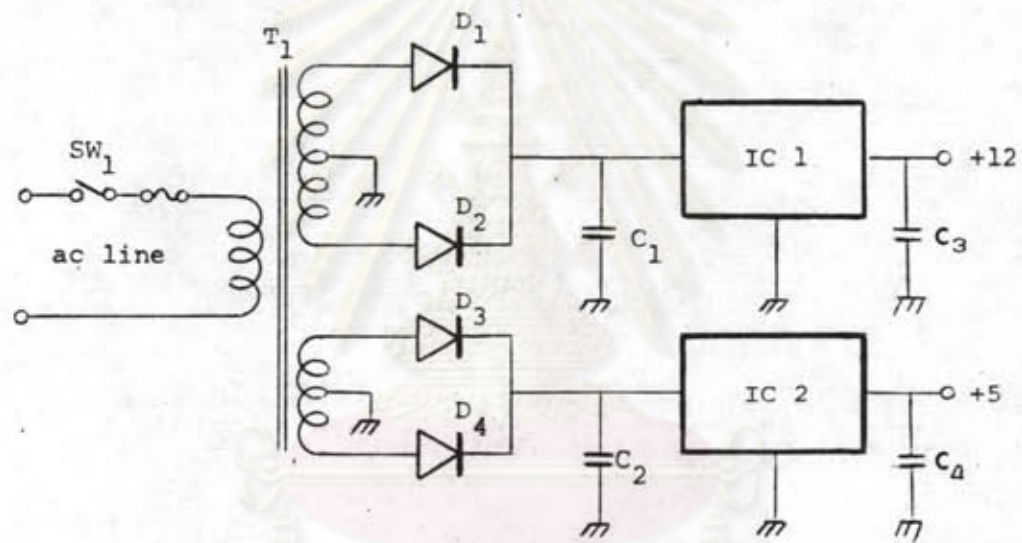
ศูนย์วิทยบริการ  
จุฬาลงกรณ์มหาวิทยาลัย

รูป 4.5 วงจรแก้แรมคอมและวงจรสัญญาณเคาน์เตอร์

อินพุทค่อย ๆ สูงขึ้น ซึ่งจะทำให้ความถี่เอาท์พุทสูงขึ้นตามไปด้วย ดังนั้นสัญญาณเอาท์พุทที่ออกจากขา 4 ของ IC<sub>5</sub> เมื่อผ่าน Q<sub>2</sub> และ R<sub>6</sub> ไปเข้าลำโพง จะมีลักษณะเป็นเสียงไซเรน ส่วนอีกคอนแทคหนึ่งของรีเลย์ซึ่งใช้ในลักษณะ NC (normally close) จะทำการตัดแหล่งจ่ายไฟสลับสำหรับเครื่อง X-ray พร้อมกันไปด้วย

#### 4.6 แหล่งจ่ายสวิตคาไฟฟ้าแรงต่ำ (รูป 4.6)

หม้อแปลง T<sub>1</sub> ซึ่งถูกออกแบบให้ลดแรงดันจาก 220 โวลต์ เอซี เป็น 11 โวลต์ และ 6 โวลต์ เอซี โดยมีลักษณะการพันขดลวดทางด้านทุติยภูมิเป็น 2 ชุด มี เซ็นเตอร์แท็ป (center tap) ขดลวดแต่ละชุดจะต่อร่วมกับวงจรชุดเวฟเรกติฟายเออร์ (full-wave rectifier) ซึ่งประกอบด้วยไดโอดวงจรละ 2 ตัว คือ D<sub>1</sub>, D<sub>2</sub> และ D<sub>3</sub>, D<sub>4</sub> โดยไดโอดแต่ละตัวจะนำกระแสในแต่ละครึ่งไซเคิล (cycle) ของไฟกระแสสลับและเนื่องจากแรงดันระหว่างขดปฐมภูมิ และขดทุติยภูมิมีเฟส (phase) ต่างกัน 180 องศา เมื่อมีแรงดันช่วงบวกและช่วงลบเข้ามายังขดปฐมภูมิไดโอด D<sub>2</sub>, D<sub>4</sub> และ D<sub>1</sub>, D<sub>3</sub> จะผลัดกันนำกระแสตามลำดับ ดังนั้นจะเกิดแรงดันตามจำนวนกระแสที่ไหลในลักษณะครึ่งลูกทางบวก โดยมีคาปาซิเตอร์ C<sub>1</sub> และ C<sub>2</sub> ทำหน้าที่ฟิลเตอร์ (filter) ให้กับวงจรแต่ละชุด ดังนั้นแรงดันไฟดีซี หลังจากผ่านการกรองริบเบิล (ripple) ด้วย C<sub>1</sub> และ C<sub>2</sub> แล้ว จะมีค่าเท่ากับ 15 โวลต์ และ 8 โวลต์ ตามลำดับ ดังนั้นเมื่อผ่าน IC<sub>1</sub> และ IC<sub>2</sub> ซึ่งเป็นวงจรรวมทำหน้าที่ควบคุมและปรับค่าแรงดัน (regulator) ให้มีค่าคงที่ ก็จะได้แรงดันทางด้านเอาท์พุทของวงจรแต่ละชุดเป็น 12 โวลต์ และ 5 โวลต์ เนื่องจากมีสวิตคาไฟฟ้าตกคร่อมวงจรปรับค่าแรงดัน (IC<sub>1</sub> และ IC<sub>2</sub>) ประมาณ 3 โวลต์



รูป 4.6 วงจรแหล่งจ่ายศักดาไฟฟ้าแรงต่ำ

ศูนย์วิทยพัชระ  
จุฬาลงกรณ์มหาวิทยาลัย