



บทที่ 2

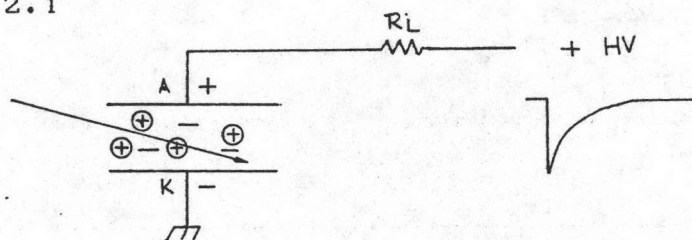
การวิเคราะห์ความสูงของพัลส์

การวิเคราะห์ความสูงของพัลส์ในกระบวนการวัดรังสีนิวเคลียร์ หมายถึง การวิเคราะห์ระดับพลังงานของรังสีนิวเคลียร์ ที่ได้จากการสลายตัวของ ไอโซโทปกัมมันตรังสี ปฏิกริยาและอันตรกิริยาทางนิวเคลียร์ เป็นต้น หลักของการ วิเคราะห์ระดับพลังงาน ประกอบด้วยระบบวัดพลังงานของรังสีนิวเคลียร์ และ กระบวนการวิเคราะห์ความสูงของพัลส์ ซึ่งในระยะแรก ๆ อุปกรณ์วิเคราะห์ ความสูงของพัลส์แบบหลายช่อง จะใช้เทคโนโลยีทางฮาร์ดแวร์ควบคุมขั้นตอนการ เปลี่ยนรหัสสัญญาณ การเก็บข้อมูลและแสดงผล แต่ในปัจจุบันนิยมใช้เทคโนโลยี ผลมผลงาน ระหว่างฮาร์ดแวร์และซอฟต์แวร์ เพื่อลดปริมาณการใช้วงจรอิเล็กทรอนิกส์ ที่ยุ่งยากลง

2.1 ลักษณะของสัญญาณพัลส์ (Pulse Signal)

2.1.1 กลไกในหัววัดรังสี

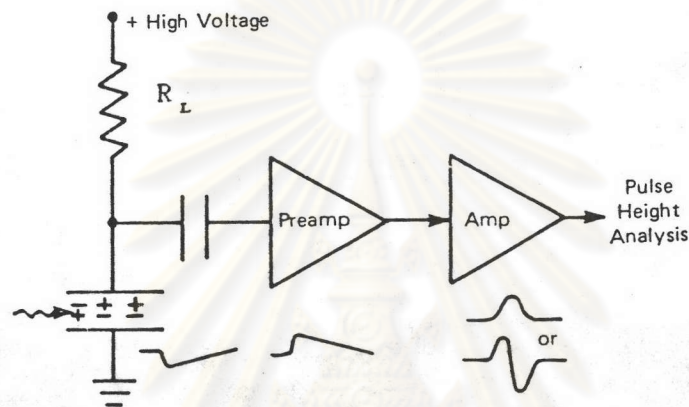
สัญญาณพัลส์ในกระบวนการวัดทางนิวเคลียร์มีลักษณะเป็นสัญญาณ อิเล็กทรอนิกส์ซึ่งแสดงรายละเอียดของรังสีนิวเคลียร์ที่ได้จากหัววัดรังสี หลักของ การกำเนิดสัญญาณพัลส์ อาศัยกลไกการเปลี่ยนพลังงานจลน์ของรังสีนิวเคลียร์ ให้เป็นปริมาณประจุไฟฟ้า ซึ่งปริมาณประจุไฟฟ้านี้จะมากหรือน้อยขึ้นกับระดับพลังงาน ของรังสีนิวเคลียร์นั้น ในหัววัดรังสีกลไกของการวัดเกิดจากการจัดตัวกลางที่ เหมาะสมรับการดูดกลืนพลังงานของรังสี ก่อให้เกิดอันตรกิริยาอาจเป็นผลทางตรง หรืออ้อมก็ตาม สรางเป็นปริมาณประจุไฟฟ้าขึ้นภายใต้สนามไฟฟ้าในวงจรหัววัดรังสี ดังแสดง ในรูป 2.1



รูป 2.1 กลไกการเปลี่ยนพลังงานของรังสีนิวเคลียร์ให้เป็นปริมาณประจุไฟฟ้า

2.1.2 การขยายสัญญาณ (2)

หัววัดรังสีทุกชนิด มีโครงสร้างเทียบเท่ากับตัวเก็บประจุขนาดเล็ก อิเล็กโทรดภายในซึ่งจ่ายศักดาไฟฟ้าสูง (High Voltage) ไว้ จะทำหน้าที่รวบรวมประจุไฟฟ้าที่เกิดขึ้นหลังอันตรกิริยาการวัด ทำให้กระแสไหลในวงจรหัววัดรังสี และเกิดการเปลี่ยนแปลงศักดาไฟฟ้าที่ตกคร่อม R_L และหัววัดรังสี เกิดเป็นสัญญาณพัลส์ในรูป ศักดาไฟฟ้า (Pulse Voltage) ขึ้น ดังแสดงในรูป 2.2

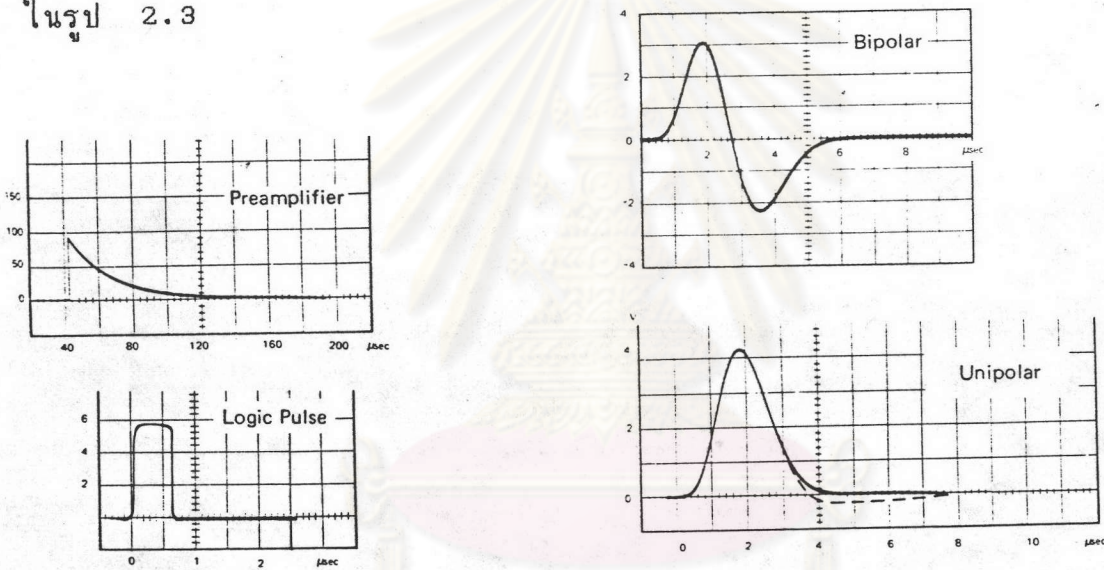


รูป 2.2 ระบบวัดรังสีนิวเคลียร์

ระบบวัดรังสีนิวเคลียร์ ประกอบด้วย หัววัดรังสี แหล่งจ่ายศักดาไฟฟ้าสูง อุปกรณ์ขยายส่วนหน้า (Preamplifier) และอุปกรณ์ขยายหลัก (Amplifier) ภาคขยายส่วนหน้าจะทำหน้าที่แยกศักดาไฟฟ้าสูง ที่จ่ายให้กับหัววัดรังสีกับภาคขยายด้วยตัวเก็บประจุ พร้อมทั้งส่งผ่านสัญญาณวัดด้วยอัตราขยายประมาณ 1 ลักษณะของพัลส์ที่เกิดจะมีเวลาขาขึ้น (Rise Time) เท่ากับค่าคงตัวเวลาในพารามิเตอร์ของวงจรหัววัด และเวลาขาลง (Fall Time) ของพัลส์จะขึ้นอยู่กับค่า คงตัวเวลาของวงจรตัวเก็บประจุ (Capacitor) และตัวต้านทาน (Resistor) ในภาคขยายส่วนหน้า ปกติจะจัดไว้ประมาณ 50 ไมโครวินาที ภาคขยายส่วนหน้าจะจัดไว้ในตำแหน่งใกล้กับหัววัดรังสีเพื่อลดค่าความจุของสายเคเบิล (Cable) อันมีผลต่อเวลาขาขึ้น และการสูญเสียความสูงของพัลส์ ในขณะเดียวกันภาคขยายส่วนหน้าจะจัดค่าอิมพีแดนซ์ (Impedance) ให้เหมาะสมกับการเชื่อมโยงสัญญาณระหว่าง หัววัดรังสีกับภาคขยายหลัก ช่วยให้ขั้วสัญญาณได้ระยะไกล

ภาคขยายหลัก ทำหน้าที่ขยายสัญญาณพัลส์ให้มีขนาดความสูงตามมาตรฐาน

การวัดในอุปกรณ์วัดนิวเคลียร์ โดยช่วงวิเคราะห์ระดับพลังงานจะสัมพันธ์กับการเปลี่ยนแปลงความสูงของพัลส์ 0 ถึง 10 โวลต์ นอกจากการจำกัดขยายแล้วภาคขยายหลัก จะทำหน้าที่แต่งรูปสัญญาณของพัลส์จากภาคขยายส่วนหน้า ซึ่งมีเวลาขาลงนานเกินไป จะทำให้เกิดการซ้อนของพัลส์ที่ตามมาต่อเนื่อง ในการแต่งรูปสัญญาณให้มีเวลานั้น และลดสัญญาณรบกวนจะใช้วงจรประกอบของตัวต้านทาน และตัวเก็บประจุ ได้แก่วงจร ดิฟเฟอเรนทิเอเตอร์ (Differentiator) และวงจrintegrator (Integrator) สัญญาณทางออกของภาคขยายหลัก หลังจากการแต่งรูปสัญญาณจะ มีการรบกวนของสัญญาณไฟฟ้าน้อยลง และมีรูปร่างใกล้เคียงรูปเกาซ์เซียน (Near-gaussian) ซึ่งมาตรฐานสัญญาณจะมี 2 รูปแบบ คือ แบบไบโพลาร์ และ ยูนิโพลาร์ ขึ้นกับขั้นตอนของการแต่งรูปสัญญาณ ดังแสดงมาตรฐานของสัญญาณพัลส์ ในรูป 2.3



รูป 2.3 รูปสัญญาณพัลส์มาตรฐาน

2.2 การวิเคราะห์ความสูงของพัลส์

จากหัวข้อ 2.1.2 จะเห็นว่าลักษณะของสัญญาณพัลส์มีลักษณะเป็นสัญญาณอนาล็อกเดี่ยวเป็นลูก ๆ ต่อเนื่องตามจำนวนนับอนุภาค ความสูงของพัลส์เฉพาะจุดยอด จะสัมพันธ์กับระดับพลังงานของอนุภาคที่วัดด้วย และมีความกว้างของพัลส์ตามมาตรฐานซึ่งแคบมาก ช่วง 2-6 ไมโครวินาที ดังนั้นการวิเคราะห์ความสูงของพัลส์ จะต้องใช้เทคนิคทางฮาร์ดแวร์ที่มีความไวค่อนข้างสูง ในการจับยอดพีคของสัญญาณพัลส์มาแปลงเป็นรหัสเชิงเลข เพื่อวิเคราะห์การกระจายของระดับความสูง

ของพัลส์ หรือระดับพลังงานและบันทึกผลวิเคราะห์ในหน่วยความจำ และแสดงผลในรูปของสเปกตรัมนิวเคลียร์ วงจรแปลงสัญญาณอนาลอกเดี่ยวให้เป็นรหัสเชิงเลข เรียกว่า วงจรแปลงรหัสสัญญาณ (Analog to Digital Converter) มักเรียกย่อว่า ADC ซึ่งจะต้องมีคุณสมบัติดังนี้

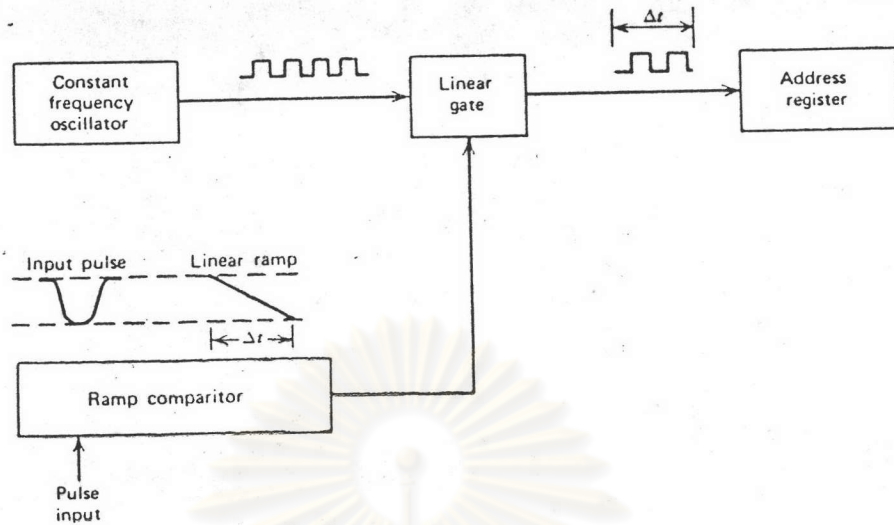
- ก) ต้องมีอัตราความเร็วในการแปลงสัญญาณ (Conversion Gain) สูง
- ข) ต้องมีความเที่ยงตรง และความถูกต้อง ในการแปลงรหัสมีความเป็นสัดส่วนเชิงเส้น (Linearity)
- ค) มีความละเอียดสูงในการแปลงค่าสัญญาณในช่องวิเคราะห์

สำหรับความละเอียดในการแปลงรหัสของอุปกรณ์วิเคราะห์ความสูงของพัลส์แบบหลายช่อง จะสัมพันธ์กับช่วงวัดมาตรฐาน 0 ถึง 10 โวลต์ การกำหนดช่องวิเคราะห์ของหน่วยความจำจะมีความละเอียดตามค่าพิท คือ 2^n เช่น 1024 2048 หรือ 4096 ช่องวัด เป็นต้น เมื่อวงจรแปลงรหัสสัญญาณมีความละเอียดมาก จะต้องมีความเร็วสูงในการแปลงสัญญาณ อันจะมีผลกระทบต่อความเป็นสัดส่วนเชิงเส้น คุณสมบัติของการแปลงรหัสจะขึ้นอยู่กับเทคนิคการจัดวงจร ซึ่งวงจรแปลงรหัสสัญญาณที่นิยมใช้กันมีอยู่ 2 แบบ คือ

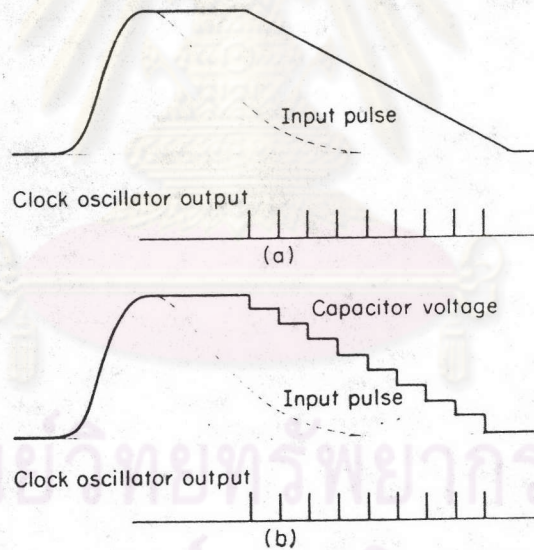
- วงจรแบบ วิลคินสัน
- วงจรแบบ ชิคเซสซินแอฟพรอกซิเมชัน

2.2.1 วงจรแบบวิลคินสัน (3)

วงจรชนิดนี้อาศัยหลักการเก็บประจุ (Charge) ที่ค่ายอดของพัลส์ และคายประจุ (Discharge) หลังจากตรวจสอบยอดพีคในตัวเก็บประจุด้วยวงจรจ่ายกระแสคงที่ (Constant Current) เพื่อให้การลดของกระแสในตัวเก็บประจุมีความเป็นสัดส่วนเชิงเส้น จากจุดเริ่มต้นจนกระทั่งถึงจุดสุดท้ายของการคายประจุ จะเป็นช่วงเวลาที่ เป็นสัดส่วนกับความสูงของพัลส์ ช่วงเวลานี้จะเป็นช่วงเวลาที่กำหนดความเร็วในการแปลงรหัสร่วมกับสัญญาณนาฬิกา โดยจุดเริ่มต้นจะเปิดเกต ให้กับวงจรมับไบนารี (Binary Counter) เพื่อนับความถี่สัญญาณนาฬิกาที่มีความถี่คงที่ วงจรมับไบนารีจะหยุดนับเมื่อเกตปิด วงจรมับไบนารีแต่ละชุดจะสร้างรหัสเชิงเลขสัมพันธ์กับแอดเดรสของหน่วยความจำ ที่จะเก็บค่าความสูงของพัลส์ต่อไป ดังแสดงในรูป 2.4 และ 2.5



รูป 2.4 แผนภาพแสดงการทำงานของวงจรแบบวิลคินสัน



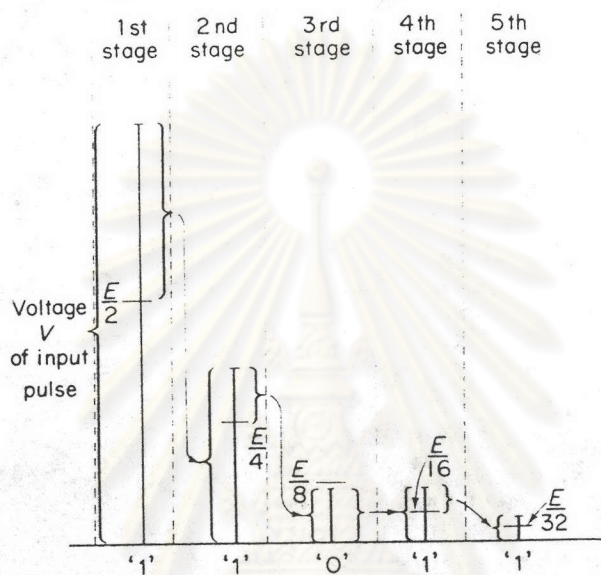
รูป 2.5 รูปสัญญาณแสดงการแปลงรหัสในวงจรแบบวิลคินสัน

จากแผนภาพ ช่วงเวลาการเปลี่ยนรหัส (Δt) จะถูกควบคุมโดยวงจรคายประจุแบบเชิงเส้น และความถี่ของสัญญาณนาฬิกาจะคงที่ด้วยการควบคุมของผลึกก้ำาเนิดสัญญาณ (Crystal Oscillator) ดังนั้นค่าจำนวนนับในวงจรนับไบนารีจะแปรเป็นสัดส่วนกับช่วงเวลา และค่าความสูงของพัลส์ เพื่อลดเวลาในการแปลงรหัสให้น้อยลง วงจรจะต้องถูกออกแบบความถี่สัญญาณนาฬิกาให้สูงขึ้น ปกติจะเริ่มใช้จาก

จาก 50 MHz 100 MHz และ 200 MHz

2.2.2 วงจรแบบชัคเชลชินแอฟพรอกซิเมชัน (4)

หลักการพื้นฐานของวงจรเปลี่ยนรหัสแบบนี้ อาศัยการประมาณค่า ด้วยการเปรียบเทียบค่าความสูงของพัลส์กับค่าประมาณน้ำหนักตัวเชิงเลขไบนารี (Binary Weight) ของคิกดาไฟฟ้า $E/2$, $E/4$, $E/8$, เป็นต้น ภายในวงจร ดังแสดงในรูป 2.6



รูป 2.6 หลักการของการเปลี่ยนรหัสความสูงแบบชัคเชลชินแอฟพรอกซิเมชัน

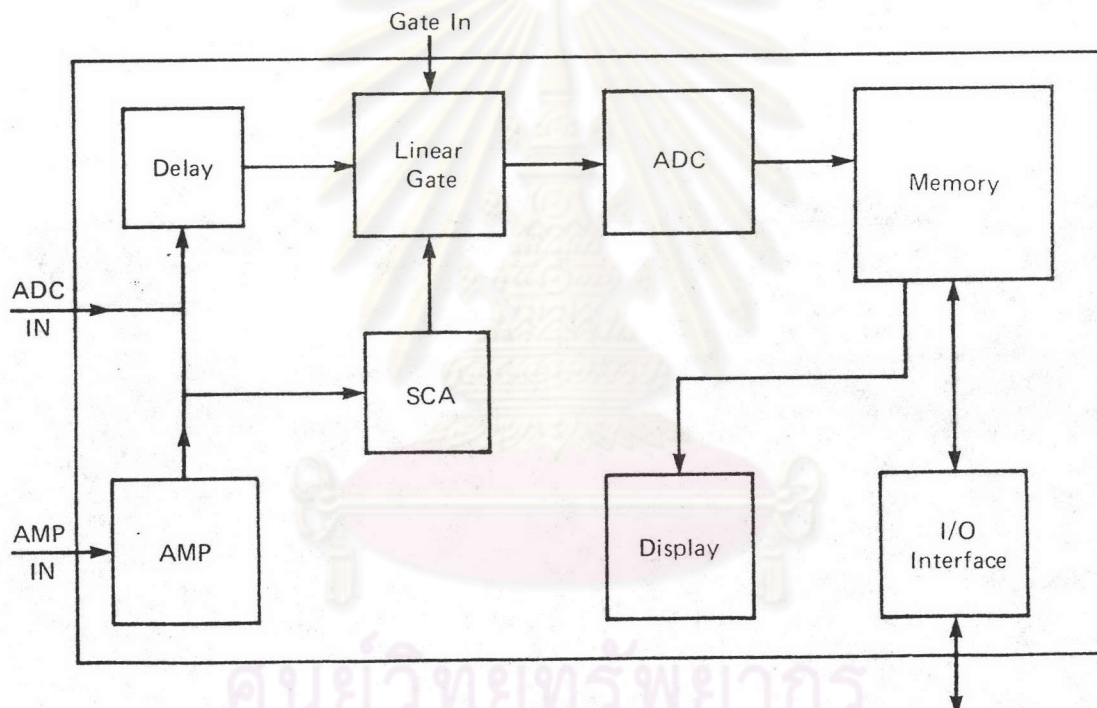
จากรูป 2.6 สัญญาณพัลส์ที่มีความสูงขนาดหนึ่ง (V) เมื่อป้อนเข้าวงจรเปรียบเทียบ ถ้าสัญญาณพัลส์ต่ำกว่าค่า $E/2$ วงจรเปรียบเทียบคิกดาไฟฟ้าจะให้ลอจิกเป็น "0" ในบิตแรก แต่ถ้าสัญญาณพัลส์สูงกว่าค่า $E/2$ วงจรเปรียบเทียบคิกดาไฟฟ้าจะให้ลอจิกเป็น "1" ในบิตแรก ขณะเดียวกันวงจรภายในจะลบค่าความสูงของพัลส์ ($E/2 - V = V'$) และส่งสัญญาณส่วนที่เหลือไปเปรียบเทียบในบิตที่สองด้วยวิธีเดียวกันโดยเปรียบเทียบกับ $E/4$ ถ้าค่าที่ลบออกมากกว่าค่า $E/4$ วงจรเปรียบเทียบก็จะให้ลอจิกเป็น "1" ในบิตที่สอง และถ้าน้อยกว่าก็จะให้ลอจิกเป็น "0" จากนั้นก็จะทำการลบค่าความสูงของคิกดาไฟฟ้าในช่วงที่สองออก ($E/4 - V'$) และส่งไปเปรียบเทียบในบิตที่ 3 ต่อ โดยขั้นตอนเหมือนกัน ถ้าขั้นตอนมี 10 ขั้นตอนก็จะมีเอาท์พุท 10 บิต ซึ่งหมายถึงความละเอียดในการแปลงรหัสมีค่าเป็น $2^{10} = 1024$ บิต หรือกำหนดแอดเดอเรสได้ 1024 ช่องนับนั่นเอง

สำหรับวงจร ADC ชนิดนี้ เวลาที่ใช้ในการแปลงสัญญาณจะเพิ่มขึ้นเป็น

ฟังก์ชันแบบลอการิทึม (Logarithm) ของจำนวนแชนแนลที่แปลงได้สูงสุด แต่ในแบบวิลคินสัน เวลาจะเพิ่มขึ้นเป็นฟังก์ชันเชิงเส้นกับจำนวนแชนแนลที่แปลงได้เต็มที่ ฉะนั้นวงจรแบบซิกเชสซีฟแอฟพรอกซิเมชันจะทำงานได้เร็วกว่าในกรณีที่จำนวนแชนแนลของการแปลงเต็มที่มีค่ามาก แต่ข้อเสีย คือ มีความแม่นยำในการแปลงสัญญาณต่ำกว่า ซึ่งข้อเสียนี้เกิดจากกระบวนการหักลบค่าความสูงของพัลส์ในแต่ละขั้นตอน

2.3 อุปกรณ์วิเคราะห์ความสูงของพัลส์แบบหลายช่อง (2)

อุปกรณ์วิเคราะห์ความสูงของพัลส์ (Pulse Height Analyzer) หรือ เรียกกันทั่ว ๆ ไปว่า มัลติแชนแนลอนาไลเซอร์ประกอบด้วยวงจรพื้นฐานในกระบวนการวิเคราะห์ความสูงของพัลส์ ดังแสดงในรูป 2.7

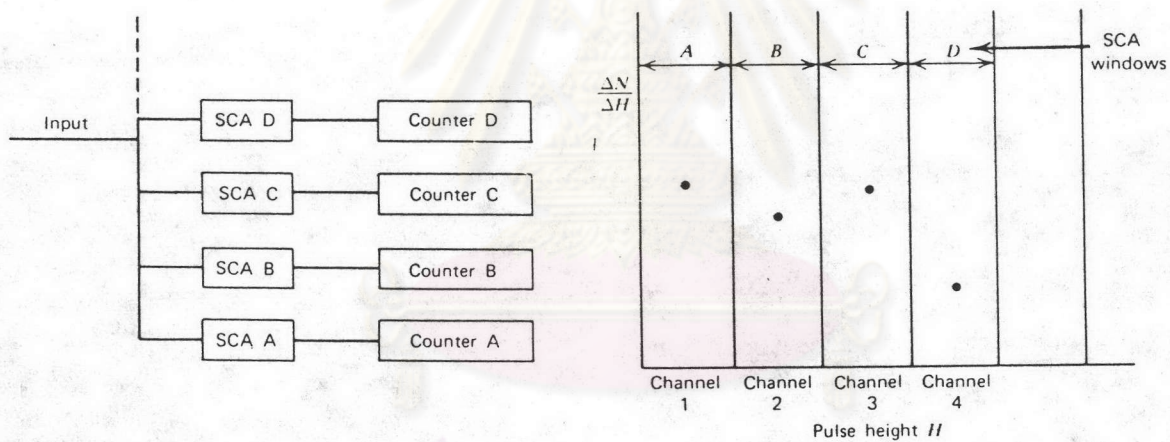


รูป 2.7 แผนภาพเบื้องต้นของ MCA

การทำงานของระบบอาศัยหลักการพื้นฐานของการแปลงสัญญาณอนาล็อก (ขนาดความสูงของพัลส์) ให้เป็นรหัสเชิงเลข (Digital) ด้วย วงจรแปลงรหัสสัญญาณ รหัสเชิงเลขที่ปรากฏบนแอดเดรส (Address) ของวงจรจะถูกควบคุมให้นำไปเก็บสะสมไว้ในหน่วยความจำชั่วคราว หรือแรม (Random Access Memory) ซึ่งจัดไว้โดยการบวกเพิ่มค่าจำนวนที่ความถี่ซ้ำกัน การกระจายของค่ารหัสจะเป็นไปตามการกระจายของความสูงของพัลส์ หน่วยความจำจะเก็บ

สะสมปริมาณนับเหล่านั้น และแสดงผลในรูปของสเปกตรัมบนจอภาพ


ขนาดของหน่วยความจำจะจัดเป็นกลุ่มขนาด 256-8192 (2^n ช่องนับ) โดยมีค่าความสามารถในการเก็บข้อมูลนับได้สูงสุด 10^5-10^6 จำนวนนับ ลักษณะของการจัดหน่วยความจำสามารถเปรียบเทียบได้กับการจัดเรียงแอดเดรสซ้อนกันตั้งขึ้น โดยช่องวัดที่ 1 จะอยู่ล่างสุดเรียงลำดับกันขึ้นมาจนถึงหน่วยความจำสูงสุด จะอยู่บนสุด ในแต่ละครั้งที่พัลส์ผ่านวงจรแปลงรหัสสัญญาณ วงจรวิเคราะห์จะควบคุมการค้นหาแอดเดรสของหน่วยความจำซึ่งตรงค่าความสูงของพัลส์ที่เป็นรหัสไบนารี และเพิ่มค่านับอีก 1 ในแอดเดรสหน่วยความจำนั้น กล่าวได้ว่าทุกครั้งที่สัญญาณพัลส์ถูกวิเคราะห์ผ่านวงจรแปลงรหัสสัญญาณ วงจรจะค้นหาแอดเดรสของหน่วยความจำที่มีค่าเทียบเท่ากับค่าความสูงของอินพุตพัลส์ เพื่อเพิ่มค่านับในแอดเดรสของหน่วยความจำนั้นอีก 1 ลักษณะการทำงานที่กล่าวมานี้สามารถเปรียบเทียบได้กับการซ้อนวงจรวิเคราะห์ความสูงของพัลส์แบบช่องเดี่ยว (Single Channel Analyzer) ดังแสดงในรูป 2.8 (4)



รูป 2.8 การจัดเรียงซ้อนชุดวิเคราะห์ SCA A , B , C , D...อย่างต่อเนื่อง

จากรูป 2.7 ในส่วนของอินพุตเกต (Input Gate) ปกติทำหน้าที่กั้นพัลส์ที่จะผ่านเข้าไปยังวงจรแปลงสัญญาณ ในช่วงเวลาที่กำลังแปลงสัญญาณ (Busy) พัลส์ที่ผ่านเข้าวงจรแปลงรหัสสัญญาณมาก่อน จะบังคับให้วงจรภายในส่งสัญญาณลอคออกไปยังวงจรอินพุตเกต เพื่อสั่งให้ปิดกั้นพัลส์ไว้ หลังจากวงจรแปลงรหัสสัญญาณพัลส์และบันทึกข้อมูลเสร็จก็จะส่งสัญญาณลอคกลับไปให้วงจรอินพุตเกตเปิดให้พัลส์ลูกต่อไปเข้ามายังวงจรแปลงรหัสสัญญาณ เนื่องจากวงจรแปลงรหัสสัญญาณทำงานช้าในกรณีที่มีอินพุตพัลส์มีค่าความสูงของพัลส์มาก ๆ และมีผลให้อินพุตเกตถูกปิดนาน ดังนั้นอินพุต

พัลส์บางลูกจะสูญหายไปในช่วงเวลาที่วงจรแปลงรหัสสัญญาณกำลังทำงาน เรียกว่า เดดไทม์ (Dead Time) จากผลการสูญเสียสัญญาณในช่วงเวลาของกระบวนการแปลงสัญญาณในระบบของอุปกรณ์วิเคราะห์ความสูงของพัลส์แบบหลายช่อง จึงมีการปรับปรุงเวลานับเพื่อวิเคราะห์เป็น 2 ลักษณะ คือ เวลาจริง (True Time) และเวลาที่ชดเชยการสูญเสียสัญญาณ (Live Time) ข้อมูลที่สะสมในช่องวัด 0 จะแสดงเวลาที่ใช้ในการวิเคราะห์ เมื่อตั้งเวลาจริงในช่องวัด 0 จะบันทึกเวลาทุก 1 วินาที แต่ถ้าตั้งเวลาที่ชดเชยการสูญเสียสัญญาณเวลาที่บันทึกในช่องวัด 0 จะถูกควบคุมด้วยเวลาที่สูญเสียในกระบวนการสัญญาณ หมายถึง ความถี่ฐานเวลาจะเท่ากับเวลาที่สูญเสีย ค่าปริมาณการสูญเสียเวลาจะอ่านได้จาก เปอร์เซนต์เดดไทม์ (% Dead Time) ถ้าการสูญเสียมากกว่า 10 % จะทำให้การวิเคราะห์คลาดเคลื่อน



ศูนย์วิทยทรัพยากร
จุฬาลงกรณ์มหาวิทยาลัย