

บทที่ 6

สรุปและขอเสนอแนะ

6.1 สรุป

การวิจัยครั้งนี้ได้ออกแบบและติดตั้งระบบในโครคอมพิวเตอร์ On-line ขึ้น โดยพัฒนาโมเด็มแบบ FSK ซึ่งเป็นส่วนหนึ่งของระบบสื่อสารที่ใช้สายโทรศัพท์ เป็นตัวกลางรับส่งข้อมูล ทำให้การใช้คอมพิวเตอร์จากที่ทางานชั่วคราวห่างไกลจากเครื่องคอมพิวเตอร์ มีความสะดวกมากขึ้นและสามารถลด Time Turn Around ลดความ

ตึงที่การคำนึงถึงในระบบในโครคอมพิวเตอร์ On-line ที่ใช้สายโทรศัพท์ เป็นตัวกลางรับส่งข้อมูลคือตัวความผิดพลาดซึ่งจะต้องมีมาตรการ จากการวิจัยพบว่า สาเหตุสำคัญของการเกิดความผิดพลาดในการรับส่งข้อมูลมีดังนี้

- 1) ความไม่เข้ากัน (Mismatching) ของอุปกรณ์ในระบบ ซึ่งหมายถึงความไม่เข้ากันของระดับสัญญาณและของ Matching Impedance ของอุปกรณ์ที่ทำงาน อันมีผลต่อการทำงานของอุปกรณ์ ทำให้การทำงานไม่เป็นไปตามที่ออกแบบไว้
- 2) เสถียรภาพของอุปกรณ์นั้น ให้พิจารณาจากสมการที่ (3.9) ในช่วงความถี่ $Mark E_{ol}(t) = GA (2\pi (2F_m)-1)$ และสมการที่ (3.10) ในช่วงความถี่ $Space E_{ol}(t) = GA (2\pi (2F_s)-1)$ ซึ่งแสดงถึงเงื่อนไขการรับสัญญาณ ข้อมูลอย่างถูกต้องซึ่งมีพื้นฐานที่ประกอบด้วยตัวแปรทางๆ ค่าตัวแปรเหล่านั้นอยู่กับเสถียรภาพของอุปกรณ์ เราสามารถพิจารณาตัวแปรที่ละทิ้งตัวดังนี้

- 3) F_m และ F_s ซึ่งเป็นความถี่ของสัญญาณ $Mark$ และ $Space$ จะขึ้นอยู่กับค่าของอุปกรณ์ดังสมการที่ (3.2) $f_0 = \frac{2(V_1 - V_c)}{(R_2 + R_4)C_2V}$ จะเห็นได้ว่าความถี่ $Mark$ และ $Space$ นั้นขึ้นอยู่กับเสถียรภาพของเรցคันทรีทรัฟที่ป้อนให้กับวงจร V_1 ซึ่งเป็นแรงคันทรีทรัฟที่ป้อนให้กับวงจรสร้างความถี่ และความถูกต้องของอุปกรณ์ R_2, R_4 และ C_2

ข) C ซึ่งเป็นความกว้างของพัลส์ที่สร้างขึ้นจากวงจร Monostable ที่มีความสัมพันธ์กับค่าของอุปกรณ์ดังสมการที่ 3.4 $C = C_6 R_{17} \ln 2$ ขึ้นอยู่กับค่าความถูกต้องและค่าเสถียรภาพของอุปกรณ์ท่ออนุหะนี

ค) A ซึ่งเป็น Amplitude ของพัลส์ที่สัญญาณขาออกของวงจร Monostable ขึ้นอยู่กับความถูกต้องของแรงดันคร้อมไคโอด Z_{10}, Z_{11} และ Z_{14} ตามสมการ

$$A = V_{Z_{10}} + V_{Z_{11}} + V_{Z_{14}} \text{ จากรูปที่ 3.17}$$

ง) G ซึ่งเป็นอัตราขยายทาง DC ของ LPF ที่มีความสัมพันธ์กับค่า R ในวงจร LPF ดังในรูปที่ 3.9 ความถูกต้องขึ้นอยู่กับค่า R_{30} และ R_{31} ดังสมการ

$$G = 1 + (R_{30} / R_{31})$$

นอกจากนี้ค่า V_{ref} ของวงจร Shaping ซึ่งกำหนดช่วงความถี่และคุณภาพที่เหมาะสมดังรูปที่ 3.30 พิจารณาจากรูปที่ 3.12 จะเห็นได้ว่าค่า $V_{ref} = V_{supply} \left(\frac{R_{33}}{R_{33} + R_{34}} \right)$ ดังนั้นเสถียรภาพของแรงดันไฟฟ้าและความถูกต้องของค่า R_{33} และ R_{34} จึงมีผลต่อค่า V_{ref} ซึ่งเป็นค่าเบริญที่บันในการเปลี่ยนสัญญาณข้อมูลให้เหมือนสัญญาณเดิมมากที่สุด

3) สัญญาณรบกวน สัญญาณรบกวนที่มาจากการส่ายโทรศัพท์โดยเฉพาะช่วงภายในนั้นมีค่ายกัน 2 ประเกตคือ สัญญาณรบกวนประเกต White Noise และสัญญาณรบกวนที่เกิดจาก Switching จากการวัดสัญญาณรบกวนที่เกิดจาก Switching ในขณะยกหัวขัน ปรากฏว่ามีค่าสูงถึง 180 mVpp และมีลักษณะคล้าย Sinusoidal Wave ที่มีความถี่ประมาณ 200Hz สัญญาณรบกวนที่เกิดจาก Switching นี้จะจางหายไป (Decay) เมื่อเวลาผ่านไปชั่วครู่หนึ่ง สำหรับการวัดสัญญาณรบกวนที่เป็น White Noise ปรากฏว่าได้ค่าสูงโดยประมาณ 80 mV นั้นจึงจำเป็นต้องเพิ่มค่าระดับแรงดันสัญญาณเพื่อให้ S/N ดีขึ้น

การใช้โน้มเด็มแบบ FSK ตามที่สร้างขึ้นนี้มีข้อดีคือสามารถใช้อุปกรณ์ที่หาได้

ภายในประเทศจีคัคบัญหาเรื่องบ่รุ่งรักษามีอเกิดข้อห้องชั้น และใช้งานไคคีเป็นที่นาพอยิ่งรวมทั้งสามารถเลือกช่วงความถี่ Mark และ Space ได้ตามต้องการด้วย การส่งสัญญาณแบบ FSK นี้เป็นการส่งสัญญาณแบบ Asynchronous ทำให้ห่วงจรที่สร้างขึ้นไม่ยุ่งยากนัก

6.2 ขอเสนอแนะ

การเพิ่มความเร็วในการรับส่งข้อมูลของระบบในโครคอมพิวเตอร์ On-line นี้อาจทำไคโดยพยายามลดสาเหตุของความผิดพลาดโดยใช้อุปกรณ์มีความถูกต้องสูงและใช้แรงดันไฟฟาร์ที่รักษาไว้ที่ระดับคงที่ ทางค่าน Modulator ควรรักษาความถี่ของ Oscillator ให้ความถี่ของ Carrier คงที่ ส่วนทางค่าน Demodulator อาจทำไคโดยใช้ BPF ที่มีแบบความถี่ (Bandwidth) แคบๆ ในช่วงความถี่ Mark และ Space เพื่อลด Noise ลง

เนื่องจากการรับส่งข้อมูลในระบบในโครคอมพิวเตอร์ On-line ที่ใช้ระบบสื่อสารซึ่งมีสายโทรศัพท์เป็นสื่อกลางนั้นมักจะมีสัญญาณรบกวนทำให้เกิดความผิดพลาดในการรับส่งข้อมูลอยู่เสมอ ด้วยเทคโนโลยี Software ของเครื่องคอมพิวเตอร์ Routine สำหรับตรวจสอบความผิดพลาดของข้อมูลโดยตลอดเวลา ด้วยการใช้ Parity Bit เมื่อตรวจสอบความผิดพลาดแล้วก็ส่งสัญญาณไปยังทางฝ่ายส่งข้อมูล เพื่อให้ส่งสัญญาณข้อมูลมาใหม่ อันจะทำให้การใช้งานในระบบในโครคอมพิวเตอร์ On-line มีประสิทธิภาพยิ่งขึ้น