



ระบบเครื่องไมโครคอมพิวเตอร์ที่เชื่อมต่อกับกล้องถ่ายโทรทัศน์วงจรปิด

ส่วนประกอบของเครื่องคอมพิวเตอร์ที่นำมาประกอบกันเข้าเพื่อใช้ในการรับสัญญาณภาพ เก็บข้อมูลของภาพ ทำโปรแกรม ตลอดจนถึงการพิมพ์ภาพออกมานั้นประกอบด้วยส่วนใหญ่นับ 6 ส่วนคือ

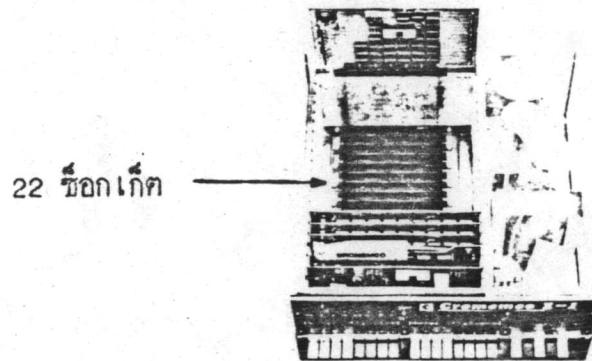
- โครงหลักของเครื่อง (main frame)
- หน้าปัดของเครื่องและสวิตช์ควบคุม (front panel display & switches)
- หน่วยควบคุม (Z-80 CPU card)
- หน่วยความจำ (memory)
- แผงวงจรควบคุมการทำงานของส่วนต่าง ๆ (Interface cards)
- เครื่องมือที่เชื่อมต่อกับเครื่องคอมพิวเตอร์ (Peripheral device)

ทั้งหกส่วนที่กล่าวข้างต้นนี้มีลักษณะการทำงานสัมพันธ์กันซึ่งจะกล่าวโดยละเอียดถึงการทำงานของแต่ละส่วนต่าง ๆ และส่วนประกอบย่อยของแต่ละส่วนดังนี้

โครงหลักของเครื่อง

โครงหลักของเครื่องเป็นส่วนสำคัญที่เชื่อมต่อกับส่วนอื่น ๆ เข้ามาไว้ในระบบการทำงานร่วมกัน ซึ่งประกอบไปด้วย

1. ที่เสียบแผงควบคุม (socket and card guides) ซึ่งขอเรียกสั้น ๆ ว่า ซ็อกเก็ต (socket) มีอยู่ทั้งหมด 22 ซ็อกเก็ตต่อกัน โดยแต่ละซ็อกเก็ตจะมีพื้นที่อยู่ 100 ทิน ซึ่งแต่ละทินของทุก ๆ ซ็อกเก็ตจะเชื่อมกันหมดทำให้เกิดความสะดวกในการใช้ เพราะสามารถเลือกเสียบแผงควบคุมลงบนซ็อกเก็ตใดก็ได้ โดยมีเงื่อนไขแต่ละแผงจะต้องมีมาตรฐานเดียวกัน ดังแสดงไว้ในรูป 3.1

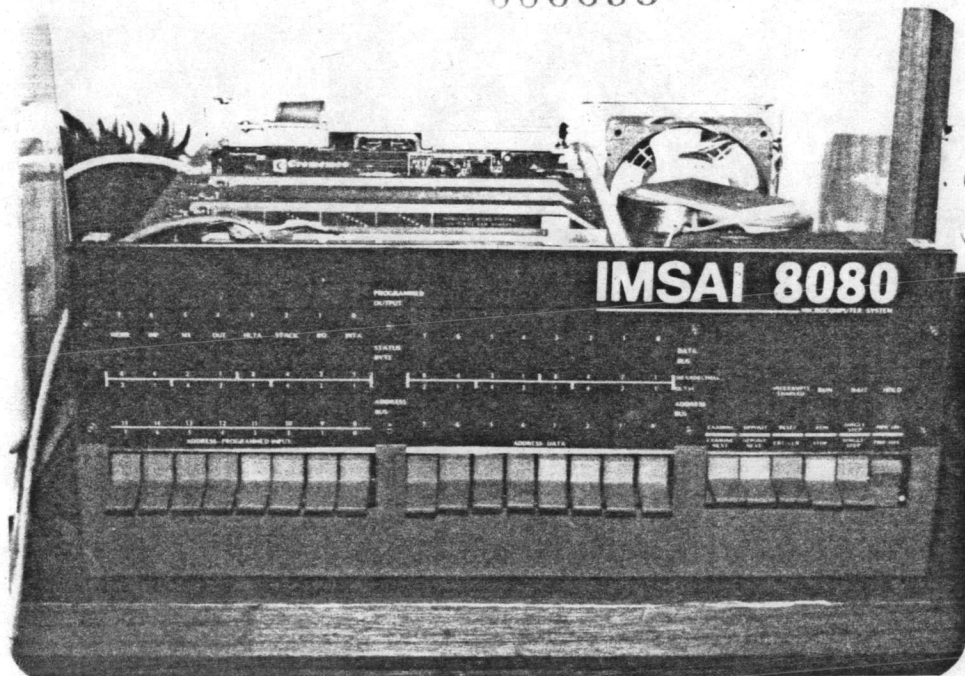


รูปที่ 3.1 แสดงที่เสียบแผงควบคุม

2. แหล่งจ่ายกระแสไฟฟ้าตรง (Power supply) ทำหน้าที่เปลี่ยนกระแสไฟฟ้าสลับ 110 โวลต์ให้เป็นกระแสไฟตรง + 8 โวลต์ 28 แอมแปร์ + 18 โวลต์ 2 แอมแปร์ และ -18 โวลต์ 2 แอมแปร์

หน้าปัดของเครื่องและสวิตช์ควบคุม

006693



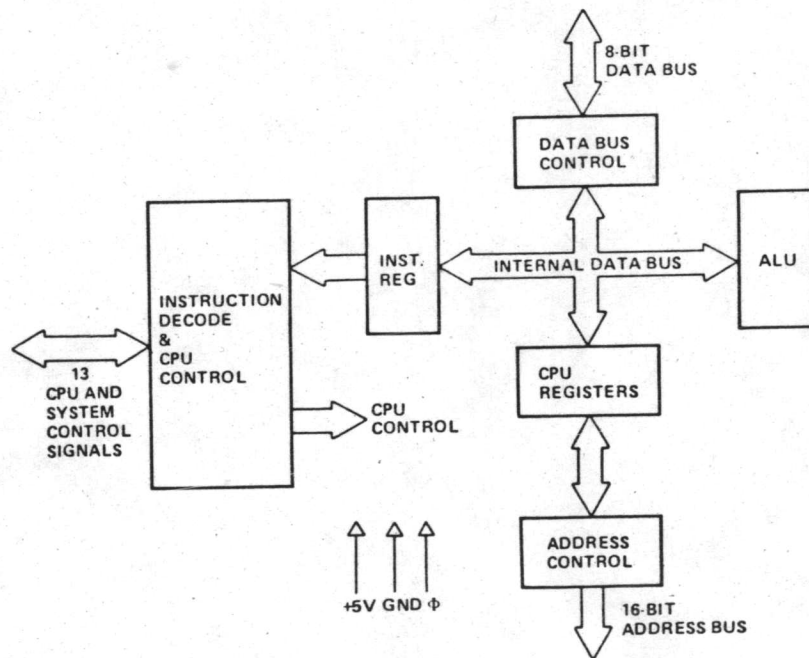
รูปที่ 3.2 หน้าปัดของเครื่องไมโครคอมพิวเตอร์และสวิตช์ควบคุม

จากรูปหน้าปกของเครื่องและสวิตช์นี้สามารถแบ่งได้เป็น 3 ส่วนด้วยกันคือ

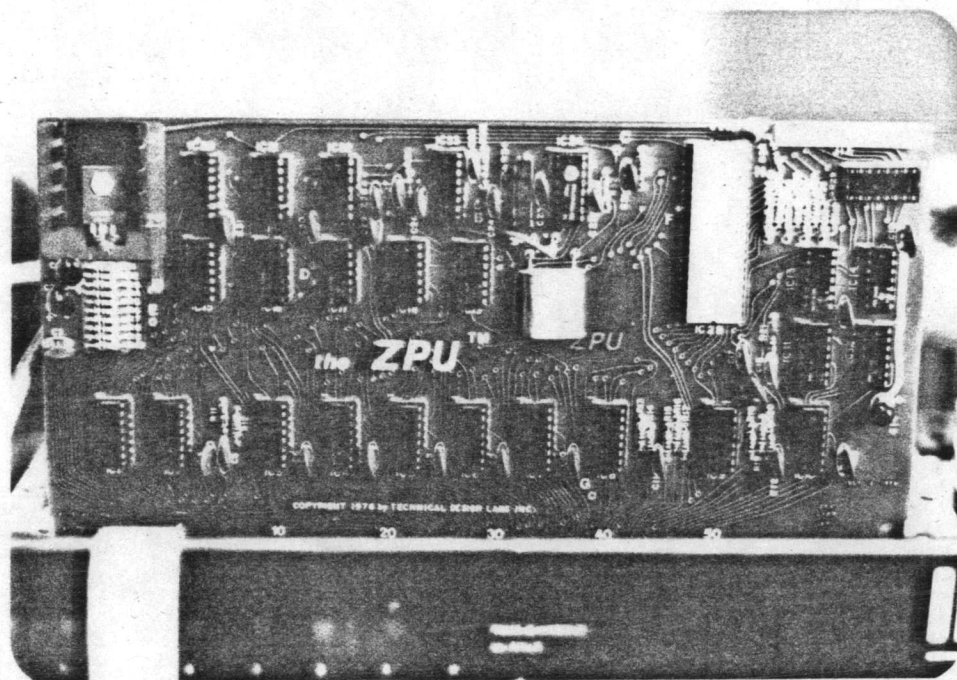
1. สวิตช์ควบคุมบนหน้าปก มีทั้งหมด 6 ตัวทางซ้ายขวามือ
2. สวิตช์ที่สามารถใช้ในการตั้งตำแหน่งและค่าของข้อมูล คือสวิตช์ที่เหลื่ออยู่ทั้งหมด 16 ตัว
3. ส่วนของหน้าปกที่แสดงถึงค่าที่ป้อนเข้าไปตลอดจนค่าที่ได้จากการทำงานของโปรแกรมโดยแสดงออกมาในลักษณะการติดและดับของดวงไฟ

หน่วยควบคุม

หน่วยควบคุมนี้เป็นหัวใจสำคัญของระบบเครื่องคอมพิวเตอร์ซึ่ง เป็นหน่วยที่ควบคุมการทำงานของระบบให้เป็นไปตามคำสั่ง โดยนำคำสั่งออกมาจากหน่วยความจำและรูปข้างล่างนี้แสดงถึงส่วนประกอบใหญ่ ๆ ของหน่วยควบคุมซึ่งจะอธิบายต่อไป



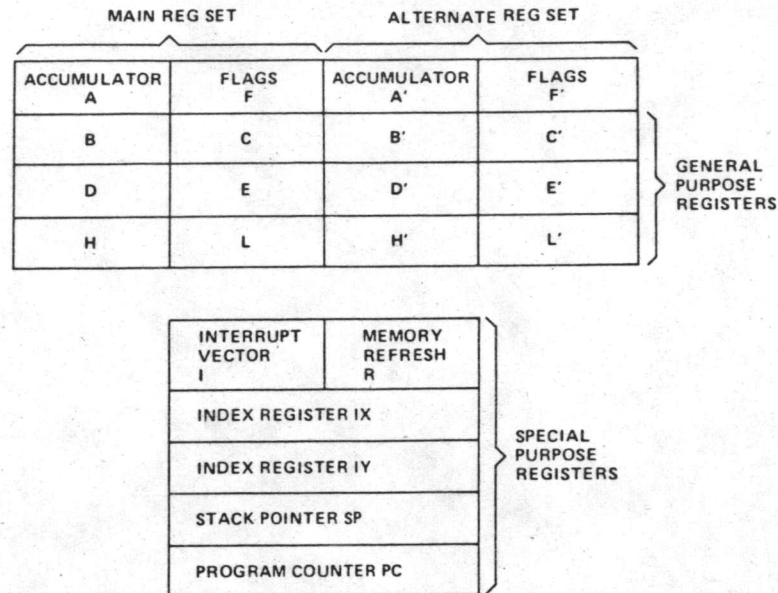
รูปที่ 3.3 โครงสร้างของหน่วยควบคุม



รูปที่ 3.4 แผงวงจรของหน่วยควบคุม Z-80 CPU

ก. รีจิสเตอร์ของหน่วยควบคุม (CPU register)

มีหน่วยความจำที่สามารถใช้ไต่ทั้งป้อนข้อมูลเข้าเก็บและนำออกมาใช้ซึ่งมีจำนวนบิต (bit) รวมทั้งหมด 208 บิตด้วยกัน โดยประกอบด้วยรีจิสเตอร์ชนิด 8 บิตจำนวน 18 ตัวและรีจิสเตอร์ชนิด 16 บิตจำนวน 4 ตัว ซึ่ง รีจิสเตอร์ทั้งหมดนี้มีลักษณะเป็น "แรนคอมแอกเซสเมโมรี" หรือ "แรม" (Random Access Memory หรือ RAM) ตามรูปที่ 3.5 จะเห็นได้ว่าเอนเนอรัลเพอโรโพสรีจิสเตอร์ (general purpose registers) นั้นแบ่งเป็นสองชุดคือ รีจิสเตอร์หลักกับรีจิสเตอร์สำรอง ชุดละ 6 ตัว และในรีจิสเตอร์ทั้งสองชุดนี้จะประกอบด้วยแอกคิวมูลเตออร์ (accumulator) และแฟลกรีจิสเตอร์ (flag registers) อย่างละ 1 ชุด



รูปที่ 3.5 โครงสร้างของรีจิสเตอร์ภายในหน่วยควบคุม

สเปเชียลเพอร์โพสรีจิสเตอร์ (Special Purpose Register)

ซึ่งประกอบด้วย

1. โปรแกรมเคาท์เตอร์ (Program Counter หรือ PC) เป็นรีจิสเตอร์ที่ทำหน้าที่เก็บค่าตำแหน่งในหน่วยความจำของคำสั่งถัดไปที่จะจะมาเพื่อทำการเอกเซคคิวต์ (execute) เมื่อคำสั่งนั้นถูกนำออกมาแล้วค่าในโปรแกรมเคาท์เตอร์จะเพิ่มขึ้นอีกหนึ่งค่าโดยอัตโนมัติ หรือถ้าโปรแกรมมีการข้ามไปทำคำสั่งอื่นค่าของโปรแกรมเคาท์เตอร์ก็จะกลายเป็นค่าตำแหน่งของคำสั่งที่จะทำนั้นโดยอัตโนมัติอีกเช่นกัน

2. สแตกพอยท์เตอร์ (Stack Pointer หรือ SP) เป็นรีจิสเตอร์ที่ทำหน้าที่เก็บค่าตำแหน่งล่าสุดของสแตก (stack) เอาไว้ โดยลักษณะของการเก็บค่าตำแหน่งและการนำค่าออกมาใช้จะเป็นแบบ "เข้าที่หลังออกก่อน" (Last-in First-out) นั่นเอง โดยสามารถนำค่าจากรีจิสเตอร์ของหน่วยควบคุมมาเก็บไว้ในสแตกและนำออกมาจากสแตกไปใช้ที่รีจิสเตอร์ของหน่วยควบคุมได้ด้วย ซึ่งอาศัยคำสั่งที่เรียกว่า PUSH และ POP ค่าที่นำออกมาจากสแตกจะต้องเป็นค่าสุดท้ายที่ใส่เข้าไปเสมอ

3. อินเด็กซ์รีจิสเตอร์ (Index Registers) มีอยู่สองตัวคือ IX และ IY ซึ่งต่างก็เป็นรีจิสเตอร์ชนิด 16 บิต และลักษณะการใช้โดยตรงจะใช้ในอินเด็กซ์แอดเดรสซิงโหมด (Indexed addressing mode)

แอดคิวมูลเตอร์และแฟลกรีจิสเตอร์

แอดคิวมูลเตอร์และแฟลกรีจิสเตอร์ต่างก็มีลักษณะเป็น 8 บิตรีจิสเตอร์ที่ประกอบอยู่ในรีจิสเตอร์ของหน่วยความจำโดยจัดเป็นรีจิสเตอร์หลัก 1 ชุด และรีจิสเตอร์สำรองอีก 1 ชุด ซึ่งแอดคิวมูลเตอร์นี้จะทำหน้าที่เก็บผลลัพธ์ที่ได้จากการคำนวณในขณะที่แฟลกรีจิสเตอร์จะเป็นตัวบอกในกรณีที่มีเงื่อนไขพิเศษซึ่งสามารถใช้ได้กับผลของคำสั่งชนิด 8 บิตหรือ 16 บิตก็ได้ ตัวอย่างเช่นบอกถึงผลของการเปรียบเทียบค่าที่ได้จากการคำนวณกับค่าศูนย์

เบนเนอรัลเพอร์โพสรีจิสเตอร์

มีลักษณะเป็นรีจิสเตอร์ชนิด 8 บิตสองชุด คือชุดของรีจิสเตอร์หลักและรีจิสเตอร์สำรอง โดยอาจจับคู่กันเป็น A กับ A' B กับ B' เป็นต้น ซึ่งรีจิสเตอร์เหล่านี้สามารถใช้ทั้งแบบ 8 บิตหรือใช้ในลักษณะของ 16 บิตก็ได้ ขึ้นอยู่กับผู้เขียนโปรแกรมโดยชุดของ 16 บิตสำหรับรีจิสเตอร์หลักคือ BC DE และ HL และชุดของ 16 บิตสำหรับรีจิสเตอร์สำรองคือ BC' DE' และ HL' ซึ่งผู้เขียนโปรแกรมสามารถเลือกใช้รีจิสเตอร์ชุดใดก็ได้โดยใช้คำสั่งที่มีอยู่สำหรับรีจิสเตอร์นั้น ๆ แต่ลักษณะการใช้ในขณะใดขณะหนึ่งนั้นสามารถใช้รีจิสเตอร์ได้เพียงชุดใดชุดหนึ่งเท่านั้น

ชุดของรีจิสเตอร์หลักและรีจิสเตอร์สำรองนี้จะช่วยให้ประหยัดเวลาในการเอกเซคคิวต์สูงมาก ตัวอย่างเช่นการทำอินเทอร์รัปต์ (interrupt routine) นั้นสามารถเก็บค่าของเบนเนอรัลเพอร์โพสรีจิสเตอร์และแอดคิวมูลเตอร์กับแฟลกรีจิสเตอร์ไว้ได้โดยใช้คำสั่ง EXCHANGE ระหว่างรีจิสเตอร์ชุดหลักและชุดสำรองซึ่งจะเห็นได้ลดเวลาของอินเทอร์รัปต์ลงได้ โดยการตัดขบวนการเก็บค่าของรีจิสเตอร์เข้าไว้ในสแตคและนำค่าของรีจิสเตอร์ออกมาจากสแตค

ข. หน่วยของการคำนวณ (Arithmetic & Logic Unit หรือ ALU)

คำสั่งที่เกี่ยวข้องกับการคำนวณและคำสั่งทางตรรกศาสตร์ต่าง ๆ ของหน่วยควบคุมต้องถูกเอกเซคคิวต์ในหน่วยของการคำนวณนี้ โดยภายในหน่วยควบคุมนั้นหน่วยการคำนวณ รีจิสเตอร์

ของหน่วยควบคุม และเคตบัสจากภายนอก (external data bus) จะทำงานสัมพันธ์กัน
ได้โดยอาศัยเคตบัสภายในของหน่วยควบคุม (internal data bus) ประเภทของคำสั่ง
ซึ่งจะทำการเอกเซคคิวทีในหน่วยของการคำนวณมีดังต่อไปนี้

บวก

ลบ

เปรียบเทียบ

เพิ่มขึ้น

ลดลง

ให้ค่าบิตเป็น 1

ให้ค่าบิตเป็น 0

ตรวจสอบค่าบิต

เลื่อนไปทางขวาหรือทางซ้าย 1 บิต

ลอจิคอลแอนด์ (Logical AND)

ลอจิคอลลออร์ (Logical OR)

ลอจิคอลเอกคลูซีฟออร์ (Logical Exclusive OR)

ก. อินสตรัคชันรีจิสเตอร์และซีพียูคอนโทรล (Instruction Register และ CPU control)

เมื่อถึงคำสั่งออกมาจากหน่วยความจำแล้วคำสั่งนั้นจะถูกนำเข้าไปไว้ในอิน
สตรัคชันรีจิสเตอร์เพื่อทำการถอดรหัส และภาคควบคุมจะสร้างฟังก์ชัน (function) และ
สร้างสัญญาณเพื่อใช้ในการอ่านข้อมูลจากรีจิสเตอร์หรือเก็บข้อมูลเข้าไปในรีจิสเตอร์ ควบคุม
หน่วยของการคำนวณ และจัดหาสัญญาณควบคุมภายนอกที่คงการใช้ทั้งหมด

ความเร็วของหน่วยควบคุมสามารถกำหนดได้โดยใช้ความถี่จากภายนอกได้ 2 ลักษณะ
คือแบบจำกัดค่าคงที่ที่ความถี่ 2 เมกกะเฮิรตซ์ โดยใช้คริสตัล (crystal) ควบคุม และแบบ
เปลี่ยนแปลงค่าได้คือระหว่างค่าความถี่น้อยกว่า 1 เมกกะเฮิรตซ์ ถึงมากกว่า 4 เมกกะเฮิรตซ์
โดยใช้ทริมพอต (trimpot) แต่การทำวิทยานิพนธ์นี้จะเลือกใช้ค่าความถี่ที่คงที่ เนื่องจาก

จำเป็นที่จะต้องทราบค่าความถี่ที่แน่นอนเพื่อใช้ในระบบโปรแกรม ด้วยระบบโปรแกรมการสุ่มค่าความเข้มของภาพนั้นจะต้องขึ้นกับเวลาในการเอกซเรย์ค่าสีแต่ละค่าสีเป็นสิ่งสำคัญ จึงต้องใช้ความถี่ที่คงที่เพื่อให้เวลาในการเอกซเรย์ค่าสีของโปรแกรมคงที่ด้วย ด้วยเหตุที่ความเร็วของหน่วยควบคุมมีค่าเป็น 2 เมกกะเฮิรตซ์ ดังนั้น 1 ทีสเทท (Timing state หรือ T-state) จึงมีค่าเป็น $\frac{1}{2}$ เมกกะเฮิรตซ์ หรือ 0.5 ไมโครวินาที เมื่อกำหนดให้ทีสเททคือคาบเวลาภายนอกของความถี่ที่ใช้

หน่วยความจำ

หน่วยความจำของคอมพิวเตอร์แบ่งเป็นประเภทใหญ่ ๆ ตามลักษณะการใช้งานได้สองประเภทคือ "รอม" (ROM ซึ่งย่อมาจากคำว่า Read Only Memory) และ "แรม"

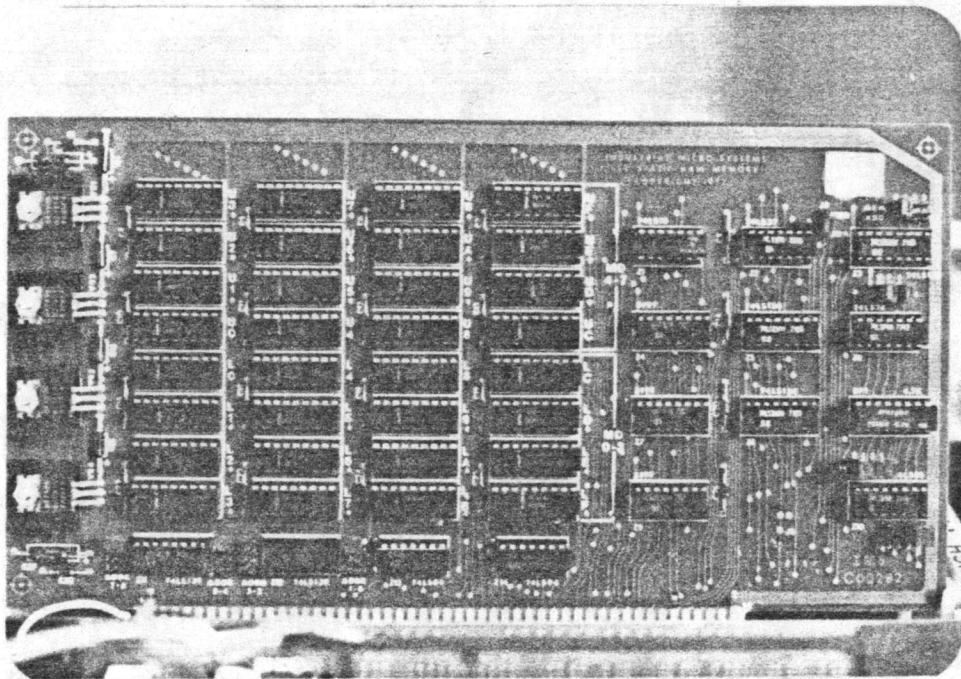
ก. รอม เป็นหน่วยความจำที่มิไว้ให้อ่านอย่างเดียว โดยไม่สามารถที่จะป้อนข้อมูลหรือโปรแกรมเข้าไปในหน่วยความจำชนิดนี้ได้ ดังนั้นจึงมักใช้เป็นที่เก็บโปรแกรม ซึ่งรอมนี้ผู้ผลิตจะบรรจุโปรแกรมดาวไว้หน่วยความจำชนิดนี้เสีย ดังนั้นผู้ใช้ไม่สามารถบรรจุโปรแกรมใหม่เข้าไปได้ จึงมีวิวัฒนาการใหม่เป็นหน่วยความจำชนิด "พรอม" (PROM ซึ่งย่อมาจากคำว่า Programmable ROM) คือเป็นรอมที่ยังไม่มีโปรแกรมบรรจุอยู่ ผู้ใช้สามารถโปรแกรมได้ตามต้องการ แต่เวลาโปรแกรมแล้วจะไม่สามารถลบหรือโปรแกรมทับเข้าไปใหม่ได้ จึงมีวิวัฒนาการหน่วยความจำนี้ให้เป็นแบบที่โปรแกรมได้และลบได้ซึ่งทำให้ใช้ได้สะดวกขึ้น แต่วิธีการลบโปรแกรมจะต้องทำโดยการถอดหน่วยความจำส่วนนี้ออกมาตากแสงอุลตราไวโอเล็ต (Ultra-violet) เพื่อให้ลบสิ่งที่มีอยู่ก่อนแล้วจึงจะโปรแกรมใหม่ได้ หน่วยความจำชนิดนี้เรียกว่า "อีพรอม" (EPROM ซึ่งย่อมาจากคำว่า Erasable PROM)

ข. แรม เป็นหน่วยความจำที่สามารถป้อนข้อมูลเข้าไปเก็บหรือดึงข้อมูลจากหน่วยความจำออกมาใช้ได้ ซึ่งถ้ามีการป้อนข้อมูลใหม่เข้าไปในหน่วยความจำนี้แล้วก็จะเป็นการลบของเดิมที่มีอยู่จนหมด ดังนั้นจึงมักใช้เป็นที่เก็บของข้อมูล หรือโปรแกรมที่มีการเปลี่ยนแปลงบ่อย ๆ

เมื่อกล่าวถึงชนิดของหน่วยความจำข้างต้นนี้แล้วจึงสรุปได้ว่า หน่วยความจำที่ใช้ในเรื่องนี้แบ่งออกได้เป็นสองส่วนด้วยกันคือ ส่วนที่ใช้ในการเก็บค่าความเข้มของภาพและค่าของตัวอักษรที่แทนค่าความเข้มซึ่งใช้ในการพิมพ์รูปภาพ ซึ่งจะเก็บไว้ในหน่วยความจำชนิด "แรม"

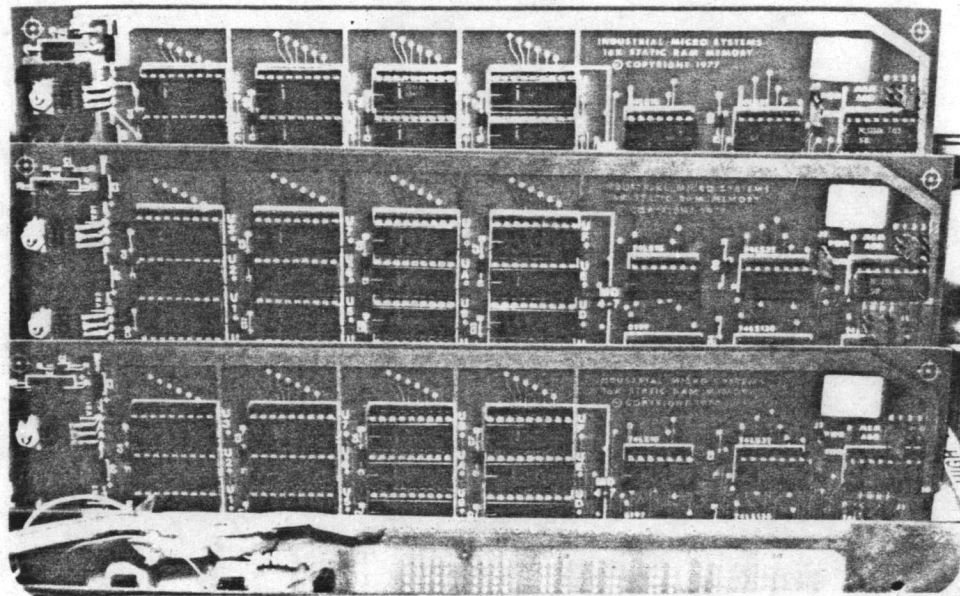
และอีกส่วนหนึ่งก็คือส่วนที่ใช้ในการเก็บโปรแกรมการสุ่มค่าความเข้มของภาพและโปรแกรมการ
จัดค่าความเข้มของภาพให้อยู่ในรูปของตัวอักษรตลอดจนถึงโปรแกรมการพิมพ์ภาพ ซึ่งส่วนนี้จะ
เก็บไว้ในหน่วยความจำชนิด "อีพ롬"

"แรม" ที่ใช้เป็นอินทิเกรตเซอร์กิต (Integrated circuit) ซึ่งประกอบด้วย
เป็นแถว แถวละ 16×1024 ^{16k} ไบต์ (byte) และในการเก็บค่าความเข้มของภาพที่สุ่มมาทั้ง
หมกตลอดจนค่าของตัวอักษรที่ใช้ในการพิมพ์รูปภาพต้องใช้แถวนี้ 3 แถวด้วยกัน

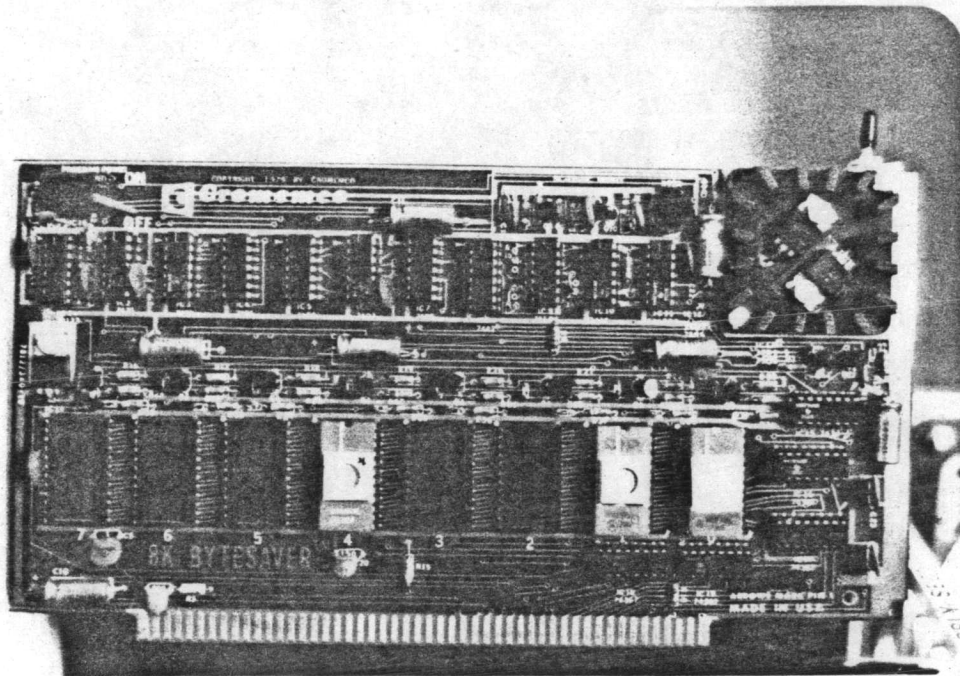


รูปที่ 3.6 แถวของหน่วยความจำหนึ่งแถวซึ่งมีขนาด 16×1024 ไบต์

ส่วน "อีพ롬" มีขนาด 1024 ไบต์ ซึ่งเป็นอินทิเกรตเซอร์กิตหมายเลข 2708 และ
นำมาใช้งานได้โดยอาศัยแผง "ไบต์เซฟเวอร์" (Bytesaver) และในแผงไบต์เซฟเวอร์นี้
สามารถบรรจุอีพ롬ได้ทั้งหมดแปดตัว โดยคุณสมบัติของแผงไบต์เซฟเวอร์นี้สามารถทำการบรรจุ
โปรแกรมใส่ในอีพ롬 หรือหน่วยควบคุมสามารถนำข้อมูลที่บรรจุอยู่ในอีพ롬มาใช้งานได้



รูปที่ 3.7 แสดงถึงแผงหน่วยความจำที่ใช้ทั้งหมดสามแผง



รูปที่ 3.8 แผงไบต์เซฟเวอร์

แผนผังวงจรควบคุมการทำงานของส่วนต่าง ๆ

แผนเหล่านี้ใช้สำหรับเชื่อมต่อกับอุปกรณ์ภายนอกเข้ากับเครื่องไมโครคอมพิวเตอร์ แผน
ที่จำเป็นต้องใช้ในระบบการทำงานมีด้วยกัน 3 แผนคือ

ก. แผนผังวงจรซึ่งทำหน้าที่เปลี่ยนสัญญาณอนาลอกเป็นสัญญาณดิจิทัล

แผนผังมีชื่อเรียกทางการค้าว่าแผนผัง CROMEMCO D+7A เป็นแผนผังที่เชื่อมระหว่าง
กล้องถ่ายภาพโทรทัศน์วงจรปิดกับเครื่องไมโครคอมพิวเตอร์ โดยรับสัญญาณภาพรวมที่เป็นสัญญาณอนา
ลอกจากกล้องถ่ายภาพโทรทัศน์วงจรปิดมาเปลี่ยนเป็นสัญญาณดิจิทัล ซึ่งคือค่าความเข้มของภาพในขณะ
ที่หน่วยควบคุมสั่งให้รับข้อมูลเข้ามา สัญญาณอนาลอกที่เข้ามาจะต้องมีค่าความต่างศักย์ระหว่าง
-2.56 โวลต์ ถึง 2.54 โวลต์จึงจะสามารถเปลี่ยนเป็นสัญญาณดิจิทัลได้ โดยการเปลี่ยนแปลง
ค่านี้ทำโดยใช้เอ็ยคที่สดถึง 20 มิลลิโวลต์

ตัวอย่างเช่น รหัส 8 บิตข้างล่างนี้แทนค่าความต่างศักย์ของอนาลอกดังนี้

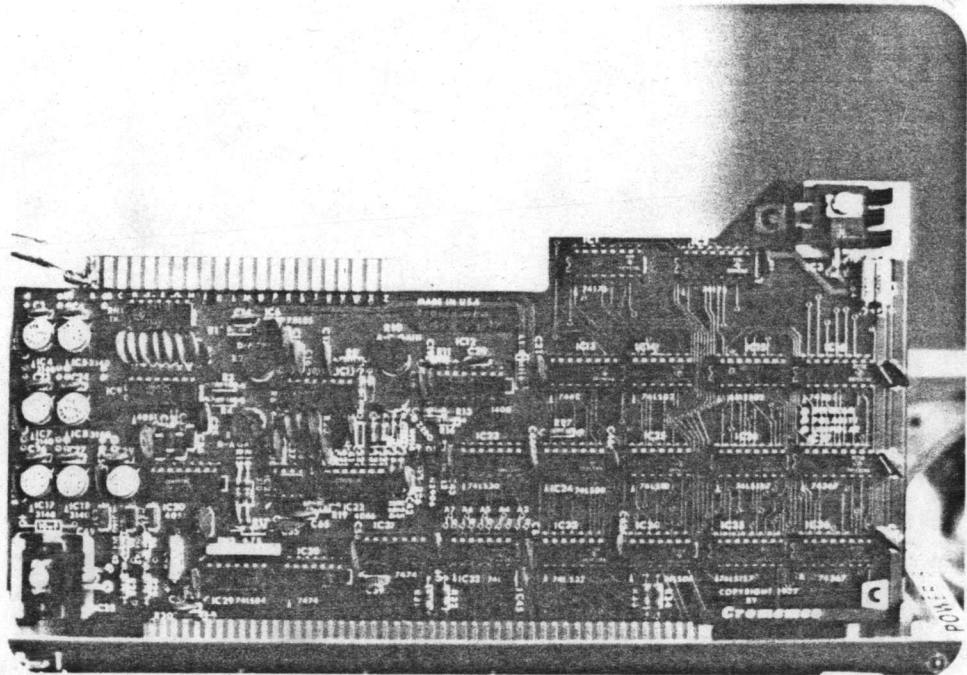
01111111	+ 2.54 โวลต์
00000001	+ 0.02 โวลต์
00000000	0.00 โวลต์
11111111	-0.02 โวลต์
10000000	-2.56 โวลต์

จากตัวอย่างจะเห็นได้ว่าความต่างศักย์ค่าบวกและลบจำนวนเดียวกันเมื่อถูกเปลี่ยน
เป็นค่าดิจิทัลจะอยู่ในลักษณะของ 2 คอมพลีเมนต์ (two's complement) ซึ่งกันและกัน
และบิตตัวที่น้อยที่สุด (least significant bit) จะเพิ่มขึ้นหรือลดลงหนึ่งค่าเมื่อ
ค่าความต่างศักย์เปลี่ยนแปลงทุก ๆ 20 มิลลิโวลต์

เนื่องจากแผนผังวงจรมีนอกจากจะใช้เปลี่ยนสัญญาณอนาลอกเป็นสัญญาณดิจิทัลทั้งที่
ใช้ในวิทยานิพนธ์นี้แล้ว ยังสามารถเปลี่ยนจากสัญญาณดิจิทัลให้เป็นสัญญาณอนาลอกได้อีกด้วย
ซึ่งที่เรียกว่า D+7A นี้สาเหตุคงมาจากการที่แผนผังนี้หน่วยสำหรับรับหรือส่งสัญญาณดิจิทัล 1
หน่วย และหน่วยสำหรับรับหรือส่งสัญญาณอนาลอกอีก 7 หน่วย

ด้วยเหตุที่สัญญาณภาพรวมที่เป็นสัญญาณอนาลอกจากกล้องถ่ายภาพโทรทัศน์วงจรปิดมี
ค่าความต่างศักย์อยู่ในช่วงของการทำงานของแผนผังวงจรมี จึงสามารถนำสัญญาณจากกล้องถ่ายภาพ

โทรทัศน์วงจรปิดมาเข้าแฉกนี้ได้ โดยต่อสัญญาณอนาลอกจากกล่องเข้าที่หน่วยที่ 7 ของหน่วยรับส่งสัญญาณอนาลอกซึ่งก็คือหน่วย 037 (เลขฐาน 8) หรือ 1F (เลขฐาน 16)



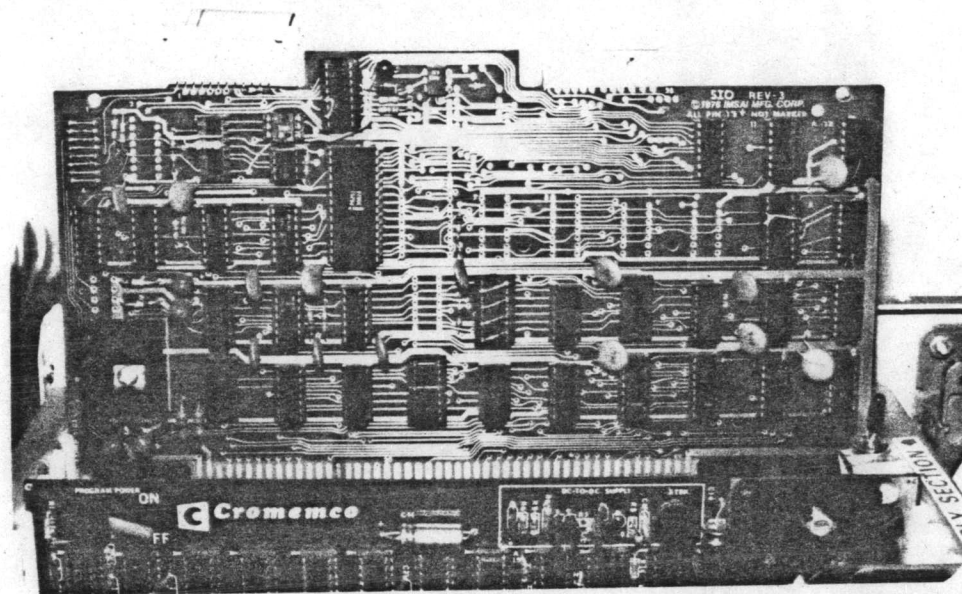
รูปที่ 3.9 แผงวงจรซึ่งทำหน้าที่เปลี่ยนสัญญาณอนาลอกเป็นดิจิทัล

ข. แผงซีเรียลอินพุทเอาต์พุท (Serial Input/Output หรือ SIO)

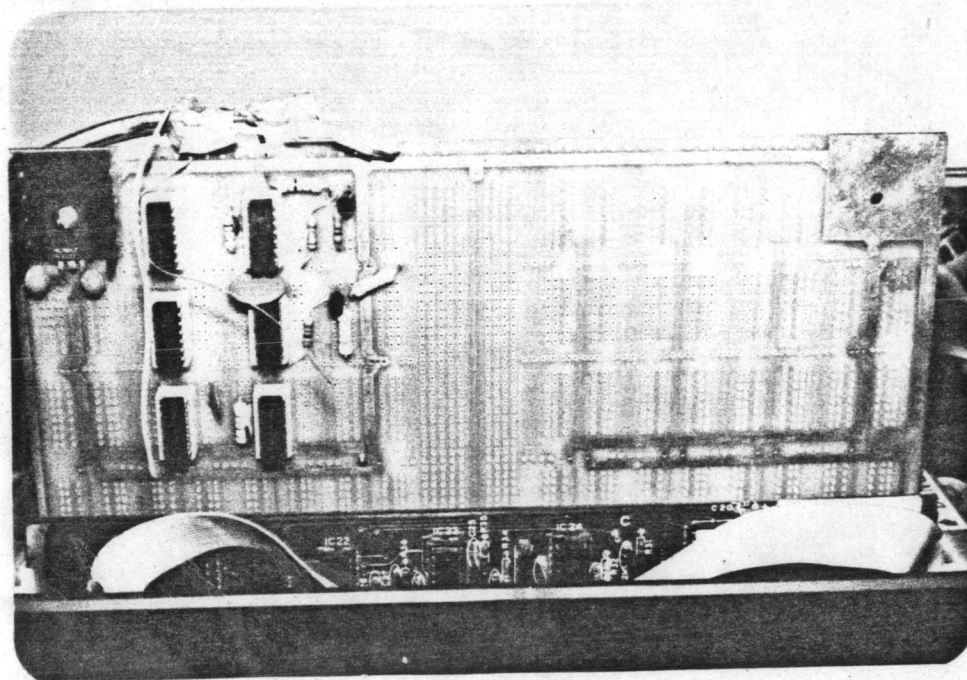
เป็นแผงที่เชื่อมต่ออุปกรณ์ภายนอกกับเครื่องไมโครคอมพิวเตอร์ เพื่อรับส่งข้อมูลแบบซีเรียล (serial) ในวิทยานิพนธ์นี้ใช้เพื่อเชื่อมต่อเครื่องพิมพ์เข้ากับเครื่องไมโครคอมพิวเตอร์เพื่อใช้ในการพิมพ์ภาพ

ค. แผงวงจรซึ่งต่อขึ้นเพื่อให้โปรแกรมการสุ่มค่าความเข้มของภาพทำได้อย่างสมบูรณ์

แผงวงจรนี้ต่อขึ้นเพื่อรับสัญญาณทางแนวนอนและสัญญาณทางแนวตั้งจากกล่องดำยโทรทัศน์วงจรปิด และผ่านสัญญาณทั้งสองนี้เข้ายังวงจรเพื่อส่งสัญญาณแก่หน่วยควบคุมว่าขณะนี้สัญญาณภาพรวมไค้สะแกมมาถึงจุดซ้ายสุดของเส้นสะแกมตามแนวนอนแต่ละเส้นแล้ว หรือสัญญาณภาพรวมไค้สะแกมมาถึงจุดเริ่มต้นของจอภาพแล้ว ซึ่งรายละเอียดของแผงวงจรนี้จะไค้กล่าวถึงในบทที่ 4 ต่อไป



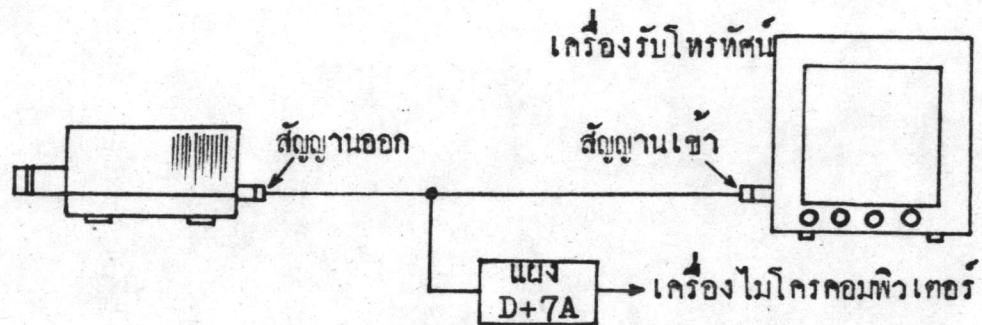
รูปที่ 3.10 แผงซีเรียลอินพุทเอาต์พุท



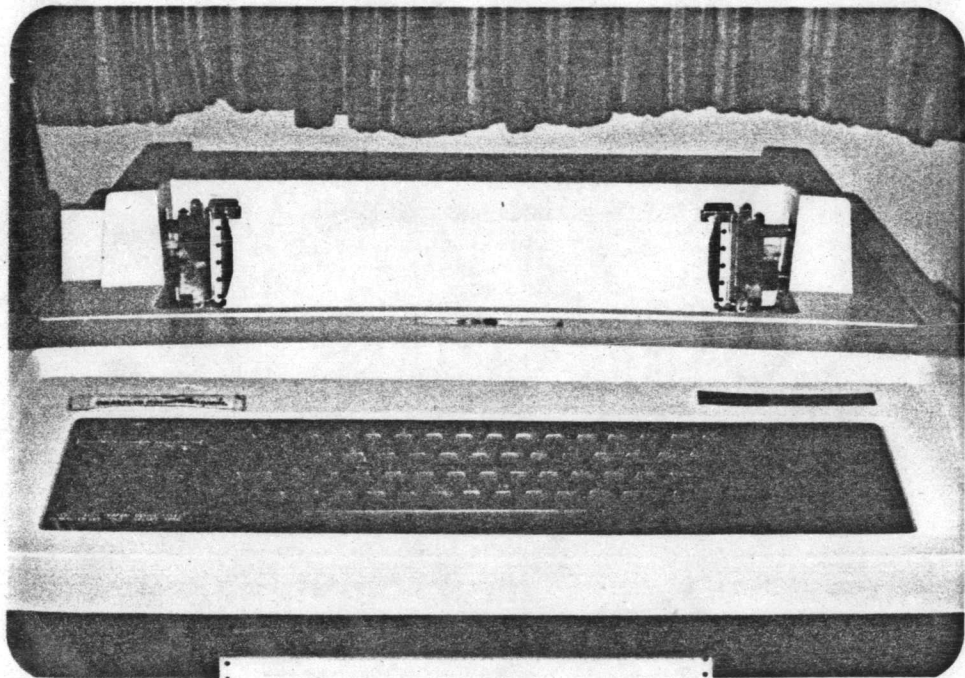
รูปที่ 3.11 แผงวงจรที่ต่อเพิ่มเติมเพื่อใช้ในวิทยานิพนธ์นี้

เครื่องมือที่เชื่อมต่อกับเครื่องคอมพิวเตอร์

ก. กล้องถ่ายโทรทัศน์วงจรปิด ซึ่งจะส่งสัญญาณภาพรวมเข้าทางแผง D+7A ของเครื่องไมโครคอมพิวเตอร์ พร้อมทั้งส่งสัญญาณทางแนวนอนและสัญญาณทางแนวตั้งเข้ายังแผงซึ่งต่อขึ้นกับแล้ว นอกจากนี้วัตถุที่ปรากฏอยู่บนภาพกล้องถ่ายโทรทัศน์วงจรปิดก็จะปรากฏบนจอภาพของเครื่องรับโทรทัศน์ซึ่งต่อกับกับกล้องนี้อีกทีหนึ่ง และภาพที่ปรากฏขึ้นนี้จะมีเส้นสะแกนตามแนวนอนเป็นจำนวน 625 เส้น



รูปที่ 3.12 เครื่องรับโทรทัศน์ซึ่งรับสัญญาณภาพรวมจากกล้องถ่ายโทรทัศน์วงจรปิด

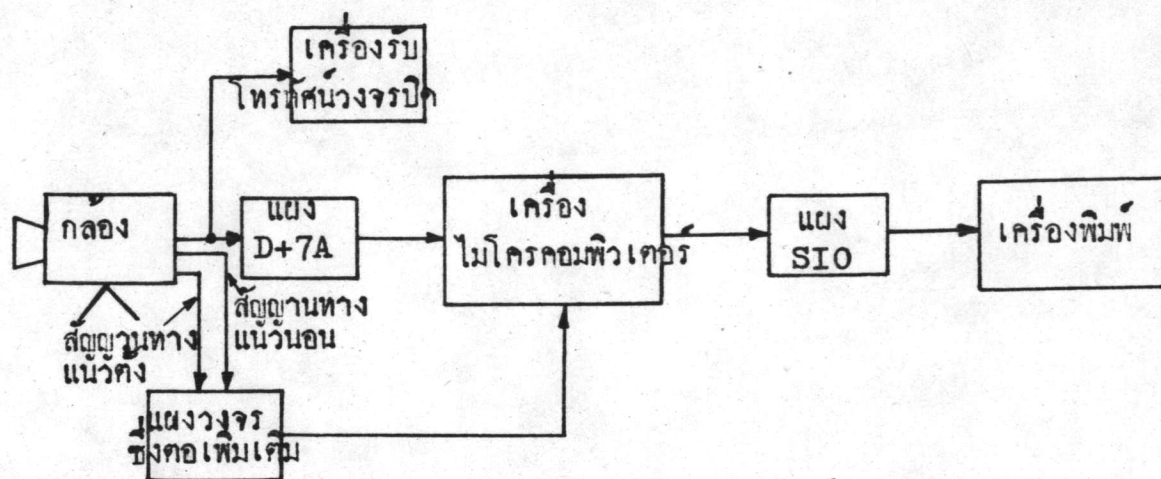


รูปที่ 3.13 เครื่องพิมพ์ที่ใช้ในการพิมพ์ภาพแบบซีเรียล

ข. เครื่องพิมพ์ เครื่องพิมพ์ที่ใช้ในการทำวิทยานิพนธ์นี้คือเครื่อง digital dec-writer II ซึ่งเป็นแบบ dot matrix 5x7 และพิมพ์ภาพแบบซีเรียลโดยมีความเร็ว 30 ตัวอักษรต่อ 1 วินาที และเครื่องพิมพ์นี้โคตต่อเข้ากับเครื่องไมโครคอมพิวเตอร์โดยอาศัยแผงซีเรียลอินพุทเอาต์พุท

การเชื่อมต่ออุปกรณ์ต่าง ๆ เข้ากับเครื่องไมโครคอมพิวเตอร์

เมื่อได้กล่าวถึงส่วนประกอบต่าง ๆ ของเครื่องไมโครคอมพิวเตอร์ที่จำเป็นต้องใช้ในการทำวิทยานิพนธ์นี้ตลอดจนอุปกรณ์ภายนอกที่นำมาเชื่อมต่อเข้ากับเครื่องไมโครคอมพิวเตอร์แล้ว ก็จะกล่าวถึงการเชื่อมต่ออุปกรณ์ต่าง ๆ นี้เข้าด้วยกันเพื่อเตรียมพร้อมที่จะใช้ในการวาดภาพที่ปรากฏอยู่บนกล้องถ่ายภาพโทรทัศน์วงจรปิดภายใต้การควบคุมของระบบโปรแกรมต่อไป



รูปที่ 3.14 แสดงการเชื่อมต่ออุปกรณ์ภายนอกกับเครื่องไมโครคอมพิวเตอร์

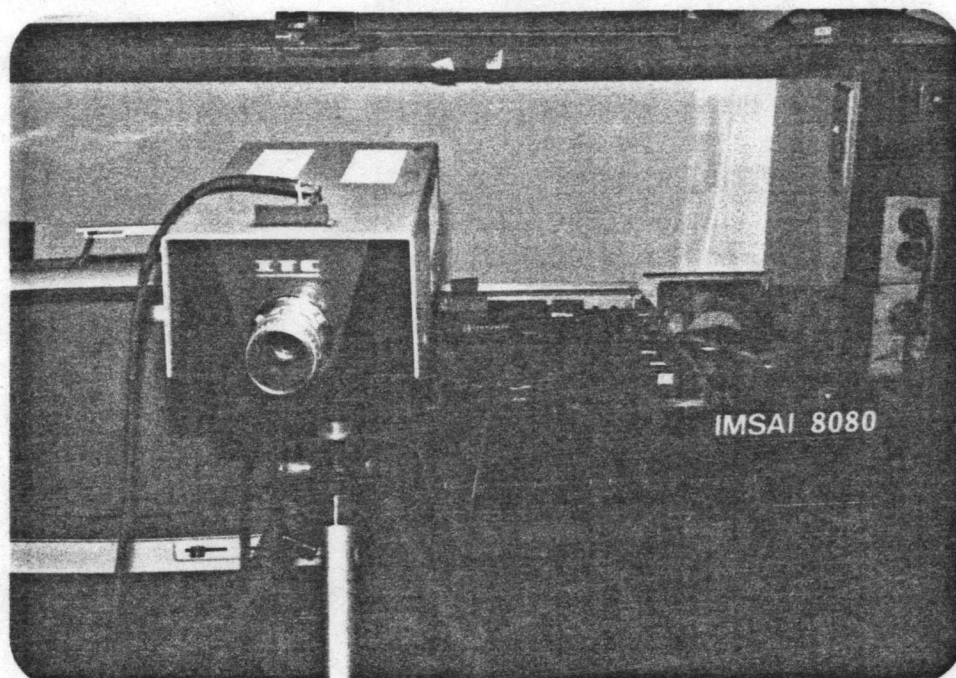
อาจกล่าวโดยละเอียดถึงการต่อแผงวงจรต่าง ๆ และอุปกรณ์ภายนอกดังนี้

1. นำแผงวงจรทุก ๆ แผงที่ต้องใช้เสียบลงบนซ็อกเก็ตให้ครบถ้วน
2. ต่อสัญญาณภาพจากกล้องถ่ายภาพโทรทัศน์วงจรปิดเข้ายังเครื่องรับโทรทัศน์และเข้า

ที่หน่วยรับสัญญาณอนาล็อกหน่วยที่ 7 ของแผง D+7A

3. ต่อสัญญาณการสะแกนตามแนวนอน สัญญาณการสะแกนตามแนวตั้งและกราวด์ (ground) จากกล้องถ่ายภาพโทรทัศน์วงจรปิดไปเข้ายังขอบบนของแผงวงจรซึ่งต่อเพิ่มเติมขึ้น

ดังรูปที่ 3.11



รูปที่ 3.15 แสดงถึงอุปกรณ์ต่าง ๆ ที่ต่อเข้ากับเครื่องไมโครคอมพิวเตอร์ (ยกเว้นเครื่องพิมพ์)

4. ท่อสัญญาณการหยุดทำงานและการเริ่มทำงาน (STOP และ RUN) จากสวิทช์บนหน้าปัดของเครื่องไมโครคอมพิวเตอร์เข้าที่พินที่ 15 และ 16 ของซ็อกเก็ต
5. นำสัญญาณการสะแกนตามแนวนอนที่ได้จากแฉงซึ่งต่อเพิ่มเติมไปเข้ายังขารี่เซต (Reset) ของแฉงวงจรของหน่วยควบคุม ส่วนสัญญาณการสะแกนตามแนวตั้งจากแฉงซึ่งต่อเพิ่มเติมให้ต่อเข้าที่พินที่ 73 ของซ็อกเก็ตเพื่อใช้ในการอินเทอร์รับ
6. ท่อสัญญาณการเอนเนเบิล (enable signal) จากแฉงซึ่งต่อเพิ่มเติมไปเข้าที่พินที่ 9 ของ IC 20 บนแฉงวงจรของหน่วยควบคุม
7. ท่อสัญญาณจากแฉงซีเรียลอินพุตเอาท์พุตไปยังเครื่องพิมพ์

(จากที่กล่าวถึงการเชื่อมต่อบางส่วนของแฉงวงจรเข้าด้วยกันตามข้อ 3 ถึง 6 นั้น มีรายละเอียดปรากฏในหัวข้อลักษณะการทำงานของวงจรซึ่งต่อเพิ่มเติมในบทที่ 4) และเมื่อ

ต่อแผนวงจรและอุปกรณ์ภายนอกต่าง ๆ เข้าด้วยกันแล้วจะปรากฏดังรูปที่ 3.15

การสร้างระบบโปรแกรมที่ใช้ในการควบคุมการทำงานทั้งหมดนี้เขียนขึ้นโดยใช้ภาษาแอสเซมบลีของเครื่องไมโครคอมพิวเตอร์ ซึ่งลักษณะของคำสั่งทั้งหมดและการทำงานของแต่ละคำสั่งตลอดจนเวลาที่ใช้ในการเอกเซคิวต์คำสั่งนั้น ๆ จะปรากฏอยู่ในภาคผนวก ก.