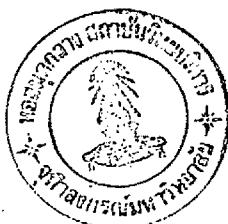


การออกแบบวงจรไฟฟ้าแบบอัตโนมัติโดยใช้ในโครงการพิวเตอร์



นราบพิสิฐ เศรษฐกิจพิทักษ์

วิทยานิพนธ์นี้ เป็นส่วนหนึ่งของการศึกษาด้านห้องสมุดรับเรียนฯ วิศวกรรมศาสตรมหาบัณฑิต
ภาควิชาชีววิศวกรรม ไฟฟ้า

ปัจจุบันวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย

พ.ศ. ๒๕๒๖

ISBN 974-565-060-8

010931

16711900

AN AUTOMATED DESIGN OF ELECTRIC CIRCUITS BY A MICROCOMPUTER

Mr. Pisith Sethakarnpitak

A Thesis Submitted in Partial Fulfilment of the Requirements

for the Degree of Master of Engineering

Department of Electrical Engineering

Graduate School

Chulalongkorn University

1983

หัวข้อวิทยานิพนธ์	การออกแบบโครงไฟฟ้าแบบอัตโนมัติโดยใช้ในโครงการคอมพิวเตอร์
ไทย	นาบผู้ดูแล เทศบาลกรุงเทพมหานคร
ภาควิชา	วิศวกรรมไฟฟ้า
อาจารย์ที่ปรึกษา	รองศาสตราจารย์ ดร. สุขุมวิทย์ ภูมิภาคล้วน



ปัจจุบันวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย อนุมัติให้นับวิทยานิพนธ์ฉบับนี้ เป็นส่วนหนึ่ง
ของการศึกษาตามหลักสูตรปริญญามหาบัณฑิต

.....*พิรุณ พูละสกุล*..... คณบดีบัณฑิตวิทยาลัย
(รองศาสตราจารย์ ดร. สุรัตน์ บุนนาค)

หมายเหตุการสอนวิทยานิพนธ์

.....*Mark Phothorn*..... ประธานกรรมการ
(รองศาสตราจารย์ ดร. เทียนชัย ประดิษฐายาน)

.....*คงฤทธิ์ วงศ์พันธุ์วงศ์*..... กรรมการ
(รองศาสตราจารย์ ดร. ประเสริฐ ประพิยอมคลถการ)

.....*Yuthin Odeon*..... กรรมการ
(รองศาสตราจารย์ กฤตา วิศวีรานันท์)

.....*พิรุณ พูละสกุล*..... กรรมการ
(ผู้ช่วยศาสตราจารย์-ดร. น้อยชัย สลารักษ์)

.....*ฉันท์ ภู่พูละสกุล*..... กรรมการ
(รองศาสตราจารย์ ดร. สุขุมวิทย์ ภูมิภาคล้วน)

ลิขสิทธิ์ของบัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย

หัวข้อวิทยานิพนธ์	การออกแบบบ่วงจราไฟฟ้าแบบอัตโนมติโดยใช้ไมโครคอมพิวเตอร์
ชื่อ	นาบพิสิฐ เศรษฐกรการพิทักษ์
อาจารย์ที่ปรึกษา	รองศาสตราจารย์ ดร. สุขุมวิทย์ ภูมิจิตรสาร
ภาควิชา	วิศวกรรมไฟฟ้า
ปีการศึกษา	2526

บทที่คีย์อ



วิทยานิพนธ์ฉบับนี้รายงานผลการศึกษาวิธีขั้นตอนและสร้างโปรแกรมออกแบบบ่วงจราไฟฟ้า เชิงเส้นและ/หรืออนลิเมียร์อย่างอัตโนมัติต่อสัญญาณไฟตรงและสัญญาณใดๆ การคำนวณค่าความไว(sensitivity)ของผลตอบของวงจร เทียบกับพารามิเตอร์ค่าคงที่ ใช้วิธีการทำ LU Decomposition และ back substitution สำหรับ Jacobian matrix ของระบบ และโดยการใช้เทคนิคการหา optimization ที่เหมาะสม เช่นวิธี steepest descent เพื่อหาค่าค่าสุดของ performance function ที่สามารถยอมรับได้ จะได้พารามิเตอร์ตามต้องการ โปรแกรมดังกล่าวใช้เนื้อที่หน่วยความจำประมาณ 34 Kbyte และเขียนเป็นภาษา BASIC ด้วยวิธีการคำนวณและผลลัพธ์ของเครื่องไมโครคอมพิวเตอร์ได้แสดงไว้ดอนท้ายของ วิทยานิพนธ์ฉบับนี้

Thesis Title AN AUTOMATED DESIGN OF ELECTRIC CIRCUIT
 BY A MICROCOMPUTER

Name Mr. Pisith Sethakarnpitak

Thesis Advisor Associate Professor Sukumvit Phoomvuthisarn, Ph.d.

Department Electrical Engineering

Academic Year 1983

ABSTRACT



This thesis dealt with the algorithm and construction of program which perform DC and time domain automatic circuit design of linear/nonlinear circuits. The sensitivities of the circuit responses with respect to the parameters are calculated in a relatively straight forward approach by directly applying the LU Decomposition on the Jacobian matrix followed by the back substitution process. After the sensitivities have been found, the performance function is minimized by a proper chosen optimization process, namely steepest descent method, to accomplish the design parameters. Several examples and results of the computer program (written in BASIC and designed for use on microcomputer, memory required for this program about 34 Kbytes) are given at the end of this thesis.



กิจกรรมประจำปี

ผู้วิจัยขอขอบคุณ รองศาสตราจารย์ ดร.สุขุมวิทย์ ภูมิภาคิสา ซึ่งเป็นอาจารย์ที่ปรึกษาและผู้ควบคุมการทำค้นคว้าวิจัยที่กรุณาให้คำแนะนำทั้งด้านทฤษฎีและปฏิบัติ ตลอดจนได้กรุณาตรวจสอบแก้ไขวิทยานิพนธ์จนสำเร็จเรียบร้อย เป็นอย่างดี

ผู้วิจัยขอขอบคุณคุณวิชาเทคโนโลยีไฟฟ้าอุตสาหกรรม สถาบันเทคโนโลยีพระจอมเกล้า วิทยาเขตพะเยา เนื่อง ที่ได้ให้การสนับสนุนการศึกษาค้นคว้าวิจัย เรื่องนี้ นอกจากนี้ ผู้วิจัยขอขอบคุณผู้ที่ได้ให้ความช่วยเหลือในการศึกษาค้นคว้าวิจัย เรื่องนี้มากท่านที่มีได้กล่าวนามไว้ ณ. ที่สี ท้ายนี้ผู้วิจัยขอขอบคุณอย่างยิ่งคือ ศุภสันทร์ เพ็ญ เปรมปรุงวิทย์ ที่ให้ความช่วยเหลือในการจัดพิมพ์วิทยานิพนธ์ฉบับนี้จนแล้วเสร็จสมบูรณ์



บทคดีอักษรไทย	๔
บทคดีอักษรชั้นกุญแจ	๕
กิตกรรมประภากาศ	๖
รายการคำรามประภากอน	๗
รายการรูปประภากอน	๘
รายการสัญลักษณ์ประภากอน	๙

บทที่

1. บทนำทั่วไป	1
1.1 บทนำ	1
1.2 วิธีออกแบบบางจังหวัดพื้นที่โดยย่อ	1
1.3 วัสดุประสงค์	2
2. สมการระบบไฟฟ้าและ เมตริกซ์โครงสร้าง	3
2.1 การใช้สัญลักษณ์และการแทนค่าในวงจรไฟฟ้า	3
2.1.1 วงจรและกราฟ	3
2.1.2 แหล่งจ่ายกำลังไฟฟ้าอิสระ	3
2.1.3 เอล เมนท์ชนิดค่าคงที่ของวงจรไฟฟ้า	3
2.2 สมการระบบไฟฟ้า	4
2.2.1 ทฤษฎีหลักในการวิเคราะห์วงจรไฟฟ้า	5
2.3 เมตริกซ์โครงสร้าง	7
3. การวิเคราะห์วงจรไฟฟ้าด้วยสัญญาณไฟฟรัง	10
3.1 ทฤษฎีหลักในการวิเคราะห์วงจรไฟฟ้าด้วยสัญญาณไฟฟรัง	10
3.2 ขั้นตอนในการวิเคราะห์วงจรไฟฟ้าด้วยสัญญาณไฟฟรัง	11
4. การวิเคราะห์วงจรไฟฟ้าในโหมดเมื่อเวลา	13
4.1 ทฤษฎีหลักและขั้นตอนการวิเคราะห์วงจรไฟฟ้าในโหมดเมื่อเวลา	13
4.2 การคำนวณเกี่ยวกับอินทิเกรทและอนุพันธ์ทางเชิงเมอร์กิล	14

สารบัญ (ต่อ)	(หน้า)
5. การคำนวณเมตริกซ์ความไว	16
5.1 ทฤษฎีหลักในการคำนวณเมตริกซ์ความไว	16
5.2 เทคนิคการคำนวณเมตริกซ์ความไว	17
6. การออกแบบบางจารไฟฟ้าโดยอัตโนมัติ	19
6.1 ทฤษฎีหลักในการออกแบบบางจารไฟฟ้าโดยอัตโนมัติ	19
6.1.1 การปรับค่าพารามิเตอร์โดยวิธี Steepest Descent	20
6.1.2 วิธีและขั้นตอน Quadratic Interpolation	20
7. การใช้โปรแกรมและด้วยการคำนวณ	23
7.1 การจัดเตรียมข้อมูล	23
7.1.1 ข้อมูลเกี่ยวกับบางจารไฟฟ้าโดยทั่วไปและข้อมูลที่ใช้ในการควบคุมโปรแกรม	23
7.1.2 ข้อมูลเกี่ยวกับ เอล เมนท์	24
7.1.3 ข้อมูลเกี่ยวกับพารามิเตอร์และเวลา	24
7.1.4 ข้อมูลเกี่ยวกับแหล่งจ่ายแรงดันและกระแสอิสระ	25
7.2 สัญญาณที่ใช้เกี่ยวกับโปรแกรม	27
7.3 ศักยภาพของเครื่องคอมพิวเตอร์	29
8. สรุปและข้อเสนอแนะ	47
เอกสารอ้างอิง	50
ภาคผนวก	
ก. การหาอนุพันธ์ของ implicit function	52
ข. การคำนวณค่าตัวสูตรทั่วไปของอนุพันธ์ของ Quadratic Interpolation	53
ค. การแก้สมการ simultaneous โดยวิธี LU Decomposition	55
ง. สัญญาณที่ใช้ในโปรแกรมและไฟล์ชาร์ท	57
จ. โปรแกรมการวิเคราะห์วงจรไฟฟ้าและการออกแบบบางจารไฟฟ้าโดยอัตโนมัติ	83

รายการตารางประกอบ

ตารางที่	หน้า
7.1 ข้อมูลเบื้องต้นสำหรับศัวอย่างที่ 1	29
7.2 ผลสัพณ์ของการวิเคราะห์วงจรไฟฟ้าต่อสัญญาณไฟตรงจากศัวอย่างที่ 1 ..	30
7.3 ข้อมูลเบื้องต้นสำหรับศัวอย่างที่ 2	31
7.4 แสดงใบอัลกราแสและแรงดันของเอลเมนท์ทั่งๆ ดังรูป 7.3 ก.	32
7.5 ข้อมูลสมมติ เริ่มต้นสำหรับศัวอย่างที่ 3	33
7.6 เอาท์พุทของเครื่องดิจิตอลคอมพิวเตอร์สำหรับศัวอย่างที่ 3	34
7.7 ข้อมูลเริ่มต้นสำหรับการวิเคราะห์วงจรไฟฟ้า ดังรูปที่ 7.4 ก.	35
7.8 ผลสัพณ์ของวงจรในรูปที่ 7.4 ก.	37
7.9 ข้อมูลเริ่มต้นสำหรับการวิเคราะห์วงจรจากรูปที่ 7.5 ก.	38
7.10 ผลสัพณ์ของวงจรในรูปที่ 7.5 ก.	42
7.11 อินพุทของการออกแบบวงจรต่อสัญญาณใดๆ โดยอัตโนมัติ	44
7.12 ผลสัพณ์ของการออกแบบวงจรต่อสัญญาณใดๆ โดยอัตโนมัติ	46

รายการรูปประกอบ

รูป	หน้า
7.1 ก. โน้ตเดลของอีเบอร์ข้อมูลส้าหรับทราบซิส เดอร์ชันิต พี-เอ็น-ศ	26
7.2 ก. วงจรไฟฟ้าแบบสีเมียร์	50
7.2 ข. วงจกร้าฟจากรูป 7.2 ก.	30
7.3 ก. วงจรไฟฟ้าประกอบด้วยทราบซิส เดอร์และความด้านท่าน	32
7.3 ข. วงจรไฟฟ้าสี่งเปลี่ยนทราบซิส เดอร์เป็นโน้ตเดลของอีเบอร์มอลล์	32
7.3 ค. กราฟของวงจรไฟฟ้าตามรูป 7.3 ก.	32
7.4 ก. วงจรเรคติไฟร์คึองค์ลีน	36
7.4 ข. กราฟส้าหรับรูปที่ 7.4 ก.	36
7.5 ก. วงจรขยายอิมิต เดอร์ร่วม	41
7.5 ข. โน้ตเดลของอีเบอร์-มอลล์จากการคำนวณรูปที่ 7.5 ก.	41
7.5 ค. กราฟของวงจรมูลที่ 7.5 ข.	41
8.1 กราฟแสดงความสัมพันธ์ระหว่าง เวลาในการคำนวณกับ จำนวน เอล เมนท์ของวงจร	48



รายการสัญลักษณ์ประกอบ

A	อินซิเดนซ์ เมटริกซ์ (incidence matrix)
B	พื้นค่า เมนทัล เชอร์กิต เมटริกซ์ (fundamental circuit matrix)
C	พื้นค่า เมนทัลเซ็ต เมटริกซ์ (fundamental cutset matrix)
D	เมटริกซ์ โครงสร้าง D
E	แหล่งจ่ายแรงดันอิสระ (independent voltage source)
e_i	เวคเตอร์ เมटริกซ์
f	เมटริกซ์ของแหล่งจ่ายแรงดันและกระแสอิสระ
H	เมटริกซ์แสดงความสัมพันธ์ระหว่างกระแสและแรงดัน
h_k	คือ time step
I	แหล่งจ่ายกระแสอิสระ
i	เวคเตอร์ของกระแสในปรานช์
K_i	เมटริกซ์ของความไว
L	คิวลิงค์ (link)
m	เมटริกซ์โครงสร้าง m
n	อนดีเนียร์ เอล เมนท์
q	เคาน์เตอร์บันจ้านวนครั้งในการทำอิเทเรตีฟ (iterative)
S	เมटริกซ์โครงสร้าง S
T	เมटริกซ์โครงสร้าง T
t	transpose ของ เมटริกซ์ใดๆ
t_k	เวลาที่ t_k
U	เมटริกซ์เอกภพ (unit matrix)
$U(t_i)$	ผลตอบสนองของวงจรที่เวลา t_i
v	เวคเตอร์ของแรงดันคร้อมปรานช์
v_i	$(A^T)^{-1}Se_i$

รายการสัญลักษณ์ประกอบ(ต่อ)

W	เมตริกซ์โครงสร้าง W
x	เมตริกซ์โครงสร้าง x
z_i	$(A^t)^{-1} T^t e_i$
$ \cdot $	ค่าสัมบูรณ์ (absolute value)