การพัฒนาอุปกรณ์แปลงผันสัญญาณพัลส์วิลกินสันแบบอาร์เรย์

นายราชันย์ สุรเณร



วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต สาขาวิชานิวเคลียร์เทคโนโลยี ภาควิชานิวเคลียร์เทคโนโลยี บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย ปีการศึกษา 2542 ISBN 974-333-160-3 ลิขสิทธ์ของบัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย

DEVELOPMENT OF A WILKINSON PULSE HEIGHT ARRAY ADC

Mr. Rachan Suranen

A Thesis Submitted in Partial Fulfillment of the Requirements for the Degree of Master of Engineering in Nuclear Technology Department of Nuclear Technology Graduate School Chulalongkorn University Academic year 1999 ISBN 974-333-160-3

1.41

หัวข้อวิทยานิพนธ์	การพัฒนาอุปกรณ์แปลงผันสัญญาณพัลส์วิลคินสันแบบอาร์เรย	Ĵ
โดย	นาย ราชันย์ สุรเณร	
ภาควิชา	นิวเคลียร์เทคโนโลยี	
อาจารย์ที่ปรึกษา	ผู้ช่วยศาสตราจารย์ สุวิทย์ ปุณณชัยยะ	
อาจารย์ที่ปรึกษาร่วม	อาจารย์ เคโช ทองอร่าม	

บัณฑิตวิทยาลัย จุฬาลงกรณ์มหาวิทยาลัย อนุมัติให้นับวิทยานิพนธ์ฉบับนี้เป็นส่วนหนึ่ง ของการศึกษาตามหลักสูตรปริญญามหาบัณฑิต

Sim รีการภาม คณบคีบัณฑิตวิทยาลัย

(รองศาสตราจารย์ คร. สุชาคา กีระนันทน์)

คณะกรรมการสอบวิทยานิพนธ์

อาที่สาราบกรรมการ

(รองศาสตราจารย์ วิรุฬห์ มังคละวิรัช)

...... อาจารย์ที่ปรึกษา

(ผู้ช่วยศาสตราจารย์ สุวิทย์ ปุณณชัยยะ)

ความ อาจารย์ที่ปรึกษาร่วม

(อาจารย์ เคโช ทองอร่าม)

mus รัการ์กา กรรมการ

(ผู้ช่วยศาสตราจารย์ นเรศร์ จันทน์ขาว)

กรรมการ

(ผู้ช่วยศาสตราจารย์ อรรถพร ภัทรสุมันต์)

ราชันย์ สุรเณร : การพัฒนาอุปกรณ์แปลงผันสัญญาณพัลส์วิลคินสันแบบอาร์เรย์ (DEVELOPMENT OF A WILKINSON PULSE HEIGHT ARRAY ADC) อ. ที่ปรึกษา : ผศ. สุวิทย์ ปุณณชัยยะ, อ. ที่ปรึกษาร่วม : อ. เคโช ทองอร่าม ; 116 หน้า. ISBN 974-333-160-3.

งานวิจัยนี้มีวัตถุประสงค์เพื่อพัฒนาอุปกรณ์แปลงผันสัญญาณพัลส์ชนิควิลคินสัน ขนาค 4096 ช่องวิเคราะห์ ที่มี ฐานความถี่ 100 MHz ให้สามารถรับอัตราวิเคราะห์พัลส์ (Throughput count rate) ได้สูงขึ้น โดยออกแบบให้ระบบทำงานแบบ อาร์เรย์ 4 ชุด แต่ละชุดทำงานอิสระในลักษณะขนานกันเพื่อที่จะรับสัญญาณพัลส์ได้อย่างต่อเนื่อง มีผลให้เวลาที่สูญเสียไปใน การแปลงผันสัญญาณ (dead time) ลดลงมาก ซึ่งเวลาที่สูญเสียไปจะเกิดขึ้นเมื่อชุดแปลงผันสัญญาณทั้งหมดไม่มีช่วงเวลาว่างรับ พัลส์ อุปกรณ์แปลงผันสัญญาณพัลส์ชนิควิลคินสันแบบอาร์เรย์ที่พัฒนาขึ้นได้จัดช่องสัญญาณข้อมูลให้สามารถเชื่อมโยงการ ทำงานกับระบบวิเคราะห์แบบหลายช่องของ CANBERRA รุ่น S-100.

ผลการทดสอบสมรรถนะของอุปกรณ์แปลงผันสัญญาณพัลส์ชนิดวิลกินสันแบบอาร์เรย์ 4 ชุด ซึ่งทำงานบน ระบบวิเคราะห์แบบหลายช่อง รุ่น S-100 โดยวิเคราะห์สเปกตรัมของรังสีแกมมาจาก Cs-137 ด้วยหัววัดโซเดียมไอโอไดด์ (ทัลเลียม) ขนาด 2 นิ้ว x 2 นิ้ว ผ่านอุปกรณ์ขยายสัญญาณพัลส์ CANBERRA รุ่น 2021 ปรับอัตราขยายพัลส์ของพีคพลังงานที่ วิเคราะห์ให้อยู่ที่ช่องวิเคราะห์ 2048 เปรียบเทียบการทำงานกับอุปกรณ์แปลงผันสัญญาณพัลส์ชนิดวิลกินสันปกติที่มีฐานความถื่ 450 MHz พบว่าอุปกรณ์ที่พัฒนาขึ้น สามารถรับอัตราวิเคราะห์พัลส์สูงสุดที่ 77 kcps ซึ่งสูงกว่าอุปกรณ์ที่นำมาเปรียบเทียบ 41.5 % โดยความสามารถในการแจกแจงพลังงานที่วิเคราะห์ได้ไม่แตกต่างกัน นอกจากนี้ยังพบว่าการเพิ่มจำนวนชุด ADC ให้ ทำงาน ผลของอัตราวิเคราะห์พัลส์จะเพิ่มขึ้นไม่เป็นสัดส่วนกับการเพิ่มจำนวนชุดของ ADC และเมื่อจัดอุปกรณ์แปลงผัน สัญญาณแบบอาร์เรย์ที่ทำงานด้วยฐานความถี่ 100 MHz ให้ทำงานเพียง 2 ชุด จะสามารถรับอัตราวิเคราะห์พัลส์ ได้ทัดเทียมกับ อุปกรณ์แปลงผันสัญญาณพัลส์ชนิดวิลกินสันปกติที่ใช้ฐานความถี่ 450 MHz

ภาควิชา นิวเคลียร์เทคโนโลฮ	ลา
สาขาวิชา มิวเคลียร์เทคโนโลป	ລາ
ปีการศึกษา <u>3542</u>	ิลา

ลายมือชื่อนสิต	
ลายมือชื่ออาจารย์ที่ปรึกษา	Am
ลายมือชื่ออาจารย์ที่ปรึกษาร่วม .	63-5-1

3971461021 : MAJOR NUCLEAR TECHNOLOGY KEY WORD:

WILKINSON ADC / ARRAY ADC / HIGH THROUGHPUT RATE / MULTICHANNEL ANALYZER

RACHAN SURANEN: DEVELOPMENT OF A WILKINSON PULSE HEIGHT ARRAY ADC. THESIS ADVISOR: ASSIST. PROF. SUVIT PUNNACHAIYA, THESIS CO-ADVISOR: DACHO THONGALAM, 116 pp. ISBN 974-333-160-3.

This thesis is intended to develop a Wilkinson array pulse height analog to digital converter with 100 MHz clock frequency and 4096 channel capacities. The technique provides each ADC individually operated in parallel functions that can enhance the throughput count rate capability. The system can successively analyze incoming pulse continuously and extremely reduce the system dead time. The dead time can be detected when all sets of ADC are activated. The developed Wilkinson array ADC provides the interfacing system fitting to the CANBERRA S-100 MCA.

The throughput performance test is arranged in order to compare the developed ADC with 450 MHz Wilkinson ADC. By operating these ADC on S-100 MCA equipped with CANBERRA 2021 spectroscopy amplifier and 2 inch x 2 inch NaI(Tl), the Cs-137 spectrum setting the amplifier gain at peak centroid half side memory (channel number 2048). The results show the maximum throughput rate at 77 kcps, 41.2 % over the 450 MHz ADC without any degradation of system resolution. Besides, the testing results reveal that the throughput rate increasing is not directly proportional with the number of ADC sets. Only 2 sets of 100 MHz array ADC activated the throughput rate can be compatible to the operation of 450 MHz Wilkinson ADC

ภาควิชา นิวเคลียร์เทคโนโลฮ สาขาวิชา นิวเคลียร์เทคโนโลฮี ปีการศึกษา 2542

ลายมือชื่อนิสิต ลายมือชื่ออาจารย์ที่ปรึกษา. ลายมือชื่ออาจารย์ที่ปรึกษาร่วม



กิตติกรรมประกาศ

วิทยานิพนธ์ฉบับนี้ สำเร็จลงได้ด้วยการให้คำปรึกษาและสนับสนุนเป็นอย่างดียิ่งจาก ผู้ช่วยศาสตราจารย์ สุวิทย์ ปุณณชัยยะและอาจารย์ เคโซ ทองอร่าม อาจารย์ที่ปรึกษาวิทยานิพนธ์ที่ ช่วยให้คำแนะนำและตรวจแก้วิทยานิพนธ์ฉบับนี้ นอกจากนี้ขอขอบคุณ คุณ ธวัช วิจารณ์ ผู้จัดการ บริษัทไทยยูนีค ที่ให้โอกาสในการศึกษาในครั้งนี้และขอขอบคุณ คุณ อภิชัย วชิรห้า ที่ให้คำชี้แนะ และข้อมูลประกอบวิทยานิพนธ์รวมทั้งเครื่องมือสนับสนุนในการทำวิทยานิพนธ์ ทุนการวิจัยบาง ส่วนได้รับมาจากทุนอุดหนุนการวิจัยของบัณฑิตวิทยาลัย จึงขอขอบพระคุณบัณฑิตวิทยาลัยมา ณ ที่นี้ด้วย

ท้ายนี้ผู้วิจัยใคร่ขอกราบขอบพระคุณ บิคา มารคา ที่ให้กำลังใจเสมอมา และขอขอบคุณ ทุกๆ ท่านที่มีส่วนร่วมในการสนับสนุนช่วยเหลือให้วิทยานิพนธ์ฉบับนี้ สำเร็จลุร่วงค้วยคื

สารบัญ

หน้า

ik.

บทคัดย่อภาษาไทย	1
บทคัดย่อภาษาอังกฤษ	จ
กิตติกรรมประกาศ	ฉ
สารบัญ	Y
สารบัญตาราง	ល
สารบัญภาพ	ល្ង

บทที่

บทน้ำ	1
1.1 ความเป็นมาและความสำคัญ	1
1.2 วัตถุประสงค์ของงานวิจัย	2
1.3 ขอบเขตการวิจัย	2
1.4 ขั้นตอนการวิงัย	2
1.5 ประโยชน์ที่คาดว่าจะได้รับ	3
หลักการวิเคราะห์ความสูงของพัลส์ทางนิวเคลียร์	4
2.1 ลักษณะของสัญญาณพัลส์ทางนิวเคลียร์	5
2.2 เครื่องวิเคราะห์แบบหลายช่อง	8
2.3 การวิเคราะห์ความสูงของพัลส์สำหรับเครื่องวิเคราะห์แบบหลายช่อง	9
2.3.1 ADC แบบวิลคินสัน	10
2.3.2 ADC แบบเวลาแปลงผันสัญญาณคงที่ (fixed-conversion time)	12
2.3.1.1 ADC แบบซักเซสซีพแอพพรอกซิเมชัน (Successive	
approximation ADC)	12
2.3.1.2 ADC แบบแฟลช (flash ADC)	14
2.4 ประสิทธิภาพการทำงานของวงจรแปลงผันสัญญาณ	15
2.4.1 การสูญเสียเวลาในการวิเคราะห์สัญญาณ	15
2.4.2 ความเป็นเชิงเส้นของวงจรแปลงความสูงของพัลส์ (linearity)	17
การพัฒนาวงจรแปลงผันสัญญาณพัลส์วิลคินสันแบบอาร์เรย์	22
3.1 ข้อมูลพื้นฐานในการออกแบบ	26
	บทน้ำ

สารบัญ (ต่อ)

3.2 การออกแบบวงจรแปลงผันสัญญาณพัลส์วิลคินสันแบบอาร์เรย์	26
4 ผลการทคลอง	46
4.1 การทคสอบการทำงานของวงจร	46
4.2 ทคสอบความเสถียรของการทำงานของ ADC	50
4.3 การทคสอบความไม่เป็นเชิงเส้น	55
4.4 การทคสอบอัตราในการวิเคราะห์สัญญาณ	61
4.5 ทคสอบการวิเคราะห์สเปกตรัมของต้นกำเนิดรังสีมาตรฐาน	69
5 สรุปผลการวิจัยและข้อเสนอแนะ	74
5.1 สรุปผลการวิจัย	74
5.2 ปัญหาและอุปสรรค	75
5.3 ข้อเสนอแนะ	76
รายการอ้างอิง	77
ภาคผนวก	78
ประวัติผู้เขียน	104

สารบัญตาราง

ตารางที่

.

.

2.1	แสดงค่าเวลาที่ใช้ในระบบการแปลงสัญญาณแบบวิลคินสันปกติ	16
4.1	ผลการทคสอบความเป็นเชิงเส้นในการแปลงสัญญาณของ ADC แต่ละชุด	56
4.2	ผลการทคสอบความเป็นเชิงเส้นในการแปลงสัญญาณของ ADC 4 ชุดทำงานร่วมกัน	60
4.3	ผลการทคสอบอัตราวิเคราะห์สัญญาณด้วยต้นกำเนิดรังสีซีเซียม-137	63
4.4	ผลการคำนวณอัตราวิเคราะห์สัญญาณจากตารางที่ 4.3	64
4.5	ผลการทคสอบอัตราวิเคราะห์ด้วยเครื่องกำเนิดสัญญาณพัลส์ความถี่สูง	67

สารบัญภาพ

รูปที่		หน้า
2.1	ระบบวัคสำหรับวิเคราะห์อนุภาคนิวเคลียร์	4
2.2	การเกิดสัญญาณพัลส์นิวเคลียร์	5
2.3	แผนภาพของ Spectroscopy amplifier	7
2.4	สัญญาณพัลส์มาตรฐานในระบบวัคนิวเคลียร์	7
2.5	สเปกตรัมพลังงานรังสีแกมมาของสารกัมมันตรังสี	8
2.6	แผนภาพการทำงานของ MCA เบื้องต้น	9
2.7	แผนภาพการทำงานของวงจรแปลงผันสัญญาณแบบวิลคินสัน	10
2.8	แสคงเวลาที่สูญเสียในการแปลงผันสัญญาณพัลส์ 5 V และ 10 V	11
2.9	การเลื่อนข้อมูลเปรียบเทียบค่าอ้างอิงไบนารี	12
2.10	แผนภาพการทำงานของระบบแปลงผันสัญญาณแบบ Successive approximation	13
2.11	แสคงแผนภาพการทำงานของระบบการแปลงผันสัญญาณแบบแฟลช	
	คอนเวอร์เตอร์	14
2.12	แผนภาพการเพิ่มประสิทธิภาพการทำงานของ ADC ชนิควิลคินสัน	16
2.13	แผนภาพแนวคิคในการเพิ่มประสิทธิภาพการทำงานของ ADC วิลคินสัน	
	อาร์เรย์ 4 ชุด	17
2.14	ความไม่เป็นเชิงเส้นแบบอินดิกรัก (Integral Non-linearity)	18
2.15	ความไม่เป็นเชิงเส้นแบบคิฟเฟอเรนเชียถ(Differential Non-linearity)	18
2.16	Integral Nonlinearity (INL) Error	19
2.17	Differential Nonlinearity (DNL)	20
2.18	The successive Approximation ADC with Sliding Scale Linearization	21
2.19	ผลการวิเคราะห์สเปกตรัมจากวงจรแปลงผันสัญญาณแบบซัคเซสซีพ	
	แอพพรอกซิเมชัน	21
2.20	แผนภาพแสดงความคลาดเคลื่อนในการแปลงผันสัญญาณและก่อให้เกิด DNL	22
3.1	แผนภาพการทำงานของ วิลคินสัน ADC array	24
3.2	แผนภาพเวลาการทำงานระหว่าง วิลคินสัน ADC ปกติ กับ วิลคินสัน ADC	

สารบัญภาพ (ต่อ)

รูปที่

3.5	ንጓፃኝ ARRAY PEAK DETECTOR (Sheet 2 of 8)	37
3.6	২৭৩১ ARRAY CURRENT CONSTANT DISCHARGE (Sheet 3 of 8)	38
3.7		39
3.8	২ ৭৩১ RAMP ON CONTROL (Sheet 5 of 8)	40
3.9	সগগ্য BINARY COUNTER (Sheet 6 of 8)	41
3.10	স্বাগ্য TRI-STATE BUFFER (Sheet 7 of 8)	42
3.11	স্বাগ্য DATA TRANSFER (Sheet 8 of 8)	43
3.12	ตำแหน่งต่างๆของวงจรบนแผ่นวงจร ADC วิลคินสันแบบอาร์เรย์	44
3.13	แผ่นวงจร ADC วิลคินสันแบบอาร์เรย์ 4 ชุดที่พัฒนาขึ้น	44
3.14	แผ่นวงจร ADC ของ CANBERRA รุ่น 8706	45
3.15	แผ่นวงจร MCA ของ CANBERRA รุ่น S-100	45
4.1	แผนภาพการจัคอุปกรณ์ทคสอบการทำงานของวงจร	47
4.2	สัญญาณ peak detect	47
4.3	สัญญาณ zero crossing	48
4.4	สัญญาณ conversion time และ ช่วง storage time	48
4.5	สัญญาณ ramp discharge เมื่อใช้ ADC 1 ชุดทำงาน	49
4.6	สัญญาณ data storage เมื่อใช้ ADC 1 ชุดทำงาน	49
4.7	สัญญาณ data storage เมื่อใช้ ADC 4 ชุดทำงาน	50
4.8	แผนภาพการจัดอุปกรณ์วัดเพื่อทคสอบความความเสถียรของ ADC	51
4.9	สเปกตรัมการทคสอบ ADC ชุคที่ 1	52
4.10	สเปกตรัมการทคสอบ ADC ชุคที่ 2	52
4.11	สเปกตรัมการทคสอบ ADC ชุคที่ 3	53
4.12	สเปกตรัมการทคสอบ ADC ชุคที่ 4	53
4.13	สเปกตรัมการทคสอบ ADC 4 ชุดทำงานร่วมกัน	54
4.14	แผนภาพการจัคอุปกรณ์วัคเพื่อทคสอบความเป็นเชิงเส้นในการแปลงผัน	
	สัญญาณของ ADC	55
4.15	กราฟความสัมพันธ์ระหว่างความสูงของพัลส์กับช่องวิเคราะห์ ADC ชุดที่ 1	57

4.16 กราฟความสัมพันธ์ระหว่างความสูงของพัลส์กับช่องวิเคราะห์ ADC ชุดที่ 2...... 57

สารบัญภาพ (ต่อ)

รูปที่

4.17	กราฟความสัมพันธ์ระหว่างความสูงของพัลส์กับช่องวิเคราะห์ ADC ชุคที่ 3	58
4.18	กราฟความสัมพันธ์ระหว่างความสูงของพัลส์กับช่องวิเคราะห์ ADC ชุคที่ 4	58
4.19	แผนภาพการจัคอุปกรณ์วัดเพื่อทดสอบความเป็นเชิงเส้นในการแปลงผันสัญญาณ	
	ของ ADC 4 ชุด ทำงานร่วมกัน	59
4.20	กราฟความสัมพันธ์ระหว่างความสูงของพัลส์กับช่องวิเคราะห์ ADC 4ชุดทำงาน	60
4.21	แผนภาพการจัดอุปกรณ์วัดเพื่อทดสอบอัตราวิเคราะห์สัญญาณด้วยต้นกำเนิดรังสี	61
4.22	เส้นกราฟการตอบสนองอัตรานับรังสี (throughput count rate) ที่ช่องวิเคราะห์	
4.23	2048 เส้นกราฟเปรียบเทียบอัตราวิเคราะห์พัลส์จากการคำนวณและการวิเคราะห์	64
	ของระบบระหว่าง ADC (100 MHz) อาร์เรย์ 4 ชุด และ ADC (450 MHz)	65
4.24	เส้นกราฟความสัมพันธ์ของ dead time และจำนวนชุดการทำงานของ	
	ADC อาร์เรย์	65
4.25	เส้นกราฟความสัมพันธ์ของอัตรานับพัลส์กับงำนวนชุดการทำงานของ ADC ที่	
	ความถี่ทางเข้าแตกต่างกัน	66
4.26	แผนภาพการจัคอุปกรณ์วัคเพื่อทคสอบอัตราวิเคราะห์สัญญาณด้วยเครื่องกำเนิด	
	สัญญาณความถี่สูง	66
4.27	เส้นกราฟการตอบสนองอัตรานับพัลส์ (throughput pulse rate) ที่ช่องวิเคราะห์	
	2048	68
4.28	แผนภาพการจัคอุปกรณ์วัคเพื่อทคสอบการวิเคราะห์สเปกตรัมของค้นกำเนิครังสี	69
4.29	สเปกตรัมซีเซียม-137 วิเคราะห์ด้วย ADC model 8706	71
4.30	สเปกตรัมซีเซียม-137 วิเคราะห์ด้วย ADC อาร์เรย์ที่พัฒนาขึ้นปรับให้	
	ADC ทำงาน 1ชุด	71
4.31	สเปกตรัมซีเซียม-137 วิเคราะห์ด้วย ADC อาร์เรย์ที่พัฒนาขึ้นปรับให้	
	ADC ทำงาน 4 ชุด	72
4.32	สเปกตรัมของ ซีเซียม-137 ร่วมกับ โคบอลต์-60 ด้วย ADC ที่พัฒนาขึ้น	72
4.33	เส้นกราฟปรับเทียบพลังงาน	73
4.34	ภาพถ่ายการจัดอุปกรณ์เพื่อการทคสอบ	73