

บทที่ 2

การออกแบบ

วงจร SCR สำหรับเปลี่ยนกำลังไฟฟ้ากระแสตรงให้เป็นกระแสสลับ ความถี่สูงนี้มีซีดจำกัดทางค่านำกำลังอยู่ที่แหล่งกำเนิดกำลังไฟฟ้ากระแสตรง ซีดจำกัดของ SCR ทางค่านำไฟฟ้าและกระแสไฟฟ้า, จำนวนของ SCR , ซีดจำกัดในการทนศักย์ไฟฟ้าของตัวเก็บประจุ อนึ่ง การที่จะให้วงจรสำหรับเปลี่ยนกระแสตรงเป็นกระแสสลับนี้ทำงานที่ความถี่สูง ก็จำเป็นต้องใช้ SCR จำนวนมากขึ้นด้วย เพราะต้องใช้ระบบแบ่งเวลาเข้าช่วย

2.1 ความต้องการ

วิทยานิพนธ์เรื่องนี้มีจุดมุ่งหมายที่จะศึกษาแนวทางที่จะทำให้อุปกรณ์ SCR สำหรับเปลี่ยนกำลังไฟฟ้ากระแสตรงเป็นกระแสสลับ ทำงานที่ความถี่สูงเกินความถี่ที่ถูกจำกัดโดย recovery time ของ SCR แต่ละตัว ซึ่งสำหรับ SCR ที่ใช้ในวิทยานิพนธ์เรื่องนี้คือเบอร์ 2N 1777 A ซึ่งมี turn off time = 15 μ sec ดังนั้นความถี่สูงสุดที่ถูกจำกัดโดย recovery time ของ SCR คือ 33.3 K Hz.

แนวการศึกษาเรื่องนี้ เราสามารถแบ่งสาระสำคัญออกได้ดังนี้คือ

- 1) กำหนดจำนวน SCR ที่ใช้และหาลำดับชั้นการจุกชนวน SCR ตามระบบแบ่งเวลา
- 2) หาวิธีการที่จะให้ได้มาซึ่ง pulse ที่มีลำดับชั้นตามต้องการ และมีกำลังมากพอที่จะไปจุกชนวน SCR ได้
- 3) ศึกษาวงจรเรโซแนนซ์แบบอนุกรมที่มี SCR เป็นตัวควบคุมการปิดและเปิดวงจร

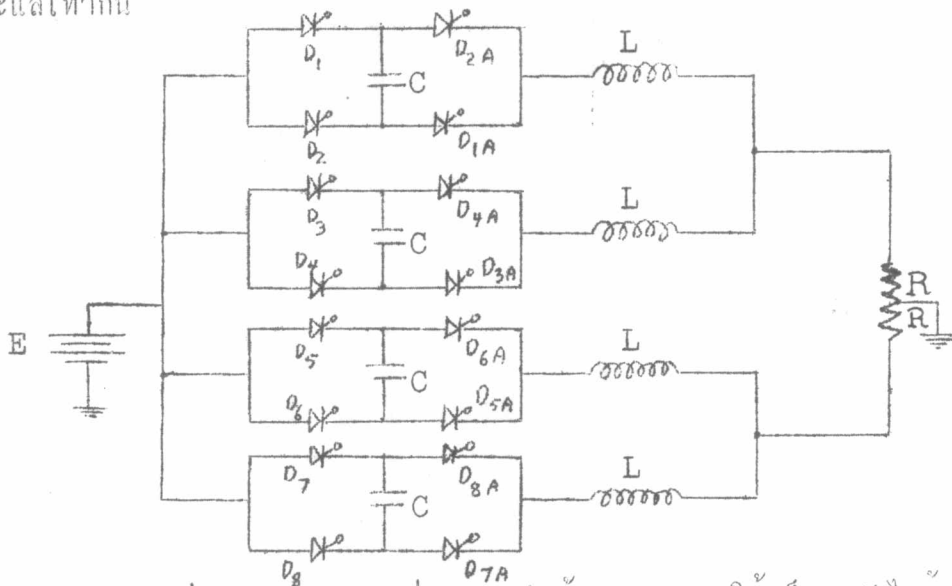


2.2 การกำหนดจำนวน SCR ที่ใช้และหาลำดับ

ชั้นการจุกชนวน SCR ตามระบบแบ่งเวลา

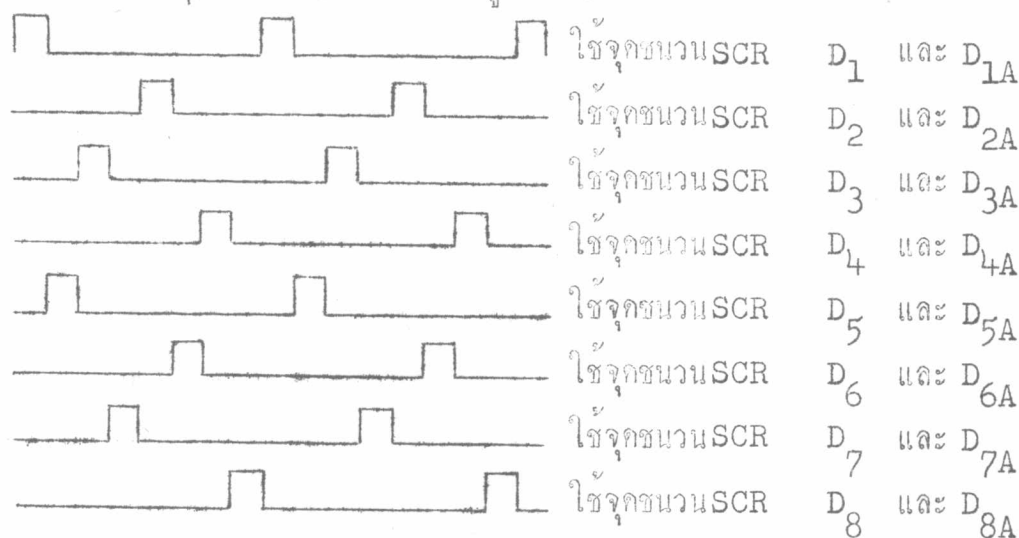
การเปลี่ยนกำลังไฟฟ้ากระแสตรงเป็นกระแสสลับใช้ SCR ที่ใช้แหล่งกำเนิดกำลังไฟฟ้ากระแสตรงเพียงแหล่งเดียวนั้น อาจทำได้โดยใช่วงจรรูปที่ 1.8 และกระแสในส่วนต่าง ๆ ของวงจรถจะเป็นดังรูป 1.9 เนื่องจากกระแสที่ไหลผ่าน SCR แต่ละกลุ่มในหนึ่งลำดับชั้นเป็นรูปครึ่งคลื่นรูปซายน์ 2 คลื่น ดังนั้นการนำเอาระบบแบ่งเวลามาใช้ก็จำเป็นต้องให้จำนวนกลุ่มของ SCR เป็นเลขคู่ เพื่อให้จำนวนครึ่งคลื่นรูปซายน์ของกระแสที่ป้อนให้โหลดทั้ง 2 ข้าง (คือกระแส i_1, i_2 และ i_3, i_4 ในรูป 1.10) มีจำนวนเท่ากัน ซึ่งจะทำให้ได้กระแสรูปซายน์ที่สมบูรณ์

ดังนั้นในระบบแบ่งเวลาจึงต้องใช้ SCR อย่างน้อย 4 กลุ่ม หรือ 16 ทิว ซึ่งในวิทยานิพนธ์เรื่องนี้ก็จะใช้ SCR 4 กลุ่มก็พอ เพราะว่าจำนวน SCR ที่มีอยู่นั้นมีจำนวนจำกัด และ SCR 4 กลุ่มนี้ก็สามารรถแสดงการทำงานในระบบแบ่งเวลาได้อย่างพอเพียง วงจรที่ใช้ได้แสดงไว้ในรูปที่ 2.1 และก็ได้เลือกให้กระแสในส่วนต่าง ๆ ของวงจรถเป็นไปดังในรูปที่ 1.10 (ข) เพราะ SCR แต่ละชุดจะได้มีเวลาอยู่ในภาวะปิดกระแสเท่ากัน



รูปที่ 2.1 วงจรเปลี่ยนกำลังไฟฟ้ากระแสตรงให้เป็นกำลังไฟฟ้ากระแสสลับใช้ระบบแบ่งเวลา

เพื่อที่จะให้ได้กระแสในส่วนต่าง ๆ ของวงจรดังที่ได้แสดงไว้ในรูป 1.10 (ข) จะต้องใช้ลำดับขั้นการจุดชนวน SCR ดังในรูปที่ 2.2



รูปที่ 2.2 แสดงลำดับขั้นของสัญญาณที่ใช้ในการจุดชนวน SCR แต่ละตัวในวงจรรูป 2.1

ในรูปที่ 1.10 (ข) จะเห็นได้ว่า SCR จำเป็นต้องเข้าสู่ภาวะปิดกระแสที่สมบูรณ์ภายในเวลา 3 เท่าของภาวะเปิดกระแส นับจากกระแสในวงจรเริ่มเป็นศูนย์ มิฉะนั้น SCR ทั้ง 2 ชุดในแต่ละกลุ่มจะอยู่ในภาวะเปิดกระแสพร้อมกัน (เพราะ SCR ที่ยังไม่เข้าสู่ภาวะปิดกระแสที่สมบูรณ์ ไม่สามารถที่จะปิดกระแสได้ ถ้าให้กลับไฟฟ้าบวกแก่อะโนดและลบแก่อะโคโนดของ SCR) ซึ่งเป็นการลัดวงจรพร้อมตัวเก็บประจุ ดูรูป

2.1 ดังนั้นสำหรับ SCR เบอร์ 2 N 1777A ซึ่งมี turn off time เท่ากับ 15 μ sec เมื่อใช้ SCR 4 กลุ่ม ดังในรูป 2.1 จะทำให้เกิดกระแสสลับความถี่สูงได้ไม่เกิน 100 K Hz.

วิธีคิด

$$\frac{3 T}{2} = 15 \mu \text{ sec}$$

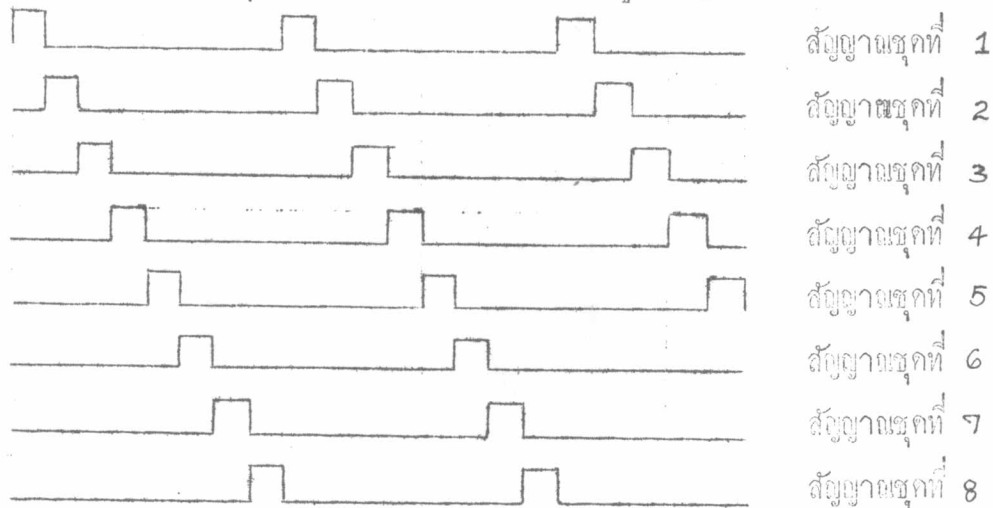
$$T = 10 \mu \text{ sec}$$

$$\therefore \text{frequency} = \frac{1}{T} = 100 \text{ K Hz.}$$

ในทำนองเดียวกัน,ถ้าใช้ SCR 6 กลุ่ม, SCR จำเป็นต้องเข้าสู่ภาวะปิดกระแสที่สมบูรณ์ภายในเวลา 5 เท่าของภาวะเปิดกระแส นับจากกระแสในวงจรเริ่มเป็นศูนย์ ซึ่งจะทำให้เกิดกระแสสลับความถี่สูงได้ไม่เกิน 167 K Hz. ทั้งนี้เป็นต้น แต่ถ้าเราไม่ใช้ระบบแบ่งเวลาเลย SCR จำเป็นต้องเข้าสู่ภาวะปิดกระแสที่สมบูรณ์ภายในเวลาเท่ากับ 1 เท่าของภาวะเปิดกระแส นับจากกระแสในวงจรเริ่มเป็นศูนย์ ซึ่งจะทำให้เกิดกระแสสลับความถี่สูงได้ไม่เกิน 33.3 K Hz.

2.3 วงจรจุกขนวนSCR

เมื่อเรานำเอาสัญญาณจุกขนวน SCR ทั้ง 8 ชุกในรูป 2.2 มาเรียงลำดับใหม่ จะได้สัญญาณดังในรูป 2.3 ซึ่งสัญญาณทั้ง 8 ชุกนี้จะมีลักษณะเหมือนกัน คือมีพัลส์ 1 พัลส์ และหายไป 7 พัลส์ แล้วจึงเริ่มมีพัลส์ขึ้นใหม่ แต่ทว่าสัญญาณทั้ง 8 ชุกนี้จะเกิดได้กันไป (shift) ชุกละ 1 พัลส์ตามลำดับ ดังในรูป 2.3



รูปที่ 2.3 สัญญาณจุกขนวน SCR ทั้ง 8 ชุกเรียงลำดับใหม่

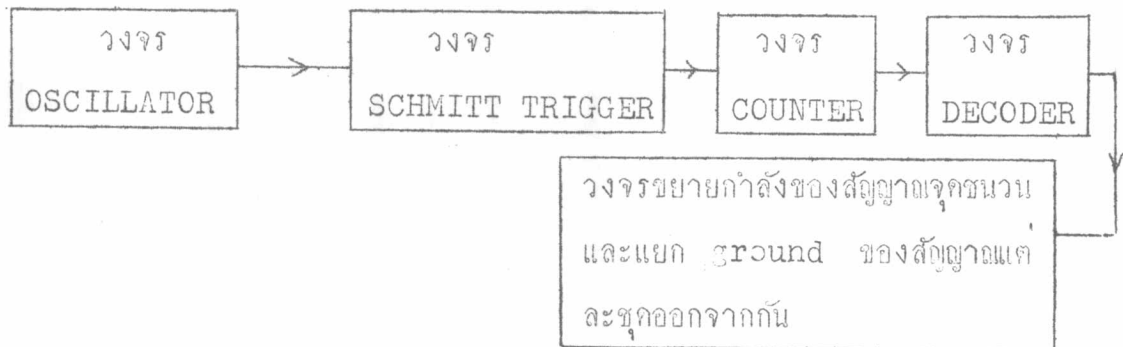
เปรียบเทียบรูป 2.2 และรูป 2.3 จะเห็นได้ว่า

- สัญญาณจุกขนวน SCR D_1 และ D_{1A} คือสัญญาณ ชุกที่ 1
- สัญญาณจุกขนวน SCR D_2 และ D_{2A} คือสัญญาณ ชุกที่ 5
- สัญญาณจุกขนวน SCR D_3 และ D_{3A} คือสัญญาณ ชุกที่ 3

สัญญาณจุดชนวน SCR	D ₄	และ	D _{4A}	คือสัญญาณ ชุกที่ 7
สัญญาณจุดชนวน SCR	D ₅	และ	D _{5A}	คือสัญญาณ ชุกที่ 2
สัญญาณจุดชนวน SCR	D ₆	และ	D _{6A}	คือสัญญาณ ชุกที่ 6
สัญญาณจุดชนวน SCR	D ₇	และ	D _{7A}	คือสัญญาณ ชุกที่ 4
สัญญาณจุดชนวน SCR	D ₈	และ	D _{8A}	คือสัญญาณ ชุกที่ 8

ในการที่จะทำให้เกิด pulse ที่ต้องการ ต้องให้ลำดับขั้นการทำงานของ

วงจรจุดชนวนเป็นไปดังในรูป 2.4



รูปที่ 2.4 การทำงานของวงจรจุดชนวน SCR

2.3.1 วงจร OSCILLATOR

มีหน้าที่เป็นตัวกำหนดความถี่ของสัญญาณที่เอาไปจุดชนวน SCR ในวิทยานิพนธ์เรื่องนี้ ผู้เขียนได้ใช้เครื่องกำเนิดสัญญาณรูปซายน์จากห้องปฏิบัติการ การไฟฟ้า ฯ

2.3.2 วงจร SCHMITT TRIGGER

มีหน้าที่ทำให้เกิดสัญญาณสี่เหลี่ยม ซึ่งมีความถี่เท่ากับสัญญาณรูปซายน์ที่ให้แก่วัสดุเข้าของวงจรเพื่อนำไปจุดชนวนวงจร ฟลิป - ฟลอป เพราะสัญญาณที่ออกจากวงจรนี้มีขนาดใหญ่มากและมี rise time สั้น

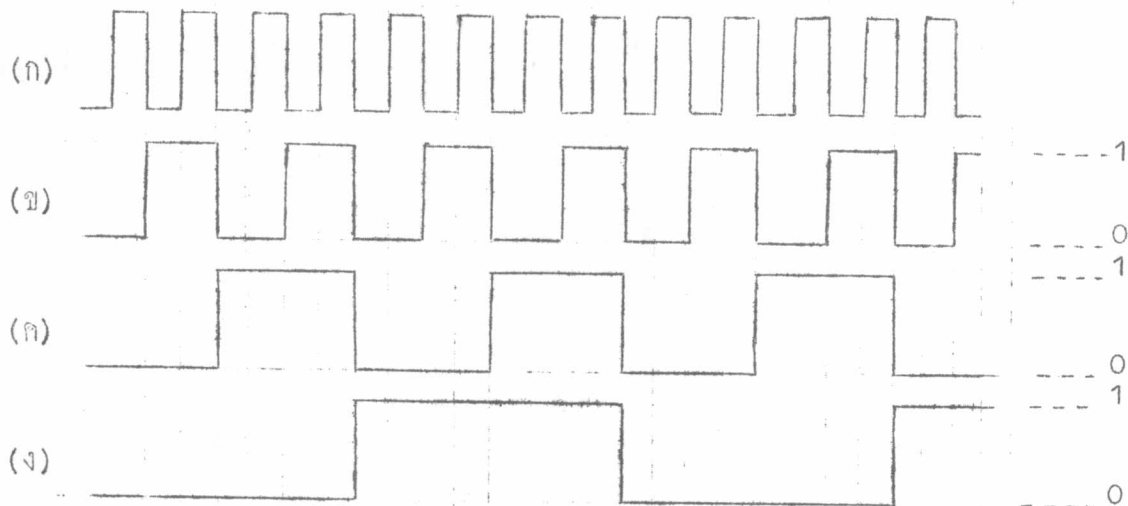
2.3.3 วงจร COUNTER

002305

เป็นวงจรที่ประกอบด้วยวงจรฟลิป - ฟลอป 3 ตัว ซึ่งวงจรฟลิป - ฟลอปตัวแรกจะถูกจุดชนวน ให้เปลี่ยน "ภาวะ" โดยสัญญาณออกของ "วงจรซิมิททริกเกอร์"

(คู่ลำดับชั้นการทำงานจากรูป 2.4) และสัญญาณออกของวงจรถับ-ปล่อย ตัวแรกจะเป็นตัวจุกขนวนในวงจรถับ-ปล่อย ตัวที่สองเปลี่ยน "ภาวะ" ในทำนองเดียวกัน สัญญาณออกของวงจรถับ-ปล่อยตัวที่สองก็จะเป็นตัวจุกขนวนในวงจรถับ-ปล่อย ตัวที่สามเปลี่ยน "ภาวะ"

เนื่องจากวิทยานิพนธ์เรื่องนี้ใช้ทรานซิสเตอร์ชนิด n-p-n ในการสร้างวงจรถับ-ปล่อย ดังนั้นวงจรถับ-ปล่อยแบบนี้จึงเกิดการเปลี่ยนภาวะ เมื่อได้รับสัญญาณที่เปลี่ยนจากบวกมาลบเร็วๆ (negative going) มาจุกขนวน สัญญาณออกของวงจรถับ-ปล่อยแต่ละตัวแสดงไว้ในรูปที่ 2.5



รูปที่ 2.5 (ก) สัญญาณออกของวงจรถับ-ปล่อย
 (ข) สัญญาณออกของวงจรถับ-ปล่อย ตัวที่ 1
 (ค) สัญญาณออกของวงจรถับ-ปล่อย ตัวที่ 2
 (ง) สัญญาณออกของวงจรถับ-ปล่อย ตัวที่ 3

จากรูป 2.5 ถ้าให้สัญญาณออกของวงจรถับ-ปล่อย เมื่อมีศักย์ไฟฟ้าสูงเป็น 1 และเมื่อมีศักย์ไฟฟ้าต่ำเป็น 0 ที่เวลาต่าง ๆ กัน เราจะได้สัญญาณออกของวงจรถับ-ปล่อยพร้อมกันทั้ง 3 ตัว ดังในตารางที่ 1

ตารางที่ 1 สัญญาณออกของวงจรมัลติ-ฟลอปทั้ง 3 ตัว

สัญญาณออกของ วงจรมัลติ-ฟลอป ตัวที่ 3	สัญญาณออกของ วงจรมัลติ-ฟลอป ตัวที่ 2	สัญญาณออกของ วงจรมัลติ-ฟลอป ตัวที่ 1
0	0	0
0	0	1
0	1	0
0	1	1
1	0	0
1	0	1
1	1	0
1	1	1
0	0	0
0	0	1
0	1	0
.	.	.
.	.	.
.	.	.

จะเห็นได้ว่า สัญญาณออกของวงจรมัลติ-ฟลอป ทั้ง 3 ตัว รวมกันทำให้เกิดรหัสขึ้น
1 ชุด ซึ่งประกอบด้วยรหัส 8 ตัว คือ 000, 001, 010, 011, 100, 101, 110, 111
เกิดขึ้นหมุนเวียนต่อเนื่องกันไปเป็นลำดับขั้นที่แน่นอน

ถ้าสามารถแยกรหัสทั้ง 8 ตัวนี้ ออกจากกัน ทำรหัส 1 ตัวให้เป็น พัลส์ 1 พัลส์ จะ
ได้สัญญาณ 8 ชุด แต่ละชุดมีลักษณะเป็น พัลส์ 1 พัลส์ และหายไป 7 พัลส์ แล้วจึงเกิดพัลส์ขึ้นมา
ใหม่หมุนเวียนไปเรื่อย ๆ พัลส์ของสัญญาณแต่ละชุดนี้จะเกิด shift กันไปชุดละพัลส์ตามลำดับ
(รูป 2.3) วงจรที่จะทำให้เกิดสัญญาณเช่นนี้ คือ วงจร DECODER

2.3.4 วงจร DECODER

เป็นวงจรที่ประกอบด้วย วงจร AND-GATE ซึ่งมี 3 input เป็นจำนวน 8 ชุด วงจร
AND-GATE นี้มีคุณสมบัติคือจะให้สัญญาณด้านออกเป็น 1 เมื่อสัญญาณด้านเข้าทุก ๆ ตัวเป็น 1 หาก
มีตัวใดจะให้สัญญาณด้านออกเป็น 0

ดังนั้นถ้าเอาสัญญาณด้านออกของวงจรฟลิป-ฟลอป ทั้ง 3 ตัว มาต่อเข้ากับวงจร AND-
GATE ทั้ง 8 ชุดนี้ โดยใช้รหัส 1 ตัวต่อ AND-GATE 1 ชุด ถ้าในรหัสมี 1 ก็ให้เอา
สัญญาณด้านออกจากขั้ว Y ของวงจรฟลิป-ฟลอป แต่ถ้าในรหัสมี 0 ก็ให้เอาสัญญาณด้านออกจาก
ขั้ว \bar{Y} ของวงจรฟลิป-ฟลอป (รูป 2.7) ซึ่งจะทำให้สัญญาณเข้าของ AND-GATE เป็น 1 หาก
เมื่อวงจรฟลิป-ฟลอปทั้ง 3 ตัวให้รหัสตรงกับที่ใดครั้งไว้เท่านั้น ผลก็คือสัญญาณออกของ AND-
GATE แต่ละชุดจะให้ พัลส์ 1 พัลส์ และหายไป 7 พัลส์ และเริ่มมีพัลส์ขึ้นใหม่หมุนเวียนไปเรื่อย
ตามท่วงการ นอกจากนั้นสัญญาณออกของ AND-GATE แต่ละชุดก็จะเกิด shift กันไปชุดละ
1 พัลส์ ควย (รูป 2.3)

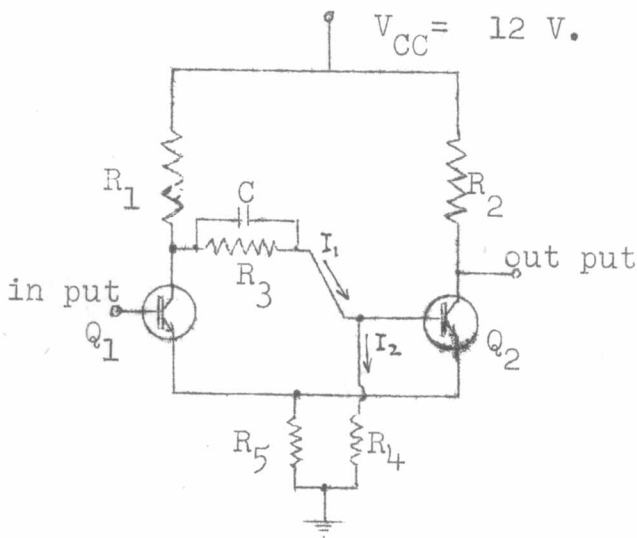
อย่างไรก็ตาม พัลส์ที่ได้จาก AND-GATE เหล่านี้ยังมีกำลังต่ำเกินไปในการที่จะไปชุด
ชนวน SCR ให้เขาสุภาวะเปิดกระแส นอกจากนั้น ground ของสัญญาณแต่ละชุดก็ยังไม่ได
แยกจากกันด้วย ดังนั้นจึงต้องผ่านสัญญาณที่ได้นี้ไปเข้าวงจร Blocking Oscillator เพื่อ
ขยายกำลัง, แยก ground ของสัญญาณแต่ละชุดออกจากกัน ยิ่งไปกว่านั้นสัญญาณออกของวงจร
Blocking Oscillator นี้ยังมี rise time สั้นอีกด้วย

2.4 การวิเคราะห์ทางจรจุกขนาน SCR

ในการออกแบบวงจรสมิททริกเกอร์, วงจร COUNTER , วงจร DECODER และวงจร BLOCKING OSCILLATOR เพื่อนำมาประกอบกันเข้าเป็นวงจรจุกขนาน SCR ดังในรูป 2.4 ได้อาศัยหลักการออกแบบวงจรตามหนังสืออ้างอิงที่ 5 และ 7 ได้แสดงการออกแบบโดยสังเขปไว้ดังต่อไปนี้

2.4.1 วงจรสมิททริกเกอร์

วงจรมีได้ถูกออกแบบดังแสดงวงจรไว้ในรูป 2.6 โดยที่ความต้องการให้สัญญาณออกของวงจรมีขนาดใหญ่ ดังนั้นจึงต้องให้ค่า R_5 ในวงจรมีขนาดเล็ก เพื่อให้สัญญาณออกเมื่อ Q_2 อยู่ในภาวะอิ่มตัวมีขนาดเล็ก



- $Q_1, Q_2 =$ BC 238B
- $R_1, R_2 =$ 820 Ω
- $R_3 =$ 3.3 K Ω
- $R_4 =$ 750 Ω
- $R_5 =$ 56 Ω
- $C =$ 190 pF

รูปที่ 2.6 วงจรสมิททริกเกอร์

เนื่องซีคจากักทางค่านกระแสของทรานซิสเตอร์ที่ใช้คือ 100 mA ดังนั้นจึงได้ออกแบบให้กระแสคอลเลคเตอร์ของทรานซิสเตอร์มีค่าประมาณ 14 mA โดยการใช้

R_1, R_2 ค่า 820 โอห์ม และ R_5 ค่า 56 โอห์ม

เมื่อ Q_1 อยู่ในภาวะตัดกระแส ต้องการให้ Q_2 อยู่ในภาวะอิ่มตัว



สมมติว่าค่า I_{B2} น้อยกว่า I_{C2} มาก

$$\therefore I_{C2} = \frac{12 - 0.3}{0.820 + 0.056} = 13.35 \text{ mA}$$

ซึ่งถ้าต้องการให้ Q_2 อยู่ในภาวะอิ่มตัวแล้ว ต้องให้ค่าของ I_{B2} มากกว่าค่า

$$I_{C2}/h_{FE} = \frac{13.35}{110} = 122 \mu\text{A}$$

เมื่อ Q_2 อยู่ในภาวะอิ่มตัว $V_{BE} = 0.7 \text{ V}$. เพราะว่าทรานซิสเตอร์ที่ใช้เป็นแบบซีลิกอน

$$\begin{aligned} \text{ดังนั้น } V_{BN_2} &= (I_{C2} + I_{B2})R_5 + V_{BE} \\ &\approx I_{C2}R_5 + V_{BE} \\ &= 13.35 \times 0.056 + 0.7 = 1.447 \text{ volts} \end{aligned}$$

เนื่องจาก V_{CN} ของ Q_1 เมื่อ Q_1 อยู่ในภาวะอิ่มตัวจะมีค่าเท่ากับ $0.3 + (I_{C1} + I_{B2})R_5$ ซึ่งประมาณ 1 โวลต์กว่า ๆ ดังนั้นจึงต้องเลือกให้ค่า R_3 และ R_4 เพื่อให้ Q_2 อยู่ในภาวะตัดกระแส เมื่อ Q_1 อยู่ในภาวะอิ่มตัวและอยู่ในภาวะอิ่มตัวเมื่อ Q_1 อยู่ในภาวะตัดกระแส ดังนั้นจึงได้เลือกค่าให้ $R_3 = 3300 \text{ โอห์ม}$ และ $R_4 = 750 \text{ โอห์ม}$

เมื่อ Q_1 อยู่ในภาวะตัดกระแส

$$\begin{aligned} I_1 &= \frac{12 - 1.447}{0.820 + 3.3} = 2.56 \text{ mA} \\ I_2 &= \frac{1.447}{0.750} = 1.925 \text{ mA} \\ \therefore I_{B2} &= 2.56 - 1.925 = 0.635 \text{ mA} \end{aligned}$$

ซึ่งมากกว่าค่า I_{C2}/h_{FE} แสดงว่า Q_2 จะเข้าสู่ภาวะอิ่มตัว

เมื่อ Q_1 อยู่ในภาวะอิ่มตัว สมมติว่า Q_2 อยู่ในภาวะตัดกระแส และค่า I_{B1} น้อยกว่า I_{C1} มาก โดยการใช้ Thevinin equivalent circuit จะได้

$$\text{Thevinin voltage} = \frac{3.3 + 0.75}{3.3 + 0.75 + 0.82} \times 12 = 10 \text{ volts}$$

$$\text{และ Thevinin resistance} = \frac{(3.3 + 0.75)(0.82)}{3.3 + 0.75 + 0.82} = 680 \Omega$$

$$\therefore I_{C2} \approx \frac{10 - 0.3}{0.68 + 0.056} = 13.2 \text{ mA}$$

$$\begin{aligned} \text{ดังนั้นเมื่อ } Q_1 \text{ อยู่ในภาวะอิ่มตัวจะได้ } V_{CN} \text{ ของ } Q_1 \\ = 0.3 + 13.2 \times 0.056 = 1.04 \text{ volts} \end{aligned}$$

ซึ่งทำให้ V_{BE} ของ Q_2 ในขณะนี้

$$= \frac{1.04 \times 0.75}{3.3 + 0.75} - 13.2 \times 0.056$$

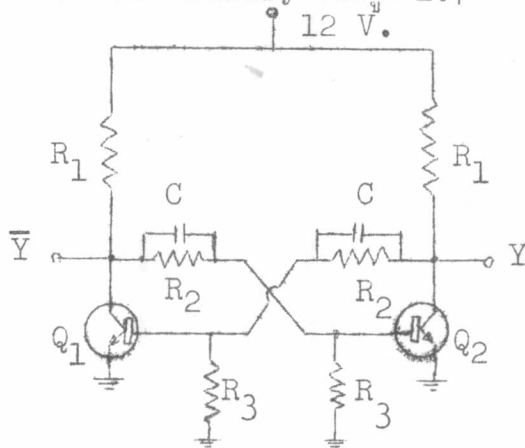
$$= 0.193 - 0.74 = -0.547 \text{ volts}$$

ซึ่งแสดงว่า Q_2 จะอยู่ในภาวะตัดกระแสเมื่อ Q_1 อยู่ในภาวะอิ่มตัว

2.4.2 วงจรฟลิป-ฟลอป

ในการออกแบบวงจรนี้ไม่ควรให้ทรานซิสเตอร์ทั้ง 2 ในวงจรอยู่ในภาวะอิ่มตัวมากเกินไป ซึ่งจะทำให้วงจรฟลิป-ฟลอปนี้ไม่เปลี่ยนสถานะเมื่อมีสัญญาณความถี่สูงมาจุกชนวน เพราะมี excess minority carrier มากเกินไป

วิทยานิพนธ์เรื่องนี้เขียนได้ออกแบบวงจรฟลิป-ฟลอปเป็นแบบ self - biased transistor binary ดังในรูป 2.7



- $Q_1, Q_2 = BC\ 238B$
- $R_1 = 1\ K\ \Omega$
- $R_2 = 100\ K\ \Omega$
- $R_3 = 3\ M\ \Omega$
- $C = 100\ pF$

รูปที่ 2.7 แสดงวงจรฟลิป-ฟลอปซึ่งยังไม่มีหน่วยจุกชนวน

ทรานซิสเตอร์ที่ใช้มี $I_{Cmax.} = 100\ mA$ และ $h_{FE} = 110-800$ ได้เลือกใช้ค่า

$R_1 = 1\ K\ \Omega$

ดังนั้นถ้า Q_2 อยู่ในภาวะอิ่มตัว และไม่เกิดกระแส I_{B2} จะได้

$$I_{C2} = \frac{12 - 0.3}{1} = 11.7\ mA$$

เนื่องจาก $h_{FE(min.)} = 110$

ดังนั้นเพื่อให้ Q_2 อยู่ในภาวะอิ่มตัว จะต้องให้

$$I_{B2} > I_{C2}/h_{FE(\min.)} = \frac{11.7}{110} = 106 \mu A$$

เนื่องจากไม่ต้องการให้ Q_2 อยู่ในภาวะอิ่มตัวมากเกินไป จึงให้ค่า I_{B2} ประมาณ $110 \mu A$

$$\text{ดังนั้น } R_2 \approx \frac{12 - 0.7}{0.110} = 103 \text{ K}\Omega$$

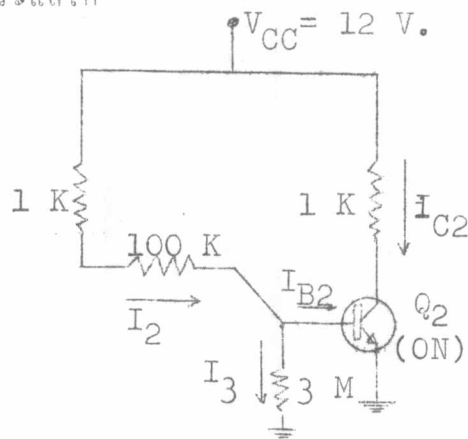
เลือกใช้ค่า $R_2 = 100 \text{ K}\Omega$ และ $R_3 = 3 \text{ M}\Omega$

$$\begin{aligned} \therefore I_{B2} &= I_2 - I_3 = \frac{11.3}{101} - \frac{0.7}{3000} \\ &= 111.77 \mu A \end{aligned}$$

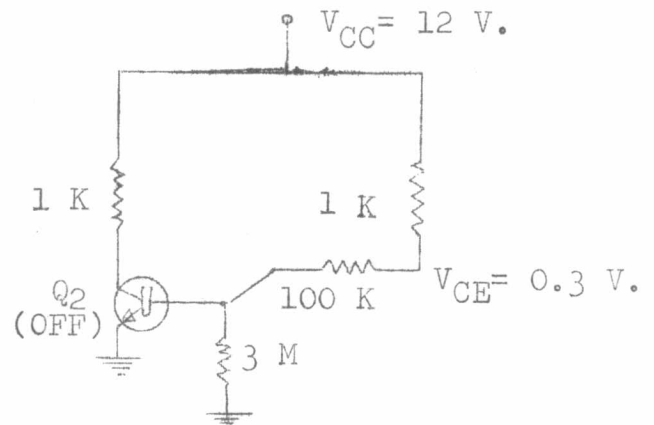
เมื่อ Q_2 อยู่ในภาวะอิ่มตัว จะให้ V_{CN} ของ $Q_2 = 0.3 \text{ volts}$

$$\therefore V_{BE} \text{ ของ } Q_1 = 0.3 \times \frac{R_3}{R_2 + R_3} = 0.29 \text{ volts}$$

ซึ่ง V_{BE} ของ Q_1 นี้จะน้อยกว่า V_{BE} cut in ดังนั้นจึงทำให้ Q_1 อยู่ในภาวะปิด กระแสได้



(ก)

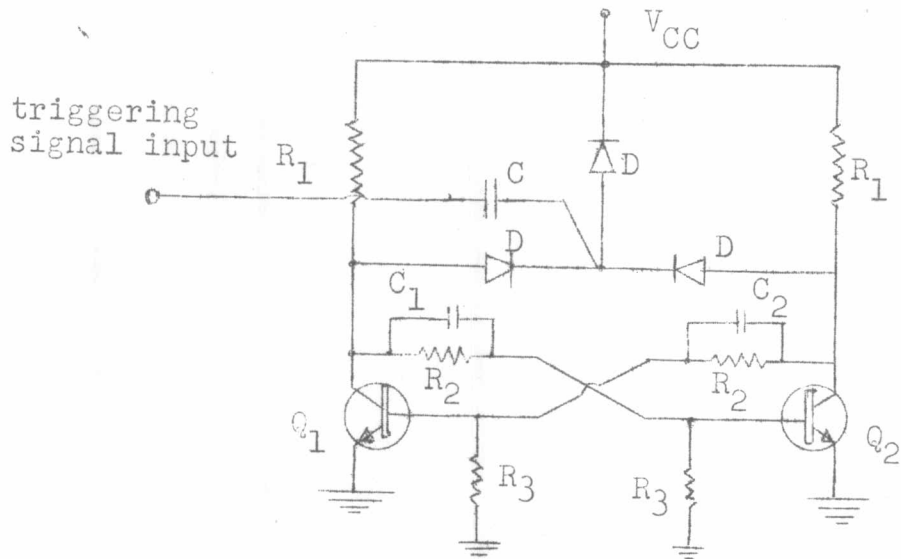


(ข)

รูปที่ 2.8 (ก) แสดง Q_2 ในวงจรสลับ-ฟลอปเมื่อ Q_1 อยู่ในภาวะตัดกระแส

(ข) แสดง Q_1 ในวงจรสลับ-ฟลอปเมื่อ Q_2 อยู่ในภาวะอิ่มตัว

เพื่อใช้วงจรนี้เป็นส่วนประกอบในวงจร COUNTER จึงได้ใช้วิธีการจุกชนวนวงจรเป็นแบบการจุกชนวนสมมาตร (symmetrical triggering) ดังในรูป 2.9



รูปที่ 2.9 วงจรฟลิป-ฟลอป ที่มีการจุกชนวนแบบสมมาตร.

ตัวเก็บประจุ C มีไว้เพื่อกันสัญญาณไฟตรง การกด diode ดังในรูป 2.9 เพื่อให้สัญญาณทางกานลบขานไปเท่านั้น สัญญาณนี้จะขานไปสู่เบส (base) ของทรานซิสเตอร์และทำให้ทรานซิสเตอร์ที่อยู่ในภาวะอิ่มตัวเข้าสู่ภาวะคัทกระแสได้ เมื่อทรานซิสเตอร์ตัวใดเปลี่ยนภาวะเข้าสู่ภาวะเปิดกระแสจะทำให้เกิดพัลส์บวก (positive pulse) ขาน C_1 และ C_2 ไปทำให้ทรานซิสเตอร์อีกตัวหนึ่งเข้าสู่ภาวะเปิดกระแสได้

ค่าของ C_1 และ C_2 โดยประมาณได้มาจากหนังสืออ้างอิงที่ 5 แต่ในทางปฏิบัติแล้วต้องปรับค่าของมันจากการทดลองด้วย ค่าตัวเก็บประจุ C_1 และ C_2 นี้ ถ้ามากจะทำให้สัคยไฟฟ้าจากคอลเลคเตอร์ขาน (transmit) ไปไม่ได้อย่างรวดเร็ว แต่สัคยไฟฟ้ากรอม C_1 และ C_2 นี้ จะต้องเปลี่ยนนากันโดยสมบรณ์เสียก่อน จึงทำให้วงจรฟลิป-ฟลอป เปลี่ยนภาวะได้อย่างสมบรณ์ ดังนั้นถ้าใช้ค่าตัวเก็บประจุนี้มากก็จะต้องใช้เวลายานการนี้มากด้วย แต่ในทางตรงข้ามถ้าใช้ค่าตัวเก็บประจุน้อยไปก็จะทำให้สัคยไฟฟ้าจากคอลเลคเตอร์ขาน (transmit) ไปได้

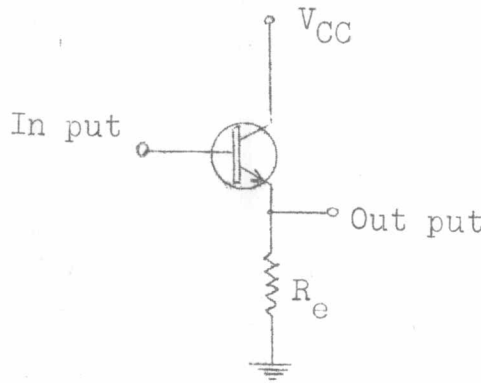
ชากวย.

เมื่อคอกโหลด (load) เข้ากับวงจรฟลิป-ฟลอป จะทำให้เกิดผลทวงจรฟลิป-ฟลอป
กึ่งนกอ

1) ทำให้ความแตกต่างของศักย์ไฟฟ้าที่ขั้วออกของวงจรเมื่อทรานซิสเตอร์อยู่ในภาวะตัด
กระแส และภาวะอิ่มตัวมีคาลดลง

2) เมื่อศักย์ไฟฟ้าที่คอลเลคเตอร์ลดลงจะทำให้กระแสเบสลดลงด้วย ซึ่งอาจไม่พอที่จะ
ทำให้ทรานซิสเตอร์เข้าสู่ภาวะอิ่มตัวได้

ด้วยเหตุนี้จึงต้องใช้วงจรที่มีอิมพีแดนซ์ที่ขั้วเข้าสูง และอิมพีแดนซ์ที่ขั้วออกต่ำมากต่อที่ขั้วออก
ของวงจรฟลิป-ฟลอป เพื่อมิให้วงจรต่อไปนี้ผลมาถึงวงจรฟลิป-ฟลอปนี้ (loading effect)
วงจรที่ใช้เพื่อการนี้คือวงจรคอลเลคเตอร์รวม ซึ่งมีวงจรดังแสดงในรูป 2.10

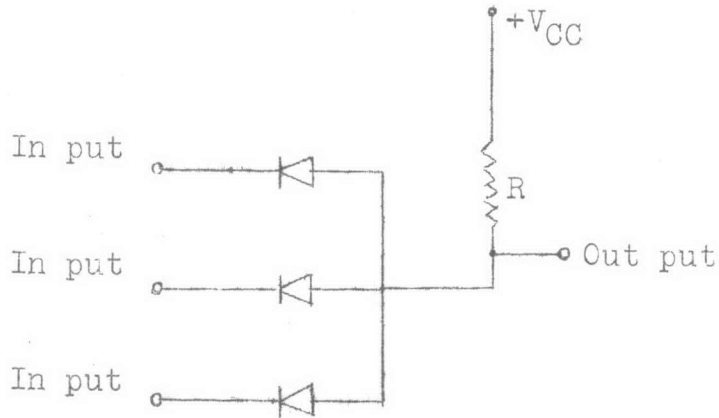


รูปที่ 2.10 วงจรคอลเลคเตอร์รวม

2.4.3 วงจร AND-GATE

มีวงจรดังในรูปที่ 2.11 ค่าตัวต้านทานที่ใช้ของให้มีขนาดใหญ่กว่าค่า R_e ของวงจร
คอลเลคเตอร์รวม (รูปที่ 2.10) มาก ๆ เพื่อให้ระดับ "0" มีค่า ในวิทยานิพนธ์เรื่องนี้ได้

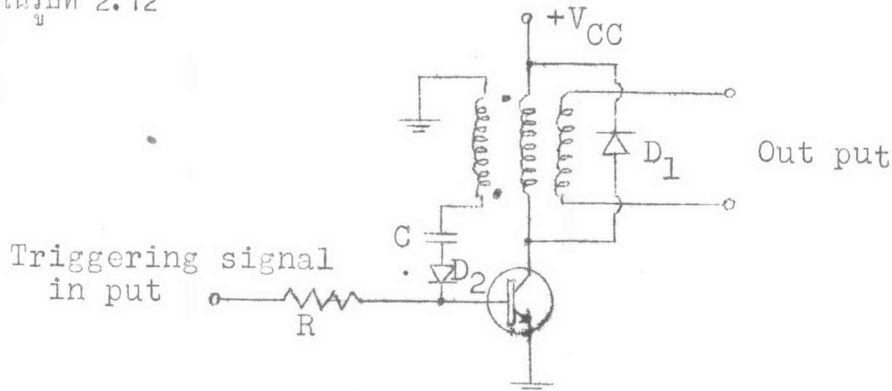
ใช้ค่า R ในวงจร AND-GATE (รูป 2.11) = $47\text{ K } \Omega$



รูปที่ 2.11 วงจร AND - GATE

2.4.4 วงจร Blocking Oscillator

เป็นวงจรที่ใช้หม้อแปลงไฟ (pulse transformer) เพื่อให้เกิดการป้อนกลับอย่าง
บวก รายละเอียดของหนังสืออ้างอิงที่ 5 บทที่ 16 วงจรที่ใช้ในงานวิทยานิพนธ์เรื่องนี้แสดง
ในรูปที่ 2.12



รูปที่ 2.12 วงจร Blocking Oscillator

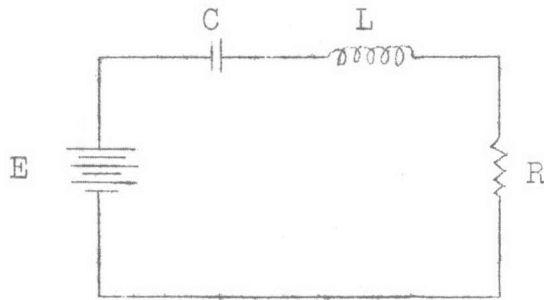
ตัวเก็บประจุ C มีไว้เพื่อให้ rise time ของพัลส์ที่ส่งไปสู่อุปกรณ์ D₁ และ D₂
เพื่อไม่ให้ค่าศักย์ไฟฟ้า V_{CE} และ V_{BE} เกินค่า breakdown ของมัน



ตัวต้านทาน R มีไว้เพื่อจำกัดกระแสเบสที่ใช้ในการจุกชนวนวงจรนี้
 ในการออกแบบได้นำแกนของ output transformer ที่ใช้ในวงจรวิทยุทรานซิส-
 เทอร์ มาพันขดลวดใหม่ ขดลวดที่ใช้มี 3 ชุด ชุดที่ใช้ในการป้อนกลับและชุดที่ใช้ให้กระแสคอด
 เลดเทอร์ไฮลแมนใช้ 250 รอบ ส่วนชุดที่เป็นขั้วออกสำหรับจุกชนวน SCR ใช้ 350 รอบ
 เพื่อให้กำลังในการจุกชนวนสูง
 ค่าตัวต้านทาน R ใช้ $100\text{ K}\Omega$ และตัวเก็บประจุ C ใช้ $0.002\ \mu\text{F}$

2.5 การวิเคราะห์วงจรเรโซแนนซ์แบบอนุกรมที่ใช้ SCR เป็นสวิตช์

ในที่นี้เราจะถือว่า SCR เป็น SCR ในอุดมคติ คือจะอยู่ในภาวะปิดกระแสที่เมื่อ
 กระแสไฟฟ้าในวงจรเป็นศูนย์ เมื่อ SCR ถูกจุกชนวน วงจรแต่ละชุดของ SCR จะเป็นวงจร
 เรโซแนนซ์แบบอนุกรมซึ่งประกอบด้วย ตัวเก็บประจุที่มีความจุไฟฟ้า = C และใช้ตัวอักษรกำกับ
 ว่า C, ขดลวดมีความเหนี่ยวนำ = L และใช้ตัวอักษรกำกับว่า L, ตัวต้านทานไฟฟ้ามีความต้าน
 ทานไฟฟ้า = R และใช้ตัวอักษรกำกับว่า R ให้อุปกรณ์นี้อยู่กับแหล่งกำเนิดแรงดันไฟฟ้าตรง E
 ดังในรูปที่ 2.13



รูปที่ 2.13 วงจรเรโซแนนซ์แบบอนุกรม

2.5.1 การหาสมการของกระแสในวงจร

จากสมการของเกอ์ชอฟ ในรูป 2.13 จะได้

$$L \frac{di}{dt} + V_{co} + \frac{1}{C} \int_0^t i d\tau + iR = E \quad (1)$$

เมื่อ V_{co} เป็นศักย์ไฟฟ้าคร่อม C เมื่อเวลา = 0

จากสมการที่ 1 ใช้ Laplace transform

$$L(sI - I_0) + \frac{V_{co}}{s} + \frac{I}{sC} + IR = \frac{E}{s}$$

$$\therefore I = \frac{1}{L} \left(\frac{E - V_{co} + sLI_0}{s^2 + \frac{R}{L}s + \frac{1}{LC}} \right)$$

ให้ $\omega_0 = \frac{1}{\sqrt{LC}}$ และ $\omega_1^2 = \omega_0^2 - \left(\frac{R}{2L}\right)^2$

$$\therefore I = \frac{1}{L} \left[\frac{(E - V_{co}) + (s + R/2L - R/2L)LI_0}{(s + R/2L)^2 + \omega_1^2} \right] \quad (2)$$

จากสมการที่ 2 ใช้ Inverse Laplace Transform

$$\therefore i(t) = \left[\frac{(E - V_{co} - RI_0/2)}{\omega_1 L} \sin \omega_1 t + I_0 \cos \omega_1 t \right] e^{-\frac{Rt}{2L}}$$

แต่ก่อนที่ SCR จะถูกจุดชนวน กระแสในวงจรจะเป็นศูนย์แล้ว ดังนั้นค่าของกระแสในวงจรจะเป็น

$$i(t) = \left(\frac{E - V_{co}}{\omega_1 L} \right) e^{-\frac{Rt}{2L}} \sin \omega_1 t \quad \left(0 \leq t \leq \frac{\pi}{\omega_1} \right) \quad (3)$$

2.5.2 ศักย์ไฟฟ้าคร่อมตัวเก็บประจุ

$$\begin{aligned} v_c(t) &= V_{co} + \frac{1}{C} \int_0^t i d\tau \\ &= V_{co} + \frac{1}{C} \int_0^t \left(\frac{E - V_{co}}{\omega_1 L} \right) e^{-\frac{R\tau}{2L}} \sin \omega_1 \tau d\tau \\ &= V_{co} + \left(\frac{E - V_{co}}{\omega_1} \right) \left[\omega_1 - \left(\frac{R}{2L} \sin \omega_1 t + \omega_1 \cos \omega_1 t \right) e^{-\frac{Rt}{2L}} \right] \\ &\quad \left(0 \leq t \leq \frac{\pi}{\omega_1} \right) \end{aligned} \quad (4)$$

2.5.3 ศักย์ไฟฟ้ากรอมขดลวด

$$\begin{aligned}
 v_L(t) &= L \frac{di}{dt} \\
 &= L \frac{d}{dt} \left[\frac{(E - V_{co})}{\omega_1 L} e^{-\frac{R}{2L}t} \sin \omega_1 t \right] \\
 &= (E - V_{co}) e^{-\frac{R}{2L}t} \left(\cos \omega_1 t - \frac{R}{2\omega_1 L} \sin \omega_1 t \right) \quad (5) \\
 &\quad \left(0 \leq t \leq \frac{\pi}{\omega_1} \right)
 \end{aligned}$$

2.5.4 ค่าของ V_{co}

ในการหาค่า V_{co} เมื่อ steady state จะได้ $v_L(0) = -v_C\left(\frac{\pi}{\omega_1}\right)$

$$\begin{aligned}
 \therefore v_C\left(\frac{\pi}{\omega_1}\right) = -V_{co} &= V_{co} + \frac{(E - V_{co})}{\omega_1} \left[\omega_1 + \omega_1 e^{-\frac{R}{2L}\frac{\pi}{\omega_1}} \right] \\
 \therefore V_{co} &= -E \left[\frac{1 + e^{-\frac{R}{2L}\frac{\pi}{\omega_1}}}{1 - e^{-\frac{R}{2L}\frac{\pi}{\omega_1}}} \right] = -E \coth\left(\frac{R\pi}{4\omega_1 L}\right) \quad (6)
 \end{aligned}$$

2.5.5 ค่าของกระแสสูงสุด

$$\frac{di}{dt} = 0 = \frac{(E - V_{co})}{\omega_1 L} \left[\omega_1 \cos \omega_1 t + \frac{R}{2L} \sin \omega_1 t \right] e^{-\frac{R}{2L}t}$$

$$\therefore \omega_1 t = \tan^{-1} \left(\frac{2L\omega_1}{R} \right)$$

$$\therefore I_{max} = \frac{(E - V_{co})}{\omega_1 L} e^{-\frac{R}{2L\omega_1} (\tan^{-1} 2L\omega_1/R)} \sin (\tan^{-1} 2L\omega_1/R) \quad (7)$$

2.5.6 ค่าของกำลังที่ได

$$\begin{aligned}
 P &= \frac{1}{T} \int_0^T i^2 R dt \\
 &= \frac{\omega_1}{\pi} \int_0^{\frac{\pi}{\omega_1}} \left[\frac{(E - V_{co})}{\omega_1 L} e^{-\frac{R}{2L}t} \sin \omega_1 t \right]^2 R dt \\
 &= \left(\frac{E - V_{co}}{L} \right)^2 \frac{1}{\omega_1 \pi} \left[\frac{2L\omega_1^2}{\left(\frac{R}{L}\right)^2 + 4\omega_1^2} \left(1 - e^{-\frac{R}{2L}\frac{\pi}{\omega_1}} \right) \right] \quad (8)
 \end{aligned}$$

แทนค่า V_{co} ในสมการที่ 6 ลงในสมการที่ 8 และจัดรูปใหม่จะได้

$$P = \frac{2E^2}{\omega_1 L \pi} \cdot \frac{1 + e^{-\frac{R\pi}{2L\omega_1}}}{1 - e^{-\frac{R\pi}{2L\omega_1}}} \cdot \frac{1}{\left(\frac{R}{2L\omega_1}\right)^2 + 1} \quad (9)$$

2.6 การกำหนดค่า R, L, C สำหรับวงจรเรโซแนนซ์แบบอนุกรม

จากหัวข้อ 2.2 จะได้ว่าถ้าวงจรเปลี่ยนกำลังไฟฟ้ากระแสตรง เป็นกระแสสลับค้ำรูป

2.1 จะได้ว่ากระแสสลับมีความถี่สูงสุด = 100 KHz

จากคุณสมบัติของ SCR เบอร์ 2 N 1777A นี้ถ้ามี heat sink ที่ดีพอจะได้ peak one cycle surge forward current (non-repetitive) เท่ากับ 60 แอมแปร์

เนื่องจาก SCR เมื่ออยู่ในภาวะเปิดกระแสแล้ว จะอยู่ในภาวะปิดกระแสตามออกไปถึง 7 เท่าของเวลาที่เปิดกระแส ดังนั้นจึงออกแบบให้กระแสสูงสุดในวงจรเป็น 60 แอมแปร์ และสมมติว่าแหล่งกำเนิดแรงดันไฟตรงสูงสุดที่ทำได้เป็นชนิด 220 โวลต์ แทนลงในสมการที่ (7)

$$\therefore 60 = \left(\frac{220 - V_{co}}{\omega_1 L} \right) e^{-\frac{R}{2\omega_1 L} (\tan^{-1} 2\omega_1 L/R)} \sin (\tan^{-1} 2\omega_1 L/R) \quad (ก)$$

สำหรับค่า V_{co} เรากำหนดให้ = 400 โวลต์ เพราะว่าในท้องตลาดทั่วไปจะมีตัวเก็บประจุชนิดมีศักย์ไฟฟ้าคร่อมสูงสุด = 400 โวลต์

$$400 = -220 \left[\frac{e^{-\frac{R\pi}{2L\omega_1}} + 1}{e^{-\frac{R\pi}{2L\omega_1}} - 1} \right]$$

$$\therefore e^{\frac{R\pi}{2L\omega_1}} = 3.44$$

$$\text{และ } \frac{R}{2L\omega_1} = 0.393$$

แทนค่าของ $\frac{R}{2L\omega_1}$ ลงในสมการ (ก)

$$\text{จะได้ } \omega_1 L = 6$$

เนื่องจากความถี่สูงสุดที่จะทำได้ = 100 KHz

$$L = \frac{6}{\omega_1} = \frac{6}{100 \times 1000 \times 2\pi}$$

$$\therefore L = 9.55 \mu H$$

แทนค่า L ลงในสมการ (ข) หาค่า R

$$\therefore R = 4.72 \Omega$$

จากสมการ $\omega_0^2 = \omega_1^2 + \left(\frac{R}{2L}\right)^2$

$$\therefore \left(\frac{\omega_0}{\omega_1}\right)^2 = 1 + \left(\frac{R}{2\omega_1 L}\right)^2 \quad (A)$$

แทนค่า R และ $\omega_1 L$ ลงในสมการ (ค)

$$\therefore \left(\frac{\omega_0}{\omega_1}\right)^2 = 1.154$$

$$\therefore \frac{1}{LC} = 1.154 \omega_1^2$$

หรือ $C = \frac{1}{\omega_1 L \times 1.154 \times \omega_1} = 0.23 \mu F$

จากค่า R, L, C, E ที่ได้อาจมาแทนค่าลงในสมการที่ (9)

$$\begin{aligned} \therefore \text{power} &= \frac{220 \times 220 \times 2 \cdot 1 + e^{-0.393 \pi}}{6 \pi} \cdot \frac{1}{1 - e^{-0.393 \pi} \cdot \frac{1}{(0.393)^2 + 1}} \\ &= 8.45 \text{ K W} \end{aligned}$$

ดังนั้นในทางทฤษฎีแล้ว ถ้ามีแหล่งจ่ายแรงดันไฟตรง 220 โวลต์ และใช้วงจรดังรูป

2.1 ถ้าใช้ค่า $R = 4.72 \Omega$ [R ทั้งหมด = 9.44Ω] $L = 9.55 \mu H$

$C = 0.23 \mu F$ จะได้อัตราความถี่ของกระแส = 100 K Hz และกำลังงาน

เฉลี่ย = 8.45 K W .