## การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสสำหรับอินเวอร์เตอร์ โฟโตวอลเทอิก

นายกิติศักดิ์ อุดมโชค

บทคัดย่อและแฟ้มข้อมูลฉบับเต็มของวิทยานิพนธ์ตั้งแต่ปีการศึกษา 2554 ที่ให้บริการในคลังปัญญาจุฬาฯ (CUIR) เป็นแฟ้มข้อมูลของนิสิตเจ้าของวิทยานิพนธ์ ที่ส่งผ่านทางบัณฑิตวิทยาลัย

The abstract and full text of theses from the academic year 2011 in Chulalongkorn University Intellectual Repository (CUIR) are the thesis authors' files submitted through the University Graduate School.

วิทยานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรมหาบัณฑิต สาขาวิชาวิศวกรรมไฟฟ้า ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย ปีการศึกษา 2558 ลิขสิทธิ์ของจุฬาลงกรณ์มหาวิทยาลัย

# EMULATION OF SYNCHRONOUS GENERATOR'S CHARACTERISTICS FOR PHOTOVOLTAIC INVERTERS



A Thesis Submitted in Partial Fulfillment of the Requirements for the Degree of Master of Engineering Program in Electrical Engineering Department of Electrical Engineering Faculty of Engineering Chulalongkorn University Academic Year 2015 Copyright of Chulalongkorn University

หัวข้อวิทยานิพนธ์	การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัส
	สำหรับอินเวอร์เตอร์โฟโตวอลเทอิก
โดย	นายกิติศักดิ์ อุดมโชค
สาขาวิชา	วิศวกรรมไฟฟ้า
อาจารย์ที่ปรึกษาวิทยานิพนธ์หลัก	ผู้ช่วยศาสตราจารย์ ดร.สุรพงศ์ สุวรรณกวิน

คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย อนุมัติให้นับวิทยานิพนธ์ฉบับนี้เป็นส่วน หนึ่งของการศึกษาตามหลักสูตรปริญญามหาบัณฑิต

	คณบดีคณะวิศวกรรมศาสตร์
(ศาสตราจารย์ ดร.บัณฑิต เอื้ออาภรณ์)	
คณะกรรมการสอบวิทยานิพนธ์	
	_ประธานกรรมการ
(ศาสตราจารย์ ดร.เดวิด บรรเจิดพงศ์ชัย)	
	 อาจารย์ที่ปรึกษาวิทยานิพนธ์หลัก
(ผู้ช่วยศาสตราจารย์ ดร.สุรพงศ์ สุวรรณกวิน)	
Chulalongkorn Unive	_กรรมการ
(ผู้ช่วยศาสตราจารย์ ดร.แนบบุญ หุนเจริญ)	
	กรรมการภายนอกมหาวิทยาลัย
(ดร.สมภพ ผลไม้)	

กิติศักดิ์ อุดมโชค : การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสสำหรับ อินเวอร์เตอร์โฟโตวอลเทอิก (EMULATION OF SYNCHRONOUS GENERATOR'S CHARACTERISTICS FOR PHOTOVOLTAIC INVERTERS) อ.ที่ปรึกษาวิทยานิพนธ์หลัก: ผศ. ดร.สุรพงศ์ สุวรรณกวิน, 130 หน้า.

วิทยานิพนธ์นี้นำเสนอวิธีการควบคุมอินเวอร์เตอร์ยุคใหม่สำหรับระบบผลิตไฟฟ้าจาก พลังงานแสงอาทิตย์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสทั้งลักษณะ สมบัติทางไฟฟ้าและลักษณะสมบัติทางกล โดยฟังก์ชันดังกล่าวสามารถช่วยสนับสนุนเสถียรภาพของ ความถี่และแรงดันของโครงข่ายไฟฟ้าได้ครอบคลุมทั้งในสภาวะอยู่ตัวและสภาวะชั่วครู่ วิทยานิพนธ์นี้ จะนำเสนอ 3 ฟังก์ชันได้แก่ 1) ฟังก์ชันการควบคุมดรูปที่อาศัยการปรับเพิ่ม/ลดการจ่ายกำลังจริงเมื่อ ความถี่เปลี่ยนแปลงและปรับเพิ่ม/ลดกำลังรีแอกทีฟเมื่อแรงดันเปลี่ยนแปลง 2) ฟังก์ชันการจำลอง โมเมนต์ความเฉื่อยทางกลจะปรับเพิ่ม/ลดการจ่ายกำลังจริงเมื่อเกิดอัตราการเปลี่ยนแปลงของความถี่ และ 3) ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์เสมือนค่าความเหนี่ยวนำซิงโครนัสของเครื่อง กำเนิดไฟฟ้า นอกจากนี้วิทยานิพนธ์นี้ยังได้นำเสนอการวิเคราะห์เสถียรภาพและการออกแบบวงรอบ ควบคุมกระแส วงรอบควบคุมกำลังจริงและวงรอบควบคุมกำลังรีแอกทีฟสำหรับการทำงานแบบ เชื่อมต่อโครงข่าย และการออกแบบวงรอบควบคุมแรงดันสำหรับการทำงานแบบ เชื่อมต่อโครงข่าย และการออกแบบวงรอบควบคุมแรงดันสำหรับการทำงานแบบ เชื่อมต่อโครงข่าย และการออกแบบวงรอบควบคุมแรงดันสำหรับการทำงานแบบไม่เชื่อมต่อโครงข่าย ผลการจำลองการทำงานด้วยโปรแกรม MATLAB/Simulink และผลการทดสอบจากเครื่องต้นแบบ ระดับห้องปฏิบัติการยืนยันให้เห็นถึงความถูกต้องของแนวคิดที่ได้นำเสนอ โดยอินเวอร์เตอร์สามารถ ทำงานได้ดีโดยมีลักษณะสมบัติเหมือนกับเครื่องกำเนิดไฟฟ้าซิงโครนัสและยังสามารถทำงานได้ สอดคล้องตามข้อกำหนดการเชื่อมต่อโครงข่ายได้

CHULALONGKORN UNIVERSITY

ภาควิชา วิศวกรรมไฟฟ้า สาขาวิชา วิศวกรรมไฟฟ้า ปีการศึกษา 2558

ลายมือชื่อนิสิต	
ลายมือชื่อ อ.ที่ปรึกษาหลัก	

# # 5470548921 : MAJOR ELECTRICAL ENGINEERING

KEYWORDS: PHOTOVOLTAIC INVERTERS / DROOP CONTROL / EMULATION / MECHANICAL INERTIA / VIRTUAL IMPEDANCE / SYNCHRONOUS GENERATORS / GRID CODES

KITISAK UDOMCHOKE: EMULATION OF SYNCHRONOUS GENERATOR'S CHARACTERISTICS FOR PHOTOVOLTAIC INVERTERS. ADVISOR: ASST. PROF. SURAPONG SUWANKAWIN, Ph.D., 130 pp.

This thesis proposes the control methods for photovoltaic inverters in order to emulate the electrical and mechanical characteristics of synchronous generators. The proposed functions of inverters can help support the stability of grid's frequency and voltage in both steady-state and transient operations. There are three functions which are taken into consideration: 1) droop control is conducted to adjust the feeding active and reactive power corresponding to the variation of frequency and voltage, respectively, 2) the emulation of mechanical inertia is to adjust the feeding of active power when the frequency is fluctuation and 3) the emulation of virtual impedance of synchronous inductance characteristic. Furthermore, this thesis presents the stability analysis and design guidelines of current-controlled loop, real-power controlled loop and reactive-power controlled loop for grid connected operations. Moreover, the design guidelines of voltage-controlled loop are also described for standalone operation. Simulation results with MATLAB/Simulink program and experimental results from the real implementation confirm the validity of the proposed concepts, the proposed operating functions can satisfactorily emulate the characteristics of synchronous generators and work well corresponding to the grid codes.

Department:Electrical EngineeringField of Study:Electrical EngineeringAcademic Year:2015

Student's Signature	
Advisor's Signature	

#### กิตติกรรมประกาศ

วิทยานิพนธ์ฉบับนี้สำเร็จลุล่วงด้วยความช่วยเหลือและเอาใจใส่อย่างดีของ อาจารย์ ผู้ช่วยศาสตราจารย์ ดร. สุรพงศ์ สุวรรณกวิน อาจารย์ที่ปรึกษาวิทยานิพนธ์ ผู้ให้คำแนะนำด้าน วิชาการและความช่วยเหลือด้านต่างๆที่เป็นประโยชน์ตลอดการทำวิจัยและการดำเนินชีวิตตลอด มา ขอขอบคุณ อาจารย์ ผู้ช่วยศาสตราจารย์ ดร. สมบูรณ์ แสงวงค์วาณิชย์ ที่คอยชี้แนะวิธีการ แก้ปัญหาในงานวิจัย ขอขอบคุณ นายศิวัช ชัยฤกษ์ ที่ให้ความช่วยเหลือด้านการพัฒนาโปรแกรม และนายกรวิชญ์ นิยมเสถียร ที่ให้ความช่วยเหลือในด้านการออกแบบวงจรส่วนภาคกำลังที่ใช้ใน งานวิจัยนี้ รวมถึงเงินทุนอุดหนุนจากสำนักงานกองทุนสนับสนุนการวิจัย และบริษัท ไทยตาบูชิ อิเล็คทริค จำกัด ภายใต้โครงการพัฒนานักวิจัยและงานวิจัยเพื่ออุตสาหกรรม(พวอ.) ระดับ ปริญญาโท

ขอขอบคุณคำแนะนำและกำลังใจจากคณาจารย์และรุ่นพี่รุ่นน้องแห่งห้องปฏิบัติการ วิจัยอิเล็กทรอนิกส์กำลังทุกคนที่ทำให้ผมมีแรงผลักดันในการทำงานวิจัยจนประสบความสำเร็จ สุดท้ายนี้ ข้าพเจ้าขอกราบขอบพระคุณบิดา มารดา และญาติพี่น้องของข้าพเจ้า ผู้ซึ่งให้โอกาส ทางการศึกษาและเป็นกำลังใจด้วยดีเสมอมา

> จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University

## สารบัญ

หน้า
บทคัดย่อภาษาไทยง
บทคัดย่อภาษาอังกฤษจ
กิตติกรรมประกาศฉ
สารบัญช
สารบัญตารางญ
สารบัญรูปภาพฏ
บทที่ 1 บทนำ1
1.1. ความเบื้องต้น
1.2. ลักษณะสมบัติและการควบคุมแบบดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัสในแบบดั้งเดิม 3
1.2.1. ลักษณะสมบัติทางไฟฟ้า
1.2.2. ความสัมพันธ์ของกำลังจริงและกำลังรีแอกทีฟของเครื่องกำเนิดไฟฟ้า
1.2.3. การควบคุมดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส
1.2.4. ลักษณะสมบัติทางกล
1.3. การจำแนกประเภทของอินเวอร์เตอร์ในระบบผลิตไฟฟ้า8
1.3.1. อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters)
1.3.2. อินเวอร์เตอร์แบบสร้างโครงข่าย (grid-forming inverters)
1.3.3. อินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters)
1.3.3.1. อินเวอร์เตอร์ที่มีลักษณะสมบัติเป็นแหล่งจ่ายกระแส
1.3.3.2. อินเวอร์เตอร์ที่มีลักษณะสมบัติเป็นแหล่งจ่ายแรงดัน
1.4. ลักษณะสมบัติและการควบคุมอินเวอร์เตอร์โฟโตวอลเทอิกแบบดั้งเดิม
1.4.1. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนติดตามกำลังงานสูงสุด 11
1.4.2. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมกำลังรีแอกทีฟ 12

หน้	ſ
1.4.3. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมดรูป	3
1.5. สรุปปัญหาและข้อจำกัดในงานวิจัยที่ผ่านมาในอดีต1	5
1.6. วัตถุประสงค์ของวิทยานิพนธ์	5
1.7. ประโยชน์ที่คาดว่าจะได้รับด้านวิชาการและด้านประยุกต์	5
1.8. ขอบเขตวิทยานิพนธ์	5
1.9. ขั้นตอนและวิธีดำเนินการวิจัย17	7
บทที่ 2 การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอรเตอร์	3
2.1. ความสัมพันธ์ของกำลังจริงและกำลังรีแอกทีฟของอินเวอร์เตอร์เชื่อมต่อโครงข่าย	3
2.2. การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์	С
2.2.1. ฟังก์ชันการควบคุมแบบดรูป (Droop control)21	1
2.2.2. ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล (Emulation of inertia)	3
2.2.3. ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ (Emulation of impedance)25	5
บทที่ 3 การวิเคราะห์เสถียรภาพและการออกแบบวงรอบควบคุมอินเวอร์เตอร์	С
3.1. การวิเคราะห์เสถียรภาพและออกแบบวงรอบควบคุมกระแสสำหรับโหมดสนับสนุน โครงข่ายและโหมดไม่เชื่อมต่อโครงข่าย	С
3.2. การวิเคราะห์เสถียรภาพและออกแบบวงรอบควบคุมกำลังสำหรับโหมดสนับสนุน โครงข่าย	9
3.3. การวิเคราะห์เสถียรภาพและการออกแบบวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่ เชื่อมต่อโครงข่าย	1
บทที่ 4 การออกแบบเครื่องต้นแบบระดับห้องปฏิบัติการ59	9
4.1. วงจรส่วนภาคกำลัง (high power circuits)61	1
4.1.1. อินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล (NPC structure 3 level inverters)62	1
4.1.2. วงจรขับนำสวิตซ์กำลัง (gate drive circuit)	3
4.1.3. วงจรไดโอดเรียงกระแสไฟตรง (bridge diode circuit)68	3

หน้า
4.1.4. วงจรกรองผ่านต่ำ LCL
4.2. วงจรตรวจวัด (measurement circuits) และวงจรป้องกัน
4.2.1. วงจรตรวจวัดแรงดัน (voltage sensor)
4.2.2. วงจรตรวจวัดกระแส (current sensor)
4.2.3. วงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอล (analog to digital converter, ADC) 70
4.2.4. วงจรแปลงสัญญาณดิจิตอลเป็นแอนะล็อก (digital to analog converter, DAC) 70
4.2.5. บอร์ดกลับสัญญาณ PWM และวงจรป้องกัน71
4.3. ส่วนควบคุมและประมวลผลสัญญาณดิจิตอล (Digital Signal Processing, DSP)72
บทที่ 5 การทดสอบการทำงาน73
5.1. รายละเอียดการทดสอบการทำงาน73
5.2. การทดสอบการทำงานสำหรับฟังก์ชันการควบคุมดรูป
5.3. การทดสอบการทำงานสำหรับฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล
5.4. การทดสอบการทำงานสำหรับฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์
บทที่ 6 บทสรุปและข้อเสนอแนะ
6.1. บทสรุปผลการวิจัย
6.2. ข้อเสนอแนะสำหรับงานวิจัยในอนาคต126
รายการอ้างอิง
ประวัติผู้เขียนวิทยานิพนธ์

## สารบัญตาราง

หน้า	
ตารางที่ 1.1 ข้อกำหนดการเชื่อมต่ออินเวอร์เตอร์เข้ากับโครงข่ายที่เกี่ยวข้องกับระยะเวลาปลด วงจรเมื่อแรงดันที่จุดเชื่อมต่อไม่อยู่ในช่วงแรงดันพิกัด11	
ตารางที่ 1.2 ความสัมพันธ์ของอิมพีแดนซ์ของโครงข่ายกับส่วนควบคุมแบบดรูป[6, 10]14	
ตารางที่ 2.1 สรุปคุณสมบัติของฟังก์ชันการควบคุมอินเวอร์เตอร์และฟังก์ชันการจำลองลักษณะ สมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสต่อการสนับสนุนเสถียรภาพของโครงข่ายไฟฟ้า	
ตารางที่ 3.1 เงื่อนไขการทดสอบการทำงานสำหรับวงรอบควบคุมกระแสเมื่ออินเวอร์เตอร์ทำงาน ในโหมดสนับสนุนโครงข่ายและโหมดไม่เชื่อมต่อโครงข่าย	
ตารางที่ 3.2 เงื่อนไขการทดสอบการทำงานสำหรับวงรอบควบคุมกำลังเมื่ออินเวอร์เตอร์ทำงาน ในโหมดสนับสนุนโครงข่าย	
ตารางที่ 3.3 เงื่อนไขการทดสอบการทำงานสำหรับวงรอบควบคุมแรงดันด้านออกเมื่อ อินเวอร์เตอร์ทำงานในโหมดไม่เชื่อมต่อโครงข่าย ที่จุดเชื่อมต่อมีโหลด Z <sub>L</sub> (s)=50+j10.41Ω ต่อแบบวาย	
ตารางที่ 4.1 แสดงสถานะของสวิตซ์กำลังสำหรับอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล	
ตารางที่ 4.2 รุ่นและพิกัดของอุปกรณ์ที่เลือกใช้ในวงจรอินเวอร์เตอร์สามระดับ	
ตารางที่ 5.1 พารามิเตอร์ที่ใช้ในการทดสอบการทำงาน75	
ตารางที่ 5.2 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการควบคุมดรูป เมื่ออินเวอร์เตอร์ ทำงานในโหมดสนับสนุนโครงข่าย	
ตารางที่ 5.3 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล91	
ตารางที่ 5.4 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการจำลองลักษณะสมบัติของ อิมพีแดนซ์ เมื่ออินเวอร์เตอร์ทำงานในโหมดสร้างโครงข่าย	

# สารบัญรูปภาพ

หน้า	
รูปที่ 1.1 วงจรสมมูลของลักษณะสมบัติทางไฟฟ้าของเครื่องกำเนิดไฟฟ้าซิงโครนัส (ก) วงจร สมมูลเต็มรูปแบบ (ข) เมื่อประมาณ $R_{_s}pprox 0$	
รูปที่ 1.2 เครื่องกำเนิดไฟฟ้าซิงโครนัสที่เชื่อมต่อกับโครงข่าย (ก) วงจรสมมูล  (ข) เวกเตอร์ ไดอะแกรม	
รูปที่ 1.3 ลักษณะสมบัติการควบคุมดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส (ก) การควบคุมดรูป ของกำลังจริงและความถี่ (ข) การควบคุมดรูประหว่างกำลังรีแอกทีฟและขนาดแรงดัน	
รูปที่ 1.4 ไดอะแกรมของเครื่องกำเนิดไฟฟ้าซิงโครนัสที่เชื่อมต่อกับโครงข่ายไฟฟ้า	
รูปที่ 1.5 แบบจำลองอย่างง่ายของอินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters) หรืออินเวอร์เตอร์แบบเชื่อมต่อโครงข่าย (grid-connected inverters)	
รูปที่ 1.6 แบบจำลองอย่างง่ายของอินเวอร์เตอร์แบบสร้างโครงข่าย (grid-forming inverters) หรืออินเวอร์เตอร์แบบไม่เชื่อมต่อโครงข่าย (stand-alone inverters)	
รูปที่ 1.7 แบบจำลองอย่างง่ายของอินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid- supporting inverters) และมีลักษณะสมบัติเป็นแหล่งจ่ายกระแส	
รูปที่ 1.8 แบบจำลองอย่างง่ายของอินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid- supporting inverters) และมีลักษณะสมบัติเป็นแหล่งจ่ายแรงดัน	
รูปที่ 1.9 ระบบควบคุมอินเวอร์เตอร์แบบเชื่อมต่อโครงข่ายไฟฟ้าที่มีส่วนติดตามกำลังงานสูงสุด 12	
รูปที่ 1.10 ระบบควบคุมอินเวอร์เตอร์แบบเชื่อมต่อโครงข่ายไฟฟ้าที่มีส่วนควบคุมกำลังรีแอกทีฟ 13	
รูปที่ 1.11 ระบบควบคุมอินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมดรูป 14	
รูปที่ 2.1 บล็อกไดอะแกรมของภาพรวมระบบควบคุมอินเวอร์เตอร์ที่มีส่วนจำลองลักษณะสมบัติ และการควบคุมของเครื่องกำเนิดไฟฟ้าซิงโครนัส	
รูปที่ 2.2 เวกเตอร์ของแรงดันและกระแสบนกรอบอ้างอิง dq20	
รูปที่ 2.3 แผนภาพรวมการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการควบคุมแบบดรูปและการจำลอง ลักษณะสมบัติความเฉื่อยทางกล	

รูปที่ 2.4 กลไกการทำงานของการควบคุมแบบดรูปของอินเวอร์เตอร์เมื่อความเหนี่ยวนำในระบบ ส่งมีนัยสำคัญ (ก) การควบคุมแบบดรูประหว่างกำลังจริงและความถี่ (ข) การควบคุมแบบดรูป	
ระหว่างกำลังรีแอกทีฟและขนาดแรงดัน	. 22
รูปที่ 2.5 บล็อกไดอะแกรมการจำลองลักษณะสมบัติความเฉื่อยทางกลสำหรับอินเวอร์เตอร์	. 25
รูปที่ 2.6 บล็อกไดอะแกรมของอินเวอร์เตอร์ที่มีการจำลองลักษณะสมบัติของอิมพีแดนซ์	. 26
รูปที่ 2.7 แผนภาพรวมของการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของ อิมพีแดนซ์	. 27
รูปที่ 2.8 แผนภาพของการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของ อิมพีแดนซ์(ก) บล็อกไดอะแกรม (ข) วงจรสมมูล	. 28
รูปที่ 2.9 รูปแบบของการสวิตซ์สำหรับการมอดูเลตโดยอาศัยคลื่นพาหะ 2 ชุด	. 64
รูปที่ 3.1 แผนภาพวงรอบควบคุมกระแสสำหรับโหมดสนับสนุนโครงข่ายและโหมดไม่เชื่อมต่อ โครงข่าย	. 31
รูปที่ 3.2 บล็อกไดอะแกรมของวงรอบควบคุมกระแสในแนวแกน d-q	. 31
รูปที่ 3.3 แผนภาพโบเดของฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมกระแสที่ใช้ในงานวิจัย	. 32
รูปที่ 3.4 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน dแบบขั้นบันไดจาก 1A -> 7A	. 34
รูปที่ 3.5 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน d แบบ ขั้นบันไดจาก 1A -> 7A	. 34
รูปที่ 3.6 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบขั้นบันไดจาก 0A -> 7A	. 35
รูปที่ 3.7 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบ ขั้นบันไดจาก 0A -> 7A	. 35
รูปที่ 3.8 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบขั้นบันไดจาก 0A -> -7A	. 36
รูปที่ 3.9 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน q แบบขั้นบันไดจาก 0A -> -7A	. 36

รูปที่ 3.10 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งใน แนวแกน d แบบแรมป์จาก 1A -> 7A	. 37
รูปที่ 3.11 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน d แบบแรมป์จาก 1A -> 7A	. 37
รูปที่ 3.12 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งใน แนวแกน q แบบแรมป์จาก -7A -> 7A	. 38
รูปที่ 3.13 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน q แบบแรมป์จาก -7A -> 7A	. 38
รูปที่ 3.14 แผนภาพวงรอบควบคุมกำลังสำหรับโหมดสนับสนุนโครงข่าย	. 39
รูปที่ 3.15 บล็อกไดอะแกรมแสดงวงรอบควบคุมกำลังจริงและกำลังรีแอกทีฟ	. 40
รูปที่ 3.16 แผนภาพโบเดของฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมกำลัง	. 42
รูปที่ 3.17 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังจริง ( <b>p</b> * ) แบบขั้นบันไดจาก 0W -> 3000W	. 44
รูปที่ 3.18 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังจริง ( <i>P</i> *) แบบ ขั้นบันไดจาก 0W -> 3000W	. 44
รูปที่ 3.19 ผลการจำลองการทำงานแสดงผลตอบสนองการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( $Q^*$ ) แบบขั้นบันไดจาก 0VAR -> 3000VAR	. 45
รูปที่ 3.20 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( $q^{*}$ ) แบบ ขั้นบันไดจาก 0VAR -> 3000VAR	. 45
รูปที่ 3.21 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( Q* ) แบบขั้นบันไดจาก0VAR -> -3000VAR	. 46
รูปที่ 3.22 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( $m{q}^*$ ) แบบ ขั้นบันไดจาก   0VAR -> -3000VAR	. 46
รูปที่ 3.23 ผลการจำลองการทำงานแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังจริง ( <i>P</i> * ) แบบแรมป์จาก 0W -> 3000W	. 47
รูปที่ 3.24 ผลการทดลองแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังจริง ( P*) แบบ แรมป์จาก 0W -> 3000W	. 48

รูปที่ 3.25 ผลการจำลองการทำงานแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังรีแอก ทีฟ ( <i>Q</i> * ) แบบแรมป์จาก -3000VAR -> 3000VAR	. 49
รูปที่ 3.26 ผลการทดลองแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( <i>Q</i> * ) แบบแรมป์จาก -3000VAR -> 3000VAR	. 50
รูปที่ 3.27 แผนภาพวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่เชื่อมต่อโครงข่าย	.51
รูปที่ 3.28 วงจรสมมูลของวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่เชื่อมต่อโครงข่าย	.51
รูปที่ 3.29 บล็อกไดอะแกรมของวงรอบควบคุมแรงดันด้านออกของอินเวอร์เตอร์	. 52
รูปที่ 3.30 แผนภาพโบเดของฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมแรงดันด้านออกเมื่อ เปลี่ยนแปลงโหลด 4 ค่า	. 53
รูปที่ 3.31 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งใน แนวแกน d แบบขั้นบันไดจาก 300V -> 380V เมื่อมีโหลด Z <sub>L</sub> (s)=50+ j10.41Ω	. 55
รูปที่ 3.32 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งในแนวแกน d แบบขั้นบันไดจาก 300V -> 380V เมื่อมีโหลด Z <sub>L</sub> (s) = 50 + j10.41Ω ต่ออยู่ที่จุดเชื่อมต่อ	. 56
รูปที่ 3.33 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งใน แนวแกน d แบบแรมป์จาก 0V -> 380V เมื่อมีโหลด Z <sub>L</sub> (s) = 50 + j10.41Ω ต่ออยู่ที่จุด เชื่อมต่อ	. 57
รูปที่ 3.34 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งในแนวแกน d แบบแรมป์จาก 0V -> 380V เมื่อมีโหลด $Z_{_L}(s) = 50 + j10.41\Omega$ ต่ออยู่ที่จุดเชื่อมต่อ	. 58
รูปที่ 4.1 ภาพรวมของเครื่องต้นแบบที่ใช้สำหรับการทดสอบแนวคิดในการจำลองลักษณะสมบัติ ของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์	. 59
รูปที่ 4.2 โครงสร้างของอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล (NPC 3 level inverter)	. 62
รูปที่ 4.3 ฟังก์ชันการมอดูเลต <i>m</i> ' <sub>iP</sub> , <i>m</i> ' <sub>iN</sub> โดยที่ <i>i</i> = { <i>u</i> , <i>v</i> , <i>w</i> } และแรงดันด้านออกของ อินเวอร์เตอร์เทียบจุดกึ่งกลางบัสสำหรับการมอดูเลตแบบขั้วเดี่ยว 2 เฟสขั้วคู่ 1 เฟส (2u1d)	. 67
รูปที่ 4.4 แรงดันด้านออกของอินเวอร์เตอร์เทียบจุดกึ่งกลางบัสสำหรับการมอดูเลตแบบขั้วเดี่ยว 2 เฟสขั้วคู่ 1 เฟส (2u1d ) (ภาพขยาย)	. 67
รูปที่ 4.5 รายละเอียดของขา PWM1 – PWM12 ในโมดูล EVA และ EVB ที่มี internal pull up.	.72

รูปที่ 5.1 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังจริงต่อการเปลี่ยนแปลง ความถี่ของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้	79
รูปที่ 5.2 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังจริงต่อการเปลี่ยนแปลงความถี่ของ โครงข่ายตามโพร์ไฟล์ที่ตั้งไว้	80
รูปที่ 5.3 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังจริงเมื่อเปลี่ยนแปลง ค่าความถี่แบบแรมป์จาก 49.5 Hz -> 50.5 Hz	81
รูปที่ 5.4 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังจริงเมื่อเปลี่ยนแปลงค่าความถี่แบบ แรมป์จาก 49.5 Hz -> 50.5 Hz	82
รูปที่ 5.5 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการ จ่ายกำลังจริงตลอดย่านพิกัดกำลังของอินเวอร์เตอร์ต่อการเปลี่ยนแปลงความถี่ของโครงข่ายแบบ แรมป์	83
รูปที่ 5.6 ผลการทดลองของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่ายกำลัง จริงตลอดย่านพิกัดกำลังของอินเวอร์เตอร์ต่อการเปลี่ยนแปลงความถี่ของโครงข่ายแบบแรมป์	83
รูปที่ 5.7 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟต่อการ เปลี่ยนแปลงขนาดแรงดันระหว่างสายของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้	84
รูปที่ 5.8 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟต่อการเปลี่ยนแปลงขนาด แรงดันระหว่างสายของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้	85
รูปที่ 5.9 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟเมื่อ เปลี่ยนแปลงขนาดแรงดันระหว่างสายแบบแรมป์จาก 335V -> 425V	86
รูปที่ 5.10 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟเมื่อเปลี่ยนแปลงขนาด แรงดันระหว่างสายแบบแรมป์จาก 335V -> 425V	87
รูปที่ 5.11 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการ จ่ายกำลังรีแอกทีฟตลอดย่านพิกัดกำลังอินเวอร์เตอร์ต่อการเปลี่ยนแปลงแรงดันของโครงข่าย แบบแรมป์	88
รูปที่ 5.12 ผลการทดลองของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่ายกำลังรี แอกทีฟตลอดย่านพิกัดกำลังอินเวอร์เตอร์ต่อการเปลี่ยนแปลงขนาดแรงดันของโครงข่ายแบบ	
แรมป์	88

รูปที่ 5.13 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 4)	92
รูปที่ 5.14 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 4)	93
รูปที่ 5.15 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 8)	94
รูปที่ 5.16 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>a</sub> เท่ากับ 8)	95
รูปที่ 5.17 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 12)	96
รูปที่ 5.18 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 12)	97
GHULALONGKONN UNIVERSITY รูปที่ 5.19 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>a</sub> เท่ากับ 15)	98
รูปที่ 5.20 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>a</sub></i> เท่ากับ 15)	99
รูปที่ 5.21 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <i>K<sub>d</sub></i> เท่ากับ 4)	.00

รูปที่ 5.22 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>d</sub> เท่ากับ 4)	. 101
รูปที่ 5.23 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>d</sub> เท่ากับ 8)	. 102
รูปที่ 5.24 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>d</sub> เท่ากับ 8)	. 103
รูปที่ 5.25 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K <sub>d</sub> เท่ากับ 12)	. 104
รูปที่ 5.26 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 12)	. 105
รูปที่ 5.27 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน —0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 15)	.106
รูปที่ 5.28 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ ของโครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 15)	. 107
รูปที่ 5.29 การจำลองลักษณะสมบัติของอิมพีแดนซ์ (ซ้าย) วงจรสมมูล (ขวา) เวกเตอร์ ไดอะแกรมแสดงการเลื่อนเฟส	.110
รูปที่ 5.30 ผลการจำลองการทำงานการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มี การจำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์ L =17.46mH กรณีจ่ายโหลด Z, (s) = 50 + <i>j</i> 10.41Ω	.111

รูปที่ 5.31 ผลการทดลองการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการจำลอง	
ลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์	
$L_{s}=17.46 { m mH}$ กรณีจ่ายโหลด $Z_{L}(s)=50+j10.41 { m \Omega}$	112
รูปที่ 5.32 ผลการจำลองการทำงานการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มี	
การจำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์	
$L_{s}=8.73 \mathrm{mH}$ กรณีจ่ายโหลด $Z_{L}(s)=50+j10.41 \Omega$	113
รูปที่ 5.33 ผลการทดลองการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการจำลอง	
ลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์ $L_{ m s}=\!8.73{ m mH}$	
กรณีจ่ายโหลด $Z_L(s) = 50 + j10.41\Omega$	114
รูปที่ 5.34 ผลการจำลองการทำงานแสดงการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณี	
้ ไม่มีการจำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์	
$L_{\!s} = \! 17.46 \mathrm{mH}$ กรณีจ่ายโหลด $Z_{\!L}(s) = \! 100 + j20.82 \Omega$	115
รูปที่ 5.35 ผลการทดลองแสดงการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการ	
้ จำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์	
$L_{s}=17.46 \mathrm{mH}$ กรณีจ่ายโหลด $Z_{L}(s)=100+j20.82 \Omega$	116
รูปที่ 5.36 ผลการจำลองการทำงานแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลอง	
ลักษณะสมบัติของอิมพีแดนซ์ $L_{s}$ =17.46mH กรณีจ่ายโหลด $Z_{L}(s)$ = 50 + $j$ 10.41 $\Omega$	117
รูปที่ 5.37 ผลการทดลองแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลองลักษณะสมบัติ	
ง ของอิมพีแดนซ์ $L_{s}$ =17.46mH กรณีจ่ายโหลด $Z_{L}(s)$ = 50 + $j$ 10.41 $\Omega$	118
รูปที่ 5.38 ผลการจำลองการทำงานแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลอง	
ลักษณะสมบัติของอิมพีแดนซ์ $L_{_{s}}$ = 8.73mH กรณีจ่ายโหลด $Z_{_{L}}(s)$ = 50 + $j$ 10.41Ω	119
รูปที่ 5.39 ผลการทดลองแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลองลักษณะสมบัติ	
ของอิมพีแดนซ์ $L_{s}=8.73 \mathrm{mH}$ กรณีจ่ายโหลด $Z_{L}(s)=50+j10.41 \Omega$	120
รูปที่ 5.40 ผลการจำลองการทำงานแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติ	
้ของอิมพีแดนซ์เสมือน (ตัวเหนี่ยวนำ $L_{\!_s}=\!17.46{ m mH}$ ) กรณีจ่ายโหลด $Z_{_L}(s)\!=\!50\!+j\!10.41\Omega$	121
รูปที่ 5.41 ผลการทดลองแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของ	
้ อิมพีแดนซ์เสมือน (ตัวเหนี่ยวนำ $L_{\!_s}$ =17.46mH ) กรณีจ่ายโหลด $Z_{\!_L}(s)$ = 50 + $j$ 10.41Ω	121



จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University

## 1.1. ความเบื้องต้น

โครงข่ายไฟฟ้าแบบตั้งเดิม (conventional grid) เป็นการควบคุมการผลิตแบบรวมศูนย์ (centralized power generation) ที่ผลิตไฟฟ้าจากพลังงานฟอสซิลเช่น พลังงานนิวเคลียร์ พลังงาน จากถ่านหิน พลังงานจากแก็สธรรมชาติ เป็นต้น และใช้เครื่องกำเนิดไฟฟ้าซิงโครนัส (synchronous generator) ซึ่งมีลักษณะสมบัติทางไฟฟ้าและทางกลโดยธรรมชาติที่สามารถสนับสนุนเสถียรภาพ ของโครงข่ายไฟฟ้าได้ดีหลายประการ [1]เช่น

- 1. เป็นแหล่งแรงดันขนาดคงตัว (infinite voltage source)
- มีความเฉื่อยทางกลขนาดใหญ่ซึ่งแสดงถึงลักษณะสมบัติในการสะสมพลังงานช่วงสั้นใน รูปของพลังงานจลน์ (short-term energy storage) ที่จะช่วยสนับสนุนระบบให้มี เสถียรภาพทั้งในด้านความถี่และแรงดัน
- อิมพีแดนซ์ที่มีค่าต่ำที่ขดลวดสเตเตอร์ทำให้สามารถควบคุมกำลังรีแอกทีฟ ซึ่งช่วยรักษา เสถียรภาพทางด้านแรงดันให้แก่โครงข่ายได้

เสถียรภาพของแรงดันและความถี่ของโครงข่ายไฟฟ้าถูกควบคุมและดูแลอย่างใกล้ชิดโดยผู้ ควบคุมระบบส่วนกลาง (centralized system operators) ที่ทำหน้าที่รักษาสมดุลระหว่างความ ต้องการใช้ไฟฟ้า(โหลด)และกำลังการผลิตไฟฟ้าในแต่ละช่วงเวลา ถ้าความถี่หรือแรงดันของโครงข่าย ลดลงแสดงถึงปริมาณความต้องการใช้พลังงานไฟฟ้ามากขึ้น ผู้ควบคุมระบบจะสั่งการไปยังโรงไฟฟ้า ต่างๆให้เพิ่มกำลังงานการผลิตเพื่อตอบสนองต่อความต้องการโหลดเพื่อรักษาเสถียรภาพของโครงข่าย หรือในกรณีที่โครงข่ายไฟฟ้าเกิดความผิดพร่องขึ้นก็จะทำหน้าที่ปลดสายส่งและอุปกรณ์ต่างๆออกจาก ระบบและนำระบบกลับคืนสู่สภาวะปกติให้เร็วที่สุด ซึ่งในปัจจุบันข้อกำหนดในการเชื่อมต่อโครงข่าย (grid codes) และเงื่อนไขของเสถียรภาพของแรงดันและความถี่มีความเข้มงวดมากยิ่งขึ้น ทำให้ โรงไฟฟ้าแต่ละโรงจะต้องมีฟังก์ชันการทำงานที่มีส่วนช่วยปฏิบัติในการรักษาเสถียรภาพดังกล่าว

ในปัจจุบันเทคโนโลยีการผลิตไฟฟ้าแบบกระจายตัว (distributed generation, DG) ซึ่งผลิต ไฟฟ้าจากพลังงานหมุนเวียน (renewable energy) เช่น พลังงานจากแสงอาทิตย์ และพลังงานลม เป็นต้น ได้เริ่มเข้ามามีบทบาทอย่างมากในระบบการผลิตไฟฟ้าและเข้ามาทดแทนเครื่องกำเนิดไฟฟ้า ซิงโครนัสที่มีอยู่เดิม เนื่องจากเป็นพลังงานที่สะอาดและสามารถลดการปลดปล่อยก๊าซเรือนกระจก อีกทั้งเทคโนโลยีทางอิเล็กทรอนิกส์กำลังที่มีแนวโน้มของต้นทุนที่ลดลง ในขณะที่ประสิทธิภาพการ แปลงผันพลังงานสูงขึ้น มีความยืดหยุ่นในการควบคุม และข้อดีอื่นๆอีกหลายประการที่ระบบผลิต ไฟฟ้าแบบกระจายตัวมีข้อเด่นกว่าการใช้เครื่องกำเนิดไฟฟ้าซิงโครนัส จึงทำให้ระบบผลิตไฟฟ้าจาก พลังงานหมุนเวียนได้รับความนิยมเป็นอย่างมาก แต่อย่างไรก็ดียังคงขาดลักษณะสมบัติในการช่วย สนับสนุนเสถียรภาพของโครงข่ายไฟฟ้าทั้งในด้านความถี่และแรงดัน ซึ่งเป็นอุปสรรคในการใช้ พลังงานหมุนเวียนในปริมาณสูงในโครงข่ายไฟฟ้า

แนวคิดในการพัฒนาอินเวอร์เตอร์สำหรับการผลิตไฟฟ้าแบบกระจายตัวในอนาคต จะต้องให้ ความสำคัญในด้านการสนับสนุนโครงข่ายทางด้านเสถียรภาพตามข้อกำหนดการเชื่อมต่อโครงข่าย ไฟฟ้า (grid codes) [2-4] สำหรับประเทศไทยหน่วยงานซึ่งมีหน้าที่กำกับดูแลโครงข่ายไฟฟ้าทั้งใน ระบบผลิตและระบบจำหน่าย ได้แก่ การไฟฟ้าฝ่ายผลิต การไฟฟ้านครหลวงและการไฟฟ้าส่วน ภูมิภาค หน่วยงานดังกล่าวได้ออกข้อกำหนดการเชื่อมต่อโครงข่ายไฟฟ้าที่กำหนดให้อินเวอร์เตอร์ จะต้องมีฟังก์ชันการทำงานเพิ่มเติมได้แก่

- 1.) การรักษาเสถียรภาพของแรงดันที่จุดเชื่อมต่อ (voltage regulation)
- 2.) การรักษาตัวประกอบกำลังที่จุดเชื่อมต่อ (power factor control)
- 3.) การควบคุมกำลังไฟฟ้า (active power control)
- 4.) การควบคุมกำลังรีแอกทีฟ (dynamic reactive power control)
- 5.) การทำงานผ่านช่วงความผิดพร่อง (fault ride through)
- 6.) การป้องกันความถี่ต่ำและความถี่เกิน (under and over frequency protection)
- 7.) การป้องการการจ่ายไฟฟ้าแบบแยกตัวอิสระ (anti-islanding)
- 8.) การรักษาเสถียรภาพของความถี่ (frequency stabilization)
- 9.) การวัดปริมาณทางไฟฟ้าที่เกี่ยวข้องเพื่อเก็บข้อมูลไว้ศึกษา

อย่างไรก็ตาม หน่วยงานที่ดูแลโครงข่ายไฟฟ้าในประเทศไทยมีความคุ้ยเคยกับระบบผลิต ไฟฟ้าที่ผลิตด้วยเครื่องกำเนิดไฟฟ้าซิงโครนัสและมีวิธีการจัดการเมื่อโครงข่ายไฟฟ้าเกิดความผิดพร่อง ถ้าระบบผลิตไฟฟ้าแบบกระจายตัวเริ่มเข้ามามีบทบาทมากขึ้นในระบบผลิต จะทำให้โครงข่ายไฟฟ้ามี ลักษณะสมบัติต่างไปจากเดิม ในฐานะผู้ดูแลโครงข่ายไฟฟ้าจะต้องศึกษาวิธีการจัดการใหม่เพื่อให้ โครงข่ายไฟฟ้ามีเสถียรภาพและมีความน่าเชื่อถือยิ่งขึ้น อย่างไรก็ดีถ้าหากเรามีวิธีในการควบคุมระบบ ผลิตไฟฟ้าด้วยอินเวอร์เตอร์ให้มีลักษณะสมบัติต่างๆเหมือนหรือคล้ายคลึงกับเครื่องกำเนิดไฟฟ้า ซิงโครนัสในแบบดั้งเดิม จะทำให้หน่วยงานที่ดูแลโครงข่ายไฟฟ้าใช้วิธีการจัดการโครงข่ายที่มีอยู่มา ดูแลระบบผลิตไฟฟ้าแบบกระจายตัวได้เหมือนกับระบบผลิตที่ผลิตไฟฟ้าจากเครื่องกำเนิดไฟฟ้า ฟังก์ชันการทำงานของอินเวอร์เตอร์ยุคใหม่ที่มีส่วนช่วยรักษาเสถียรภาพของแรงดันและ ความถี่ของระบบไฟฟ้ากำลัง ได้แก่ จำลองลักษณะสมบัติต่างๆของเครื่องกำเนิดไฟฟ้าซิงโครนัสแบบ ดั้งเดิมที่พึงประสงค์อาทิเช่น ฟังก์ชันการควบคุมแบบดรูป ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทาง กล ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ของตัวเหนี่ยวนำที่ขดลวดสเตเตอร์ เป็นต้น

สำหรับวิทยานิพนธ์นี้มุ่งเน้นที่จะนำเสนอการควบควบคุมของอินเวอร์เตอร์เพื่อจำลอง ลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัส (Generator Emulation Controls, GEC) ใน 2 ประเด็นคือ

- 1. ลักษณะสมบัติทางไฟฟ้า (electrical characteristics)
  - ส่วนควบคุมดรูปสำหรับเครื่องกำเนิดไฟฟ้า (droop control systems)
  - การจำลองลักษณะสมบัติของอิมพีแดนซ์ (emulation of impedance)
- 2. ลักษณะสมบัติทางกล (mechanical characteristics)
  - การจำลองความเฉื่อยทางกล (emulation of inertia)
- ลักษณะสมบัติและการควบคุมแบบดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัสในแบบดั้งเดิม
   ลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสที่จะศึกษาแบ่งออกเป็น 4 ส่วนหลักๆ คือ
- 1.2.1. ลักษณะสมบัติทางไฟฟ้า



รูปที่ 1.1 วงจรสมมูลของลักษณะสมบัติทางไฟฟ้าของเครื่องกำเนิดไฟฟ้าซิงโครนัส (ก) วงจรสมมูลเต็ม รูปแบบ (ข) เมื่อประมาณ  $R_{_{
m s}}pprox 0$ 

ลักษณะสมบัติทางไฟฟ้าพื้นฐานของเครื่องกำเนิดไฟฟ้าซิงโครนัสแสดงได้ดังรูปที่ 1.1(ก) แบบจำลองประกอบไปด้วยแรงเคลื่อนไฟฟ้าเหนี่ยวนำภายใน (EMF, **v**, ) อนุกรมกับความต้านทาน ของขดลวดสเตเตอร์ (*R*, ) [5]ผลรวมของความเหนี่ยวนำที่เกิดจากปฏิกิริยาอาร์เมเจอร์ (armature reaction effect) และความเหนี่ยวนำตัวเอง (self-inductance) คือ ความเหนี่ยวนำซิงโครนัส (synchronous inductance, *L*, ) เมื่อพิจารณากระแสที่ไหลในขดลวดของเครื่องกำเนิดไฟฟ้า ซิงโครนัสจะถูกกำหนดโดยผลต่างระหว่างแรงเคลื่อนไฟฟ้าเหนี่ยวนำและแรงดันด้านออกของเครื่อง กำเนิดไฟฟ้า สำหรับความต้านทานของขดลวดสเตเตอร์จะออกแบบให้มีค่าน้อยมากเพื่อลดกำลังการ สูญเสียของเครื่องกำเนิดไฟฟ้าจนสามารถประมาณได้ว่า  $R_s \approx 0$  ได้ในวิทยานิพนธ์นี้ ดังนั้นวงจร สมมูลในรูปที่ 1.1(ก) จึงสามารถลดรูปได้ดังแสดงในรูปที่ 1.1(ข) ส่วนความสัมพันธ์ของขนาดแรง เคลื่อนเหนี่ยวนำภายในจะเป็นสัดส่วนโดยตรงกับขนาดของฟลักซ์แม่เหล็กที่โรเตอร์และความเร็วรอบ ของเครื่องกำเนิดไฟฟ้าซิงโครนัส ดังแสดงในสมการที่ (1.1) สำหรับในทางปฏิบัติการควบคุมขนาด ของแรงเคลื่อนเหนี่ยวนำภายใน ( $\|\mathbf{v}_s\|$ ) จะควบคุมได้จากการการปรับกระแสขดลวดสนาม (field winding) ที่ขดลวดด้านโรเตอร์เพื่อปรับขนาดของฟลักซ์แม่เหล็ก

$$\|\mathbf{v}_s\| \propto \omega_{\text{mech}} \cdot \boldsymbol{\phi} \tag{1.1}$$

โดยที่ **||v**,|| คือ ขนาดแรงเคลื่อนเหนี่ยวนำภายใน  $\omega_{
m mech}$  คือ ความเร็วรอบของเครื่องกำเนิดไฟฟ้า ซิงโครนัส และ Ø คือ ขนาดของฟลักซ์แม่เหล็ก

## 1.2.2. ความสัมพันธ์ของกำลังจริงและกำลังรีแอกทีฟของเครื่องกำเนิดไฟฟ้า



รูปที่ 1.2 เครื่องกำเนิดไฟฟ้าซิงโครนัสที่เชื่อมต่อกับโครงข่าย (ก) วงจรสมมูล (ข) เวกเตอร์ไดอะแกรม

เมื่อพิจารณาว่าเครื่องกำเนิดไฟฟ้าซิงโครนัสที่เชื่อมต่อกับโครงข่ายไฟฟ้าผ่านความเหนี่ยวนำ ซิงโครนัส (synchronous inductance, L,) และมุมแรงบิด (torque angle,  $\delta$ ) ซึ่งเป็นมุมระหว่าง เวกเตอร์แรงดัน **v** และ **v**, ดังแสดงในรูปที่ 1.2 (ก) และ รูปที่ 1.2 (ข) โดยปกติแล้วมุม  $\delta$  จะมี ขนาดเล็ก (ไม่เกิน 20 องศา ที่พิกัดแรงบิด) จึงสามารถประมาณได้ว่า  $\sin \delta \approx \delta$  และ  $\cos \delta \approx 1$ ดังนั้นความสัมพันธ์ของกำลังจริงที่เครื่องกำเนิดไฟฟ้าป้อนเข้าสู่โครงข่ายสามารถแสดงได้ดังสมการที่ (1.2)

$$P_o \approx \frac{\|\mathbf{v}_s\| \cdot \|\mathbf{v}\| \cdot \delta}{\omega \cdot L_s} \qquad \Rightarrow \qquad P_o \propto \delta \tag{1.2}$$

และความสัมพันธ์ของกำลังรีแอกทีฟที่เครื่องกำเนิดไฟฟ้าป้อนเข้าสู่โครงข่ายแสดงได้ดังสมการที่ (1.3)

$$Q_o \approx \frac{\|\mathbf{v}\| \cdot \left(\|\mathbf{v}_s\| - \|\mathbf{v}\|\right)}{\omega \cdot L_s} \qquad \Rightarrow \qquad Q_o \propto \left(\|\mathbf{v}_s\| - \|\mathbf{v}\|\right) \tag{1.3}$$

จากความสัมพันธ์ของสมการที่ (1.2) และ (1.3) จะเห็นได้ว่าค่ากำลังจริงจะสัมพันธ์กับมุม *S* ซึ่ง สะท้อนถึงความถี่ของโครงข่าย *w* ในขณะที่กำลังรีแอกทีฟจะสัมพันธ์กับผลต่างระหว่างขนาดแรง เคลื่อนเหนี่ยวนำและแรงดันโครงข่ายที่จุดเชื่อมต่อ

## 1.2.3. การควบคุมดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส

การควบคุมสัดส่วนการผลิตกำลังงานของเครื่องกำเนิดไฟฟ้าซิงโครนัสแต่ละตัวที่ต่อขนานกัน ในโครงข่ายไฟฟ้ามีอยู่หลายวิธี[6] เช่น การควบคุมแบบรวมศูนย์ (centralized control) และวิธีการ แบ่งโหลดเฉลี่ย (average load sharing) เป็นต้น แต่วิธีการดังกล่าวจำเป็นต้องมีข่ายเชื่อมโยงการ สื่อสารแบนด์วิดท์สูง (high-bandwidth communication links) เพื่อติดต่อสื่อสารให้เครื่องกำเนิด ไฟฟ้าแต่ละตัวผลิตกำลังงานเท่าใดให้เพียงพอต่อความต้องการของโหลด ดังนั้นวิธีการควบคุมแบบ ดังกล่าวจึงมีข้อจำกัดสำหรับการควบคุมเครื่องกำเนิดไฟฟ้าแต่ละตัวที่อยู่ห่างไกลกันมากๆ การ ควบคุมแบบดรูป (droop control) จึงถูกใช้เป็นวิธีการควบคุมสัดส่วนการผลิตกำลังงานของเครื่อง กำเนิดไฟฟ้าโดยปราศจากการใช้การติดต่อสื่อสารดังกล่าว วิธีนี้จึงสามารถลดข้อจำกัดในเรื่อง การ สื่อสารและตำแหน่งที่ตั้งของแหล่งพลังงานที่อยู่ห่างไกลกัน อีกทั้งยังเพิ่มสมรรถนะของการผลิตกำลัง งานให้แก่โครงข่ายอีกด้วย สำหรับโครงข่ายไฟฟ้าเมื่อความเหนี่ยวนำในระบบส่ง/จำหน่ายมีนัยสำคัญ อาทิเช่น ความเหนี่ยวนำของสายส่ง ความเหนี่ยวนำซิงโครนัสของเครื่องกำเนิดไฟฟ้าซิงโครนัสและ ความเหนี่ยวนำรั่วไหลของหม้อแปลง เป็นต้น การควบคุมแบบดรูปจะอาศัยการปรับการจ่ายกำลังจริง ตามการเปลี่ยนแปลงของความถี่โครงข่ายและปรับการจ่ายกำลังรีแอกทีฟตามการเปลี่ยนแปลงของ แรงดันรอบๆค่าพิกัดของความถี่และแรงดันตามลำดับ แสดงดังสมการที่ (1.4) และ (1.5)

$$f - f_0 = -k_p \left( P - P_0 \right) \tag{1.4}$$

$$V - V_0 = -k_q \left( Q - Q_0 \right) \tag{1.5}$$

โดยที่  $f_0$  คือค่าปกติของความถี่และ  $V_0$  คือค่าปกติของแรงดัน  $P_0$  และ  $Q_0$  คือค่าคำสั่งของกำลังจริง ปฐมภูมิและค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิ โดยมีอัตราขยาย  $k_p$  และ  $k_q$  เป็นสัมประสิทธิ์ที่กำหนด ความชั้นของการควบคุมแบบดรูป ระบบควบคุมจะจ่ายกำลังจริงทุติภูมิ P และกำลังรีแอกทีฟทุติภูมิ Q เข้าสู่ระบบที่จุดทำงานที่ความถี่และแรงดันค่าหนึ่งๆ (f,V) ดังแสดงในรูปที่ 1.3 สำหรับการ ควบคุมดรูปของกำลังจริงที่จะกล่าวถึงในรูปที่ 1.3 (ก) จะเน้นเฉพาะส่วนที่เครื่องกำเนิดไฟฟ้าจ่าย กำลังจริงเข้าสู่โครงข่ายทิศทางเดียว ดังนั้นกำลังจริงจะมีเครื่องหมายเป็นบวกเท่านั้นแต่กำลังจริง อาจจะมีเครื่องหมายเป็นลบได้สำหรับโรงไฟฟ้าที่รับกำลังจริงจากโครงข่ายได้แก่ โรงไฟฟ้าที่มี แบตเตอรี่สะสมพลังงาน (batteries energy storage, BES) ส่วนการควบคุมดรูปของกำลังรีแอกรีฟ ดังแสดงในรูปที่ 1.3 (ข) เครื่องกำเนิดไฟฟ้าสามารถรับและจ่ายกำลังรีแอกทีฟเข้าสู่โครงข่ายได้ทั้ง 2 ทิศทาง ดังนั้นกำลังรีแอกทีฟจะมีเครื่องหมายได้ทั้งบวกและลบ



รูปที่ 1.3 ลักษณะสมบัติการควบคุมดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส (ก) การควบคุมดรูปของ กำลังจริงและความถี่ (ข) การควบคุมดรูประหว่างกำลังรีแอกทีฟและขนาดแรงดัน

#### 1.2.4. ลักษณะสมบัติทางกล

ลักษณะสมบัติพื้นฐานทางกลของเครื่องกำเนิดไฟฟ้าซิงโครนัสที่จะศึกษาคือ ความเฉื่อยทาง กล (mechanical Inertia) ความเฉื่อยทางกลรวมของระบบไฟฟ้ากำลังจะรวมทั้งความเฉื่อยทางกล ของเครื่องกำเนิดไฟฟ้าและความเฉื่อยทางกลของต้นกำลัง (prime mover) รูปที่ 1.4 แสดงถึงเครื่อง กำเนิดไฟฟ้าซิงโครนัสซิงโครนัสที่มีการเชื่อมร่วมทางกล (mechanical coupling) กับต้นกำลัง



รูปที่ 1.4 ไดอะแกรมของเครื่องกำเนิดไฟฟ้าซิงโครนัสที่เชื่อมต่อกับโครงข่ายไฟฟ้า

พลังงานจลน์ที่สะสมในความเฉื่อยทางกลรวม (inertia, J) เมื่อเครื่องกำเนิดไฟฟ้าทำงานที่ความเร็ว รอบ  $\omega_{
m mech}$  สามารถคำนวณได้จากสมการที่ (1.6)

$$E_{\text{kenetic}} = \frac{1}{2} \cdot J \cdot \omega_{\text{mech}}^2 \tag{1.6}$$

โดยที่ความเร็วโรเตอร์จะสัมพันธ์กับความถี่ทางไฟฟ้าของแรงดันและกระแสที่ขดลวดสเตเตอร์  $\omega_{\rm mech} = \omega/n$  และ *n* คือ จำนวนคู่ขั้วของโรเตอร์และ  $\omega$  คือ ความถี่ทางไฟฟ้าของแรงดันและ กระแสที่ขดลวดสเตเตอร์ อัตราการเปลี่ยนแปลงพลังงานจลน์ที่สะสมสามารถดังแสดงในสมการที่ (1.7)

$$P_{\rm in} - P_{\rm out} = \frac{dE_{\rm kenetic}}{dt} = J \cdot \omega_{\rm mech} \cdot \frac{d\omega_{\rm mech}}{dt}$$
(1.7)

อัตราการเปลี่ยนแปลงพลังงานจลน์จะแสดงถึงผลต่างของกำลังด้านเข้า ( P<sub>in</sub> ) และกำลังด้านออก ( P<sub>out</sub> ) เมื่อละเลยกำลังสูญเสีย จากสมการที่ (1.6) และ (1.7) เมื่อพิจารณาการเปลี่ยนแปลงของความถี่ ขนาดเล็กรอบๆความถี่ปกติจะพบว่าความเฉื่อยทางกลจะเป็นสัดส่วนผกผันกับความถี่ของโครงข่าย ดังแสดงได้ในสมการที่ (1.8)

$$\Delta \omega = \frac{n^2}{J \cdot \omega_0} \cdot \int (P_{\rm in} - P_{\rm out}) \cdot dt \tag{1.8}$$

โดยที่ ∆*ω* คือการเปลี่ยนแปลงความถี่ในช่วงแคบรอบๆความถี่ปกติ (nominal frequency, *ω*<sub>0</sub>) พลังงานจลน์ที่สะสมในโมเมนต์ความเฉื่อยทางกลของเครื่องกำเนิดไฟฟ้ามีกลไกในการรักษา เสถียรภาพทางความถี่ในระบบไฟฟ้ากำลังดังนี้ เมื่อเกิดความไม่สมดุลระหว่างกำลังที่ผลิตและกำลังที่ โหลด (เช่น กำลังที่โหลดมากกว่ากำลังที่ผลิต) พลังงานจลน์ที่สะสมอยู่จะถูกปลดปล่อยออกมาเพื่อ ตอบสนองต่อโหลดในสภาวะชั่วครู่ ความเร็วโรเตอร์และความถี่ของโครงข่ายจะลดลงโดยขึ้นอยู่กับ ขนาดของโมเมนต์ความเฉื่อยทางกล ระบบควบคุมการผลิตอัตโนมัติ (Automatic Generation Control, ACG) จึงสั่งเพิ่มกำลังการผลิตเพื่อปรับความเร็วและความถี่ให้เพิ่มขึ้นและรักษาสมดุลกับ โหลดที่เพิ่มขึ้น ระบบที่มีโมเมนต์ความเฉื่อยทางกลรวมมากจะมีพลังงานจลน์สะสมอยู่มากและจะ ตอบสนองต่อการเปลี่ยนแปลงของโหลดในสภาวะชั่วครู่ได้ดี กล่าวคือลักษณะสมบัติความเฉื่อยทางกล จะสามารถช่วยลดการแกว่งของความถี่ที่เกิดจากความแตกต่างระหว่างกำลังที่ผลิตและกำลังที่โหลด ซึ่งเป็นคุณสมบัติที่สามารถช่วยรักษาเสถียรภาพทางความถี่ของโครงข่ายไฟฟ้า

## 1.3. การจำแนกประเภทของอินเวอร์เตอร์ในระบบผลิตไฟฟ้า

อินเวอร์เตอร์ในระบบผลิตไฟฟ้าสามารถจำแนกได้หลากหลายประเภทขึ้นอยู่กับเกณฑ์ในการ ตัดสิน เช่น ลักษณะการทำงานและการเชื่อมต่อกับโครงข่าย การใช้หม้อแปลง รูปแบบของการแปลง ผันพลังงาน รูปแบบการเชื่อมต่ออินเวอร์เตอร์เข้ากับแผงโฟโตวอลเทอิก เป็นต้น การแบ่งประเภทของ อินเวอร์เตอร์ที่กล่าวถึงจะใช้ลักษณะการทำงานและการเชื่อมต่อกับโครงข่ายเป็นเกณฑ์จะสามารถ จำแนกได้ 3 ประเภท ได้แก่ อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย อินเวอร์เตอร์แบบสร้าง โครงข่าย และอินเวอร์เตอร์แบบมีส่วนช่วยสนับสนุนโครงข่าย[6]

## 1.3.1. อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters)

อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters) หรืออินเวอร์เตอร์ แบบเชื่อมต่อโครงข่าย (grid-connected inverters) โครงสร้างของอินเวอร์เตอร์ดังกล่าวสามารถ แสดงด้วยแหล่งจ่ายกระแส i\* ขนานกับอิมพีแดนซ์ด้านออก Z ที่มีค่าสูงและเชื่อมต่อกับโครงข่ายดัง แสดงในรูปที่ 1.5 อินเวอร์เตอร์ประเภทนี้จะต้องทำงานในลักษณะขนานโครงข่ายไฟฟ้าหรือ อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่ายตัวอื่นๆหรือเครื่องกำเนิดไฟฟ้าตัวอื่นๆ และ อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่ายนี้ ในทางปฏิบัติอินเวอร์เตอร์นี้จะไม่สามารถทำงานใน โหมดไม่เชื่อมต่อโครงข่าย (stand-alone mode) อินเวอร์เตอร์ในระบบผลิตไฟฟ้าส่วนใหญ่จะทำงาน ในโหมดนี้เช่น การติดตามการจ่ายกำลังงานสูงสุด การควบคุมการจ่ายกำลังจริงและกำลังรีแอกทีฟ เป็นต้น และสามารถมีส่วนร่วมในการช่วยโครงข่ายรักษาเสถียรภาพของแรงดันและความถื่ได้โดย อาศัยการปรับการจ่ายกำลังจริง  $P^*$  และกำลังรีแอกทีฟ  $Q^*$ เข้าสูโครงข่ายที่จุดเชื่อมต่อ



รูปที่ 1.5 แบบจำลองอย่างง่ายของอินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters) หรืออินเวอร์เตอร์แบบเชื่อมต่อโครงข่าย (grid-connected inverters)

#### 1.3.2. อินเวอร์เตอร์แบบสร้างโครงข่าย (grid-forming inverters)

อินเวอร์เตอร์แบบสร้างโครงข่าย (grid-forming inverters) หรืออินเวอร์เตอร์แบบไม่ เชื่อมต่อโครงข่าย (stand-alone inverters) สามารถแสดงได้ด้วยแหล่งจ่ายแรงดัน **v**<sup>\*</sup> ต่ออนุกรม ผ่านอิมพีแดนซ์เชื่อมโยง (link impedance) Z ดังแสดงในรูปที่ 1.6 โดยปกติอิมพีแดนซ์ด้านออกนี้ จะมีค่าต่ำ การจ่ายกำลังจริงและกำลังรีแอกทีฟไปยังโหลดหรือจุดเชื่อมต่อจะขึ้นอยู่กับขนาดของ อิมพีแดนซ์ดังกล่าว ในทางปฏิบัติอินเวอร์เตอร์ชนิดนี้จะไม่เชื่อมต่อกับโครงข่าย เมื่อโครงข่ายไฟฟ้า เกิดความผิดปกติหรือไฟฟ้าดับ อินเวอร์เตอร์นี้จะประพฤติตนเป็นแหล่งจ่ายแรงดันแทนโครงข่าย ไฟฟ้าหรือทำงานในโหมดเครื่องสำรองไฟฟ้า (Uninterruptible Power Supply, UPS) สำหรับระบบ ผลิตไฟฟ้าไมโครกริด (microgrid) อินเวอร์เตอร์นี้จะทำหน้าที่สร้างแรงดัน **v**<sup>\*</sup> และความถี่  $\omega^*$  เพื่อ เป็นตัวอ้างอิงให้กับอินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่ายตัวอื่นหรือแหล่งผลิตไฟฟ้าตแบบ กระจายตัวตัวอื่นๆที่มาต่อขนานเพิ่ม



รูปที่ 1.6 แบบจำลองอย่างง่ายของอินเวอร์เตอร์แบบสร้างโครงข่าย (grid-forming inverters) หรือ อินเวอร์เตอร์แบบไม่เชื่อมต่อโครงข่าย (stand-alone inverters)

## 1.3.3. อินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters)

อินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters) สามารถ จำแนกออกได้เป็น 2 ประเภทย่อยได้แก่ อินเวอร์เตอร์ที่มีลักษณะสมบัติเป็นแหล่งจ่ายกระแสและ อินเวอร์เตอร์ที่ลักษณะสมบัติเป็นแหล่งจ่ายแรงดัน

## 1.3.3.1. อินเวอร์เตอร์ที่มีลักษณะสมบัติเป็นแหล่งจ่ายกระแส

รูปที่ 1.7 แสดงถึงแหล่งจ่ายกระแส  $i^*$  ที่มีอิมพีแดนซ์ด้านออก Z ที่มีค่าสูงต่อ ขนานและเชื่อมต่อกับโครงข่ายไฟฟ้า อินเวอร์เตอร์จะทำหน้าที่หลักคล้ายคลึงกับ อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่ายในหัวข้อ 1.3.1 เพื่อจ่ายกำลังจริงและกำลังรี แอกทีฟเข้าสู่โครงข่าย และยังมีทำหน้าเพิ่มเติมในการปรับการจ่ายกำลังจริง  $P^{**}$  อัตโนมัติ เพื่อรักษาเสถียรภาพของความถี่และปรับการจ่ายกำลังรีแอกทีฟ  $Q^{**}$  อัตโนมัติเพื่อรักษา เสถียรภาพของแรงดัน ซึ่งขึ้นอยู่กับสถานะของความถี่ f และแรงดัน V ในขณะนั้น ในทาง ปฏิบัติการทำงานของอินเวอร์เตอร์ในโหมดนี้คือ การควบคุมแบบดรูป (droop control)



รูปที่ 1.7 แบบจำลองอย่างง่ายของอินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters) และมีลักษณะสมบัติเป็นแหล่งจ่ายกระแส

#### 1.3.3.2. อินเวอร์เตอร์ที่มีลักษณะสมบัติเป็นแหล่งจ่ายแรงดัน

รูปที่ 1.8 แสดงถึงแหล่งจ่ายแรงดัน  $\mathbf{v}^*$  ต่ออนุกรมผ่านอิมพีแดนซ์ด้านออก Z ที่มี ค่าต่ำและทำหน้าที่หลักคล้ายคลึงกับอินเวอร์เตอร์แบบสร้างโครงข่ายในหัวข้อ 1.3.2 อินเวอร์เตอร์นี้จะมีโหมดการทำงานที่ช่วยโครงข่ายไฟฟ้าบริหารจัดการจ่ายกำลังจริง  $P^*$ และกำลังรีแอกทีฟ  $Q^*$  ให้สมดุลต่อความต้องการโหลดผ่านค่าคำสั่งการควบคุมความถี่  $\omega^{**}$ แรงดัน  $E^{**}$  ตามลำดับ ซึ่งมีหลักการเช่นเดียวกับการขนานเครื่องกำเนิดไฟฟ้าซิงโครนัสใน โรงไฟฟ้า การควบคุมดังกล่าวยังสามารถจำลองลักษณะสมบัติของแหล่งจ่ายแรงดันที่พึง ประสงค์ได้จากวงรอบควบคุมแรงดันได้แก่ การจำลองลักษณะสมบัติของอิมพีแดนซ์เสมือน ในทางปฏิบัติอินเวอร์เตอร์ชนิดนี้สามารถทำงานได้ทั้งในโหมดเชื่อมต่อโครงข่ายและไม่ เชื่อมต่อโครงข่าย อินเวอร์เตอร์ที่ทำงานในโหมดนี้ได้แก่ อินเวอร์เตอร์ไมโครกริดที่มีส่วน บริหารการจัดการพลังงาน



รูปที่ 1.8 แบบจำลองอย่างง่ายของอินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters) และมีลักษณะสมบัติเป็นแหล่งจ่ายแรงดัน

## 1.4. ลักษณะสมบัติและการควบคุมอินเวอร์เตอร์โฟโตวอลเทอิกแบบดั้งเดิม

วิธีการควบคุมอินเวอร์เตอร์โฟโตวอลเทอิกแบบดั้งเดิมจะให้ความสำคัญแก่การควบคุมกำลัง จริงเข้าสู่โครงข่ายให้ได้ค่าสูงสุด (Maximum Power Point Tracking, MPPT) เมื่อโครงข่ายเกิด ความผิดพร่องของแรงดันหรือความถี่ อินเวอร์เตอร์จะตัดตัวเองออกจากโครงข่ายตามข้อกำหนดการ เชื่อมต่อโครงข่ายตามระยะเวลาปลดวงจรดังแสดงในตารางที่ 1.1 โดยที่ไม่ได้มีส่วนช่วยสนับสนุน เสถียรภาพของโครงข่ายในระหว่างโครงข่ายไฟฟ้าเกิดความผิดพร่องแต่อย่างใด ในกรณีที่มีระบบผลิต ไฟฟ้าแบบกระจายตัวที่ใช้อินเวอร์เตอร์จำนวนมาก หากโครงข่ายเกิดความผิดพร่องขึ้นแล้ว อินเวอร์เตอร์ทั้งหมดตัดตัวเองออกจากโครงข่ายจะทำให้เกิดไฟฟ้าดับเป็นวงกว้างได้ ซึ่งส่งผลกระทบ ต่อความน่าเชื่อถือของระบบโครงข่ายไฟฟ้า จึงเป็นอุปสรรค์อย่างมากในการใช้พลังงานหมุนเวียน ปริมาณสูงในโครงข่าย สำหรับการสนับสนุนเสถียรภาพของโครงข่ายที่พิจารณาในวิทยานิพนธ์นี้มี 2 ประเด็นคือเสถียรภาพของแรงดันและเสถียรภาพของความถี่ ซึ่งเป็นไปตามข้อกำหนดการเชื่อมต่อ โครงข่าย ดังแสดงในตารางที่ 1.1

ตารางที่ 1.1 ข้อกำหนดการเชื่อมต่ออินเวอร์เตอร์เข้ากับโครงข่ายที่เกี่ยวข้องกับระยะเวลาปลดวงจร เมื่อแรงดันที่จุดเชื่อมต่อไม่อยู่ในช่วงแรงดันพิกัด

การไฟฟ้านครหลวง[2]		การไฟฟ้าส่วนภูมิภาค[4]	
ระดับแรงดัน line to	ระยะเวลาปลดวงจร	ระดับแรงดัน line to	ระยะเวลาปลดวงจร
neutral (V)	(วินาที)	neutral (V)	(วินาที)
V <115	0.1	V < 50%	0.3
$115 \le V < 200$	2.0	50% <v <90%<="" td=""><td>2.0</td></v>	2.0
$200 \le V < 240$	ทำงานต่อเนื่อง	$90\% \le V < 110\%$	ทำงานต่อเนื่อง
240≤V<311	2	$110\% \le V < 120\%$	1
V≥311	0.05	<i>V</i> ≥120%	0.16

การไฟฟ้าส่วนภูมิภาค[4] ได้กำหนดความถี่การใช้งานปกติเท่ากับ 50 Hz อินเวอร์เตอร์ จะต้องควบคุมความถี่ ณ จุดเชื่อมต่อกับโครงข่ายไฟฟ้าให้อยู่ในเกณฑ์ 50±0.5 Hz และอินเวอร์เตอร์ จะต้องปลดวงจรออกจากโครงข่ายไฟฟ้าภายใน 100 มิลลิวินาที เมื่อความถี่ของโครงข่ายไม่อยู่ในช่วง 48 – 51 Hz

## 1.4.1. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนติดตามกำลังงานสูงสุด

งานวิจัย[7, 8] นำเสนออินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายดังแสดงในรูปที่ 1.9 ที่ได้พัฒนาส่วนควบคุมการติดตามกำลังงานสูงสุด (Maximum Power Point Tracking, MPPT) ตามลักษณะสมบัติของกระแส-แรงดันของเซลล์แสงอาทิตย์ อินเวอร์เตอร์นี้จัดอยู่ในประเภท อินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters) และมีแบบจำลองอย่างง่าย แสดงได้ดังรูปที่ 1.5 โดยที่ค่าคำสั่งกำลังจริง **P**\* ได้มาจากส่วนควบคุมการติดตามกำลังงานสูงสุด จะ เห็นได้ว่าระบบควบคุมจะเน้นเพียงแต่การจ่ายกำลังจริงสูงสุดเข้าสู่โครงข่ายเท่านั้น โดยที่ไม่มีส่วนช่วย สนับสนุนเสถียรภาพของโครงข่ายแต่อย่างใด จึงทำให้เกิดผลเสียต่อโครงข่ายไฟฟ้าหลายประการ ได้แก่

- ในกรณีที่โรงไฟฟ้าตั้งอยู่ห่างไกลจากสถานีไฟฟ้าย่อย เมื่อระบบผลิตไฟฟ้าจากพลังงาน แสงอาทิตย์ผลิตได้มากแต่มีความต้องการโหลดน้อย จะทำให้เกิดปรากฏการณ์แรงดัน เกิน (overvoltage) ได้ ส่งผลให้อินเวอร์เตอร์ต้องปลดวงจรออกตามข้อกำหนดการ เชื่อมต่อโครงข่ายในตารางที่ 1.1 ทำให้โรงไฟฟ้าเสียโอกาสในการขายไฟฟ้า
- ในแง่ของผู้ควบคุมโครงข่ายไฟฟ้า เช่น การไฟฟ้าฝ่ายผลิต ต้องแบกรับภาระในการรักษา เสถียรภาพของโครงข่ายทั้งความถี่และแรงดันอยู่เพียงผู้เดียว ทำให้การไฟฟ้าจะต้อง ติดตั้งอุปกรณ์รักษาระดับแรงดันอื่นๆเพิ่มเติม เช่น รีแอกเตอร์ขนาน (shunt reactors) หรือตัวเก็บประจุขนาน (shunt capacitors) เป็นต้น



รูปที่ 1.9 ระบบควบคุมอินเวอร์เตอร์แบบเชื่อมต่อโครงข่ายไฟฟ้าที่มีส่วนติดตามกำลังงานสูงสุด

## 1.4.2. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมกำลังรีแอกทีฟ

งานวิจัย[9] นำเสนอินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายดังแสดงในรูปที่ 1.10 ที่ ได้พัฒนาส่วนควบคุมกำลังรีแอกทีฟเพื่อสนับสนุนโครงข่ายไฟฟ้าในแง่ของแรงดันพร้อมทั้งกำหนด เงื่อนไขในการควบคุมแรงดันที่จุดเชื่อมต่อทั้งในการทำงานในภาวะปกติ ภาวะแรงดันตกและภาวะ แรงดันเกิน อีกทั้งยังนำเสนอแนวคิดในการทำงานของอินเวอร์เตอร์ผ่านช่วงความผิดพร่อง (Fault Ride Through, FRT) ซึ่งเป็นสภาวะที่แรงดันของโครงข่ายมีขนาดต่ำที่สุด อินเวอร์เตอร์นี้จัดอยู่ใน ประเภทอินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่โครงข่าย (grid-feeding inverters) และมีแบบจำลอง อย่างง่ายแสดงได้ดังรูปที่ 1.5 ระบบควบคุมจะควบคุมกำลังจริงผ่านวงรอบควบคุมกระแสในแกน d ซึ่งคำนวณมาจากส่วนติดตามกำลังงานสูงสุด และควบคุมกำลังรีแอกทีฟผ่านวงรอบควบคุมกระแสใน แกน q ซึ่งคำนวณมาจากวงรอบควบคุมแรงดันและมีส่วนช่วยสนับสนุนโครงข่ายในแง่ของแรงดัน จะ เห็นได้ว่าระบบควบคุมอินเวอร์เตอร์ดังแสดงในรูปที่ 1.10 จะเน้นทั้งในส่วนจ่ายกำลังงานสูงสุดเข้าสู่ โครงข่ายและส่วนช่วยสนับสนุนโครงข่ายในแง่ของแรงดัน แต่อย่างไรก็ตามระบบควบคุมดังกล่าวจะ ยังมีข้อจำกัดในการทำงานบางประการเช่น

- เมื่อมีอินเวอร์เตอร์ที่ควบคุมในลักษณะเดียวกันขนานกันในโครงข่าย (paralleloperation inverters) หลายตัว อาจจะทำให้แรงดันที่จุดเชื่อมต่อเกิดการแกว่งได้
- ลักษณะสมบัติของโครงข่ายเป็นแหล่งจ่ายแรงดันโดยธรรมชาติซึ่งจะมีระดับแรงดัน ค่อนข้างจะคงที่ ดังนั้นอินเวอร์เตอร์อาจจะไม่สามารถควบคุมแรงดันที่จุดเชื่อมต่อให้ มีค่าเท่ากับค่าคำสั่งได้ เนื่องจากโครงข่ายไฟฟ้าเป็นตัวกำหนดขนาดของแรงดัน
- 3.) ระบบควบคุมดังกล่าวยังขาดส่วนช่วยสนับสนุนโครงข่ายในแง่ของความถื่อีกด้วย



รูปที่ 1.10 ระบบควบคุมอินเวอร์เตอร์แบบเชื่อมต่อโครงข่ายไฟฟ้าที่มีส่วนควบคุมกำลังรีแอกทีฟ

## 1.4.3. อินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมดรูป

งานวิจัย[6] นำเสนออินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายดังแสดงในรูปที่ 1.11 ได้พัฒนาส่วนควบคุมดรูปเพื่อสนับสนุนโครงข่ายในแง่ของความถี่และแรงดัน โดยที่ระบบควบคุมจะ ปรับการจ่ายกำลังจริงเข้าสู่โครงข่ายเพื่อรักษาเสถียรภาพของความถี่และปรับการจ่ายกำลังรีแอกทีฟ เข้าสู่โครงข่ายเพื่อรักษาเสถียรภาพของแรงดัน ซึ่งขึ้นอยู่กับสถานะของความถี่และแรงดันในขณะนั้นๆ อินเวอร์เตอร์นี้จัดอยู่ในประเภทอินเวอร์เตอร์ที่มีฟังก์ชันช่วยสนับสนุนโครงข่าย (grid-supporting inverters) ที่มีลักษณะสมบัติเป็นแหล่งจ่ายกระแสและมีแบบจำลองอย่างง่ายแสดงได้ดังรูปที่ 1.7 ส่วนควบคุมแบบดรูปจะอาศัยหลักการเดียวกับการควบคุมแบบดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส ในหัวข้อ 1.2.3



รูปที่ 1.11 ระบบควบคุมอินเวอร์เตอร์โฟโตวอลเทอิกแบบเชื่อมต่อโครงข่ายที่มีส่วนควบคุมดรูป ตารางที่ 1.2 ความสัมพันธ์ของอิมพีแดนซ์ของโครงข่ายกับส่วนควบคุมแบบดรูป[6, 10]

อิมพีแดนซ์ของโครงข่าย	สมการความสัมพันธ์ของส่วนควบคุมแบบดรูป
Inductive Grid ( $X \gg R$ )	$f - f_0 = -k_p \left( P - P_0 \right)$
โครงข่ายแรงดันสูง High Voltage line	$V - V_0 = -k_q \left( Q - Q_0 \right)$
Resistive Grid ( $R \gg X$ )	$f - f_0 = k_q \left( Q - Q_0 \right)$
โครงข่ายแรงดันต่ำ Low Voltage line	$V - V_0 = -k_p \left( P - P_0 \right)$
โครงข่ายในรูปแบบทั่วไป (general case)	$f - f_0 = -k_p \frac{X}{Z} (P - P_0) + k_q \frac{R}{Z} (Q - Q_0)$
เมื่อ Z = R + jX	$V - V_0 = -k_p \frac{R}{Z} (P - P_0) - k_q \frac{X}{Z} (Q - Q_0)$

จากตารางที่ 1.2 จะเห็นได้ว่าความสัมพันธ์ของความถี่กับกำลังจริงและความสัมพันธ์ของ แรงดันกับกำลังรีแอกทีฟจะเป็นจริงก็ต่อเมื่ออิมพีแดนซ์ของโครงข่ายมีรีแอกแตนซ์เป็นส่วนใหญ่หรือ  $X \gg R$  สำหรับโครงข่ายแรงดันต่ำเช่น ระบบผลิตไฟฟ้าไมโครกริด อิมพีแดนซ์ของโครงข่ายจะมี ความต้านทานเป็นส่วนใหญ่หรือ  $R \gg X$  ดังนั้นความสัมพันธ์ของความถี่จะขึ้นอยู่กับกำลังรีแอกทีฟ และความสัมพันธ์ของแรงดันจะขึ้นอยู่กับกำลังจริง โดยที่  $k_p$  และ  $k_q$  คือสัมประสิทธิ์การควบคุมดรูป ของกำลังจริงและกำลังรีแอกทีฟ ตามลำดับ

ถึงแม้ว่าส่วนควบคุมแบบดรูปจะมีส่วนช่วยสนับสนุนโครงข่ายได้ดีแต่ก็มีข้อจำกัดในเรื่อง จำเป็นต้องทราบพารามิเตอร์ของโครงข่าย (X และ R) จึงจะสามารถควบคุมความถี่และแรงดันของ โครงข่ายได้ไปในทิศทางที่ถูกต้องและมีสมรรถนะที่ดี ซึ่งเป็นเรื่องเรื่องยุ่งยากสำหรับโครงข่ายขนาด ใหญ่ที่มีความซับซ้อน

งานวิจัย[11] ได้พัฒนาส่วนควบคุมแบบดรูปเมื่อพิจารณาอิมพีแดนซ์ของโครงข่ายในรูปแบบ ทั่วไป (general case) ของตารางที่ 1.2 โดยอาศัยวิธีการปรับตัว (Adaptive Neuro-Fuzzy Inference system, ANFIS) ซึ่งเป็นวิธีที่ไม่จำเป็นต้องทราบโครงสร้างอิมพีแดนซ์ของโครงข่าย สามารถสนับสนุนโครงข่ายได้เมื่อเกิดการเปลี่ยนแปลงของโหลดได้อย่างแม่นยำ แต่ก็ต้องอาศัยการ คำนวณที่ซับซ้อน (5 ลำดับขั้น) และต้องใช้วิธีการทำซ้ำ (iterative method) เพื่อให้ได้ค่าความ ผิดพลาดที่ต่ำ (เช่น 0.00001 ms) จึงทำให้ไม่เหมาะสมกับโครงข่ายที่มีขนาดใหญ่และซับซ้อน

งานวิจัย[12] ได้พัฒนาส่วนควบคุมแบบดรูปโดยอาศัยการจำลองอิมพีแดนซ์ค่าจำกัดด้าน ออก (Emulation of a finite-output impedance) ซึ่งเป็นวิธีที่ไม่จำเป็นต้องทราบโครงสร้าง อิมพีแดนซ์ของโครงข่ายเช่นกันและสามารถสนับสนุนโครงข่ายได้เช่นกัน วิธีนี้ใช้ตัวประมาณแบบคาล์ มาน (Kalman estimator) และตัวควบคุมแบบกำลังสองเชิงเส้น (linear quadratic regulator) ซึ่ง เป็นสมการเชิงอนุพันธ์ ดังนั้นการแก้สมการเชิงอนุพันธ์จะต้องประยุกต์บนโดเมนตัวแปรสถานะ (state space domain) จึงทำให้การคำนวณซับซ้อน

จะเห็นว่าในงานวิจัย[11, 12] จะมีข้อจำกัดในด้านการคำนวณที่ยุ่งยากและซับซ้อนที่จะทำให้ การควบคุมแบบดรูปสามารถสนับสนุนโครงข่ายไปในทิศทางที่ถูกต้อง อีกทั้งการประยุกต์ใช้ ความสัมพันธ์ของการควบคุมแบบดรูปในระบบที่ไม่ทราบความสัมพันธ์ของโครงสร้างอิมพีแดนซ์หรือ ระบบที่มีความต้านทานเป็นส่วนใหญ่เช่นกรณีสายส่งในระบบแรงต่ำ ระบบไมโครกริด จะส่งผลต่อ สมรรถนะการควบคุมแบบดรูป

## 1.5. สรุปปัญหาและข้อจำกัดในงานวิจัยที่ผ่านมาในอดีต

ถึงแม้ว่าการพัฒนาระบบควบคุมอินเวอร์เตอร์ในงานวิจัย [6, 7, 9, 11, 12] จะมีส่วนช่วย สนับสนุนโครงข่ายไฟฟ้าด้วยวิธีการควบคุมกำลังรีแอกทีฟและการพัฒนาส่วนควบคุมแบบดรูปซึ่งเป็น การสนับสนุนโครงข่ายในสภาวะอยู่ตัว แต่ยังขาดการสนับสนุนโครงข่ายในแง่พลวัตของความถึ่ (dynamic frequency regulation) อีกทั้งยังขาดฟังก์ชันการควบคุมให้มีลักษณะสมบัติของ อิมพีแดนซ์ของเครื่องกำเนิดไฟฟ้าซิงโครนัส อีกทั้งยังขาดการออกแบบระบบควบคุมอินเวอร์เตอร์ เพื่อให้สอดคล้องกับข้อกำหนดการเชื่อมต่อโครงข่ายไฟฟ้าอีกด้วย

## 1.6. วัตถุประสงค์ของวิทยานิพนธ์

งานวิจัยนี้มีวัตถุประสงค์เพื่อพัฒนาอินเวอร์เตอร์ยุคใหม่ที่มีการจำลองลักษณะสมบัติของ เครื่องกำเนิดไฟฟ้าซิงโครนัสในแบบดังเดิมใน 3 ประเด็น คือ

- พึงก์ชันการควบคุมแบบดรูป ทำหน้าที่สนับสนุนโครงข่ายของความถี่และขนาดแรงดันซึ่งใช้ หลักการควบคุมเช่นเดียวกับการควบคุมแบบดรูปของเครื่องกำเนิดไฟฟ้าซิงโครนัส
- 2.) ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล ซึ่งเป็นรูปแบบการสะสมพลังงานจลน์ชนิดหนึ่ง จะทำหน้าที่ช่วยสนับสนุนโครงข่ายโดยควบคุมลักษณะทางพลวัตของความถื่
- 3.) ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ วัตถุประสงค์หลักคือเพื่อให้อินเวอร์เตอร์มี ลักษณะสมบัติของอิมพีแดนซ์เช่นเดียวกับความเหนี่ยวนำซิงโครนัสในเครื่องกำเนิดไฟฟ้า ซิงโครนัส และเสริมสมรรถนะการควบคุมแบบดรูปให้สามารถสนับสนุนโครงข่ายในแง่ของ ความถี่และแรงดันไปในทิศทางที่ถูกต้อง

## 1.7. ประโยชน์ที่คาดว่าจะได้รับด้านวิชาการและด้านประยุกต์

- เป็นแนวทางในการพัฒนาอินเวอร์เตอร์สำหรับระบบผลิตไฟฟ้าแบบกระจายตัวที่มีฟังก์ชัน การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัส
- ทำให้หน่วยงานที่ดูแลโครงข่ายไฟฟ้าสามารถใช้วิธีการบริหารจัดการโครงข่ายที่มีอยู่เดิม จัดการกับระบบผลิตไฟฟ้าแบบกระจายตัวได้เหมือนระบบผลิตไฟฟ้าจากเครื่องกำเนิดไฟฟ้า ซิงโครนัส
- เป็นการพัฒนาฟังก์ชันการทำงานของอินเวอร์เตอร์ที่มีส่วนช่วยสนับสนุนเสถียรภาพของ ความถื่และแรงดันของโครงข่ายไฟฟ้าภายใต้ข้อกำหนดการเชื่อมต่อโครงข่าย
- 4.) เป็นการช่วยสนับสนุนการใช้ระบบผลิตไฟฟ้าจากพลังงานทดแทนปริมาณสูงในโครงข่ายได้
- รองรับต่อข้อกำหนดการเชื่อมต่อโครงข่ายที่มีการกำหนดฟังก์ชันการจำลองลักษณะสมบัติ ของเครื่องกำเนิดไฟฟ้าซิงโครนัสที่อาจจะมีผลบังคับใช้ในอนาคต

## 1.8. ขอบเขตวิทยานิพนธ์

- ออกแบบระบบควบคุมอินเวอร์เตอร์ที่มีการจำลองลักษณะสมบัติของเครื่องกำเนิดซิงโครนัส ใน 3 ฟังก์ชันหลัก ได้แก่ ฟังก์ชันการควบคุมแบบดรูปของกำลังจริงและกำลังรีแอกทีฟ ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล ฟังก์ชันการจำลองลักษณะสมบัติของ อิมพีแดนซ์
- 2.) ทดสอบแนวคิดทางทฤษฎีด้วยการจำลองผลการทำงานโดยใช้โปรแกรมคอมพิวเตอร์ และ พัฒนาฮาร์ดแวร์เพื่อใช้ทดสอบในทางปฏิบัติ

## 1.9. ขั้นตอนและวิธีดำเนินการวิจัย

- 1.) ศึกษาลักษณะสมบัติและการควบคุมของเครื่องกำเนิดไฟฟ้าซิงโครนัส
- 2.) ศึกษาโหมดการควบคุมอินเวอร์เตอร์ที่ใช้ในระบบผลิตไฟฟ้าแบบกระจายตัว
- 3.) ศึกษาหลักการควบคุมกำลังจริงและกำลังรีแอกทีฟสำหรับอินเวอร์เตอร์เชื่อมต่อโครงข่าย
- 4.) ศึกษาและพัฒนาวิธีการควบคุมแบบดรูปสำหรับอินเวอร์เตอร์
- ร.) ศึกษาและพัฒนาการจำลองลักษณะสมบัติของโมเมนต์ความเฉื่อยทางกลสำหรับ
   อินเวอร์เตอร์
- 6.) ศึกษาและพัฒนาการจำลองลักษณะสมบัติของอิมพีแดนซ์สำหรับอินเวอร์เตอร์
- 7.) ออกแบบการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์
- จำลองระบบควบคุมโดยใช้โปรแกรมคอมพิวเตอร์ (MATLAB SIMULINK) เพื่อพิสูจน์หลักการ จำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์ ในทั้ง 3 ประเด็น ดังกล่าว
- 9.) พัฒนาฮาร์ดแวร์เครื่องต้นแบบเพื่อใช้ในการทดสอบการจำลองลักษณะสมบัติของเครื่อง กำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์ใน 3 ประเด็นดังกล่าว
- 10.) เก็บผลการทดสอบที่ได้จากเครื่องต้นแบบ พร้อมสรุปผลการทดสอบ
- 11.) เขียนวิทยานิพนธ์
# บทที่ 2 การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอรเตอร์

รูปที่ 2.1 แสดงภาพรวมการควบคุมอินเวอร์เตอร์สามเฟสสามสายที่มีส่วนจำลองลักษณะ สมบัติและการควบคุมของเครื่องกำเนิดไฟฟ้าซิงโครนัสทั้ง 3 ประเด็นได้แก่ การควบคุมดรูป การ จำลองลักษณะสมบัติของความเฉื่อยทางกล และการจำลองลักษณะสมบัติของอิมพีแดนซ์ อินเวอร์เตอร์เชื่อมต่อเข้ากับโครงข่ายที่จุดเชื่อมต่อร่วม (Point of Common Coupling, PCC) อนุกรมผ่านวงจรกรองผ่านต่ำ LCL filter ในทางปฏิบัติจริงจะใช้แหล่งจ่ายไฟตรงแทนแผงโฟโตวอลเท อิกเชื่อมต่อเข้าที่บัสไฟตรงของอินเวอร์เตอร์ สำหรับอินเวอร์เตอร์ที่ใช้เป็นแบบสามระดับซึ่งจะช่วยลด ผลกระทบจากการแทรกสอดทางแม่เหล็กไฟฟ้า (Electromagnetic Interference, EMI) และระบบ ที่นำเสนอเป็นแบบไร้หม้อแปลง ซึ่งมีข้อดีหลายประการเช่น มีขนาดเล็ก น้ำหนักเบา ประสิทธิภาพสูง กว่าแบบมีหม้อแปลง และมีราคาถูกกว่าแบบมีหม้อแปลง เป็นต้น



รูปที่ 2.1 บล็อกไดอะแกรมของภาพรวมระบบควบคุมอินเวอร์เตอร์ที่มีส่วนจำลองลักษณะสมบัติและ การควบคุมของเครื่องกำเนิดไฟฟ้าซิงโครนัส

### 2.1. ความสัมพันธ์ของกำลังจริงและกำลังรีแอกทีฟของอินเวอร์เตอร์เชื่อมต่อโครงข่าย

กำลังจริงและกำลังรีแอกทีฟในวิทยานิพนธ์นี้จะพิจารณาได้จากผลคูณของแรงดันและกระแส บนกรอบอ้างอิงซิงโครนัส (synchronous reference frame, dq) เมื่อพิจารณาเวกเตอร์ของแรงดัน ในระบบไฟฟ้ากำลังแบบสามเฟสสามสาย เราสามารถหาเวกเตอร์ของแรงดันบนกรอบอ้างอิงอยู่กับที่ (stationary reference frame, *αβ*) โดยใช้เมทริกซ์การแปลงคลาร์ก (Clarke transformation) ดังแสดงในสมการที่ (2.1)

$$\mathbf{v}_{\alpha\beta} = \begin{bmatrix} T_{\alpha\beta} \end{bmatrix} \cdot \mathbf{v}_{abc} \tag{2.1}$$

โดยที่

$$\begin{bmatrix} T_{\alpha\beta} \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \end{bmatrix}$$
(2.2)

และเวกเตอร์แรงดันบนแกนอ้างอิง αβ ในสมการที่ (2.1) สามารถแปลงไปบนแกนอ้างอิง dq ดัง แสดงในสมการที่ (2.3)

$$\mathbf{v}_{dq} = \begin{bmatrix} T_{dq} \end{bmatrix} \cdot \mathbf{v}_{\alpha\beta} \tag{2.3}$$

โดยที่

$$\begin{bmatrix} T_{dq} \end{bmatrix} = \begin{bmatrix} \sin(\omega t) & -\cos(\omega t) \\ \cos(\omega t) & \sin(\omega t) \end{bmatrix}$$
(2.4)

และ *ω* คือความถี่ของกรอบอ้างอิงซิงโครนัสหรือความถี่ของโครงข่าย สำหรับเวกเตอร์ของกระแสบน แกนอ้างอิง dq เราสามารถใช้การแปลงเช่นเดียวกับการแปลงของแรงดันในสมการที่ (2.1) และ (2.3) ดังนั้นเวกเตอร์ของแรงดันและกระแสที่จุดเชื่อมต่อสามารถนิยามบนแกนอ้างอิง dq แสดงได้ดัง สมการ (2.5) และ (2.6)

$$\mathbf{v} = v_d + jv_q \tag{2.5}$$

$$\mathbf{i} = i_d + ji_q \tag{2.6}$$

จากสมการของกำลังไฟฟ้าขณะหนึ่ง (instantaneous power) ดังสมการที่ (2.7)

$$\mathbf{s} = \mathbf{v}\mathbf{i}^* \tag{2.7}$$

เมื่อแทนค่าสมการที่ (2.5) และ (2.6) ลงในสมการที่ (2.7) จะได้

$$\mathbf{s} = \mathbf{v}\mathbf{i}^* = (v_d + jv_q) \cdot (i_d - ji_q) = v_d i_d + v_q i_q + j(v_d i_q - v_q i_d)$$
(2.8)

สมการที่ (2.8) ส่วนจริงจะแสดงถึงกำลังจริงและส่วนจินตภาพจะแสดงถึงกำลังรีแอกทีฟ ซึ่งจัดรูปใหม่ ได้เป็นสมการที่ (2.9) และ (2.10)

$$P = v_d i_d + v_q i_q \tag{2.9}$$

$$Q = v_q i_d - v_d i_q \tag{2.10}$$



รูปที่ 2.2 เวกเตอร์ของแรงดันและกระแสบนกรอบอ้างอิง dq

เนื่องจากกำหนดแรงดันที่จุดเชื่อมต่อ **v** เป็นเวกเตอร์อ้างอิงในแนวแกน d ดังนั้นแรงดันขณะหนึ่งจึง มีเฉพาะองค์ประกอบในแนวแกน d (*v<sub>q</sub>* = 0) ดังแสดงในรูปที่ 2.2 ดังนั้นความสัมพันธ์ของกำลังจริง จะขึ้นอยู่กับกระแสในแนวแกน d และกำลังรีแอกทีฟจะขึ้นอยู่กับกระแสในแนวแกน q ซึ่งสามารถ แสดงได้ดังสมการที่ (2.11) โดยทิศทางอ้างอิงการไหลของกำลังจริงและกำลังรีแอกทีฟจะกำหนดให้ ไหลเข้าที่จุดเชื่อมต่อ

$$\begin{bmatrix} P \\ Q \end{bmatrix} = \begin{bmatrix} v_d i_d \\ -v_d i_q \end{bmatrix}$$
(2.11)

#### 2.2. การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์

แนวคิดในการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์ใน หัวข้อ 1.6 แสดงได้ดังรูปที่ 2.3 ซึ่งมีการควบคุมกระแสของอินเวอร์เตอร์อยู่วงรอบในสุด อินเวอร์เตอร์ จะควบคุมกำลังจริงผ่านกระแสในแนวแกน d และกำลังรีแอกทีฟผ่านกระแสในแนวแกน q ตาม สมการที่ (2.11) นอกจากนี้ยังมีการชดเชยกระแสรีแอกทีฟไหลผ่านตัวเก็บประจุในวงจรกรองผ่านต่ำ แบบ LCL [13] ดังแสดงในรูปที่ 2.3 ด้วยวิธีการตรวจจับแรงดันคร่อมตัวเก็บประจุและคำนวณกระแส ไหลผ่านตัวเก็บประจุดังกล่าวได้จากสมการที่ (2.12)

$$\mathbf{i}_{cap} = \frac{\mathbf{v}_{cap}}{Z_{C_F}} = j\omega C_F \cdot \left\| \mathbf{v}_{cap} \right\|$$
(2.12)

ฟังก์ชันการควบคุมแบบดรูปจะอาศัยการควบคุมกำลังจริงและกำลังรีแอกทีฟที่จุดเชื่อมต่อ ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลจะอาศัยการควบคุมกำลังจริง ฟังก์ชันการจำลองลักษณะ สมบัติของอิมพีแดนซ์จะอาศัยการควบคุมแรงดันด้านออกของอินเวอร์เตอร์



รูปที่ 2.3 แผนภาพรวมการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการควบคุมแบบดรูปและการจำลอง ลักษณะสมบัติความเฉื่อยทางกล

### 2.2.1. ฟังก์ชันการควบคุมแบบดรูป (Droop control)

อินเวอร์เตอร์ที่มีฟังก์ชันการควบคุมแบบดรูปจะทำงานในโหมดสนับสนุนโครงข่าย (grid supporting inverters) โดยอินเวอร์เตอร์จะมีลักษณะสมบัติเป็นแหล่งจ่ายกระแส อินเวอร์เตอร์จะ ทำหน้าที่ปรับการจ่ายกำลังจริงและกำลังรีแอกทีฟเข้าสู่โครงข่ายแบบอัตโนมัติตามการเปลี่ยนแปลง ของความถี่และแรงดันในขณะนั้น เพื่อที่จะรักษาความถี่และแรงดันของโครงข่ายให้มีค่าเข้าใกล้ค่า ปกติ หลักการดังกล่าวได้ถูกใช้ในการควบคุมการผลิตของเครื่องกำเนิดไฟฟ้าซิงโครนัส การควบคุม กำลังจริงและกำลังรีแอกทีฟเข้าสู่โอรงข่ายแบบอัตโนมัติตามการเปลี่ยนแปลง ของความถี่และแรงดันในขณะนั้น เพื่อที่จะรักษาความถี่และแรงดันของโครงข่ายให้มีค่าเข้าใกล้ค่า ปกติ หลักการดังกล่าวได้ถูกใช้ในการควบคุมการผลิตของเครื่องกำเนิดไฟฟ้าซิงโครนัส การควบคุม กำลังจริงและกำลังรีแอกทีฟของส่วนควบคุมแบบดรูปจะขึ้นอยู่กับอิมพีแดนซ์ของโครงข่ายดังแสดงใน ตารางที่ 1.2 ในกรณีที่โครงข่ายที่มีรีแอกแตนซ์มากกว่าความต้านทาน ( $X \gg R$ ) ความสัมพันธ์ของ การควบคุมกำลังจริงและกำลังรีแอกทีฟของส่วนควบคุมแบบดรูป สามารถแสดงได้ดังสมการที่ (2.13) และ (2.14)

$$f - f_0 = -k_p \left( P_{\text{ref}} - P_0 \right) \implies P_{\text{ref}} = P_0 + \frac{1}{k_p} \left( f_0 - f \right)$$
 (2.13)

$$V - V_0 = -k_q \left( Q_{\text{ref}} - Q_0 \right) \implies Q_{\text{ref}} = Q_0 + \frac{1}{k_q} \left( V_0 - V \right)$$
(2.14)

สำหรับส่วนควบคุมแบบดรูปจะเป็นวงรอบควบคุมด้านนอกสุดและตอบสนองต่อการเปลี่ยนแปลง ความถี่และการเปลี่ยนแปลงขนาดแรงดันผ่านค่าสัมประสิทธิ์ความชั้น  $1/k_p$  และ  $1/k_q$  ตามลำดับ

ค่าคำสั่งของกำลังจริงและกำลังรีแอกทีฟจากส่วนควบคุมแบบดรูปจะรวมกับค่าคำสั่งของคำสั่งกำลัง จริงและกำลังรีแอกทีฟปฐมภูมิ ( $P_0, Q_0$ ) ที่มาจากส่วนควบคุมอื่นๆ อาทิเช่น การควบคุมแบบติดตาม กำลังงานสูงสุด (maximum power point tracking, MPPT) หรือคำสั่งการผลิตจากศูนย์ควบคุม ของการไฟฟ้า ค่าคำสั่งของกำลังรวมที่ได้ ( $P_{\rm ref}, Q_{\rm ref}$ ) ตามสมการที่ (2.13) และ (2.14) จะถูกส่งผ่าน ไปยังวงรอบควบคุมกำลัง (power-controlled loop) และวงรอบควบคุมกระแส (currentcontrolled loop) ต่อไป ทั้งนี้วงรอบต่างๆจะต่อในลักษณะเรียงต่อกัน (cascade) ดังแสดงในรูปที่ 2.3



รูปที่ 2.4 กลไกการทำงานของการควบคุมแบบดรูปของอินเวอร์เตอร์เมื่อความเหนี่ยวนำในระบบส่งมี นัยสำคัญ (ก) การควบคุมแบบดรูประหว่างกำลังจริงและความถี่ (ข) การควบคุมแบบดรูประหว่าง กำลังรีแอกทีฟและขนาดแรงดัน

รูปที่ 2.4(ก) แสดงกลไกการทำงานของฟังก์ชันการควบคุมแบบดรูปสำหรับกำลังจริงคือ อินเวอร์เตอร์จะต้องจ่ายกำลังจริงเพิ่มขึ้นจากค่าคำสั่งกำลังจริงปฐมภูมิ เมื่อความถี่ของโครงข่ายมีค่า น้อยกว่าค่าความถี่ปกติ (หรือน้อยกว่า 50 เฮิรตซ์,  $f < f_0$ ) และอินเวอร์เตอร์จะต้องจ่ายกำลังจริง ลดลงจากค่าคำสั่งกำลังจริงปฐมภูมิ เมื่อความถี่ของโครงข่ายมีค่ามากกว่าค่าความถี่ปกติ (หรือ มากกว่า 50 เฮิรตซ์,  $f > f_0$ ) โดยปริมาณกำลังจริงที่ปรับเปลี่ยนจะถูกกำหนดโดยค่าสัมประสิทธิ์ความ ชัน  $1/k_p$  ทั้งนี้ค่าคำสั่งรวมของกำลังจริงจะต้องมีค่ามากกว่าศูนย์ เนื่องจากอินเวอร์เตอร์จะทำหน้าที่ จ่ายกำลังงานเข้าสู่โครงข่าย

การออกแบบค่าสัมประสิทธิ์ความชั้นของการควบคุมดรูป 1/k<sub>p</sub> จะพิจารณาถึงข้อ กำหนดการเชื่อมต่อโครงข่าย[2-4, 14] เป็นสำคัญ เพื่อรักษาการเปลี่ยนแปลงของความถี่ให้อยู่ใน กรอบ 50±0.5Hz และไม่เกิดการปลดวงจรเนื่องจากความถี่ผิดปกติ อินเวอร์เตอร์ควรจะปรับเพิ่ม/ ลดการจ่ายกำลังจริง 100% ของพิกัดกำลังอินเวอร์เตอร์เมื่อความถี่โครงข่ายมีการเปลี่ยนแปลง ±0.5Hz ดังนั้นค่าสัมประสิทธิ์ความชันของการควบคุมดรูป 1/k<sub>p</sub> จะเท่ากับ 200% ของพิกัดกำลัง จริงต่อการเปลี่ยนแปลงความถี่ 1 Hz (คิดเป็น 2 pu./Hz) โดยปริมาณกำลังจริงจะต้องปรับตัวอย่าง เป็นเชิงเส้นตามค่าสัมประสิทธิ์  $1/k_p$  และควรมีแถบไร้ผลตอบสนอง (dead band) ของความถี่ เท่ากับ 50 mHz เพื่อป้องกันการแกว่งของความถี่ในสภาวะปกติ

รูปที่ 2.4(ข) แสดงกลไกการทำงานของฟังก์ชันการควบคุมแบบดรูปสำหรับกำลังรีแอกทีฟคือ อินเวอร์เตอร์จะต้องจ่ายกำลังรีแอกทีฟเพิ่มขึ้นจากค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิ เมื่อขนาดของ แรงดันโครงข่ายมีค่าน้อยกว่าค่าของแรงดันปกติ (หรือแรงดันสายน้อยกว่า 380 โวลต์, *V* <*V*<sub>0</sub>) และ อินเวอร์เตอร์จะต้องจ่ายกำลังรีแอกทีฟลดลงจากค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิ เมื่อขนาดของแรงดัน โครงข่ายมีค่ามากกว่าค่าของแรงดันปกติ (หรือแรงดันสายมากกว่า 380 โวลต์, *V* >*V*<sub>0</sub>) โดยปริมาณ กำลังรีแอกทีฟที่ปรับเปลี่ยนจะถูกกำหนดโดยค่าสัมประสิทธิ์ความชัน 1/*k*<sub>q</sub> ทั้งนี้ค่าคำสั่งรวมของ กำลังรีแอกทีฟสามารถมีค่ามากกว่าศูนย์และน้อยกว่าศูนย์ เนื่องจากทิศทางการไหลของกำลังรีแอก ทีฟสามารถไหลเข้าและออกที่จุดเชื่อมต่อได้

การออกแบบค่าสัมประสิทธิ์ความชั่นของการควบคุมดรูป  $1/k_q$  จะพิจารณาถึงข้อ กำหนดการเชื่อมต่อโครงข่าย[2-4] และความน่าเชื่อถือของแรงดันเป็นสำคัญ ดังนั้นอินเวอร์เตอร์ จะต้องช่วยโครงข่ายไฟฟ้าจ่ายกำลังรีแอกทีฟเพื่อรักษาการเปลี่ยนแปลงของแรงดันให้อยู่ในกรอบ 90%  $\leq V < 110\%$  (แรงดันระหว่างสายมีค่าระหว่าง 346 V ถึง 416 V) โดยไม่เกิดการปลดวงจร ดังนั้นการควบคุมดรูปสำหรับกำลังรีแอกทีฟ อินเวอร์เตอร์ควรจะปรับเพิ่ม/ลดการจ่ายกำลังรีแอกทีฟ 100% ของพิกัดกำลังอินเวอร์เตอร์เมื่อแรงดันโครงข่ายเปลี่ยนแปลงจนถึง ±10% ของค่าแรงดันปกติ ดังนั้นค่าสัมประสิทธิ์ความชันของการควบคุมดรูป  $1/k_q$  จะเท่ากับ 100% ของพิกัดกำลังรีแอกทีฟ ต่อการเปลี่ยนแปลงแรงดันสาย 10% (คิดเป็น  $1pu./±10\%V_{line}$ ) โดยปริมาณกำลังรีแอกทีฟจะต้อง ปรับตัวอย่างเป็นเชิงเส้นตามค่าสัมประสิทธิ์ความชันของการควบคุมดรูป  $1/k_q$  และควรมีแถบไร้ ผลตอบสนอง (dead band) ของแรงดันสายเท่ากับ 15 V เพื่อป้องกันการแกว่งของแรงดันในสภาวะ ปกติ

### 2.2.2. ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล (Emulation of inertia)

ข้อกำหนดการเชื่อมต่อระบบโครงข่ายไฟฟ้าในปัจจุบันนั้นถือว่ามีความเข้มงวดในเรื่องการ ควบคุมความถี่ที่จุดเชื่อมต่อ (50±0.5Hz) [2-4, 14] จึงทำให้อินเวอร์เตอร์ยุคใหม่จะต้องให้ ความสำคัญกับการสนับสนุนโครงข่ายไฟฟ้าของความถี่มากขึ้น การเปลี่ยนแปลงของความถี่ของ โครงข่ายจะขึ้นอยู่กับความสมดุลระหว่างกำลังงานที่โหลดต้องการและกำลังงานผลิตแล้ว นอกจากนี้ ยังขึ้นอยู่กับความเฉื่อยทางกลรวมของระบบไฟฟ้ากำลังซึ่งหมายถึงความเฉื่อยทางกลของเครื่องกำเนิด ไฟฟ้าซิงโครนัสรวมกับต้นกำลังดังในสมการที่ (1.8) อย่างไรก็ตามการผลิตไฟฟ้าด้วยอินเวอร์เตอร์ที่ เข้ามามีบทบาทมากขึ้นและเข้ามาทดแทนเครื่องกำเนิดไฟฟ้าซิงโครนัสที่มีอยู่เดิมจะทำให้ความเฉื่อย ทางกลของโครงข่ายไฟฟ้าลดลง ซึ่งอาจจะส่งผลกระทบต่อเสถียรภาพของความถี่ของโครงข่ายไฟฟ้า เพื่อทำให้โครงข่ายไฟฟ้ากำลังมีคุณสมบัติในการกักเก็บพลังงานจลน์เช่นเดียวกับความเฉื่อยทางกล อินเวอร์เตอร์ยุคใหม่จำเป็นต้องมีฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเพื่อตอบสนองต่อการ เปลี่ยนแปลงของความถี่และต้องสามารถสนับสนุนเสถียรภาพของโครงข่ายได้เหมือนเครื่องกำเนิด ไฟฟ้าซิงโครนัสดังที่กล่าวมาในหัวข้อ 1.2.4 อินเวอร์เตอร์ที่มีฟังก์ชันนี้จะสามารถรองรับต่อข้อ กำหนดการเชื่อมต่อโครงข่ายไฟฟ้าที่มีการกำหนดอัตราแรมป์ (ramp rate) และอาจจะมีผลบังคับใช้ ในอนาคตได้

กลไกในการทำงานเพื่อจำลองลักษณะสมบัติความเฉื่อยทางกลก็คืออินเวอร์เตอร์จะต้อง ตอบสนองต่อการเปลี่ยนแปลงความถี่ (*df* / *dt*) เมื่อความถี่ของโครงข่ายกำลังจะลดลงหรืออัตราการ เปลี่ยนแปลงของความถี่โครงข่ายมีค่าเป็นลบ อินเวอร์เตอร์จะต้องเพิ่มการจ่ายกำลังจริงจากค่าคำสั่ง (เสมือนกับพลังงานจลน์ที่สะสมอยู่ที่เครื่องกำเนิดไฟฟ้าถูกจ่ายไปยังโหลดในสภาวะชั่วครู่) หรือในทาง ตรงกันข้ามเมื่อความถี่ของโครงข่ายกำลังจะเพิ่มขึ้นหรืออัตราการเปลี่ยนแปลงของความถี่โครงข่ายมี ค่าเป็นบวก อินเวอร์เตอร์จะต้องลดการจ่ายกำลังจริงลงจากค่าค่ำสั่ง (เสมือนกับกักเก็บพลังงานส่วนที่ เกินไว้ในรูปแบบพลังงานจลน์ที่ความเฉื่อยทางกลในสภาวะชั่วครู่) ซึ่งแนวคิดการจำลองลักษณะสมบัติ ของความเฉื่อยทางกลสามารถแสดงได้ดังสมการที่ (2.15) ซึ่งสอดคล้องกับลักษณะสมบัติของความ เฉื่อยทางกลของเครื่องกำเนิดไฟฟ้าซิงโครนัสในสมการที่ (1.8)

$$\Delta P_{\text{inertia}} = -K_d \cdot f \cdot \frac{df}{dt}$$
(2.15)

โดยที่  $K_{d} \triangleq \left(2\pi / n\right)^{2} \cdot J$  ค่าคงตัว  $K_{d}$  จะแสดงถึงโมเมนต์ความเฉื่อยทางกลเสมือน ซึ่งในกรณีที่ ควบคุมด้วยอินเวอร์เตอร์จะมีความยืดหยุ่นกว่าโดยสามารถปรับเปลี่ยนค่าได้จากวงรอบการควบคุม ในส่วนเครื่องหมายลบจะแสดงถึงทิศทางการไหลของกำลังจริงที่ตรงข้ามกับอัตราการเปลี่ยนแปลง ของความถี่ตามกลไกข้างต้น ค่า  $\Delta P_{\text{inertia}}$  ที่คำนวณได้ตามสมการที่ (2.15) จะถูกนำมาบวกเพิ่มเติม ให้แก่ค่าคำสั่งกำลังจริงทุติยภูมิ  $P_{\text{ref}}$  ที่มาจากส่วนควบคุมดรูปเพื่อเป็นค่าคำสั่งกำลังจริงทุติยภูมิของ วงรอบควบคุมกำลังจริงและส่งผ่านไปยังวงรอบควบคุมกระแสต่อไปดังแสดงในรูปที่ 2.3 และรูปที่ 2.5 ซึ่งการตอบสนองของการเพิ่ม/ลดการจ่ายกำลังจริงเข้าสู่โครงข่ายที่จุดเชื่อมต่อตามสมการที่ (2.15) จะช่วยจำกัดและลดอัตราการเปลี่ยนแปลงของความถี่โครงข่ายได้และทำให้อินเวอร์เตอร์มี ลักษณะสมบัติของความเฉื่อยทางกลเหมือนกับเครื่องกำเนิดไฟฟ้าซิงโครนัส





การออกแบบฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลจะพิจารณาจากข้อกำหนดการ เชื่อมต่อโครงข่ายไฟฟ้าประเทศสเปน[15] ได้แก่

- ค่าอัตราขยายของ K<sub>d</sub> ควรมีค่าปรับได้ตั้งแต่ 0-15 วินาที
- 2.) ผลตอบสนองทางเวลา (response time) ของการจำลองโมเมนต์ความเฉื่อย ( $\Delta P_{
  m inertia}$ ) ควร มีค่าไม่เกิน 50 มิลลิวินาทีโดยที่ต้องสามารถตอบสนองของการเพิ่มขึ้น/ลดลงของกำลังจริง อย่างน้อย 5% ของ  $\Delta P_{
  m inertia}$  โดยปกติแล้วจะตั้งค่าผลตอบสนองได้จากค่าคงตัวทางเวลา (time constant,  $\tau$ ) ของตัวกรองผ่านต่ำ
- เพื่อให้อินเวอร์เตอร์สามารถจ่ายกำลังจริงส่วนเพิ่มหรือลด ΔP<sub>inertia</sub> ได้ตามกลไกการจำลอง โมเมนต์ความเฉื่อย ดังนั้นอินเวอร์เตอร์ควรมีระบบสะสมพลังงาน (energy storage systems) หรือเทคโนโลยีอื่นๆเพื่อที่จะเพิ่มหรือลดการจ่ายกำลังจริงอย่างน้อย 10% ของ ΔP<sub>inertia</sub> เป็นเวลาอย่างน้อย 2 วินาที
- 4.) การจำลองโมเมนต์ความเฉื่อยทางกลควรจะหยุดทำงานเมื่อแรงดันต่ำกว่า 0.85 pu.
- 5.) แถบไร้ผลตอบสนองของ (dead band) ของการเปลี่ยนแปลงความถี่เท่ากับ ±10mHz

#### 2.2.3. ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ (Emulation of impedance)

ฟังก์ชันการควบคุมดรูปในหัวข้อ 2.2.1 เป็นการควบคุมที่มีสมรรถนะในการรักษาความถี่และ แรงดันของโครงข่ายไฟฟ้าในระดับแรงดันสูงหรือปานกลาง[1, 6] ซึ่งมีลักษณะสมบัติของอิมพีแดนซ์ ส่วนใหญ่เป็นรีแอกแตนซ์ เช่น รีแอกแตนซ์ของสายส่ง รีแอกแตนซ์ของหม้อแปลงในระบบส่งและ ระบบจำหน่าย รีแอกแตนซ์ของเครื่องกำเนิดไฟฟ้าซิงโครนัส เป็นต้น การประยุกต์ใช้การควบคุมดรูป ในโครงข่ายระดับแรงดันต่ำหรือไมโครกริดซึ่งมีลักษณะสมบัติของอิมพีแดนซ์โครงข่ายแตกต่างออกไป จากโครงข่ายแรงดันสูง ส่งผลทำให้การควบคุมดรูปมีประสิทธิภาพลดลงหรือไม่สามารถควบคุม ความถี่และแรงดันไปในทิศทางที่ถูกต้อง

การแก้ปัญหาการประยุกต์การใช้การควบคุมแบบครูปกับระบบที่ไม่ทราบความสัมพันธ์ของ โครงสร้างอิมพีแดนซ์ จะใช้ตัวเหนี่ยวนำที่มีขนาดใหญ่เชื่อมโยงระหว่างอินเวอร์เตอร์และโครงข่าย ไฟฟ้าเพื่อให้โครงสร้างของอิมพีแดนซ์ของโครงข่ายให้มีรีแอกแตนซ์มากกว่าความต้านทาน(X ≫ R) ซึ่งจะทำให้เกิดผลเสียหลายประการ เช่น ขนาดอินเวอร์เตอร์ที่ใหญ่ ประสิทธิภาพที่ลดลงเนื่องจาก ความสูญเสียที่ตัวเหนี่ยวนำเชื่อมโยง ราคาที่สูงขึ้น น้ำหนักที่มากขึ้นและแรงดันตกคร่อมตัวเหนี่ยวนำ เป็นต้น การจำลองลักษณะสมบัติของอิมพีแดนซ์จึงเป็นวิธีการควบคุมเพื่อจำลองให้เกิดลักษณะสมบัติ ทางไฟฟ้าของอิมพีแดนซ์ผ่านการคำนวณโดยไม่จำเป็นต้องเพิ่มอุปกรณ์อื่นใดเข้าไปที่อินเวอร์เตอร์ ซึ่ง แนวคิดนี้เป็นวิธีการปรับเปลี่ยนอิมพีแดนซ์ด้านออกเพื่อใช้ในการแบ่งสัดส่วนการจ่ายกำลังของ อินเวอร์เตอร์ที่ต่อขนานกันในโครงข่าย การจำลองลักษณะสมบัติของอิมพีแดนซ์จะมีความยืดหยุ่น กว่าโดยสามารถกำหนดชนิดของอิมพีแดนซ์ที่ต้องการจำลองและสามารถปรับเปลี่ยนค่าได้จากวงรอบ การควบคุม

อินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์จะต้องทำงานในโหมดสร้าง โครงข่าย (grid-forming inverters) หรือโหมดไม่เชื่อมต่อโครงข่าย (stand-alone inverters) กลไก การจำลองลักษณะสมบัติของอิมพีแดนซ์สามารถทำได้โดยการหักลบค่าแรงดันคำสั่งปฐมภูมิของ อินเวอร์เตอร์ด้วยค่าแรงดันตกคร่อมอิมพีแดนซ์เสมือนที่จำลองขึ้น ดังแสดงในสมการที่ (2.16)

$$\mathbf{v}_{\text{pcc}}^{*'} = \mathbf{v}_{\text{pcc}}^{*} - Z(s) \cdot \mathbf{i}_{\text{pcc}}$$
(2.16)

โดยที่  $\mathbf{v}_{pcc}^{*}$  คือค่าแรงดันคำสั่งทุติยภูมิในสภาวะจำลองอิมพีแดนซ์  $\mathbf{v}_{pcc}^{*}$  คือค่าแรงดันคำสั่งปฐมภูมิ หรือค่าแรงดันคำสั่งในสภาวะไร้โหลด Z(s) คือฟังก์ชันโอนย้ายของอิมพีแดนซ์เสมือนที่ต้องการ จำลอง  $\mathbf{i}_{pcc}$  คือกระแสไหลเข้าที่จุดเชื่อมต่อ จะเห็นได้ว่าค่าแรงดันคำสั่งทุติยภูมิจะมีค่าลดลงตามค่า แรงดันตกคร่อมอิมพีแดนซ์นั่นเอง รูปที่ 2.6 และรูปที่ 2.7 แสดงถึงบล็อกไดอะแกรมของการจำลอง ลักษณะสมบัติของอิมพีแดนซ์ด้วยอินเวอร์เตอร์ ในวิทยานิพนธ์นี้ต้องการจำลองลักษณะสมบัติของ อิมพีแดนซ์ของตัวเหนี่ยวนำ  $Z(s) = sL_s$  โดยที่ s คือ Laplace operator ซึ่งเปรียบเสมือนความ เหนี่ยวนำซิงโครนัสของเครื่องกำเนิดไฟฟ้าซิงโครนัส (synchronous inductance,  $L_s$ ) ในรูปที่ 1.1( ข)



รูปที่ 2.6 บล็อกไดอะแกรมของอินเวอร์เตอร์ที่มีการจำลองลักษณะสมบัติของอิมพีแดนซ์



รูปที่ 2.7 แผนภาพรวมของการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของ อิมพีแดนซ์

รูปที่ 2.7 อินเวอร์เตอร์จะทำงานในโหมดควบคุมแรงดัน ค่าคำสั่งแรงดันปฐมภูมิ (  $\mathbf{v}_{_{
m pcc}}^{*}$  ) จะ ถูกหักลบค่าแรงดันที่ตกคร่อมอิมพีแดนซ์เสมือนที่ได้จากการจำลองดังแสดงในสมการที่ (2.16) ค่า คำสั่งแรงดันทุติยภูมิ ( **v**<sub>pcc</sub> ) ที่ได้จะถูกส่งผ่านไปยังวงรอบควบคุมแรงดัน (voltage-controlled loop) และวงรอบควบคุมกระแส (current-controlled loop) ซึ่งจะต่อในลักษณะเรียงต่อกัน (cascade) ดังแสดงในรูปที่ 2.7 ดังนั้นอินเวอร์เตอร์ที่มีการจำลองอิมพีแดนซ์จะมีลักษณะสมบัติของ อิมพีแดนซ์เหมือนกับความเหนี่ยวนำซิงโครนัสในเครื่องกำเนิดไฟฟ้าซิงโครนัส ( $L_{
m s}$ ) และทำให้ โครงสร้างของอิมพีแดนซ์ของโครงข่ายไฟฟ้ามีรีแอกแตนซ์มากกว่าความต้านทาน (  $X\gg R$ ) ซึ่งจะ เพิ่มสมรรถนะของส่วนการควบคุมแบบดรูปของกำลังจริงกับความถี่และกำลังรีแอกทีฟกับขนาด แรงดันอีกด้วย อีกทั้งโครงสร้างของอินเวอร์เตอร์นี้เป็นแหล่งจ่ายแรงดัน (voltage source inverter) โดยธรรมชาติซึ่งจะมีลักษณะสมบัติของแรงดันเช่นเดียวกับแรงเคลื่อนเหนี่ยวนำภายใน (EMF, v ุ ) ของเครื่องกำเนิดไฟฟ้าซิงโครนัส ซึ่งจะทำให้การควบคุมอินเวอร์เตอร์มีลักษณะสมบัติทางไฟฟ้า สอดคล้องกับเครื่องกำเนิดไฟฟ้าซิงโครนัสในแบบดั้งเดิมดังดังแสดงในรูปที่ 2.8 เวกเตอร์ของแรง ้เคลื่อนเหนี่ยวนำภายในจะสอดคล้องกับแรงดันคำสั่งปฐมภูมิ (  $\mathbf{v}_{_s}\cong\mathbf{v}_{_{\mathrm{pcc}}}^*$ ) และเวกเตอร์ของแรงดัน ้ด้านออกของแรงด้านออกของเครื่องกำเนิดไฟฟ้าจะสอดคล้องกับเวกเตอร์ของแรงดันคำสั่งทุติยภูมิ (  $\mathbf{v}_{_{o}}\cong\mathbf{v}_{_{
m pcc}}^{*'}$ ) มุมเฟสระหว่างเวกเตอร์ดังกล่าวจะแสดงถึงผลของตัวเหนี่ยวนำเสมือนที่จำลองขึ้นและ เป็นสัดส่วนโดยตรงกับการจ่ายกำลังจริงของอินเวอร์เตอร์ ซึ่งสอดคล้องกับการจ่ายกำลังจริงของ

เครื่องกำเนิดไฟฟ้าซิงโครนัสดังแสดงในสมการที่ (1.2) ในทำนองเดียวกัน เมื่อสั่งแรงดันคำสั่งปฐมภูมิ คงที่ แรงดันตกคร่อมอิมพีแดนซ์เสมือนจากการที่อินเวอร์เตอร์จ่ายโหลดจะสอดคล้องกับขนาดของ ผลต่างของขนาดเวกเตอร์แรงเคลื่อนเหนี่ยวนำภายในและแรงดันด้านออกซึ่งแสดงถึงการรักษาระดับ แรงดัน (voltage regulation) [5] ผลต่างของแรงดันตกคร่อมอิมพีแดนซ์จะเป็นสัดส่วนโดยตรงกับ การรับ/จ่ายกำลังรีแอกทีฟดังแสดงในสมการที่ (1.3) ถ้าหากอินเวอร์เตอร์จ่ายโหลดประเภทตัว ต้านทานหรือโหลดตัวประกอบกำลังเท่ากับหนึ่ง แรงดันด้านออกของอินเวอร์เตอร์จ่ายโหลดประเภทตัว ไว้โหลดเล็กน้อย หากอินเวอร์เตอร์จ่ายโหลดตัวประกอบกำลังล้าหลัง (โหลดที่รับกำลังรีแอกทีฟหรือ โหลดตัวเหนี่ยวนำ) แรงดันด้านออกจะลดลงจากสภาวะไร้โหลดอย่างมีนัยสำคัญ ในทางตรงกันข้าม หากอินเวอร์เตอร์จ่ายโหลดตัวประกอบกำลังนำหน้า (โหลดที่จ่ายกำลังรีแอกทีฟหรือโหลดตัวเก็บ ประจุ) แรงดันด้านออกของจะเพิ่มขึ้นจากสภาวะไร้โหลดเล็กน้อย



รูปที่ 2.8 แผนภาพของการควบคุมอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ (ก) บล็อกไดอะแกรม (ข) วงจรสมมูล

ตัวอย่างการรักษาระดับแรงดันด้านออกของอินเวอร์เตอร์เนื่องจากการจ่ายโหลดประเภทตัว เหนี่ยวนำสามารถทำได้โดยการปรับเพิ่มค่าแรงดันคำสั่งปฐมภูมิ (**v**<sub>s</sub> ≅ **v**<sup>\*</sup><sub>pcc</sub>) เพื่อให้แรงดันด้านออก ของอินเวอร์เตอร์ (**v**<sub>o</sub> ≅ **v**<sup>\*</sup><sub>pcc</sub>) เพิ่มขึ้น ซึ่งหลักการนี้มีลักษณะเช่นเดียวกับการปรับเพิ่มฟลักซ์แม่เหล็ก จากการเพิ่มกระแสขดลวดสนาม เพื่อเพิ่มแรงเคลื่อนเหนี่ยวนำภายในของเครื่องกำเนิดไฟฟ้าซิงโครนัส

การออกแบบขนาดของตัวเหนี่ยวนำเสมือนจะพิจารณาจากการรักษาระดับแรงดัน (voltage regulation) ของอินเวอร์เตอร์และความสัมพันธ์ระหว่างกำลังรีแอกทีฟที่ป้อนเข้าจุดเชื่อมต่อใน สมการที่ (2.17)

$$\omega \cdot L_s \approx \frac{\|\mathbf{v}_o\| \cdot \left(\|\mathbf{v}_s\| - \|\mathbf{v}_o\|\right)}{Q_o} \tag{2.17}$$

โดยที่  $\|\mathbf{v}_s\|$  คือค่าแรงเคลื่อนเหนี่ยวนำภายในเสมือน  $\|\mathbf{v}_o\|$  คือแรงดันที่จุดเชื่อมต่อ  $\omega$  คือความถี่ของ โครงข่ายไฟฟ้า  $Q_o$  คือกำลังรีแอกทีฟป้อนเข้าสู่โครงข่าย ขนาดของตัวเหนี่ยวนำเสมือน  $L_s$  จะถูก จำกัดโดยข้อกำหนดการเชื่อมต่อโครงข่ายไฟฟ้า [2-4, 14] โดยที่การเปลี่ยนแปลงขนาดแรงดันจะต้อง อยู่ในช่วง ±10% ของแรงดันปกติ ดังนั้นขนาดของรีแอกแตนซ์จะมีค่าสูงสุดเท่ากับ 0.114 per unit หรือ 11.4%

ตารางที่ 2.1 สรุปคุณสมบัติของฟังก์ชันการควบคุมอินเวอร์เตอร์และฟังก์ชันการจำลองลักษณะสมบัติ ของเครื่องกำเนิดไฟฟ้าซิงโครนัสต่อการสนับสนุนเสถียรภาพของโครงข่ายไฟฟ้า

ฟังก์ชันการควบคุม อินเวอร์เตอร์	Frequency regulation		Voltage regulation	
	Steady state	Transient	Steady state	Transient
		(Dynamic)		(Dynamic)
Droop controls	$\checkmark$	-	$\checkmark$	-
Emulation of inertia		✓	-	-
Emulation of impedance	- Constanting	2-	$\checkmark$	$\checkmark$

จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University

### บทที่ 3

### การวิเคราะห์เสถียรภาพและการออกแบบวงรอบควบคุมอินเวอร์เตอร์

ในบทนี้เราจะศึกษาวิเคราะห์เสถียรภาพของวงรอบควบคุมอินเวอร์เตอร์ที่กล่าวมาในบทที่ 2 เพื่อให้ระบบควบคุมมีเสถียรภาพ รวมถึงศึกษาและวิเคราะห์การออกแบบอัตราขยายของตัวควบคุม พีไอ (PI controller) ของการทำงานของอินเวอร์เตอร์ทั้ง 2 โหมดได้แก่

- โหมดสนับสนุนโครงข่าย อินเวอร์เตอร์จะอาศัยการควบคุมกำลังจริงผ่านวงรอบควบคุม กระแสในแนวแกน d และควบคุมกำลังรีแอกทีฟผ่านวงรอบควบคุมกระแสในแนวแกน q โดยมีวงรอบควบคุมกำลังอยู่วงรอบนอกและวงรอบควบคุมกระแสอยู่วงรอบใน ฟังก์ชันอินเวอร์เตอร์ที่ทำงานในโหมดนี้ได้แก่ฟังก์ชันการควบคุมดรูปและฟังก์ชันการ จำลองโมเมนต์ความเฉื่อยทางกล
- โหมดสร้างโครงข่ายหรือโหมดไม่เชื่อมต่อโครงข่าย อินเวอร์เตอร์จะอาศัยการควบคุม แรงดันด้านออกผ่านวงรอบควบคุมแรงดันซึ่งอยู่วงรอบนอกและวงรอบควบคุมกระแสซึ่ง อยู่วงรอบใน ฟังก์ชันอินเวอร์เตอร์ที่ทำงานในโหมดนี้ได้แก่ฟังก์ชันการจำลองลักษณะ สมบัติของอิมพีแดนซ์

# 3.1. การวิเคราะห์เสถียรภาพและออกแบบวงรอบควบคุมกระแสสำหรับโหมดสนับสนุน โครงข่ายและโหมดไม่เชื่อมต่อโครงข่าย

วงรอบควบคุมกระแสสำหรับอินเวอร์เตอร์เชื่อมต่อโครงข่ายจะอยู่วงรอบในสุดและใช้ตัว ควบคุมแบบพีไอที่อยู่บนกรอบอ้างอิงซิงโครนัส (synchronous reference frame, dq) ที่หมุนด้วย ความถี่  $\omega = 2\pi f$  โดยที่ f คือความถี่ของโครงข่าย รูปที่ 3.1 เราจะตรวจจับกระแสด้านออกของ อินเวอร์เตอร์ที่ไหลผ่านตัวเหนี่ยวนำ  $L_1$  ของวงจรกรองผ่านต่ำ LCL เพื่อเป็นกระแสป้อนกลับที่ใช้ใน การควบคุม เราสามารถหาฟังก์ชันโอนย้ายจากแรงดันเฟสตกคร่อมตัวเหนี่ยวนำ  $L_1$  ไปยังกระแสผ่าน ตัวเหนี่ยวนำ  $\mathbf{i}_{inv}$  ได้จากความสัมพันธ์ในสมการที่ (3.1) ดังนั้นเราสามารถเขียนบล็อกไดอะแกรม แสดงการควบคุมกระแสทั้งในแนวแกน d และในแนวแกน q ดังรูปที่ 3.2



รูปที่ 3.1 แผนภาพวงรอบควบคุมกระแสสำหรับโหมดสนับสนุนโครงข่ายและโหมดไม่เชื่อมต่อ โครงข่าย

$$T_{1}(s) = \frac{\mathbf{i}_{inv}(s)}{\mathbf{v}_{inv}(s) - \mathbf{v}_{cap}(s)} = \frac{1}{sL_{1} + R_{1}}$$
(3.1)

โดยที่  $L_1$  และ  $R_1$  คือความเหนี่ยวนำและความต้านทานของตัวเหนี่ยวนำด้านอินเวอร์เตอร์  $L_1$  และ  $\mathbf{v}_{cap}(s)$  คือแรงดันเฟสคร่อมตัวเก็บประจุในวงจรกรองผ่านต่ำ LCL ซึ่งตรวจจับผ่านวงจรวัดแรงดัน

$$\mathbf{i}_{inv}^* \longrightarrow \boxed{k_p + \frac{k_J}{s}} \underbrace{\mathbf{v}_{inv}} \underbrace{\frac{1}{sL_1 + R_1}} \mathbf{i}_{inv}$$

$$G_{I}(s) = \left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{1}{sL_{1} + R_{1}}\right)$$
(3.2)

สมการที่ (3.2) แสดงฟังก์ชันโอนย้ายวงรอบเปิดของระบบควบคุมกระแส เงื่อนไขสำหรับการ ออกแบบอัตราขยายของตัวควบคุม PI ได้แก่ 1.) เลือกความถี่ตัดข้าม  $\omega_0$  (crossover frequency) ของฟังก์ชันโอนย้ายวงรอบเปิดและ 2.) ความถี่หักมุม (corner frequency) ของตัวควบคุม PI  $\omega_{cn} = k_I / k_P$  จะต้องน้อยกว่าความถี่ตัดข้าม การพิจารณาเลือกความถี่ตัดข้ามจะพิจารณาจาก ผลตอบสนองของกระแสเป็นสำคัญ ในงานวิจัยนี้เราต้องการให้วงรอบควบคุมกระแสมีผลตอบสนองที่ ไวเพราะเป็นวงรอบในโดยเลือกให้มีช่วงเวลาขาขึ้น (rise time,  $t_r$ ) ประมาณ 2 มิลลิวินาทีเพื่อ ต้องการให้กระแสเข้าสู่สภาวะอยู่ตัวภายในครึ่งรูปคลื่นของความถี่การไฟฟ้า จากความสัมพันธ์ของ  $\omega_0 \approx 2.2 / t_r$  เราสามารถคำนวณความถี่ตัดข้ามได้เท่ากับ 1100 rad/s สำหรับการเลือกความถี่หักมุม ของตัวควบคุม PI จะพิจารณาจากเสถียรภาพของระบบเป็นหลักโดยที่ระบบจะต้องมีส่วนเผื่อเฟส (phase margin) ที่เพียงพอ สำหรับงานวิจัยนี้เราเลือกใช้  $\omega_n = 250 \text{rad/s}$  และพารามิเตอร์  $L_{\rm I} = 0.005 \,\mathrm{H}, R_{\rm I} = 0.067 \,\Omega$  เมื่อแทนค่าดังกล่าวลงในสมการที่ (3.2) เราจะได้อัตราขยายของตัว ควบคุม PI ทั้งในแกน d และแกน q เท่ากับ  $k_p = 5.35 \,(V/\mathrm{A}), k_I = 1337.5 \,(V/\mathrm{As})$  เมื่อพล๊อต แผนภาพโบเดของฟังก์ชันโอนย้ายวงรอบเปิดแสดงได้ดังรูปที่ 3.3 พบว่ามีความถี่ตัดข้ามที่ 1100 rad/s มีส่วนเผื่อเฟส 77.9 องศาซึ่งเพียงพอต่อเสถียรภาพของวงรอบควบคุม





ผลการจำลองการทำงานและผลการทดลองในรูปที่ 3.4 ถึงรูปที่ 3.13 แสดงผลตอบสนอง สภาวะชั่วครู่และสภาวะอยู่ตัวของวงรอบควบคุมกระแสใน 2 โหมดที่สำคัญได้แก่ 1.) การเปลี่ยนแปลง ค่ากระแสคำสั่งแบบขั้นบันไดและ 2.) การเปลี่ยนแปลงค่ากระแสคำสั่งแบบแรมป์ตลอดย่านเมื่อ อินเวอร์เตอร์ทำงานในโหมดสนับสนุนโครงข่ายที่แรงดันระหว่างสายของโครงข่ายมีค่า 380 V โดยที่ ใช้ค่าอัตราขยายของตัวควบคุม PI ที่ได้ทำการออกแบบไว้ข้างต้น โดยมีเงื่อนไขการทดสอบโดยสรุปดัง แสดงในตารางที่ 3.1

รูปที่ 3.4 ถึงรูปที่ 3.9 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อเปลี่ยน ค่ากระแสคำสั่งในแนวแกน d และในแนวแกน q แบบขั้นบันไดตามเงื่อนไขในตารางที่ 3.1 พบว่า วงรอบควบคุมกระแสสามารถควบคุมกระแสทั้งในแนวแกน d และในแนวแกน q ตามค่าคำสั่งได้ อย่างถูกต้อง อีกทั้งยังสามารถควบคุมกระแสในแนวแกน d และในแนวแกน q ในสภาวะอยู่ตัวได้ อย่างอิสระต่อกัน จะเห็นได้ว่าช่วงเวลาตอบสนองของผลการจำลองการทำงานมีช่วงเวลาขาขึ้น ประมาณ 2.5 ms ส่วนช่วงเวลาตอบสนองของผลการทดลองมีช่วงเวลาขาขึ้นประมาณ 4-6 ms ซึ่ง ใกล้เคียงกับค่าที่ได้ทำการออกแบบไว้ในข้างต้น อีกทั้งผลการจำลองการทำงานและผลการทดลองของ วงรอบควบคุมกระแสสามารถควบคุมรูปคลื่นกระแสเฟส a ที่ไหลผ่านตัวเหนี่ยวนำ L ให้มีความ ใกล้เคียงสัญญาณไซน์ได้อย่างน่าพึงพอใจ เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้วอินเวอร์เตอร์สามารถ ควบคุมกระแสโดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 0.25 A (0 – 3.16% ของพิกัดกระแสในแกน dq) ซึ่งยืนยันถึงเสถียรภาพของวงรอบควบคุมกระแสที่ได้ออกแบบไว้

รูปที่ 3.10 ถึงรูปที่ 3.13 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อมี การแปรเปลี่ยนค่ากระแสคำสั่งในแนวแกน d และในแนวแกน q แบบแรมป์ตลอดย่านภายในเวลา 2 วินาทีตามเงื่อนไขในตารางที่ 3.1 ค่ากระแสในแกน q ที่มีค่าทั้งบวกและลบแสดงถึงอินเวอร์เตอร์ สามารถรับและจ่ายกำลังรีแอกทีฟได้ จะเห็นได้ว่าวงรอบควบคุมกระแสสามารถควบคุมกระแสทั้งใน แนวแกน d และในแนวแกน q ตามค่าคำสั่งแบบแรมป์ตลอดย่านได้อย่างถูกต้อง อีกทั้งยังสามารถ ควบคุมกระแสในแนวแกน d และในแนวแกน q ในสภาวะอยู่ตัวได้อย่างอิสระต่อกัน โดยมีค่าความ ผิดพลาดตลอดย่านใกล้เคียงศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 0.25 A (0 – 3.16% ของพิกัดกระแส ในแกน dq) ซึ่งสามารถยืนยันได้ถึงเสถียรภาพตลอดย่านของทุกค่ากระแสคำสั่งของวงรอบควบคุม กระแสทั้งในแนวแกน d และในแนวแกน q ที่ได้ออกแบบไว้ข้างต้น

โหมดการ	ตัวแปร	Initial	Final	ผลการจำลอง	ผลการทดลอง	
ทดสอบ		current (A)	current (A)			
Step $i_d^*$	$i_d^*$	01-1-1-1	7	59/90 2 1	59/90 2 5	
(+)	$i_q^*$	0	0	3011 J.4		
Step $i_q^*$	$i_d^*$	0.5	0.5	59 90 3 6	รปที่ 3.7	
(+)	$i_q^*$		rn U7vers	สู <i>ยท ว</i> .0	ů - · · · · ·	
Step $i_q^*$	$i_d^*$	0.5	0.5	59 90 3 8	59/90 3 0	
(-)	$i_q^*$	0	-7	1011 J.O		
Ramp $i_d^*$	$i_d^*$	1	7	59/80 3 10	59/90 2 11	
(2 sec.)	$i_q^*$	0	0		9UN 2.11	
Ramp $i_q^*$	$i_d^*$	0.5	0.5	~ 19 30 2 1 7	59 190 2 1 2	
(2 sec.)	$i_q^*$	-7	7			
<b>หมายเหตุ</b> 0.5 A หมายถึง 6% ของพิกัดกระแสในแกน dq						
7 A หมายถึง 88% ของพิกัดกระแสในแกน dq						

ตารางที่ 3.1 เงื่อนไขการทดสอบการทำงานสำหรับวงรอบควบคุมกระแสเมื่ออินเวอร์เตอร์ทำงานใน โหมดสนับสนุนโครงข่ายและโหมดไม่เชื่อมต่อโครงข่าย







รูปที่ 3.5 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน d แบบ ขั้นบันไดจาก 1A -> 7A



รูปที่ 3.6 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบขั้นบันไดจาก 0A -> 7A



รูปที่ 3.7 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบ ขั้นบันไดจาก 0A -> 7A



รูปที่ 3.8 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบขั้นบันไดจาก 0A -> -7A



รูปที่ 3.9 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน q แบบ ขั้นบันไดจาก 0A -> -7A







รูปที่ 3.11 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน d แบบ แรมป์จาก 1A -> 7A



รูปที่ 3.12 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่ากระแสคำสั่งในแนวแกน q แบบแรมป์จาก -7A -> 7A



รูปที่ 3.13 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่ากระแสคำสั่งในแนวแกน q แบบ แรมป์จาก -7A -> 7A

### 3.2. การวิเคราะห์เสถียรภาพและออกแบบวงรอบควบคุมกำลังสำหรับโหมดสนับสนุน โครงข่าย

วงรอบควบคุมกำลังสำหรับอินเวอร์เตอร์ที่ทำงานในโหมดสนับสนุนโครงข่ายจะอยู่วงรอบ นอกโดยที่มีวงรอบควบคุมกระแสอยู่วงรอบในซึ่งมีลักษณะเรียงต่อกันเป็นทอด (cascade) สำหรับ ฟังก์ชันโอนย้ายวงรอบปิด (closed loop transfer function) ของการควบคุมกระแส *G*<sub>1\_c</sub>(s) สามารถแสดงได้ดังสมการที่ (3.3)

$$G_{I_{cl}}(s) = \frac{\mathbf{i}_{inv}(s)}{\mathbf{i}_{inv}^{*}(s)} = \frac{\left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{1}{sL_{1} + R_{1}}\right)}{1 + \left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{1}{sL_{1} + R_{1}}\right)}$$
(3.3)

$$\begin{bmatrix} P_{\text{meas}} \\ Q_{\text{meas}} \end{bmatrix} = \begin{bmatrix} i_{\text{pcc}\_d} \\ i_{\text{pcc}\_q} \end{bmatrix} \cdot \| \mathbf{v}_{\text{pcc}} \|$$
(3.4)

รูปที่ 3.14 เราจะอาศัยการตรวจจับแรงดันและกระแสที่ไหลเข้าที่จุดเชื่อมต่อเพื่อคำนวณกำลังจริง และกำลังรีแอกทีฟไหลเข้าที่จุดเชื่อมต่อตามสมการที่ (3.4) และใช้เป็นค่าป้อนกลับของการควบคุม กำลัง อินเวอร์เตอร์จะควบคุมกำลังจริงผ่านวงรอบควบคุมกระแสในแนวแกน d และควบคุมกำลังรี แอกทีฟผ่านวงรอบควบคุมกระแสในแนวแกน q เราสามารถเขียนฟังก์ชันโอนย้าย  $T_2(s)$  คือฟังก์ชัน โอนย้ายจากกระแส  $\mathbf{i}_{inv}$  ที่ไหลผ่านตัวเหนี่ยวนำ  $L_1$  ไปยังกระแส  $\mathbf{i}_{pcc}$  ที่ไหลเข้าจุดเชื่อมต่อได้จากได้ จากความสัมพันธ์ในสมการที่ (3.5) และเราสามารถเขียนบล็อกไดอะแกรมแสดงการควบคุมกำลังจริง และกำลังรีแอกทีฟได้ดังรูปที่ 3.15



รูปที่ 3.14 แผนภาพวงรอบควบคุมกำลังสำหรับโหมดสนับสนุนโครงข่าย

$$T_{2}(s) = \frac{\mathbf{i}_{pcc}(s)}{\mathbf{i}_{inv}(s)} = \frac{R_{d} + sL_{2}}{R_{d} + sL_{2} + s^{2}R_{d}C_{F}L_{2}}$$
(3.5)

โดยที่  $L_2$  คือความเหนี่ยวนำของตัวเหนี่ยวนำด้านเชื่อมต่อโครงข่าย  $C_F$  คือค่าความจุไฟฟ้าของตัว เก็บประจุในวงจรกรอง LCL  $R_d$  คือตัวต้านทานหน่วง (damping resistors) ของวงจรกรอง LCL ใน ที่นี้จะต่อขนานกับตัวเหนี่ยวนำ  $L_2$  เพื่อป้องกันการเกิดเรโซแนนซ์ระหว่าง  $L_2$  และ  $C_F$ 

$$\begin{bmatrix} P^* \\ Q^* \end{bmatrix} \longrightarrow \begin{bmatrix} k_P + \frac{k_I}{s} & \mathbf{i}_{\text{pcc}}^* & \mathbf{i}_{\text{inv}}^* \\ & & & & & & \\ & & & & & & \\ &$$

รูปที่ 3.15 บล็อกไดอะแกรมแสดงวงรอบควบคุมกำลังจริงและกำลังรีแอกทีฟ

$$G_{P}(s) = \frac{P}{P^{*}} = \left(k_{P} + \frac{k_{I}}{s}\right) \cdot G_{I_{cl_{d}}}(s) \cdot \left(\frac{R_{d} + sL_{2}}{R_{d} + sL_{2} + s^{2}R_{d}C_{F}L_{2}}\right) \cdot \left\|\mathbf{v}_{pcc}\right\|$$

$$G_{Q}(s) = \frac{Q}{Q^{*}} = \left(k_{P} + \frac{k_{I}}{s}\right) \cdot G_{I_{cl_{q}}}(s) \cdot \left(\frac{R_{d} + sL_{2}}{R_{d} + sL_{2} + s^{2}R_{d}C_{F}L_{2}}\right) \cdot \left\|\mathbf{v}_{pcc}\right\|$$
(3.6)

สมการที่ (3.6) แสดงฟังก์ชันโอนย้ายวงรอบเปิดของการควบคุมกำลังไหลเข้าที่จุดเชื่อมต่อ การ ออกแบบอัตราขยายของตัวควบคุม PI ของวงรอบควบคุมกำลังจะใช้เงื่อนไขเช่นเดียวกับการออกแบบ วงรอบควบคุมกระแส การพิจารณาเลือกความถี่ตัดข้ามจะพิจารณาจากผลตอบสนองของการจ่าย กำลังเข้าที่จุดเชื่อมต่อเป็นสำคัญซึ่งมีปัจจัยในการเลือกโดยสรุปดังนี้

- ระบบควบคุมกำลังจะต้องมีผลตอบสนองที่เร็วกว่าข้อกำหนดการเชื่อมต่อโครงข่าย [15] กำหนดไว้ ซึ่งผลตอบสนองของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลควรมีค่าไม่เกิน
   มิลลิวินาทีโดยที่จะต้องตอบสนองการเพิ่ม/ลดการจ่ายกำลังจริงได้อย่างน้อย 5% ของ
   ΔP<sub>inentia</sub> ในที่นี้จะออกแบบวงรอบควบคุมกำลังให้สามารถเพิ่ม/ลดการจ่ายกำลังจริง 100% ภายใน 200 มิลลิวินาที
- 2.) การควบคุมดรูปของกำลังจริงกับความถี่จะต้องช่วยโครงข่ายไฟฟ้าสนับสนุนเสถียรภาพของ ความถี่ของโครงข่ายให้อยู่ในกรอบ (50±0.5Hz) [2-4, 14] โดยจะต้องมีผลตอบสนองที่ไว กว่าการปลดวงจรของ time over/under frequency relay หากความถี่อยู่นอกช่วง ดังกล่าว ซึ่งโดยปกติรีเลย์จะถูกตั้งค่าเวลาตัดวงจรไว้ที่ 0.16 วินาทีและจากสถิติการ เปลี่ยนแปลงความถี่ในประเทศไอร์แลนด์ในงานวิจัย [16] พบว่าอัตราการเปลี่ยนแปลงของ ความถี่จะมีค่าไม่เกิน 0.4 Hz/s ดังนั้นกรณีเลวร้ายที่สุดที่ความถี่ของโครงข่ายจะเปลี่ยนแปลง เท่ากับ 0.5 Hz จะต้องใช้เวลาอย่างน้อย 1.25 วินาที ดังนั้นอินเวอร์เตอร์จะต้องสามารถเพิ่ม/ ลดการจ่ายกำลังจริงให้ได้เร็วกว่า 1.25 + 0.16 = 1.41 วินาที

 เพื่อให้โครงข่ายไฟฟ้ามีความน่าเชื่อถือและอินเวอร์เตอร์มีส่วนช่วยในการรักษาเสถียรภาพ แรงดันที่จุดเชื่อมต่อให้อยู่ในกรอบ 90% ≤V <110% อินเวอร์เตอร์จะต้องเพิ่ม/ลดการจ่าย กำลังรีแอกทีฟของการควบคุมดรูปได้โดยไม่ปลดวงจรออกเนื่องจากรณีแรงดันของโครงข่าย ไฟฟ้าเกิดความผิดพร่องส่วนใหญ่จะเกิดในช่วงเวลาสั้นๆไม่เกิน 200 มิลลิวินาที [3]

ในวิทยานิพนธ์นี้จึงเลือกออกแบบให้วงรอบควบคุมกำลังมีช่วงเวลาเข้าที่ (settling time, t<sub>s</sub>) ประมาณไม่เกิน 200 มิลลิวินาทีโดยเลือกความถี่ตัดข้ามของวงรอบควบคุมกำลังเท่ากับ 50 rad/s ซึ่ง ถือว่ามีผลตอบสนองที่เพียงพอ เนื่องจากวงรอบควบคุมกระแสมีแบนด์วิดท์สูงมากเมื่อเทียบกับวงรอบ ควบคุมกำลัง เราจึงสามารถประมาณฟังก์ชันวงรอบปิดของการควบคุมกระแส *G*<sub>1\_cl</sub>(s) เท่ากับ 1 และสามารถเขียนฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมกำลังจากสมการที่ (3.6) ได้ใหม่ดัง แสดงในสมการที่ (3.7)

$$G_{P}(s) \approx \frac{P}{P^{*}} \approx \left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{R_{d} + sL_{2}}{R_{d} + sL_{2} + s^{2}R_{d}C_{F}L_{2}}\right) \cdot \left\|\mathbf{v}_{\text{pcc}}\right\|$$

$$G_{Q}(s) \approx \frac{Q}{Q^{*}} \approx \left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{R_{d} + sL_{2}}{R_{d} + sL_{2} + s^{2}R_{d}C_{F}L_{2}}\right) \cdot \left\|\mathbf{v}_{\text{pcc}}\right\|$$
(3.7)

สำหรับการเลือกความถี่หักมุมของตัวควบคุม PI จะพิจารณาจากเสถียรภาพของระบบเป็นหลักโดยที่ ระบบจะต้องมีส่วนเผื่อเฟส (phase margin) ที่เพียงพอโดยที่ความถี่หักมุมของตัวควบคุม PI จะต้อง น้อยกว่าความถี่ตัดข้าม ในงานวิจัยนี้จึงเลือกความถี่หักมุม  $\omega_{cn} = k_I / k_P = 40$  rad/s และ ค่าพารามิเตอร์  $L_2 = 0.005$  H,  $R_d = 15 \Omega$ ,  $C_F = 12.5 \times 10^{-6}$  F,  $\|\mathbf{v}_{pc}\| = 380 V$  ตามลำดับ เมื่อแทน ค่าดังกล่าวลงในสมการที่ (3.7) เราจะได้อัตราขยายของตัวควบคุม PI สำหรับวงรอบควบคุมกำลัง เท่ากับ  $k_P = 0.00204$  (A/W),  $k_I = 0.0816$  (A/Ws) เมื่อพล๊อตแผนภาพโบเดของฟังก์ชันโอนย้าย วงรอบเปิดของสมการที่ (3.7) จะสามารถแสดงได้ดังรูปที่ 3.16 จะเห็นได้ว่าวงรอบเปิดมีความถี่ตัด ข้ามที่ 50 rad/s และมีส่วนเผื่อเฟส 141 องศาซึ่งเพียงพอต่อเสถียรภาพของวงรอบควบคุมกำลัง



รูปที่ 3.16 แผนภาพโบเดของฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมกำลัง

ผลการจำลองการทำงานและผลการทดลองในรูปที่ 3.17 ถึงรูปที่ 3.26 แสดงถึงผลตอบสนอง สภาวะชั่วครู่และสภาวะอยู่ตัวของวงรอบควบคุมกำลังด้านออกของอินเวอร์เตอร์ใน 2 โหมดที่สำคัญ ได้แก่ 1.) การเปลี่ยนแปลงค่าคำสั่งกำลังจริงและกำลังรีแอกทีฟแบบขั้นบันได 2.) การเปลี่ยนแปลงค่า คำสั่งกำลังจริงและกำลังรีแอกทีฟแบบแรมป์ตลอดย่านจนถึงค่าพิกัด เมื่ออินเวอร์เตอร์ทำงานในโหมด สนับสนุนโครงข่ายที่แรงดันระหว่างสายของโครงข่ายมีค่า 380 V โดยที่ใช้ค่าอัตราขยายของตัว ควบคุม PI ที่ได้ทำการออกแบบไว้ข้างต้น โดยมีเงื่อนไขการทดสอบโดยสรุปแสดงได้ดังตารางที่ 3.2

รูปที่ 3.17 ถึงรูปที่ 3.22 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อ เปลี่ยนค่าคำสั่งกำลังจริงและกำลังรีแอกทีฟแบบขั้นบันไดตามเงื่อนไขในตารางที่ 3.2 พบว่าวงรอบ ควบคุมกำลังสามารถควบคุมทั้งกำลังจริงและกำลังรีแอกทีฟตามค่าคำสั่งได้อย่างถูกต้อง อีกทั้งยัง สามารถควบคุมกำลังจริงและกำลังแอกทีฟในสภาวะอยู่ตัวในสภาวะอยู่ตัวได้อย่างอิสระต่อกัน จะเห็น ได้ว่าค่ากำลังจริงและกำลังรีแอกทีฟของผลการจำลองและผลการทดลองที่ตรวจวัดได้มีช่วงเวลา ตอบสนองมีค่าใกล้เคียงกันและมีช่วงเวลาเข้าที่ (settling time, *t*,) ประมาณ 170 ms ซึ่งใกล้เคียง กับค่าที่ออกแบบไว้ข้างต้น (ไม่เกิน 200 ms) ผลของการทำงานของวงรอบควบคุมกำลังจริงที่อยู่ วงรอบนอกและวงรอบควบคุมกระแสที่อยู่วงรอบในสามารถควบคุมให้รูปคลื่นของกระแสเฟส a ไหล เข้าที่จุดเชื่อมต่อมีความใกล้เคียงลัญญาณไซน์อย่างน่าพึงพอใจ เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้ว อินเวอร์เตอร์สามารถควบคุมกำลังจริงและกำลังรีแอกทีฟโดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมี ค่าระลอกอยู่ในช่วง 0 – 100 W,VAR (0 – 3.3% ของพิกัดกำลังของอินเวอร์เตอร์) ซึ่งสามารถยืนยัน ได้ถึงสมรรถนะของวงรอบควบคุมกำลังที่ได้ออกแบบไว้ ค่าคำสั่งกำลังจริงของอินเวอร์เตอร์ที่นำเสนอ จะมีเครื่องหมายเป็นบวกเท่านั้นซึ่งแสดงถึงอินเวอร์เตอร์จ่ายกำลังจริงเข้าที่จุดเชื่อมต่อ ส่วนค่าคำสั่ง กำลังรีแอกทีฟของอินเวอร์เตอร์จะมีเครื่องหมายได้ทั้งบวกและลบ โดยที่กำลังรีแอกทีฟที่มี เครื่องหมายเป็นบวกจะแสดงถึงกระแสเฟสจะมีเฟสล้าหลัง (lagging) แรงดันเฟสหรืออินเวอร์เตอร์ กำลังทำงานอยู่ย่านตัวเหนี่ยวนำ (inductive) และกำลังรีแอกทีฟที่มีเครื่องหมายเป็นลบจะแสดงถึง กระแสเฟสจะมีเฟสนำหน้า (leading) แรงดันเฟสหรืออินเวอร์เตอร์กำลังทำงานอยู่ย่านตัวเก็บประจุ (capacitive)

รูปที่ 3.23 ถึงรูปที่ 3.26 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อมี การแปรเปลี่ยนค่าคำสั่งกำลังทั้งกำลังจริงและกำลังรีแอกทีฟแบบแรมป์ตลอดย่านภายในเวลา 10 วินาที ซึ่งแสดงถึงการทำงานที่สภาวะเกือบอยู่ตัวตลอดย่านที่ครอบคลุมพิกัดกำลังจริงและกำลังรีแอก ทีฟ ตามเงื่อนไขในตารางที่ 3.2 พบว่าวงรอบควบคุมกำลังสามารถควบคุมกำลังจริงและกำลังรีแอก ทีฟตามค่าคำสั่งแบบแรมป์ตลอดย่านได้อย่างถูกต้อง อีกทั้งยังสามารถควบคุมกำลังจริงและกำลังรี แอกทีฟในสภาวะอยู่ตัวได้อย่างอิสระต่อกัน โดยมีค่าความผิดพลาดตลอดย่านใกล้เคียงศูนย์และมีค่า ระลอกอยู่ในช่วง 0 – 100 W,VAR (0 – 3.3% ของพิกัดกำลังจริงและกำลังรีแอกทีฟ

ໂພນອວດຮ		Initial	Final			
PN94001	ตัวแปร	Power	Power	ผลการจำลอง	ผลการทดลอง	
มตลอก		(W,VAR)	(W,VAR)			
Step P*	$P^{*}$	0,000	3000	รษญ์ 3 17	รงไซ์ 3 18	
(+)	$Q^{*}$		RN U Ø VERSI	aun 2.17		
Step $Q^{st}$	$P^{*}$	0	0	รูปที่ 3.19	รูปที่ 3.20	
(+)	$Q^{*}$	0	3000			
Step $Q^{st}$	$P^{*}$	0	0	รูปที่ 3.21	รูปที่ 3.22	
(-)	$Q^{*}$	0	-3000			
Ramp $P^*$	$P^{*}$	0	3000	รปที่ 3 23	รปที่ 3.24	
(10 sec.)	$Q^{*}$	0	0	ů - · ·	ů - · · - · - ·	
Ramp $Q^*$	$P^{*}$	0	0	รูปที่ 3.25	รูปที่ 3.26	
(10 sec.)	$Q^{*}$	-3000	3000			
<b>หมายเหตุ</b> 3000 W หมายถึง 100% ของพิกัดกำลังอินเวอร์เตอร์						
0 W หมายถึง 0% ของพิกัดกำลังอินเวอร์เตอร์						

ตารางที่ 3.2 เงื่อนไขการทดสอบการทำงานสำหรับวงรอบควบคุมกำลังเมื่ออินเวอร์เตอร์ทำงานใน โหมดสนับสนุนโครงข่าย



รูปที่ 3.17 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังจริง ( P\*) แบบ ขั้นบันไดจาก 0W -> 3000W



รูปที่ 3.18 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังจริง (*P*\*) แบบขั้นบันไดจาก 0W -> 3000W



รูปที่ 3.19 ผลการจำลองการทำงานแสดงผลตอบสนองการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ (  $Q^*$  ) แบบ ขั้นบันไดจาก 0VAR -> 3000VAR



รูปที่ 3.20 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( $arrho^*$ ) แบบ ขั้นบันไดจาก 0VAR -> 3000VAR



รูปที่ 3.21 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ (  $Q^*$  ) แบบขั้นบันไดจาก0VAR -> -3000VAR



รูปที่ 3.22 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ (  $Q^{st}$  ) แบบ ขั้นบันไดจาก 0VAR -> -3000VAR



รูปที่ 3.23 ผลการจำลองการทำงานแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังจริง ( **p**\*) แบบแรมป์จาก 0W -> 3000W



รูปที่ 3.24 ผลการทดลองแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังจริง ( **P**\*) แบบแรมป์ จาก 0W -> 3000W



รูปที่ 3.25 ผลการจำลองการทำงานแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( Q\*) แบบแรมป์จาก -3000VAR -> 3000VAR



รูปที่ 3.26 ผลการทดลองแสดงผลตอบสนองของการแปรเปลี่ยนค่าคำสั่งกำลังรีแอกทีฟ ( $Q^{*}$ ) แบบ แรมป์จาก -3000VAR -> 3000VAR

# การวิเคราะห์เสถียรภาพและการออกแบบวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่ เชื่อมต่อโครงข่าย

สำหรับโหมดไม่เชื่อมต่อโครงข่ายอินเวอร์เตอร์จะสร้างแรงดันและความถี่อ้างอิงให้กับ โครงข่ายไมโครกริดตามค่าคำสั่งที่กำหนด โดยที่มีวงรอบควบคุมแรงดันด้านออกอยู่ด้านนอกและมี วงรอบควบคุมกระแสอยู่วงรอบใน ทั้งนี้จะต่อกันในลักษณะเรียงต่อกัน (cascade) สำหรับวงรอบ ควบคุมกระแสจะมีลักษณะการออกแบบเช่นเดียวกับอินเวอร์เตอร์ในโหมดสนับสนุนโครงข่ายใน หัวข้อ 3.1 และ 3.2 การควบคุมแรงดันด้านออกจะอาศัยการตรวจจับแรงดันที่จุดเชื่อมต่อหรือบัส เชื่อมต่อโหลดเพื่อเป็นค่าป้อนกลับของการควบคุมแสดงได้ดังรูปที่ 3.27 อินเวอร์เตอร์จะอาศัยการ ควบคุมแรงดันด้านออกในแกน d ผ่านการควบคุมกระแสในแนวแกน d และควบคุมแรงดันด้านออก ในแนว q ผ่านการควบคุมกระแสในแนว q เราสามารถหาฟังก์ชันโอนย้ายจากกระแส **i**<sub>inv</sub> ที่ไหลผ่าน ตัวเหนี่ยวนำ *L* ไปยังแรงดันด้านออกที่จุดเชื่อมต่อ **v**<sub>pcc</sub> ได้จากความสัมพันธ์ในสมการที่ (3.8) และ เราสามารถเขียนบล็อกไดอะแกรมแสดงการควบคุมแรงดันด้านออกทั้งในแนวแกน d และแกน q ได้ ดังรูปที่ 3.29



รูปที่ 3.27 แผนภาพวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่เชื่อมต่อโครงข่าย



รูปที่ 3.28 วงจรสมมูลของวงรอบควบคุมแรงดันด้านออกสำหรับโหมดไม่เชื่อมต่อโครงข่าย

$$T_{3}(s) = \frac{\mathbf{v}_{pcc}(s)}{\mathbf{i}_{inv}(s)} = \frac{\left(R_{d} + sL_{2}\right) \cdot Z_{L}(s)}{R_{d} + s\left(L_{2} + R_{d}C_{F}Z_{L}(s)\right) + s^{2}\left(R_{d}C_{F}L_{2} + L_{2}C_{F}Z_{L}(s)\right)}$$
(3.8)

โดยที่ Z<sub>L</sub>(s) คืออิมพีแดนซ์ของโหลดใดๆที่ต่ออยู่ที่จุดเชื่อมต่อ

$$\mathbf{v}_{\text{pcc}}^{*} \longrightarrow \underbrace{k_{P} + \frac{k_{I}}{s}}_{\text{figure}} \overset{\mathbf{i}_{\text{cap}}^{*}}{\longrightarrow} \underbrace{G_{I_{-cl}}(s)}_{\text{figure}} \overset{\mathbf{i}_{\text{inv}}}{\longrightarrow} \underbrace{G_{I_{-cl}}(s)}_{R_{d} + s\left(L_{2} + R_{d}C_{F}Z_{L}(s)\right) + s^{2}\left(R_{d}C_{F}L_{2} + L_{2}C_{F}Z_{L}(s)\right)}_{\text{figure}} \overset{\mathbf{v}_{\text{pcc}}}{\longrightarrow} \mathbf{v}_{\text{pcc}}$$

รูปที่ 3.29 บล็อกไดอะแกรมของวงรอบควบคุมแรงดันด้านออกของอินเวอร์เตอร์

$$G_{v}(s) = \left(k_{P} + \frac{k_{I}}{s}\right) \cdot G_{I_{-}cl}(s) \cdot \left(\frac{\left(R_{d} + sL_{2}\right) \cdot Z_{L}(s)}{R_{d} + s\left(L_{2} + R_{d}C_{F}Z_{L}(s)\right) + s^{2}\left(R_{d}C_{F}L_{2} + L_{2}C_{F}Z_{L}(s)\right)}\right)$$
(3.9)

สมการที่ (3.9) แสดงฟังก์ชันโอนย้ายวงรอบเปิดของการควบคุมแรงดันด้านออกของอินเวอร์เตอร์ สำหรับโหมดไม่เชื่อมต่อโครงข่าย การออกแบบอัตราขยายของตัวควบคุม PI ของวงรอบควบคุมกำลัง จะใช้เงื่อนไขเช่นเดียวกับการออกแบบวงรอบควบคุมกระแสและวงรอบควบคุมกำลัง การพิจารณา เลือกความถี่ตัดข้ามจะพิจารณาจากผลตอบสนองของการสร้างแรงดันด้านออกเป็นสำคัญ ซึ่งมีปัจจัย ในการพิจารณาโดยสรุปดังนี้

- อินเวอร์เตอร์ควรจะสร้างหรือพยายามรักษาระดับแรงดันด้านออกเนื่องจากโหลดมีการ เปลี่ยนแปลงหรือมีการเปลี่ยนแปลงค่าแรงดันคำสั่งให้ทันภายใน 200 ms
- แบนด์วิดท์ของการควบคุมแรงดันจะต้องมีค่าไม่มากจนเกินไปเพราะอาจจะส่งผลต่อการ ขยายสัญญาณรบกวนและฮาร์มอนิกของแรงดันอันเนื่องมาจากโหลดที่นำมาต่อได้

ในวิทยานิพนธ์นี้จึงเลือกออกแบบให้วงรอบควบคุมกำลังมีช่วงเวลาเข้าที่ (settling time,  $t_s$ ) ประมาณไม่เกิน 200 มิลลิวินาทีโดยเลือกความถี่ตัดข้ามของวงรอบควบคุมกำลังเท่ากับ 50 rad/s ซึ่ง ถือว่ามีผลตอบสนองที่เพียงพอ เนื่องจากวงรอบควบคุมกระแสมีแบนด์วิดท์สูงมากเมื่อเทียบกับวงรอบ ควบคุมกำลัง เราจึงสามารถประมาณฟังก์ชันวงรอบปิดของการควบคุมกระแส  $G_{I_{cd}}(s)$  เท่ากับ 1 และสามารถเขียนฟังก์ชันโอนย้ายวงรอบเปิดของวงรอบควบคุมแรงดันด้านออกจากสมการที่ (3.9) ได้ ใหม่ดังแสดงในสมการที่ (3.10)

$$G_{v}(s) \approx \left(k_{P} + \frac{k_{I}}{s}\right) \cdot \left(\frac{\left(R_{d} + sL_{2}\right) \cdot Z_{L}(s)}{R_{d} + s\left(L_{2} + R_{d}C_{F}Z_{L}(s)\right) + s^{2}\left(R_{d}C_{F}L_{2} + L_{2}C_{F}Z_{L}(s)\right)}\right)$$
(3.10)

สำหรับการเลือกความถี่หักมุมของตัวควบคุม PI จะพิจารณาจากเสถียรภาพของระบบเป็นหลักโดยที่ ระบบจะต้องมีส่วนเผื่อเฟส (phase margin) ที่เพียงพอ ในงานวิจัยนี้เลือกความถี่หักมุม  $\omega_{cn} = k_I / k_P = 40 \text{ rad/s}_{\text{ และค่าพารามิเตอร์} L_2 = 0.005 H, R_d = 15 \Omega, C_F = 12.5 \times 10^{-6} F_{ ext{d}2u}$  $Z_L(s)$  เป็นตัวแปรผันแปรขึ้นอยู่กับโหลดที่มาต่อบัสดังนั้นจึงแปรเปลี่ยนค่า  $Z_L(s)$  ทั้งหมด 4 ค่าเพื่อ ยืนยันเสถียรภาพตลอดย่านการทำงานได้แก่ 100%, 75%, 50%, 25% ของพิกัดอินเวอร์เตอร์ ได้แก่ ค่าความต้านทานเท่ากับ 48.13, 64.17, 96.26, 192.53 โอห์ม ตามลำดับ เมื่อแทนค่า  $Z_L(s) = 48.13$ ลงในสมการที่ (3.10) เราจะได้อัตราขยายของตัวควบคุม PI สำหรับวงรอบควบคุมแรงดันด้านออก เท่ากับ  $k_p = 0.0162 \text{ (A/V)}, k_I = 0.6480 \text{ (A/Vs)}$  เมื่อพล๊อตแผนภาพโบเดของฟังก์ชันโอนย้าย วงรอบเปิดของสมการที่ (3.10) แสดงได้ดังรูปที่ 3.30 พบว่าทั้ง 4 กรณีมีส่วนเผื่อเฟสเพียงพอต่อ เสถียรภาพของวงรอบควบคุมแรงดัน





ผลการจำลองการทำงานและผลการทดลองในรูปที่ 3.31 ถึงรูปที่ 3.34 แสดงถึงผลตอบสนอง ต่อสภาวะชั่วครู่และสภาวะอยู่ตัวของวงรอบควบคุมแรงดันด้านออกของอินเวอร์เตอร์ใน 2 โหมดที่ สำคัญได้แก่ 1.) การเปลี่ยนแปลงค่าแรงดันคำสั่งแบบขั้นบันไดและ 2.) การเปลี่ยนแปลงค่าแรงดัน คำสั่งแบบแรมป์ตลอดย่าน เมื่ออินเวอร์เตอร์ทำงานในโหมดไม่เชื่อมต่อโครงข่าย (standalone mode) ที่ จุด เชื่อ ม ต่ อ มีโหลดตัว ต้านทานอนุกรมกับ ตัว เหนี่ยวนำที่มีอิม พี แดน ซ์  $Z_L(s) = 50 + j10.41\Omega$  ต่อแบบวายและใช้ค่าอัตราขยายของตัวควบคุม PI ที่ได้ออกแบบไว้ข้างต้น โดยมีเงื่อนไขการทดสอบโดยสรุปแสดงได้ดังตารางที่ 3.3

รูปที่ 3.31 ถึงรูปที่ 3.32 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อ เปลี่ยนค่าแรงดันคำสั่งในแนวแกน d แบบขั้นบันไดจาก 300V เป็น 380V พบว่าวงรอบควบคุมแรงดัน สามารถควบคุมแรงดันด้านออกในแนวแกน d ตามค่าคำสั่งได้อย่างถูกต้องและสามารถควบคุมแรงดัน ในแนวแกน d และในแนวแกน q ในสภาวะอยู่ตัวได้อย่างอิสระต่อกัน จะเห็นได้ว่าวงรอบควบคุม แรงดันมีผลตอบสนองของผลการจำลองการทำงานและผลการทดลองมีค่าใกล้เคียงกัน โดยมีช่วงเวลา เข้าที่ (settling time, *t*,) ประมาณ 180 ms ซึ่งใกล้เคียงกับค่าที่ออกแบบไว้ข้างต้น (ไม่เกิน 200 ms) ภาพขยายที่ค่าคำสั่งแรงดันในแนวแกน d เท่ากับ 380 V (หรือแรงดันระหว่างสายมีค่า 380 V
เช่นกัน) พบว่าผลการจำลองการทำงานและผลการทดลองของวงรอบควบคุมแรงดันสามารถควบคุม รูปคลื่นแรงดันเฟส a ที่คร่อมโหลดให้มีความใกล้เคียงสัญญาณไซน์ได้อย่างน่าพึงพอใจโดยที่กระแสจะ ล้าหลังแรงดันสอดคล้องตามอิมพีแดนซ์ของโหลด เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้วอินเวอร์เตอร์ สามารถควบคุมแรงดันด้านออกในแนวแกน d โดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมีค่าระลอก อยู่ในช่วง 0 – 10 V (0 – 2.63% ของพิกัดแรงดันในแกน dq) ซึ่งยืนยันได้ถึงสมรรถนะของวงรอบ ควบคุมกระแสที่ได้ออกแบบไว้

รูปที่ 3.33 ถึงรูปที่ 3.34 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อมี การแปรเปลี่ยนค่าแรงดันคำสั่งในแนวแกน d แบบแรมป์จาก 0V เป็น 380V ในช่วงเวลา 10 วินาที พบว่าวงรอบควบคุมแรงดันด้านออกสามารถควบคุมแรงดันด้านออกตามค่าคำสั่งแบบแรมป์ตลอด ย่านได้อย่างถูกต้อง อีกทั้งยังสามารถควบคุมแรงดันในแนวแกน d และในแนวแกน d ในสภาวะอยู่ตัว ได้อย่างอิสระต่อกัน โดยมีค่าความผิดพลาดตลอดย่านใกล้เคียงศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 10 V (0 – 2.63% ของพิกัดแรงดันในแกน dq) ตลอดทุกค่าแรงดันคำสั่ง ซึ่งยืนยันได้ถึงสมรรถนะของ วงรอบควบคุมแรงดันด้านออกที่ได้ออกแบบไว้

โหมดการ	ตัวแปร	Initial	Final	แลการกำลอง	แลการพดลอง	
ทดสอบ	VI 366 U 3	voltage (V)	voltage (V)	MEILLIAN IEIGN	MELLIANNELON	
Step $v_d^*$	$v_d^*$	300	380	~ 190 2 21		
(+)	$v_q^*$	HULA ODNGKO	rn U <sup>0</sup> versi		3011 J.JZ	
Ramp $v_d^*$	$v_d^*$	0	380	59/00 2 22	รูปที่ 3.34	
(10 sec.)	$v_q^*$	0	0			
<b>หมายเหตุ</b> 380 V หมายถึง 100% ของพิกัดแรงดันในแนว dq หรือพิกัดแรงดันระหว่างสาย						
0 V หมายถึง 0% ของพิกัดแรงดันในแนว dq หรือพิกัดแรงดันระหว่างสาย						

ตารางที่ 3.3 เงื่อนไขการทดสอบก	ารทำงานสำหรับวงร	อบควบคุมแรงดันด้านส	วอกเมื่ออินเวอร์เตอร์
ทำงานในโหมดไม่เชื่อมต่อโครงข่าย	ที่จุดเชื่อมต่อมีโหลด	$Z_L(s) = 50 + j10.41\Omega$	ต่อแบบวาย



รูปที่ 3.31 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งใน แนวแกน d แบบขั้นบันไดจาก 300V -> 380V เมื่อมีโหลด Z<sub>L</sub>(s)=50+ j10.41Ω



Time : 5ms รูปที่ 3.32 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งในแนวแกน d แบบ ขั้นบันไดจาก 300V -> 380V เมื่อมีโหลด Z<sub>L</sub>(s)=50+ j10.41Ω ต่ออยู่ที่จุดเชื่อมต่อ



รูปที่ 3.33 ผลการจำลองการทำงานแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งใน แนวแกน d แบบแรมป์จาก 0V -> 380V เมื่อมีโหลด  $Z_L(s) = 50 + j10.41\Omega$  ต่ออยู่ที่จุดเชื่อมต่อ



รูปที่ 3.34 ผลการทดลองแสดงผลตอบสนองของการเปลี่ยนแปลงค่าแรงดันคำสั่งในแนวแกน d แบบ แรมป์จาก 0V -> 380V เมื่อมีโหลด Z<sub>L</sub>(s)=50+ j10.41Ω ต่ออยู่ที่จุดเชื่อมต่อ

# บทที่ 4 การออกแบบเครื่องต้นแบบระดับห้องปฏิบัติการ

ในบทนี้จะกล่าวถึงการออกแบบเครื่องต้นแบบระดับห้องปฏิบัติการ (hardware prototype) เพื่อใช้ในการทดสอบการทำงานของแนวคิดในการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้า ซิงโครนัสด้วยอินเวอร์เตอร์ใน 3 ประเด็นได้แก่ 1.) ฟังก์ชันการควบคุมดรูป 2.) ฟังก์ชันการจำลอง โมเมนต์ความเฉื่อยทางกล 3.) ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ โดยที่เครื่องต้นแบบ (อินเวอร์เตอร์) ที่ทำการออกแบบจะต้องรองรับการทำงานของอินเวอร์เตอร์ใน 2 โหมดคือโหมด เชื่อมต่อโครงข่ายหรือโหมดสนับสนุนโครงข่าย (grid connected mode หรือ grid supporting mode) และ โหมดไม่เชื่อมต่อโครงข่าย (standalone mode หรือ grid forming mode) โดยมี รายละเอียดสำหรับการออกแบบอินเวอร์เตอร์สรุปได้ดังนี้

- 1.) พิกัดกำลัง 3000 VA
- 2.) ระดับแรงดันบัสไฟตรงมีค่าระหว่าง 600 900 V DC
- 3.) ระดับแรงดันระหว่างสายด้านออกของอินเวอร์เตอร์ 380  $V_{ms}$  ความถี่ปกติ 50 Hz
- 4.) ความถี่การสวิตซ์ 10 kHz

ภาพรวมของเครื่องต้นแบบที่ใช้ทดสอบการทำงานแสดงได้ดังรูปที่ 4.1 ซึ่งแบ่งออกเป็น 3 ส่วนที่สำคัญได้แก่ วงจรส่วนภาคกำลัง (high power circuits) วงจรตรวจวัด (measurement circuits) ส่วนควบคุมและประมวลผลสัญญาณดิจิตอล (Digital Signal Processing, DSP)





#### 4.1. วงจรส่วนภาคกำลัง (high power circuits)

ประกอบด้วยอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล วงจรขับนำสวิตซ์ วงจรไดโอดเรียง กระแสไฟตรง วงจรกรองผ่านต่ำ LCL เป็นต้น

### 4.1.1. อินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล (NPC structure 3 level inverters)

ข้อจำกัดด้านฮาร์ดแวร์เป็นหนึ่งของการกำเนิดอินเวอร์เตอร์รูปแบบใหม่ๆเพื่อรองรับต่อการ ใช้งานที่พิกัดกำลังสูง พิกัดของแรงดันและกระแสของสวิตซ์กำลังถูกกำหนดโดยอุปกรณ์สารกึ่งตัวนำ เช่น พิกัดแรงดันของ IGBTs มีค่าสูงประมาณ 1600 โวลท์ พิกัดกระแสมีค่าสูงประมาณ 800A เป็นต้น ทั้งนี้ขึ้นอยู่กับผู้ผลิตและลักษณะการนำไปใช้งาน อินเวอร์เตอร์ที่ใช้ในระบบผลิตไฟฟ้าจากพลังงาน แสงอาทิตย์จำเป็นต้องนำแผงโฟโตวอลเทอิกมาต่อเป็นอาร์เรยโดยต่ออนุกรมหลายๆแผงเพื่อเพิ่ม แรงดันบัสไฟตรงให้มีค่าสูงและนำแผงมาต่อขนานกันเพื่อเพิ่มกระแสบัสไฟตรง อินเวอร์เตอร์เตอร์บางชนิด จะมีวงจรเพิ่มแรงดันไฟตรง (DC to DC boost converter) เพื่อคำนวณหาย่านของแรงดันไฟตรงที่ เหมาะสมที่ทำให้เกิดกำลังไฟฟ้าด้านออกสูงที่สุด (Maximum Power Point Tracking, MPPT) ทำ ให้ระดับแรงดันไฟตรงที่อินเวอร์เตอร์สูงกว่าแรงดันไฟตรงของแผงโฟโตวอลเทอิก จะเห็นได้ว่าการใช้ อินเวอร์เตอร์ในระบบผลิตไฟฟ้าจากพลังงานแสงอาทิตย์ส่วนใหญ่จะต้องรองรับการใช้แรงดันบัส ไฟตรงค่อนข้างสูง (800 – 900V) แต่ก็ยังอยู่ในย่านของอุปกรณ์สารกึ่งตัวนำที่มีอยู่สามารถรองรับได้ หากใช้อินเวอร์เตอร์แบบสองระดับ สำหรับข้อเด่นกว่าสำหรับการใช้อินเวอร์เตอร์สามระดับในระบบ ผลิตไฟฟ้าจากพลังงานแสงอาทิตย์ ได้แก่

- 1.) เหมาะสมกับการใช้อินเวอร์เตอร์ในงานที่มีพิกัดกำลังสูงได้
- ประสิทธิภาพสูงระดับ 98% เนื่องจากความสูญเสียจากการสวิตซ์ (switching loss) ต่ำกว่า ทำให้อุปกรณ์ระบายความร้อนเช่น heatsink มีขนาดเล็กลง
- สามารถลดพิกัดแรงดันของสวิตซ์กำลังได้เหลือเพียงอย่างน้อย v<sub>pv</sub> / 4 ในขณะที่
   อินเวอร์เตอร์สองระดับต้องใช้พิกัดแรงดันอย่างน้อย v<sub>pv</sub> / 2 ทำให้อินเวอร์เตอร์สามระดับ
   เหมาะสมกับงานที่ต้องใช้แรงดันบัสไฟตรงค่าสูง
- สามารถใช้งานตัวเก็บประจุพิกัดแรงดันที่มีขายตามท้องตลาดได้ เช่น 450V, 600V ทำให้ ต้นทุนของอุปกรณ์เฉื่อยงานถูก
- 5.) ความเครียดจากการสวิตซ์ ( dV / dt ) ต่ำกว่าอินเวอร์เตอร์แบบสองระดับ ดังนั้นวงจรกรอง ผ่านต่ำจึงมีขนาดเล็กกว่า และยังสามารถรองรับการใช้งานที่ความถี่การสวิตซ์สูงได้ อีกทั้งยัง สามารถลดความสูญเสียที่วงจรกรองได้
- 6.) การแทรกสอดทางแม่เหล็กไฟฟ้า (Electromagnetic Interference, EMI) ต่ำกว่า



 กระแสรั่วไหลในตัวเก็บประจุแฝง (leakage current in stray capacitance, C,) น้อยการ ใช้อินเวอร์เตอร์สองระดับทำให้อายุการใช้งานของแผงโฟโตวอลเทอิกยาวนานขึ้น

รูปที่ 4.2 โครงสร้างของอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล (NPC 3 level inverter)

อินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัลหรือแคลมป์ไดโอดในรูปที่ 4.2 ได้ถูกพัฒนาโดย Nabae, Magi และ Takahashi ในปี 1981 เพื่อลดความเครียดของการสวิตซ์ ความสูญเสียเนื่องจาก การสวิตซ์ (switching loss) เมื่อเปรียบเทียบกับอินเวอร์เตอร์สองระดับ อินเวอร์เตอร์โครงสร้างนี้ สามารถนำมาใช้ได้ทั้งแบบเฟสเดียวและสามเฟส วงจรอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล ประกอบไปด้วยสวิตซ์กำลังไวงานจำนวน 4 ตัวต่อเฟสต่ออนุกรมกับบัสไฟตรงและไดโอด 2 ตัวต่อเฟส แสดงได้ดังรูปที่ 4.2 เชื่อมต่อกับแรงดันบัสไฟตรงโดยอาศัยตัวเก็บประจุ 2 ตัวต่ออนุกรมเพื่อแบ่งครึ่ง แรงดันเต็มบัส ภาคไฟตรงของอินเวอร์เตอร์จึงเกิดบัสไฟตรง 3 ค่าได้แก่ แรงดันบัสบวก ( $v_p$ ) เป็นค่า ศักย์ไฟฟ้าที่จุด P แรงดันบัสศูนย์ ( $v_o$ ) เป็นศักย์ไฟฟ้าที่จุด O และแรงดันบัสลบ ( $v_v$ ) เป็นค่า ศักย์ไฟฟ้าที่จุด N ดังนั้นอินเวอร์เตอร์สามารถสร้างแรงดันด้านออกได้ 3 ค่าคือแรงดันบวก แรงดัน ศูนย์และแรงดันลบ ในขณะที่อินเวอร์เตอร์สองระดับสามารถสร้างแรงดันด้านออกได้ 5 ค่าคือแรงดันบวก แรงดัน สวิตซ์แต่ละตัวในแขนดังแสดงในตารางที่ 4.1 ส่วนการสร้างแรงดันศูนย์ด้านออกเป็นไปได้ 2 กรณีคือ 1) สวิตซ์ S2 และ D+ นำกระแส กระแสจะไหลออกจากจุด *O* 2) สวิตซ์ S3 และ D- นำกระแส กระแสจะไหลเข้าจุด *O* 

บัสเชื่อมต่อ	แรงดันเฟสเทียบจุด <i>O</i>	S1	S2	S3	S4
Р	<i>v</i> <sub>C1</sub>	ON	ON	OFF	OFF
0	0	OFF	ON	ON	OFF
N	- <i>v</i> <sub>C2</sub>	OFF	OFF	ON	ON

ตารางที่ 4.1 แสดงสถานะของสวิตซ์กำลังสำหรับอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัล

การสร้างอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัลของเครื่องต้นแบบระดับห้องปฏิบัติการนี้ จะพัฒนาแผงวงจร (print circuit broad, PCB) เป็นแผ่นวงจรหนึ่งเฟสโดยแต่ละเฟสประกอบสวิตซ์ กำลังแบบดิสครีตประเภทไอจีบีที (Insulated-gate bipolar transistor, IGBT) จำนวน 4 ตัวและไดโอด จำนวน 2 ตัว ในงานวิจัยนี้ออกแบบให้อินเวอร์เตอร์รองรับพิกัดกำลัง 3000 VA เพื่อเชื่อมต่อโครงข่าย ที่ระดับแรงดันระหว่างสาย 380 V RMS ดังนั้นกระแสที่ไหลในสายจะมีค่าพิกัดกระแสไม่เกิน 4.55 A RMS อีกทั้งต้องรองรับกับการใช้งานในระบบผลิตไฟฟ้าจากพลังงานแสงอาทิตย์ส่วนใหญ่จะต้อง รองรับการใช้แรงดันบัสไฟตรงค่อนข้างสูงระดับ 600 – 1000 V DC เพื่อป้องกันการเสียหายของ อุปกรณ์เนื่องจากการสวิตซ์แบบแข็ง (hard switching) ที่ความถี่ 10 kHz จึงเลือกอุปกรณ์ที่มีรุ่นและ พิกัดของอุปกรณ์แสดงได้ดังตารางที่ 4.2 ซึ่งมีส่วนเผื่อความปลอดภัยเพียงพอสำหรับการกระเพื่อม ของแรงดันและกระแส

อุปกรณ์	พิกัดแรงดัน (V)	พิกัดกระแส (A)	
IGBT with anti-parallel diode	1200	20	
IRG7PH35UD1PBF	1200	20	
Clamping diode	1200	1 E	
RHRP15120 (Hyper fast diode)	1200	15	

ตารางที่ 4.2 รุ่นและพิกัดของอุปกรณ์ที่เลือกใช้ในวงจรอินเวอร์เตอร์สามระดับ

การมอดูเลตโดยอาศัยคลื่นพาหะเป็นวิธีหนึ่งที่มีการนำมาใช้กันอย่างแพร่หลายทั้งใน อินเวอร์เตอร์สองระดับและอินเวอร์เตอร์สามระดับ ในวิธีนี้ตำแหน่งและช่วงเวลาการนำกระแสของ สวิตซ์ในแต่ละเฟสได้มาจากการเปรียบเทียบสัญญาณอ้างอิงหรือฟังก์ชันการมอดูเลตกับคลื่นพาหะ สำหรับอินเวอร์เตอร์สามระดับจะมีความพิเศษกว่าอินเวอร์เตอร์สองระดับคือจะมีการใช้คลื่นพาหะ และสัญญาณอ้างอิง ( $U_p, U_N$ ) จำนวน 2 ชุด โดยคลื่นพาหะตัวบนจะแสดงถึงแรงดันครึ่งบัสบวก ( $v_p - v_o$ ) และคลื่นพาหะตัวล่างจะแสดงถึงแรงดันครึ่งบัสอบ ( $v_o - v_N$ ) ดังนั้นค่าของฟังก์ชันการมอดู เลตจำนวน 2 ตัวในลักษณะต่างๆจะทำให้เกิดรูปแบบการสวิตซ์แตกต่างกัน 4 รูปแบบดังแสดงในรูปที่ 2.9 ได้แก่

- แบบไม่สวิตซ์ (<u>n</u>on-switching) ในที่นี้จะใช้สัญลักษณ์แทนว่า "n" หมายถึงการต่อแรงดัน เฟสด้านออกเข้ากับบัสบวก บัสศูนย์ หรือบัสลบตลอดคาบการสวิตซ์ กรณีแรงดันด้านออกมี ค่าเท่ากับ v<sub>P</sub>, v<sub>O</sub>, v<sub>N</sub> ตามลำดับ
- แบบขั้วเดี่ยว (<u>u</u>nipolar switching) ในที่นี้จะใช้สัญลักษณ์แทนว่า "u" หมายถึงการใช้ แรงดันบัส v<sub>P</sub>, v<sub>O</sub> หรือ v<sub>N</sub>, v<sub>O</sub> ในการสร้างแรงดันด้านออก ในกรณีนี้จะมีจำนวนการสวิตช์
   ครั้งในหนึ่งคาบการสวิตช์ มีข้อดีคือระลอกของกระแสและแรงดันด้านออกต่ำกว่าแบบอื่น และเป็นวิธีการมอดูเลตที่ได้รับความนิยมมากที่สุด
- 3.) แบบขั้วคู่ (dipolar switching) ในที่นี้จะใช้สัญลักษณ์แทนว่า "d" หมายถึงการใช้ทั้งแรงดัน บัส v<sub>P</sub>, v<sub>O</sub>, v<sub>N</sub> ทั้ง 3 บัสในการสร้างแรงดันด้านออก ในกรณีนี้จะมีจำนวนการสวิตช์ 4 ครั้ง ในหนึ่งคาบการสวิตช์ มีข้อดีคือมีอิสระมากขึ้นในการเลือกใช้วัฏจักรงานที่มีความหลากหลาย ในการสร้างแรงดันด้านออก
- 4.) แบบสองขั้ว (<u>b</u>ipolar switching) ในที่นี้จะใช้สัญลักษณ์แทนว่า "b" หมายถึงการใช้ทั้ง แรงดันบัส v<sub>p</sub> หรือ v<sub>v</sub> เท่านั้นในการสร้างแรงดันด้านออก ในกรณีนี้จะมีจำนวนการสวิตช์
   2 ครั้งในหนึ่งคาบการสวิตช์



รูปที่ 2.9 รูปแบบของการสวิตซ์สำหรับการมอดูเลตโดยอาศัยคลื่นพาหะ 2 ชุด

สิ่งที่ต้องคำนึงถึงเป็นอย่างมากสำหรับการใช้อินเวอร์เตอร์สามระดับคือแรงดันตกคร่อมตัว เก็บประจุทั้งสองตัวที่ต่ออนุกรมอาจจะเกิดความไม่สมดุลเนื่องจากการทำงานที่ไม่สมมาตรของวงจร กำลังและการแกว่งที่ความถี่ต่ำของของแรงดันตกคร่อมตัวเก็บประจุด้วยฮาร์มอนิกที่สามของความถี่ หลักมูลของแรงดันด้านออกในสภาวะการจ่ายกำลังด้านออกที่ตัวประกอบกำลังที่ต่ำหรือมีดรรชนีการ มอดูเลตสูง ซึ่งการแกว่งของแรงดันจุดกึ่งกลางบัสนี้จะส่งให้อุปกรณ์สารกึ่งตัวนำและตัวเก็บประจุที่ เชื่อมต่อระหว่างบัสบวกและบัสทำงานนอกย่านความปลอดภัยของพิกัดแรงดัน ซึ่งจะส่งผลต่อการใช้ งานอินเวอร์เตอร์ในระยะยาว งานวิจัย [17, 18] ได้นำเสนอวิธีการมอดูเลตแบบขั้วเดี่ยว 2 เฟสและ แบบขั้วคู่ 1 เฟส (2u1d) ด้วยการประยุกต์ใช้ทฤษฎีเมทริกซ์คอนเวอร์เตอร์และการควบคุมสมดุล แรงดันคร่อมตัวเก็บประจุด้วยการควบคุมกระแสนิวทรัล ซึ่งพิสูจน์ให้เห็นแล้วว่าแรงดันตกคร่อมตัว เก็บประจุทั้งสองมีความสมดุลกันจริงทุกเงื่อนไขการทำงาน ผู้เขียนจึงได้นำวิธีการมอดูเลตดังกล่าวมา ใช้งานกับอินเวอร์เตอร์สามระดับในวิทยานิพนธ์นี้ ซึ่งมีขั้นตอนการคำนวณฟังก์ชันการมอดูเลตก่อนจะ นำไปเปรียบเทียบกับคลื่นพาหะกล่าวโดยสรุปได้ดังนี้

- 1.) คำนวณค่า  $\|\mathbf{v}_i\|^2 = v_P^2 + v_O^2 + v_N^2$
- คำนวณแรงดัน v<sub>P</sub>, v<sub>O</sub>, v<sub>N</sub> ด้านเข้าของอินเวอร์เตอร์เทียบกับจุดนิวทรัลเสมือนที่กำหนดขึ้น ในรูปที่ 4.2 เพื่อให้แรงดันด้านเข้าของอินเวอร์เตอร์สามระดับมีผลรวมเป็นศูนย์เช่นเดียวกับ แรงดันด้านเข้าของเมทริกซ์คอนเวอร์เตอร์ที่เป็นแหล่งแรงดันสามเฟสสมดุล ดังสมการที่(4.1)

$$\begin{bmatrix} v_{P} \\ v_{O} \\ v_{N} \end{bmatrix} = \begin{bmatrix} v_{C1} \\ 0 \\ -v_{C2} \end{bmatrix} - \frac{v_{C1} - v_{C2}}{3} \begin{bmatrix} 1 \\ 1 \\ 1 \end{bmatrix}$$
(4.1)

 คำนวณพารามิเตอร์อิสระ a,b เพื่อให้กระแสนิวทรัลเฉลี่ยต่อหนึ่งคาบการสวิตซ์ให้มีค่าเป็น ศูนย์ (i<sub>o</sub> = 0) สำหรับทุกเงื่อนไขของแรงดันตกคร่อมตัวเก็บประจุทั้งกรณีสมดุลและไม่สมดุล ได้จากสมการ (4.2) เพื่อรักษาสมดุลของการอัด/คายประจุที่ตัวเก็บประจุทั้งสอง

$$a = a_0 = -\frac{v_0\sqrt{3}}{v_p - v_N}$$

$$b = 0$$

$$(4.2)$$

4.) คำนวณฟังก์ชันการมอดูเลตลำดับบวกและลำดับลบได้จากสมการ (4.3) และ (4.4)

$$\begin{bmatrix} m'_{uP} \\ m'_{vP} \\ m'_{wP} \end{bmatrix} = \frac{v_P + \frac{a}{\sqrt{3}} \cdot (v_N - v_O)}{\|\mathbf{v}_i\|^2} \begin{bmatrix} v_u^* \\ v_v^* \\ v_w^* \end{bmatrix} + \frac{b \cdot (v_N - v_O)}{3 \cdot \|\mathbf{v}_i\|^2} \begin{bmatrix} v_w^* - v_v^* \\ v_u^* - v_w^* \\ v_v^* - v_u^* \end{bmatrix}$$
(4.3)

$$\begin{bmatrix} m'_{uN} \\ m'_{vN} \\ m'_{wN} \end{bmatrix} = \frac{v_N + \frac{a}{\sqrt{3}} \cdot (v_O - v_P)}{\|\mathbf{v}_i\|^2} \begin{bmatrix} v_u^* \\ v_v^* \\ v_v^* \\ v_w^* \end{bmatrix} + \frac{b \cdot (v_O - v_P)}{3 \cdot \|\mathbf{v}_i\|^2} \begin{bmatrix} v_u^* - v_v^* \\ v_u^* - v_w^* \\ v_v^* - v_u^* \end{bmatrix}$$
(4.4)

โดยที่ v, v, v, v, คือค่าแรงดันคำสั่งที่ต้องการให้อินเวอร์เตอร์สร้างแรงดันด้านออก

 คำนวณฟังก์ชันการมอดูเลตลำดับศูนย์เพื่อให้การมอดูเลตมีรูปแบบเป็นขั้วเดี่ยว 2 เฟสและ ขั้วคู่ 1 เฟส (หรือ 2u1d) ดังสมการ

$$x = -\min(m'_{uP}, m'_{vP}, m'_{wP})$$

$$z = -\min(m'_{uN}, m'_{vN}, m'_{wN})$$

$$(4.5)$$

6.) จะเห็นได้ว่าสัญญาณขับนำสวิตซ์เกิดจากการเปรียบเทียบฟังก์ชันการมอดูเลตกับคลื่นพาหะ
 2 ชุดและแรงดันด้านออกของอินเวอร์เตอร์สามระดับเทียบกับจุดกึ่งกลางบัสหรือจุด *0* สามารถแสดงได้ดังสมการ (4.6)

$$\begin{bmatrix} v_{uO} \\ v_{vO} \\ v_{wO} \end{bmatrix} = \begin{bmatrix} v_u - v_O \\ v_v - v_O \\ v_w - v_O \end{bmatrix} = \begin{bmatrix} m'_{uP} + x \\ m'_{vP} + x \\ m'_{wP} + x \end{bmatrix} (v_P - v_O) + \begin{bmatrix} -(m'_{uN} + z) \\ -(m'_{vN} + z) \\ -(m'_{wN} + z) \end{bmatrix} (v_O - v_N)$$
(4.6)

รูปคลื่นฟังก์ชันการมอดูเลต  $m'_{iP} + x$  และ  $-(m'_{iN} + z)$  โดยที่  $i = \{u, v, w\}$  ของบัสบวกและ บัสลบก่อนจะนำไปเปรียบเทียบกับคลื่นพาหะที่ได้จากการคำนวณตามสมการที่ (4.6) สามารถแสดง ได้ดัง สำหรับแรงดันด้านออกของอินเวอร์เตอร์เทียบจุดกึ่งกลางบัสในรูปที่ 4.3 และรูปที่ 4.4 จะมี รูปแบบการสวิตซ์เป็นแบบขั้วเดี่ยว 2 เฟสและขั้วคู่ 1 เฟส (2u1d) ในทุกคาบการสวิตซ์



รูปที่ 4.3 ฟังก์ชันการมอดูเลต m'<sub>ip</sub>, m'<sub>iv</sub> โดยที่  $i = \{u, v, w\}$  และแรงดันด้านออกของอินเวอร์เตอร์ เทียบจุดกึ่งกลางบัสสำหรับการมอดูเลตแบบขั้วเดี่ยว 2 เฟสขั้วคู่ 1 เฟส (2u1d)



รูปที่ 4.4 แรงดันด้านออกของอินเวอร์เตอร์เทียบจุดกึ่งกลางบัสสำหรับการมอดูเลตแบบขั้วเดี่ยว 2 เฟสขั้วคู่ 1 เฟส (2u1d ) (ภาพขยาย)

#### 4.1.2. วงจรขับน้ำสวิตซ์กำลัง (gate drive circuit)

วงจรขับนำสวิตซ์กำลังได้ถูกออกแบบให้รวมอยู่ในแผ่นวงจรหนึ่งเฟสของอินเวอร์เตอร์สาม ระดับเพื่อป้องกันการถูกรบกวน ไอซี HCPL-316J เป็นอุปกรณ์แยกโดดทางไฟฟ้า (electrical isolation) และใช้เป็นวงจรขับนำสวิตซ์กำลัง ไอซีนี้มีคุณสมบัติพิเศษคือสามารถหยุดขับนำสวิตซ์ได้ ทันทีเมื่อเกิดความผิดปกติบางประการเช่น เกิดการลัดวงจรหรือมีกระแส shoot through โดย ตรวจจับได้จากแรงดันที่ขา 14 (DESAT pin) ที่มีค่าเกิน 7 V จากนั้นจะส่งสัญญาณความผิดพร่อง (fault) กลับมาเพื่อแจ้งเตือนให้ DSP ได้รับทราบ (active low) ดังนั้นฟังก์ชันนี้จึงสามารถช่วยป้องกัน การเกิดความเสียหายต่อวงจรกำลังได้เป็นอย่างดี เพื่อให้ง่ายต่อออกแบบวงจรในหนึ่งเฟสและลดการ ใช้จำนวนช่อง I/O เราจึงสามารถรวม (tie) สัญญาณ fault ทั้ง 4 สัญญาณเป็นสัญญาณเดียวได้เพื่อ แสดงถึงสัญญาณ fault สำหรับเฟสนั้นๆ

### 4.1.3. วงจรไดโอดเรียงกระแสไฟตรง (bridge diode circuit)

โดยปกติบัสไฟตรงที่ใช้ในงานของระบบผลิตจากพลังงานแสงอาทิตย์จะต้องนำแผงโฟโตวอล เทอิกมาต่ออนุกรมหลายๆแผงเพื่อสร้างแรงดันบัสไฟตรงและขนานเป็นอาร์เรย์เพื่อเพิ่มกระแสไฟตรง แต่ในวิทยานิพนธ์นี้จะใช้แหล่งแรงดันไฟตรงแทนแผงโฟโตวอลเทอิก ดังนั้นการออกแบบจะต้อง รองรับต่อการใช้งานที่แรงดันไฟตรงค่าสูงระดับ 600 – 800 V DC และมีพิกัดกระแสสูงเพียงพอ สำหรับอินเวอร์เตอร์ 3000 VA โมดูลไดโอดเรียงกระแสสามเฟสแบบบริดจ์ RM15TA-2H ที่มีพิกัด แรงดันไฟตรงสูงถึง 1600 V และกระแสไฟตรง 30 A เหมาะสมที่ใช้เป็นแหล่งแรงดันไฟตรงใน งานวิจัยนี้ ด้านเข้าของโมดูลบริดจ์ไดโอดใช้วาริแอกสามเฟสเพื่อปรับขนาดแรงดันบัสไฟตรงต่อ อนุกรมกับหม้อแปลงสามเฟสแยกโดดทางไฟฟ้าที่มีอัตราส่วนจำนวนรอบ 1 : 1.5 เท่าดังแสดงในรูปที่ 4.1 เพื่อเพิ่มแรงดันไฟตรงให้สูงถึงระดับ 700 V DC ตัวเก็บประจุแบบ electrolyte ขนาด 820 µF พิกัดแรงดัน 400 V จำนวน 2 ตัวต่ออนุกรมเพื่อแบ่งแรงดันไฟตรงเป็น 3 ค่าได้แก่แรงดันบัสบวก แรงดันบัสศูนย์และแรงดันบัสลบ เพื่อใช้เป็นบัสไฟตรงด้านเข้าสำหรับอินเวอร์เตอร์สามระดับ

### 4.1.4. วงจรกรองผ่านต่ำ LCL

สำหรับวงจรกรองผ่านต่ำในรูปที่ 4.1 จะออกแบบเพื่อกรองกระแสที่ไหลผ่านตัวเหนี่ยวนำ *L*<sub>1</sub> ที่มีองค์ประกอบความถี่การสวิตซ์ 10 kHz ออกเพื่อให้กระแสที่ไหลเข้าโครงข่ายมีความใกล้เคียง รูปไซน์และมีองค์ประกอบความถี่ฮาร์มอนิกต่ำกว่าที่มาตรฐานกำหนด ตัวเหนี่ยวนำด้านอินเวอร์เตอร์ ขนาด 5 mH และตัวเก็บประจุขนาด 12.5 *µF* สามเฟสต่อแบบวายโดยมีความถี่หักมุมของวงจร กรองอยู่ที่ 637 Hz ซึ่งถือว่ามีค่าต่ำเพียงพอที่ที่จะกรององค์ประกอบความถี่การสวิตซ์ได้และไม่ส่งผล กระทบต่อความถี่หลักมูลที่ 50 Hz

#### 4.2. วงจรตรวจวัด (measurement circuits) และวงจรป้องกัน

ประกอบด้วยวงจรตรวจวัดแรงดัน วงจรตรวจวัดกระแส วงจรแปลงสัญญาณแอนะล็อกเป็น ดิจิตอล บอร์ดแปลงสัญญาณดิจิตอลเป็นแอนะล็อก บอร์ดกลับสัญญาณ PWM เป็นต้น

### 4.2.1. วงจรตรวจวัดแรงดัน (voltage sensor)

วงจรตรวจวัดแรงดันจะใช้วัดแรงดันระหว่างสายสามเฟสที่จุดเชื่อมต่อเพื่อเป็นแรงดันอ้างอิง ให้อินเวอร์เตอร์และใช้สำหรับคำนวณกำลังจริงและกำลังรีแอกทีฟที่จะป้อนเข้าโครงข่ายที่จุดเชื่อมต่อ นอกจากนี้ยังใช้วัดแรงดันบัสไฟตรงเพื่อใช้สำหรับการมอดูเลตแบบขั้วเดี่ยว 2 เฟสขั้วคู่ 1 เฟส (2u1d) เพื่อความปลอดภัยของวงจรส่วนควบคุมที่อยู่ด้านแรงต่ำและป้องกันการเกิดความเสียเนื่องจากการ ลัดวงจรของวงจรกำลังที่มีแรงดันสูง การแยกโดดทางไฟฟ้าเป็นเรื่องสำคัญที่ควรพิจารณา การใช้หม้อ แปลงลดระดับแรงดันจะทำให้แรงดันที่วัดได้อยู่ในย่านของวงจรขยายสัญญาณและยังแยกโดดทาง ไฟฟ้าแต่ยังมีข้อจำกัดคือไม่สามารถวัดแรงดันไฟตรงได้อีกด้วย ไอซี ACPL-C79B เป็นตัวขยาย สัญญาณแบบแยกโดดทางไฟฟ้าที่มีความแม่นยำสูง (+/-0.5% accuracy) และแบนด์วิดท์สูง 200 kHz แรงดันด้านเข้าออกแบบให้รองรับการวัดแรงดันค่ายอดได้สูงถึง 1080 V (สูงกว่าค่ายอดของ แรงดันระหว่างสาย 2 เท่า) ถูกลดขนาดด้วยวงจรแบ่งแรงดันเป็นแรงดันด้านเข้าของไอซีและให้ สัญญาณด้านออกแบบ differential ซึ่งมีข้อดีคือช่วยกำจัดแรงดันเป็นแรงดันด้านเข้าของไอซีและให้ สัญญาณจากไอซี ACPL-C79B เพื่อให้แรงดันด้านออกของวงจรตรวจวัดมีค่าเหมาะสมกับย่านของ แรงดันด้านเข้าของวงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอลซึ่งถูกเลือกไว้ที่ +/-10V ทั้งนี้ค่า อัตราขยายของบอร์ดตรวจวัดแรงดันมีค่าเท่ากับ 10V/1080V

#### 4.2.2. วงจรตรวจวัดกระแส (current sensor)

วงจรตรวจวัดกระแสจะใช้วัดกระแสที่ไหลผ่านตัวเหนี่ยวนำ  $L_1$  เพื่อใช้เป็นค่าป้อนกลับของ วงรอบควบคุมกระแสและใช้วัดกระแสที่ไหลผ่านตัวเหนี่ยวนำ  $L_2$  เพื่อคำนวณกำลังจริงและกำลังรี แอกทีฟที่ไหลเข้าโครงข่ายที่จุดเชื่อมต่อและใช้เป็นค่าป้อนกลับของวงรอบควบคุมกำลัง เนื่องจาก อินเวอร์เตอร์มีพิกัดกำลัง 3000 VA และมีกระแสไหลในสายเท่ากับ 4.55 A RMS เซนเซอร์วัดกระแส HX10-NP จากผู้ผลิต LEM มีพิกัดกระแส 10A RMS (สูงกว่าพิกัดอินเวอร์เตอร์ 2 เท่า) มีคุณสมบัติคือ มีการแยกโดดทางไฟฟ้าแบบ hall effect และแบนด์วิดท์สูง 50 kHz ซึ่งถือว่าสูงเพียงพอสำหรับการ วัดกระแสในงานวิจัยนี้ ส่วนวงจรขยายสัญญาณแบบ inverting amplifier ด้วยไอซี AD8022 ถูกใช้ เพื่อขยายสัญญาณจากเซนเซอร์วัดกระแสเพื่อให้แรงดันด้านออกของวงจรตรวจวัดมีค่าเหมาะสมกับ ย่านของแรงดันด้านเข้าของวงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอลซึ่งถูกเลือกไว้ที่ +/-10V ทั้งนี้ค่า อัตราขยายของบอร์ดตรวจวัดกระแสมีค่าเท่ากับ 8V/10A

#### 4.2.3. วงจรแปลงสัญญาณแอนะล็อกเป็นดิจิตอล (analog to digital converter, ADC)

การแปลงสัญญาณแอนะล็อกเป็นดิจิตอลถือว่าเป็นสิ่งที่สำคัญมากที่จะทำให้ DSP เห็นค่าที่ อ่านได้จากวงจรวัดอย่างถูกต้อง โดยปกติตัวประมวลผลสัญญาณดิจิตอล TMS320F2812 ได้รวม โมดูลแปลงสัญญาณแอนะล็อกเป็นดิจิตอลไว้ในซิปเรียบร้อยแล้วซึ่งมีรายละเอียดสเปกคร่าวดังนี้ ความละเอียด 12 bits ค่าความผิดพลาดโดยรวม +/-200 LSB (โดยที่ 1 LSB = 0.732 mV) รองรับ เฉพาะสัญญาณแอนะล็อกแบบ unipolar ที่มีย่านแรงดันสูงสุดเพียง 0 – 3 V ปัญหาจากการใช้ ADC build in ในซิป TMS320F2812 คือมีค่าความผิดพลาดสูงมากและการอ่านค่าสัญญาณ bipolar จำเป็นต้องใช้วงจรบวก offset เพิ่มเติมซึ่งทำให้ความแม่นยำของการแปลงสัญญาณขึ้นอยู่กับความ แม่นยำของวงจรบวก offset อีกด้วย อีกทั้งย่านสัญญาณแอนะล็อกด้านเข้ามีค่าต่ำเพียง 3 V ซึ่งอยู่ใน พิสัยของสัญญาณรบกวนอาจจะทำให้เกิดการแปลงค่าสัญญาณผิดพลาดได้

บอร์ดแปลงสัญญาณแอนะล็อกเป็นดิจิตอลภายนอกสำเร็จรูป EVAL-AD7606/07/08EDZ จากผู้ผลิต ANALOG DEVICES โดยมีไอซีหลัก AD7607 เป็นตัวแปลงสัญญาณจากแอนะล็อกเป็น ดิจิตอลจำนวน 8 ช่องที่มีความละเอียด 14 bits มีค่าความผิดพลาดโดยรวม (total unadjusted error) ค่อนข้างต่ำเพียง +/-6 LSB (โดยที่ 1 LSB = 0.305 mV) และสามารถรองรับสัญญาณแอนะ ล็อกแบบ bipolar ที่มีย่านแรงดันสูงสุดถึง +/-10V (หรือสูงถึง 20 V peak to peak) รองรับการ เชื่อมต่อที่หลากหลายทั้ง serial และ parallel (ในที่นี้จะใช้การเชื่อมต่อแบบ parallel เนื่องจากการ เชื่อมต่ออก่านารใช้ชิป AD7606 ความละเอียด 16 bits ด้วย) มีช่วงเวลาการแปลงสัญญาณ 4 ไมโครวินาทีซึ่งถือว่าไม่สูงนักสำหรับรอบเวลาในการคำนวณของ DSP ที่มีช่วงเวลาทั้งสิ้น 100 ไมโครวินาที (ความถี่การสวิตซ์ 10 kHz) การออกแบบการติดตั้งบอร์ดแปลงสัญญาณ ADC จะติดตั้ง ในตำแหน่งที่อยู่ใกล้กับวงจรตรวจวัดมากที่สุดเพื่อลดผลของความยาวของสายสัญญาณแอนะล็อกซึ่ง อาจจะถูกรบกวนต่อสัญญาณที่ไม่พึงประสงค์ได้

### 4.2.4. วงจรแปลงสัญญาณดิจิตอลเป็นแอนะล็อก (digital to analog converter, DAC)

ผู้พัฒนาโปรแกรมมีความจำเป็นต้องดูค่าหรือตัวแปรที่เป็นดิจิตอลจากการคำนวณเพื่อใช้ใน การตรวจสอบความถูกต้องของการเขียนโปรแกรมและการคำนวณ วงจรแปลงสัญญาณดิจิตอลเป็น แอนะล็อกด้วยไอซี TLV5630I จากผู้ผลิต Texas Instrument จำนวน 8 ช่องสัญญาณแอนะล็อกด้าน ออก ความละเอียด 12 บิต ถูกใช้เพื่อแปลงสัญญาณดังกล่าวผ่านการเชื่อมต่อแบบ serial ผ่านโมดูล SPI ของ DSP วงจรขยายสัญญาณถูกใช้เพื่อขยายสัญญาณแอนะล็อกให้อยู่ในย่านที่เหมาะสมต่อการ วัดด้วย oscilloscope ทั้งนี้ออกแบบเลือกใช้สายเคเบิล RG-58A/U ที่มีชีลด์อลูมิเนียมภายในและใช้ ขั้วต่อสายชนิด BNC ทั้งสองข้างเพื่อป้องการการถูกรบกวนจากการเชื่อมต่อสาย

### 4.2.5. บอร์ดกลับสัญญาณ PWM และวงจรป้องกัน

เนื่องจากช่องการเชื่อมต่อสัญญาณ PWM1 - PWM12 ในโมดูล event manager (EVA, EVB) ของ DSP มีการ pull up อยู่ในภายใน (สังเกตได้จากกรอบสีแดงในรูปที่ 4.5) ดังนั้นจะทำให้ สถานะลอจิกปกติของ pins นี้เป็น high เมื่อเปิด/รีเซต DSP (logic high หมายถึงสวิตซ์ on , logic low หมายถึงสวิตซ์ off) ซึ่งจะทำให้เกิดความไม่ปลอดภัยต่อวงจรอินเวอร์เตอร์ได้เนื่องจาก ผู้พัฒนาโปรแกรมอาจจะรีเซตหรือเปิด DSP ในขณะที่ยังมีแรงดันบัสไฟตรงค้างอยู่จะทำให้สวิตซ์ทุก ตัวในอินเวอร์เตอร์ on พร้อมกันนั่นหมายความว่าเกิดการลัดวงจรที่บัสไฟตรงจนเกิดความเสียหายต่อ สวิตซ์ได้ ดังนั้นจึงควรที่จะมีการกลับ logic ของ pins นี้ให้อยู่สถานะ low ตลอดเวลาไม่ว่าจะเปิด หรือรีเซต DSP แม้ขณะยังคงมีบัสไฟตรงก็ไม่เกิดอันตรายต่อวงจรอินเวอร์เตอร์ ไอซี SN74LS04 หรือ NOT GATE ถูกใช้เพื่อกลับสถานะของขา PWM1 – PWM12 ให้สถานะปกติมีค่าเป็น low หรือ เท่ากับสวิตซ์ off จากนั้นส่งผ่านไปยังไอซี SN74LS08 หรือ AND GATE เพื่อกำหนดเงื่อนไขสถานะ ด้านออกของขา PWM (ด้านออกของ AND GATE = low แปลว่าสวิตซ์ไม่นำกระแส) โดยอินพุตอีกขา หนึ่งเป็น Trigger จากภายนอกที่ออกแบบให้เข้ามามีส่วนร่วมในการตัดวงจรหรือหยุดขับนำสวิตซ์ เช่นวงจรป้องกันกระแสเกิน (over current protection circuit) เพื่อแจ้งเตือนกระแสที่ไหลผ่าน เซนเซอร์มีค่ามากกว่ากระแสขีดเริ่มเปลี่ยน (threshold current) ที่ตั้งไว้ ด้านออกของไอซี SN74LS08 จะส่งผ่านสัญญาณ PWM ไปยังไอซี SN74LS07 หรือ buffer with open-collector เพื่อ pull up ระดับลอจิกของสัญญาณ PWM ให้มีค่า 3.3 V ซึ่งเป็นค่าที่อยู่ในช่วงของแรงดัน input pin  $V_{i_{n+}},V_{i_{n-}}$  ที่ datasheet กำหนดไว้ โดยการส่งผ่านสัญญาณผ่านไอซีทั้ง 3 ตัวมีช่วงเวลา delay ทั้งหมดมากที่สุดอยู่ที่ 30 + 35 + 40 = 105 ns ซึ่งถือว่าไม่กระทบต่อความกว้างพัลส์ของการการ สวิตซ์และช่วงเวลาประวิง (dead time)

อีกทั้งยังออกแบบการจัดการขา fault ที่วงจรขับนำสวิตซ์กำลังแต่ละเฟสส่งกลับมายัง DSP โดยการนำสัญญาณขา fault (active low) ของแต่ละเฟสมาเข้าไอซี SN74LS08 หรือ AND GATE เพื่อรวมเป็นสัญญาณ fault trigger จากนั้นจะส่งผ่านไปยัง DSP ผ่านช่องการเชื่อมต่อ Non Maskable Interrupt, NMI หรือขา GPIOE2 - XNMI\_XINT13 ซึ่งเป็น external interrupt ที่ให้ลำดับ ความสำคัญ (priority) สูงที่สุด โดยมีเงื่อนไขว่าหากมีการขัดจังหวะ (interrupt) นี้เกิดขึ้นให้หยุดการ ขับนำสวิตซ์กำลังทุกตัว ดังนั้นทันทีที่เกิดความผิดพร่องขึ้นที่สวิตซ์กำลัง DSP จะสามารถรับรู้และสั่ง หยุดการทำงานของอินเวอร์เตอร์ได้ทันก่อนที่จะเกิดความเสียหายต่ออุปกรณ์ได้

-						
GPIOA OR EVA SIGNALS						
GPIOA0 - PWM1 (O)	M12	92	68	I/O	PU	GPIO or PWM Output Pin #1
GPIOA1 - PWM2 (O)	M14	93	69	I/O	PU	GPIO or PWM Output Pin #2
GPIOA2 - PWM3 (O)	L12	94	70	I/O	PU	GPIO or PWM Output Pin #3
GPIOA3 - PWM4 (O)	L13	95	71	I/O	PU	GPIO or PWM Output Pin #4
GPIOA4 - PWM5 (O)	K11	98	72	I/O	PU	GPIO or PWM Output Pin #5
GPIOA5 - PWM6 (O)	K14	101	75	I/O	PU	GPIO or PWM Output Pin #6
GPIOB OR EVB SIGNALS						
GPIOB0 - PWM7 (O)	N2	45	33	VO	PU	GPIO or PWM Output Pin #7
GPIOB1 - PWM8 (O)	P2	46	34	VO	PU	GPIO or PWM Output Pin #8
GPIOB2 - PWM9 (O)	N3	47	35	VO	PU	GPIO or PWM Output Pin #9
GPIOB3 - PWM10 (O)	P3	48	36	VO	PU	GPIO or PWM Output Pin #10
GPIOB4 - PWM11 (O)	L4	49	37	VO	PU	GPIO or PWM Output Pin #11
GPIOB5 - PWM12 (O)	M4	50	38	I/O	PU	GPIO or PWM Output Pin #12

รูปที่ 4.5 รายละเอียดของขา PWM1 – PWM12 ในโมดูล EVA และ EVB ที่มี internal pull up

#### 4.3. ส่วนควบคุมและประมวลผลสัญญาณดิจิตอล (Digital Signal Processing, DSP)

ตัวควบคุมและประมวลผลสัญญาณดิจิตอล TMS320F2812 จาก Texas Instrument ความถี่สัญญาณนาฬิกา 150 MHz (6.6 ns cycle time) ซึ่งมีความรวดเร็วเพียงพอต่อการใช้งาน จำนวนช่องการเชื่อมต่อสูงถึง 56 ช่อง รองรับโมดูล event manager, EV ถึง 2 โมดูลที่มีช่องการ เชื่อมต่อสัญญาณ PWM จำนวน 12 ช่อง เหมาะสมสำหรับการพัฒนาโปรแกรมสำหรับอินเวอร์เตอร์ สามระดับ มีพอร์ตสำหรับเชื่อมต่ออนุกรม (Serial Peripheral Interface, SPI) จำนวน 1 โมดูล สำหรับแปลงสัญญาณดิจิตอลเป็นแอนะล็อกเพื่อผู้พัฒนาโปรแกรมสามารถดูค่าตัวแปรต่างๆในการ คำนวณหรือตรวจสอบความถูกต้องของโปรแกรมได้ รองรับช่อง JTAG เพื่อติดต่อสื่อสารกับ คอมพิวเตอร์ผ่านพอร์ต USB ด้วย XDX100V2 USB Emulator และสามารถพัฒนาโปรแกรมด้วย ภาษา C ผ่านซอฟแวร์ Code Composer Studio, CCS

## บทที่ 5 การทดสอบการทำงาน

เนื้อหาในบทนี้จะนำเสนอผลการทดสอบการทำงานของการจำลองลักษณะสมบัติของเครื่อง กำเนิดไฟฟ้าซิงโครนัสด้วยอินเวอร์เตอร์ การทดสอบการทำงานจะอาศัยการจำลองการทำงานด้วย โปรแกรม MATLAB/Simulink และการทดสอบกับเครื่องต้นแบบระดับห้องปฏิบัติการเปรียบเทียบ กัน ผลการทดสอบที่ได้จะช่วยยืนยันว่าแนวคิดในการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้า ซิงโครนัสด้วยอินเวอร์เตอร์ที่ได้นำเสนอไว้ในบทที่ 2 นั้นสามารถทำงานได้จริงและสอดคล้องกับทฤษฎี

#### 5.1. รายละเอียดการทดสอบการทำงาน

การทดสอบการทำงานจะประกอบด้วย 3 ส่วน ได้แก่ ฟังก์ชันการควบคุมแบบดรูป การ จำลองโมเมนต์ความเฉื่อยทางกลและการจำลองลักษณะสมบัติของอิมพีแดนซ์ ในการจำลองการ ทำงานและการทดสอบกับเครื่องต้นแบบระดับห้องปฏิบัติการใช้พารามิเตอร์ต่างๆในดังตารางที่ 5.1

การทดสอบการทำงานสำหรับฟังก์ชั่นการควบคุมแบบดรูปและการจำลองลักษณะสมบัติ ความเฉื่อยทางกล อินเวอร์เตอร์จะทำงานในโหมดสนับสนุนโครงข่าย (grid supporting inverters mode) โดยที่เชื่อมต่อเข้ากับโครงข่ายไฟฟ้าที่จุดเชื่อมต่อและมีภาพรวมของการควบคุมอินเวอร์เตอร์ ดังแสดงในรูปที่ 2.3 และใช้ค่าอัตราขยายของตัวควบคุม PI ของวงรอบควบคุมกระแสและวงรอบ ควบคุมกำลังที่ได้ออกแบบไว้ในหัวข้อ 3.1 และ 3.2 การทดสอบการทำงานฟังก์ชันการควบคุมดรูปจะ พิจารณาถึงผลตอบสนองในการควบคุมกำลังจริงและกำลังรีแอกทีฟที่จุดเชื่อมต่อตามค่าคำสั่งกำลัง จริงทุติยถูมิและค่าคำสั่งกำลังรีแอกทีฟทุติยภูมิเมื่อความถี่และขนาดของแรงดันเปลี่ยนแปลงตามโพร ไฟล์ที่กำหนด และใช้ค่าสัมประสิทธิ์ความชั้นของการควบคุมดรูป  $1/k_p, 1/k_q$  ตามที่ได้ออกแบบไว้ใน หัวข้อ 2.2.1 เมื่อพิจารณาจากพิกัดกำลังของอินเวอร์เตอร์ 3000 VA ระดับแรงดันระหว่างสายปกติ 380 V และความถี่ปกติ 50 Hz พบว่าค่าสัมประสิทธิ์ความขั้นของการควบคุมดรูป  $1/k_p$  ที่ออกแบบ ไว้ 2 pu./Hz จะมีค่าเท่ากับ 6000 W/Hz และค่าสัมประสิทธิ์ความชั้นของการควบคุมดรูป  $1/k_q$  ที่ ออกแบบไว้ 1pu./ ±10%V<sub>line</sub> จะมีค่าเท่ากับ 83.33 VAR/V การทดสอบการทำงานฟังก์ชันการจำลอง โมเมนต์ความเฉื่อยทางกลจะกำหนดให้อัตราการเปลี่ยนแปลงความถี่  $df/dt=\pm 0.25 {
m Hz/s}$  ซึ่งอ้างอิง จากสถิติการเปลี่ยนแปลงความถี่ในระบบไฟฟ้ากำลังที่เกิดขึ้นบ่อยที่สุดในประเทศไอร์แลนด์ใน งานวิจัย [16] และค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  ให้มีค่าปรับได้ 4 ค่าได้แก่  $K_{d} = 4,8,12,15 \ s$  เพื่อยืนยันการทำงานทุกค่าคงตัว  $K_{d}$  ที่ข้อกำหนดการเชื่อมต่อโครงข่าย [15]

การทดสอบการทำงานสำหรับฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ อินเวอร์เตอร์ จะทำงานในโหมดสร้างโครงข่าย (grid forming inverters mode) และมีภาพรวมของการควบคุม อินเวอร์เตอร์ดังแสดงในรูปที่ 2.7 และใช้ค่าอัตราขยายของตัวควบคุม PI ของวงรอบควบคุมแรงดันที่ ได้ออกแบบไว้ในหัวข้อ 3.2 โดยจะพิจารณาถึงผลตอบสนองในการควบคุมแรงดันด้านออกและการ เลื่อนเฟสระหว่างแรงดันเฟสที่ตรวจวัดได้กับค่าแรงดันเฟสคำสั่งเมื่อด้านออกของอินเวอร์เตอร์มีการ ปรับเปลี่ยนโหลด เมื่อพิจารณาจากพิกัดกำลังของอินเวอร์เตอร์ 3000 VA ระดับแรงดันระหว่างสาย ปกติ 380 V และความถี่ปกติ 50 Hz รีแอกแตนซ์ที่ได้ออกแบบไว้ในหัวข้อ 2.2.3 มีค่า 0.114 pu. จะ เท่ากับค่าความเหนี่ยวนำอนุกรมเสมือน 17.46 mH



จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University

ชื่อพารามิเตอร์	ค่าที่ใช้	หน่วย		
พารามิเตอร์ของอินเวอร์เตอร์				
แหล่งจ่ายแรงดันไฟฟ้ากระแสตรงด้านเข้า (แทนแผงโฟโตวอลเทอิก)	700	V		
พิกัดกำลังของอินเวอร์เตอร์	3000	kVA		
ระดับแรงดันระหว่างสายปกติ (nominal line to line voltage)	380	V		
พิกัดกระแสของอินเวอร์เตอร์	4.55	A(rms)		
ความถี่ปกติ (nominal frequency)	50	Hz		
ความถี่การสวิตซ์ (switching frequency)	10	kHz		
พารามิเตอร์ของวงจรกรองผ่านต่ำ LCL				
ค่าความเหนี่ยวนำของตัวเหนี่ยวนำ, L <sub>1</sub> ,L <sub>2</sub>	5	mH		
ค่าความจุไฟฟ้าของตัวเก็บประจุ, C <sub>F</sub>	12.5	μF		
ค่าความต้านทานของตัวต้านทานหน่วง (damping resistors), $R_d$	15	Ω		
พารามิเตอร์ของส่วนควบคุมแบบดรูป				
สัมประสิทธิ์ความชั้นของกำลังจริง, $1/k_p$	6,000	W/Hz		
สัมประสิทธิ์ความชั้นของกำลังรีแอกทีฟ, 1/ $k_q$	83.33	VAR/V		
แถบไร้ผลตอบสนองของการเปลี่ยนแปลงความถี่ (frequency dead	± 50	mHz		
band)				
แถบไร้ผลตอบสนองของการเปลี่ยนแปลงแรงดัน (voltage dead band)	± 15	V		
พารามิเตอร์ของการจำลองโมเมนต์ความเฉื่อยทางกล				
อัตราการเปลี่ยนแปลงของความถี่, <i>df / dt</i>	± 0.25	Hz/s		
แถบไร้ผลตอบสนองของการเปลี่ยนแปลงความถี่ (frequency dead	± 10	mHz		
band)				
ค่าโมเมนต์ความเฉื่อยทางกลเสมือน $K_{_d}$ เปลี่ยนแปลง 4 ค่า	4,8,12,15	sec.		
ค่าคงตัวทางเวลา (time constant, $ au$ ) ของ low pass filter	0.05	sec.		
พารามิเตอร์ของการจำลองลักษณะสมบัติของอิมพีแดนซ์				
ต่าดวางแหยี่ยวบำอนอรงแสขือน . I	17.46	mH		
רו או אואטאנט או וטערואומאטא, $L_s$	(0.114)	(p.u.)		

ตารางที่ 5.1 พารามิเตอร์ที่ใช้ในการทดสอบการทำงาน

#### 5.2. การทดสอบการทำงานสำหรับฟังก์ชันการควบคุมดรูป

ผลการจำลองการทำงานและผลการทดลองในรูปที่ 5.1 ถึงรูปที่ 5.12 แสดงถึงการทำงาน ของฟังก์ชันการควบคุมดรูปของกำลังจริงและกำลังรีแอกทีฟสำหรับอินเวอร์เตอร์ที่ทำงานในโหมด สนับสนุนโครงข่ายที่มีภาพรวมตามรูปที่ 2.3 โดยจะทดสอบการทำงานใน 2 โหมดที่สำคัญได้แก่ 1.) การเปลี่ยนแปลงค่าความถี่และขนาดแรงดันระหว่างสายของโครงข่ายตามโพร์ไฟล์ที่ตั้งค่าไว้ 2.) การ ทดสอบการจ่ายกำลังจริงและกำลังรีแอกทีฟตลอดย่านพิกัดกำลังของอินเวอร์เตอร์ต่อการ เปลี่ยนแปลงความถี่ของโครงข่ายและขนาดของแรงดันระหว่างสายแบบแรมป์ ตามลำดับ

รูปที่ 5.1 ถึงรูปที่ 5.2 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อเปลี่ยน ้ค่าความถี่ของโครงข่ายตามโพรโฟล์ที่ตั้งไว้ทุกๆ 0.5 วินาที และรูปที่ 5.3 ถึงรูปที่ 5.6 เป็นผลการ ้จำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อเปลี่ยนแปลงค่าความถี่แบบแรมป์จากค่า 49.5 Hz จนถึง 50.5 Hz เป็นเวลาช่วงเวลา 10 วินาที โดยมีเงื่อนไขของตัวแปรที่ใช้ในการทดสอบดังแสดง ในตารางที่ 5.2 พบว่าการทดสอบทั้ง 2 โหมดของฟังก์ชันการควบคุมดรูปของกำลังจริงสามารถปรับ ลดค่าคำสั่งกำลังจริงเมื่อความถี่ของโครงข่ายเพิ่มขึ้นและสามารถปรับเพิ่มค่าคำสั่งกำลังจริงเมื่อ ความถี่ของโครงข่ายลดลงได้อย่างถูกต้อง โดยปริมาณการปรับเพิ่ม/ลดการจ่ายกำลังจริงเป็นไปตาม ค่าสัมประสิทธิ์การควบคุมดรูป  $1/k_p$  สอดคล้องตามความสัมพันธ์ในสมการ (2.13) โดยมีแถบไร้ ผลตอบสนองของการเปลี่ยนแปลงความถี่ถูกต้องตามค่าที่ตั้งไว้ (สังเกตได้จากการปรับเพิ่ม/ลดของค่า ้คำสั่งกำลังจริงของส่วนควบคุมดรูปเท่ากับศูนย์เมื่อการเปลี่ยนแปลงความถี่ต่ำกว่าแถบไร้ ผลตอบสนอง) จะเห็นได้ว่าการทดสอบทั้ง 2 โหมดอินเวอร์เตอร์สามารถควบคุมกำลังจริงตามค่าคำสั่ง ได้อย่างถูกต้องโดยการจ่ายกำลังจริงมีผลตอบสนองทางเวลาเป็นไปตามค่าที่ออกแบบไว้ในหัวข้อ 3.2 ้อีกทั้งยังสามารถควบคุมการเพิ่ม/ลดการจ่ายกำลังจริงและกำลังรีแอกทีฟในสภาวะอยู่ตัวได้อย่าง ้อิสระต่อกัน เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้วอินเวอร์เตอร์สามารถควบคุมกำลังจริงและกำลังรีแอก ทีฟได้โดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 100 W,VAR (คิดเป็น 0 – 3.3% ของพิกัดกำลังของอินเวอร์เตอร์) ซึ่งสามารถยืนยันได้ถึงสมรรถนะและเสถียรภาพของการ ควบคุมสำหรับฟังก์ชั่นการควบคุมดรูปของกำลังจริง

รูปที่ 5.3 ถึงรูปที่ 5.6 แสดงให้เห็นถึงผลรวมของค่าคำสั่งกำลังจริงทุติยภูมิ (*P*<sup>\*</sup>) ที่มาจาก ส่วนควบคุมดรูปและค่าคำสั่งกำลังจริงปฐมภูมิ (*P*<sup>\*</sup>) จะต้องมีค่าเป็นบวกเท่านั้นซึ่งแสดงถึง อินเวอร์เตอร์จ่ายกำลังงานเข้าสู่โครงข่ายทิศทางเดียวและจะต้องมีค่าไม่เกินค่าพิกัดกำลังของ อินเวอร์เตอร์ที่กำหนดไว้ในตารางที่ 5.2 ตัวอย่างเช่นกรณีที่ความถี่ของโครงข่ายขณะนั้นมีค่า 49.5 Hz และค่าคำสั่งกำลังจริงปฐมภูมิ (*P*<sup>\*</sup>) ตั้งค่าไว้ที่ 1500 W ส่วนควบคุมดรูปจะต้องเพิ่มการจ่ายกำลัง จริงตามสมการ (2.13) เท่ากับ 3000 W ดังนั้นค่าคำสั่งกำลังจริงทุติยภูมิ (*P*<sup>\*</sup>) จะเท่ากับ 4500 W (เส้นสีม่วงในรูปที่ 5.4 และรูปที่ 5.6) แต่อินเวอร์เตอร์จะสามารถสั่งค่าคำสั่งกำลังจริงทุติยภูมิและ ควบคุมกำลังจริงได้เท่ากับค่าพิกัดของอินเวอร์เตอร์เท่ากับ 3000 W เท่านั้น (เส้นสีดำและเส้นสีแดง ในรูปที่ 5.4 และรูปที่ 5.6) สำหรับกรณีค่าคำสั่งกำลังจริงปฐมภูมิอื่นๆที่ทำให้ค่าคำสั่งกำลังจริงทุติย ภูมิมีค่าเกินพิกัดของอินเวอร์เตอร์ก็ใช้วิธีคิดในทำนองเดียวกับที่กล่าวไว้ข้างต้น

รูปที่ 5.7 ถึงรูปที่ 5.8 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อเปลี่ยน ้ค่าขนาดของแรงดันตามโพรโฟล์ที่ตั้งไว้ทุกๆ 1 วินาทีและรูปที่ 5.9 ถึงรูปที่ 5.12 เป็นผลการจำลอง การทำงานเปรียบเทียบกับผลการทดลองเมื่อเปลี่ยนแปลงขนาดแรงดันระหว่างสายแบบแรมป์จาก 335 V ถึง 425 V ในช่วงเวลา 10 วินาทีโดยมีเงื่อนไขตัวแปรที่ใช้ในการทดสอบแสดงได้ดังตารางที่ 5.2 จะเห็นได้ว่าฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟสามารถปรับลดค่าคำสั่งกำลังรีแอกทีฟเมื่อ ขนาดแรงดันระหว่างสายเพิ่มขึ้นและสามารถปรับเพิ่มค่าคำสั่งกำลังรีแอกทีฟเมื่อขนาดแรงดันระหว่าง สายลดลง โดยปริมาณการปรับเพิ่ม/ลดการจ่ายกำลังรีแอกทีฟเป็นไปตามค่าสัมประสิทธิ์การควบคุมด รูป  $1/k_q$  สอดคล้องตามความสัมพันธ์ในสมการ (2.14) โดยมีแถบไร้ผลตอบสนองของการ เปลี่ยนแปลงขนาดแรงดันถูกต้องตามค่าที่ตั้งไว้ (สังเกตได้จากการปรับเพิ่ม/ลดของค่าคำสั่งกำลังรี แอกทีฟเท่ากับศูนย์เมื่อการเปลี่ยนแปลงขนาดแรงดันต่ำกว่าแถบไร้ผลตอบสนอง) จะเห็นได้ว่า อินเวอร์เตอร์สามารถควบคุมกำลังรีแอกทีฟตามค่าคำสั่งได้อย่างถูกต้องโดยมีผลตอบสนองของการ ้จ่ายกำลังรีแอกทีฟเป็นไปตามค่าที่ออกแบบไว้ในหัวข้อ 3.2 อีกทั้งยังสามารถควบคุมการเพิ่ม/ลดการ ้จ่ายกำลังรีแอกทีฟและกำลังจริงในสภาวะอยู่ตัวได้อย่างอิสระต่อกัน เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้ว อินเวอร์เตอร์สามารถควบคุมกำลังรีแอกทีฟและกำลังจริงได้โดยมีค่าความผิดพลาดใกล้เคียงศูนย์และ มีค่าระลอกอยู่ในช่วง 0 – 100 W,VAR (คิดเป็น 0 – 3.3% ของพิกัดกำลังของอินเวอร์เตอร์) ซึ่ง สามารถยืนยันได้ถึงสมรรถนะและเสถียรภาพของการควบคุมสำหรับฟังก์ชันการควบคุมดรูปของกำลัง รีแอกทีฟ

รูปที่ 5.9 ถึงรูปที่ 5.12 แสดงให้เห็นถึงผลรวมของค่าคำสั่งกำลังรีแอกทีฟทุติยภูมิ ( $Q^*$ ) ที่มา จากส่วนควบคุมดรูปและค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิ ( $Q^*$ ) สามารถมีค่าเป็นได้ทั้งบวกและลบโดย ที่กำลังรีแอกทีฟที่มีค่าเป็นบวกจะแสดงถึงกระแสเฟสมีเฟสล้าหลัง (lagging) แรงดันเฟสหรือ อินเวอร์เตอร์กำลังทำงานอยู่ในย่านตัวเหนี่ยวนำ (inductive) และกำลังรีแอกทีฟที่มีค่าเป็นลบจะ แสดงถึงกระแสเฟสมีเฟสนำหน้า (leading) แรงดันเฟสหรืออินเวอร์เตอร์กำลังทำงานอยู่ในย่านตัว เก็บประจุ (capacitive) (สามารถสังเกตได้จากภาพขยายของรูปที่ 5.8) ทั้งนี้ค่าคำสั่งกำลังรีแอกทีฟ ทุติยภูมิ ( $Q^*$ ) จะต้องมีค่าไม่เกินค่าพิกัดกำลังของอินเวอร์เตอร์ที่กำหนดไว้ในตารางที่ 5.2 ตัวอย่างเช่นกรณีที่ขนาดของแรงดันระหว่างสายเท่ากับ 335 V และค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิ ( $Q^*$ ) ตั้งค่าไว้ที่ 0 VAR ส่วนควบคุมดรูปจะต้องเพิ่มการจ่ายกำลังรีแอกทีฟตามสมการ (2.14) เท่ากับ 3750 VAR ดังนั้นค่าคำสั่งกำลังจริงทุติยภูมิ (*P*<sup>\*</sup>) จะเท่ากับ 3750 VAR (เส้นสีม่วงในรูปที่ 5.10 และ รูปที่ 5.12) แต่อินเวอร์เตอร์จะสามารถสั่งค่าคำสั่งกำลังรีแอกทีฟทุติยภูมิและควบคุมกำลังรีแอกทีฟได้ เท่ากับค่าพิกัดของอินเวอร์เตอร์เท่ากับ 3000 VAR เท่านั้น (เส้นสีดำและเส้นสีแดงในรูปที่ 5.10 และ รูปที่ 5.12) สำหรับกรณีค่าคำสั่งกำลังรีแอกทีฟปฐมภูมิอื่นๆที่ทำให้ค่าคำสั่งกำลังรีแอกทีฟทุติยภูมิมี ค่าเกินพิกัดของอินเวอร์เตอร์ก็ใช้วิธีคิดในทำนองเดียวกับที่กล่าวไว้ข้างต้น

เงื่อนไขตัวแปรที่ใช้ในการทดสอบ ผลการ ผลการ **V**<sub>pcc</sub> การทดสอบ  $P^*$  $Q^*$ f (Hz) จำลอง ทดลอง (W) (V) (VAR) 50->50.2 Change fรูปที่ 5.1 รูปที่ 5.2 ->50-> 380 1500 0 profile 49.8->50 รูปที่ 5.3 รูปที่ 5.4 Ramp f49.5->50.5 380 1500 0 รูปที่ 5.5 รูปที่ 5.6 (10 sec.) 380->410 Change  $|\mathbf{v}_{pcc}|$ รูปที่ 5.7 รูปที่ 5.8 50 1000 ->380-> 0 profile 350->380 รูปที่ 5.9 รูปที่ 5.10 Ramp  $\|\mathbf{v}_{pcc}\|$ 0 50 0 335->425 รูปที่ 5.11 รูปที่ 5.12 (10 sec.)

ตารางที่ 5.2 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการควบคุมดรูป เมื่ออินเวอร์เตอร์ทำงานใน โหมดสนับสนุนโครงข่าย



รูปที่ 5.1 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังจริงต่อการเปลี่ยนแปลง ความถี่ของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้



รูปที่ 5.2 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังจริงต่อการเปลี่ยนแปลงความถี่ของ โครงข่ายตามโพร์ไฟล์ที่ตั้งไว้



รูปที่ 5.3 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังจริงเมื่อเปลี่ยนแปลง ค่าความถี่แบบแรมป์จาก 49.5 Hz -> 50.5 Hz



รูปที่ 5.4 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังจริงเมื่อเปลี่ยนแปลงค่าความถี่แบบ แรมป์จาก 49.5 Hz -> 50.5 Hz



รูปที่ 5.5 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่าย กำลังจริงตลอดย่านพิกัดกำลังของอินเวอร์เตอร์ต่อการเปลี่ยนแปลงความถี่ของโครงข่ายแบบแรมป์



รูปที่ 5.6 ผลการทดลองของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่ายกำลังจริง ตลอดย่านพิกัดกำลังของอินเวอร์เตอร์ต่อการเปลี่ยนแปลงความถี่ของโครงข่ายแบบแรมป์



รูปที่ 5.7 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟต่อการเปลี่ยนแปลง ขนาดแรงดันระหว่างสายของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้



รูปที่ 5.8 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟต่อการเปลี่ยนแปลงขนาด แรงดันระหว่างสายของโครงข่ายตามโพร์ไฟล์ที่ตั้งไว้



รูปที่ 5.9 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟเมื่อเปลี่ยนแปลง ขนาดแรงดันระหว่างสายแบบแรมป์จาก 335V -> 425V



รูปที่ 5.10 ผลการทดลองของฟังก์ชันการควบคุมดรูปของกำลังรีแอกทีฟเมื่อเปลี่ยนแปลงขนาด แรงดันระหว่างสายแบบแรมป์จาก 335V -> 425V



รูปที่ 5.11 ผลการจำลองการทำงานของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่าย กำลังรีแอกทีฟตลอดย่านพิกัดกำลังอินเวอร์เตอร์ต่อการเปลี่ยนแปลงแรงดันของโครงข่ายแบบแรมป์



รูปที่ 5.12 ผลการทดลองของฟังก์ชันการควบคุมดรูปที่แสดงความสัมพันธ์ระหว่างการจ่ายกำลังรีแอก ทีฟตลอดย่านพิกัดกำลังอินเวอร์เตอร์ต่อการเปลี่ยนแปลงขนาดแรงดันของโครงข่ายแบบแรมป์

#### 5.3. การทดสอบการทำงานสำหรับฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล

ผลการจำลองการทำงานและผลการทดลองในรูปที่ 5.13 ถึงรูปที่ 5.20 แสดงถึงการทำงาน ของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลสำหรับอินเวอร์เตอร์ที่ทำงานในโหมดสนับสนุน โครงข่ายที่มีภาพรวมตามรูปที่ 2.3 และรูปที่ 2.5 และจะทดสอบการทำงานด้วยการเปลี่ยนแปลง ความถี่ของโครงข่ายใน 2 โหมดที่สำคัญได้แก่ 1.) อัตราการเปลี่ยนแปลงความถี่ของโครงข่ายแบบ แรมป์ด้วยความชันขาขึ้น df / dt = 0.25Hz/s 2.) อัตราการเปลี่ยนแปลงความถี่ของโครงข่ายแบบ แรมป์ด้วยความชันขาขึ้น df / dt = -0.25Hz/s โดยทั้ง 2 โหมดดังกล่าวจะปรับค่าโมเมนต์ความเฉื่อย ทางกลเสมือนทั้งหมด 4 ค่าได้แก่  $K_d = 4,8,12,15 s$ 

รูปที่ 5.13 ถึงรูปที่ 5.20 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองของ ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลสำหรับกรณีความถี่ของโครงข่ายมีอัตราการเปลี่ยนแปลง ด้วยความชั้นขาขึ้น  $df/dt = 0.25 \mathrm{Hz/s}$  เป็นช่วงเวลา 1 วินาที โดยมีเงื่อนไขตัวแปรที่ใช้ในการ ทดสอบดังแสดงในตารางที่ 5.3 พบว่าเมื่อความถี่ของโครงข่ายเพิ่มขึ้น ฟังก์ชันการจำลองโมเมนต์ ้ความเฉื่อยทางกลสามารถลดค่าคำสั่งกำลังจริงได้ถูกต้อง โดยปริมาณการปรับลดค่าคำสั่งกำลังจริง เป็นไปตามค่าโมเมนต์ความเฉื่อยทางกลเสมือน K, สอดคล้องตามความสัมพันธ์ในสมการที่ (2.15) และเป็นไปตามกลไกการทำงานที่ได้นำเสนอไว้ในหัวข้อ 2.2.2 ตัวอย่างเช่นกรณี  $df/dt = 0.25 \, {
m Hz/s}$  ,  $K_d=12$  จะได้ค่า  $\Delta P_{
m inertia}=-12 imes 50 imes 0.25=-150\,{
m W}$  โดยค่าคำสั่งกำลังจริงจะลดลงด้วยค่าคงตัว ทางเวลา (time constant, τ) เท่ากับ 50 มิลลิวินาที่ถูกต้องตามที่ได้ตั้งค่าไว้ ซึ่งสามารถสังเกตได้ อย่างชัดเจนจากภาพขยายด้านล่างของทุกผลการทดสอบ และมีแถบไร้ผลตอบสนองของการ เปลี่ยนแปลงความถี่ถูกต้องตามค่าที่ตั้งไว้ (สังเกตได้จากการปรับลดของค่าคำสั่งกำลังจริงสำหรับ ฟังก์ชั้นการจำลองโมเมนต์ความเฉื่อยทางกลเท่ากับศูนย์เมื่อการเปลี่ยนแปลงความถี่ต่ำกว่าแถบไร้ ผลตอบสนอง) เมื่อความถี่ของโครงข่ายเพิ่มขึ้นจนมีค่ามากกว่าแถบไร้ผลตอบสนองของการ เปลี่ยนแปลงความถี่สำหรับฟังก์ชันการควบคุมดรูป อินเวอร์เตอร์ก็จะปรับลดค่าคำสั่งกำลังจริงโดย ปริมาณการปรับลดการจ่ายกำลังจริงเป็นไปตามค่าสัมประสิทธิ์การควบคุมดรูป  $1/k_p$  สอดคล้องตาม ้ความสัมพันธ์ในสมการ (2.13) และเป็นไปตามกลไกการทำงานที่ได้นำเสนอไว้ในหัวข้อ 2.2.1 และจะ เห็นได้ว่าอินเวอร์เตอร์สามารถควบคุมการลดการจ่ายกำลังจริงตามค่าคำสั่งได้อย่างถูกต้องและมี ้ช่วงเวลาตอบสนองของการลดการจ่ายกำลังจริงเป็นไปตามที่ออกแบบไว้ในหัวข้อ 3.2 เมื่อระบบเข้าสู่ สภาวะอยู่ตัวแล้วอินเวอร์เตอร์สามารถควบคุมกำลังจริงได้โดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมี ค่าระลอกอยู่ในช่วง 0 – 50 W (คิดเป็น 0 – 1.66% ของพิกัดกำลังของอินเวอร์เตอร์)

รูปที่ 5.21 ถึงรูปที่ 5.28 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองของ ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลสำหรับกรณีความถี่ของโครงข่ายมีอัตราการเปลี่ยนแปลง
ด้วยความชั้นขาลง  $df/dt = -0.25 \mathrm{Hz/s}$  เป็นช่วงเวลา 1 วินาที โดยมีเงื่อนไขตัวแปรที่ใช้ในการ ทดสอบดังแสดงในตารางที่ 5.3 พบว่าเมื่อความถี่ของโครงข่ายลดลง ฟังก์ชันการจำลองโมเมนต์ความ เฉื่อยทางกลสามารถปรับเพิ่มค่าคำสั่งกำลังจริงได้ถูกต้อง โดยปริมาณการปรับเพิ่มค่าคำสั่งกำลังจริง เป็นไปตามค่าโมเมนต์ความเฉื่อยทางกลเสมือน K, สอดคล้องตามความสัมพันธ์ในสมการที่ (2.15) และเป็นไปตามกลไกการทำงานที่ได้นำเสนอไว้ในหัวข้อ 2.2.2 ตัวอย่างเช่นกรณี df/dt = -0.25Hz/s ,  $K_d = 12$  จะได้ค่า  $\Delta P_{\text{inertia}} = -12 \times 50 \times (-0.25) = 150 \,\text{W}$  โดยค่าคำสั่งกำลังจริงจะเพิ่มขึ้นด้วยค่า คงตัวทางเวลา (time constant, au) เท่ากับ 50 มิลลิวินาทีถูกต้องตามที่ได้ตั้งค่าไว้ ซึ่งสามารถสังเกต ได้อย่างชัดเจนจากภาพขยายด้านล่างของทุกผลการทดสอบ โดยมีแถบไร้ผลตอบสนองของการ เปลี่ยนแปลงความถี่ถูกต้องตามค่าที่ตั้งไว้ (สังเกตได้จากการปรับเพิ่มของค่าคำสั่งกำลังจริงสำหรับ ้ ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเท่ากับศูนย์เมื่อการเปลี่ยนแปลงความถี่ต่ำกว่าแถบไร้ ผลตอบสนอง) เมื่อความถี่ของโครงข่ายลดลงจนมีค่ามากกว่าแถบไร้ผลตอบสนองของการ เปลี่ยนแปลงความถี่สำหรับฟังก์ชันการควบคุมดรูป อินเวอร์เตอร์ก็จะปรับเพิ่มค่าคำสั่งกำลังจริงโดย ปริมาณการปรับเพิ่มการจ่ายกำลังจริงเป็นไปตามค่าสัมประสิทธิ์การควบคุมดรูป  $1/k_{\mu}$  สอดคล้อง ตามความสัมพันธ์ในสมการ (2.13) และเป็นไปตามกลไกการทำงานที่ได้นำเสนอไว้ในหัวข้อ 2.2.1 และจะเห็นได้ว่าอินเวอร์เตอร์สามารถควบคุมการเพิ่มการจ่ายกำลังจริงตามค่าคำสั่งได้อย่างถูกต้อง และมีช่วงเวลาตอบสนองของการเพิ่มการจ่ายกำลังจริงเป็นไปตามที่ออกแบบไว้ในหัวข้อ 3.2 เมื่อ ระบบเข้าสู่สภาวะอยู่ตัวแล้วอินเวอร์เตอร์สามารถควบคุมกำลังจริงได้โดยมีค่าความผิดพลาดใกล้เคียง ศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 50 W (คิดเป็น 0 – 1.66% ของพิกัดกำลังของอินเวอร์เตอร์

จะเห็นได้ว่าเมื่อมีความถี่เกิดการเปลี่ยนแปลงเพิ่มขึ้นที่มากกว่าแถบไร้ผลตอบสนองที่ตั้งไว้ อินเวอร์เตอร์จะสามารถตอบสนองต่อลดการจ่ายกำลังจริงได้ทั้งฟังก์ชันการจำลองโมเมนต์ความเฉื่อย ทางกลและฟังก์ชันการควบคุมดรูป โดยที่ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลจะตอบสนอง ต่อการเปลี่ยนแปลงของความถี่ทางพลวัตและฟังก์ชันการควบคุมดรูปจะตอบสนองต่อการ เปลี่ยนแปลงความถี่ในสภาวะเกือบอยู่ตัว

		เงื่อา	เไขตัวแป <sup>.</sup>					
การทดสอบ	K <sub>d</sub>	f (Hz)	<b>∥v</b> <sub>pcc</sub> <b>∥</b> (∨)	P* (W)	<i>Q</i> <sup>*</sup> (VAR)	ΔP <sub>inertia</sub> (W)	ผลการ จำลอง	ผลการ ทดลอง
	4	50	380	2000	0	50	รูปที่ 5.13	รูปที่ 5.14
Ramp $f$	8	50	380	2000	0	100	รูปที่ 5.15	รูปที่ 5.16
0.25Hz/s	12	50	380	2000	0	150	รูปที่ 5.17	รูปที่ 5.18
	15	50	380	2000	0	188	รูปที่ 5.19	รูปที่ 5.20
	4	50	380	1000	0	50	รูปที่ 5.21	รูปที่ 5.22
Ramp $f$	8	50	380	1000	0	100	รูปที่ 5.23	รูปที่ 5.24
-0.25Hz/s	12	50	380	1000	0	150	รูปที่ 5.25	รูปที่ 5.26
	15	50	380	1000	0	188	รูปที่ 5.27	รูปที่ 5.28

ตารางที่ 5.3 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล



จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University



รูปที่ 5.13 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 4)



รูปที่ 5.14 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 4)



รูปที่ 5.15 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 8)



รูปที่ 5.16 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 8)



รูปที่ 5.17 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K<sub>d</sub> เท่ากับ 12)



รูปที่ 5.18 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 12)



รูปที่ 5.19 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน 0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K<sub>d</sub> เท่ากับ 15)



รูปที่ 5.20 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายเพิ่มขึ้นด้วยความชัน  $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_d$  เท่ากับ 15)



รูปที่ 5.21 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน *K<sub>a</sub>* เท่ากับ 4)



รูปที่ 5.22 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน K<sub>a</sub> เท่ากับ 4)



รูปที่ 5.23 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน *K<sub>a</sub>* เท่ากับ 8)



รูปที่ 5.24 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน *K<sub>a</sub>* เท่ากับ 8)



รูปที่ 5.25 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน – $0.25 {
m Hz/s}$  (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน  $K_a$  เท่ากับ 12)



รูปที่ 5.26 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 12)



รูปที่ 5.27 ผลการจำลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 15)



รูปที่ 5.28 ผลการทดลองการทำงานของฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลเมื่อความถี่ของ โครงข่ายลดลงด้วยความชัน –0.25Hz/s (กรณีค่าโมเมนต์ความเฉื่อยทางกลเสมือน <sub>Ka</sub> เท่ากับ 15)

## 5.4. การทดสอบการทำงานสำหรับฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์

ผลการจำลองและผลการทดลองในรูปที่ 5.30 ถึงรูปที่ 5.45 แสดงถึงการควบคุมแรงดันด้าน ออกสำหรับอินเวอร์เตอร์ที่ทำงานในโหมดสร้างโครงข่าย (grid forming inverters) หรือโหมดไม่ เชื่อมต่อโครงข่าย (standalone inverters) เมื่อมีการจำลองลักษณะสมบัติของอิมพีแดนซ์ของตัว เหนี่ยวนำ *L*, ซึ่งเปรียบเสมือนความเหนี่ยวนำซิงโครนัสของเครื่องกำเนิดไฟฟ้าซิงโครนัส โดยมี เงื่อนไขการทดสอบการทำงานที่สำคัญได้แก่ 1.) การเปลี่ยนโหมดจากสภาวะที่ไม่มีฟังก์ชันการจำลอง ลักษณะสมบัติของอิมพีแดนซ์เป็นสภาวะมีการจำลองลักษณะสมบัติของอิมพีแดนซ์ 2.) การจำลอง ลักษณะสมบัติของอิมพีแดนซ์เมื่อระบบเข้าสู่สภาวะอยู่ตัวและ 3.) การพิจารณาการเลื่อนเฟสระหว่าง แรงดันคำสั่งปฐมภูมิกับแรงดันด้านออกของอินเวอร์เตอร์

รูปที่ 5.30 ถึงรูปที่ 5.33 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองเมื่อมี การเปลี่ยนโหมดจากสภาวะที่ไม่มีฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์เป็นสภาวะมีการ ้จำลองลักษณะสมบัติของอิมพีแดนซ์ โดยมีเงื่อนไขตัวแปรที่ใช้ในการทดสอบแสดงได้ดังตารางที่ 5.4 พบว่าแรงดันด้านออกในสภาวะมีการจำลองลักษณะสมบัติของอิมพีแดนซ์จะมีค่าลดลงจากสภาวะไม่ มีการจำลองลักษณะสมบัติของอิมพีแดนซ์เนื่องจากแรงดันคำสั่งปฐมภูมิถูกหักลบด้วยค่าแรงดันตก คร่อมอิมพีแดนซ์เสมือนที่จำลองขึ้นสอดคล้องตามสมการที่ (2.16) (สังเกตได้จาก **v**<sub>dropL</sub> เส้นสีม่วง) โดยขนาดของแรงดันด้านออกที่ลดลงจะขึ้นอยู่กับ 2 ปัจจัยได้แก่ 1.) ขนาดของค่าความเหนี่ยวนำ เสมือน L, ที่จำลองขึ้นและ 2.) กระแสที่ไหลผ่านอิมพีแดนซ์เสมือน **i**<sub>pcc</sub> (หรือกระแสโหลดนั่นเอง) ซึ่งเป็นไปตามกลไกการทำงานที่ได้นำเสนอไว้ในหัวข้อ 2.2.3 ค่าขนาดของแรงดันด้านออกที่ลดลงตาม กลไกการจำลองลักษณะสมบัติของอิมพีแดนซ์จะแสดงให้เห็นถึงการรักษาระดับแรงดัน (voltage regulation) ด้านออกของอินเวอร์เตอร์ สำหรับทุกเงื่อนไขการทดสอบในตารางที่ 5.4 พบว่าการ รักษาระดับแรงดันด้านออกของอินเวอร์เตอร์มีค่าลดลงไม่เกิน 5% ซึ่งถือว่าเป็นค่าที่ยอมรับได้ใน อุตสาหกรรมทั่วไป นอกจากขนาดของแรงดันด้านออกที่ลดลงแล้ว การลดลงของกำลังจริงที่จุด A และการเพิ่มขึ้นของกำลังรีแอกทีฟที่จุด A (ตำแหน่งของจุด A แสดงไว้ในรูปที่ 5.29) ยังแสดงให้เห็น ถึงลักษณะสมบัติของอิมพีแดนซ์ของตัวเหนี่ยวนำที่จำลองขึ้นได้อย่างชัดเจน โดยปริมาณการเพิ่มขึ้น ของกำลังรีแอกทีฟจะสอดคล้องกับค่าความเหนี่ยวนำที่จำลองขึ้นซึ่งเป็นไปตามความสัมพันธ์ใน สมการที่(1.3) ส่วนปริมาณการลดลงของกำลังจริงจะสอดคล้องกับผลรวมของอิมพีแดนซ์ที่เพิ่มขึ้น ้ส่งผลให้กระแสไหลไปยังโหลดน้อยลงนั่นเอง เมื่อระบบเข้าสู่สภาวะอยู่ตัวแล้วอินเวอร์เตอร์สามารถ ควบคุมแรงดันด้านออกทั้งในแนวแกน d และแนวแกน q ตามค่าคำสั่งทั้งในภาวะที่ไม่มีฟังก์ชันการ ้จำลองลักษณะสมบัติของอิมพีแดนซ์และสภาวะมีการจำลองลักษณะสมบัติของอิมพีแดนซ์ได้อย่าง

ถูกต้อง โดยมีค่าความผิดพลาดใกล้เคียงศูนย์และมีค่าระลอกอยู่ในช่วง 0 – 10V (คิดเป็น 0 – 2.63% ของพิกัดแรงดันของอินเวอร์เตอร์)

รูปที่ 5.36 ถึงรูปที่ 5.39 เป็นผลการจำลองการทำงานเปรียบเทียบกับผลการทดลองของ ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ของตัวเหนี่ยวนำเมื่อระบบเข้าสู่สภาวะอยู่ตัว โดยมี เงื่อนไขตัวแปรที่ใช้ในการทดสอบแสดงได้ดังตารางที่ 5.4 พบว่าอินเวอร์เตอร์สามารถจำลองลักษณะ สมบัติของตัวเหนี่ยวนำได้อย่างถูกต้อง โดยพิจารณาจากเวกเตอร์ของแรงดันตกคร่อมอิมพีแดนซ์ เสมือนที่จำลองขึ้นบนกรอบอ้างอิงอยู่กับที่ (stationary reference frame, *αβ*) มีเฟสนำหน้ากระแส ที่ไหลไปยังโหลด (คือกระแสเดียวกับกระแสที่ไหลผ่านตัวเหนี่ยวนำเสมือนที่จำลองขึ้น) อยู่ 90 องศา และขนาดของแรงดันระหว่างสายที่จุดเชื่อมต่อจะมีขนาดต่ำกว่าแรงดันคำสั่งปฐมภูมิตามค่าแรงดันตก คร่อมอิมพีแดนซ์เสมือนที่จำลองขึ้นสอดคล้องตามสมการที่ (2.16) ผลการจำลองการทำงานและผล การทดลองพบว่าอินเวอร์เตอร์ที่ทำงานในฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์สามารถ ควบคุมแรงดันคร่อมโหลดให้มีความใกล้เคียงสัญญาณไซน์ได้อย่างน่าพึงพอใจ โดยที่สัญญาณกระแส จะล้าหลังสัญญาณแรงดันสอดคล้องตามเงื่อมพีแดนซ์ของโหลด

รูปที่ 5.40 ถึงรูปที่ 5.45 เป็นผลการจำลองเปรียบเทียบกับผลการทดลองแสดงให้เห็นถึงการ เลื่อนเฟสของแรงดันเฟสเนื่องจากการจำลองลักษณะสมบัติของอิมพีแดนซ์ของตัวเหนี่ยวนำ จะเห็นได้ ้ว่าแรงดันด้านออกของอินเวอร์เตอร์ (  $v_{a_{_{DC}}}$  ) (ในสภาวะมีการจำลองอิมพีแดนซ์) มีเฟสล้าหลังแรงดัน คำสั่งปฐมภูมิ (  $v^*_{a_{pcc}}$  ) (ในสภาวะไม่มีการจำลองอิมพีแดนซ์) โดยขนาดของมุมเฟสล้าหลังจะแปรผัน ตามค่าขนาดของอิมพีแดนซ์เสมือนที่จำลองขึ้น สำหรับกรณีค่าความเหนี่ยวนำเสมือนเท่ากับ 8.73mH จะทำให้เกิดมุมเฟสล้าหลังเพียง 2.97 องศาคิดเป็นช่วงเวลาประมาณ 165  $\mu s$  สำหรับกรณี ้ค่าความเหนี่ยวน้ำเสมือนเท่ากับ 17.46mH จะทำให้เกิดมุมเฟสล้าหลังเพียง 5.86 องศาคิดเป็น ช่วงเวลาประมาณ 325 µs ทั้งนี้ค่าความเหนี่ยวนำเสมือนทั้งสองกรณีดังกล่าวจะมีมุมเฟสล้าหลัง เพียงเล็กน้อยซึ่งทำให้ตรวจวัดได้ยากในทางปฏิบัติ เนื่องจากตัวประมวลผลสัญญาณดิจิตอลมีความ ้ละเอียดในการซักตัวอย่าง (sampling) ข้อมูลด้วยความถี่ 10 kHz หรือทุกๆช่วงเวลา 100  $\mu s$  อีกทั้ง ้ค่าแรงดันคำสั่งและแรงดันที่เกิดขึ้นจริงจะมีช่วงเวลาประวิง (delay time) จากการอัพเดทสัญญาณ ี่ผ่านวงจรแปลงผันสัญญาณดิจิตอลเป็นแอนะล็อก (digital to analog converters) ประมาณ 1 sampling ดังนั้นสำหรับมุมเฟสล้าหลังที่มีค่าค่อนข้างน้อยดังกล่าวจะทำให้การวัดและการตีความ ความหมายจากข้อมูลผลการทดลองอาจจะเกิดความผิดพลาดได้ง่าย ดังนั้นผู้ทดลองจึงได้ทดลอง ้จำลองลักษณะสมบัติของอิมพีแดนซ์ด้วยค่าความเหนี่ยวนำเสมือนที่มีค่ามากเพียงพอที่ทำให้ช่วงเวลา ้ประวิ่ง (delay time) ไม่มีนัยสำคัญคือ ค่าความเหนี่ยวนำเสมือนเท่ากับ 87.3mH หรือประมาณ 5 ้เท่าของค่าที่ได้ออกแบบไว้เพื่อเป็นการยืนยันว่าฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์นั้น

ทำงานได้อย่างถูกต้องพบว่าเกิดมุมเฟสล้าหลัง 22.35 องศาคิดเป็นช่วงเวลาประมาณ 1.40 *ms* ผล การจำลองการทำงานและผลการทดลองในรูปที่ 5.44 และรูปที่ 5.45 แสดงให้เห็นว่าการทำงานของ ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์สามารถทำงานได้อย่างถูกต้อง ในทางปฏิบัติการ จำลองลักษณะสมบัติของตัวเหนี่ยวนำค่าสูงจะช่วยเสริมสมรรถนะการควบคุมดรูปของกำลังจริงกับ ความถี่ เนื่องจากเป็นการทำให้ค่าความเหนี่ยวนำรวมในระบบมีค่าสูงกว่าค่าความต้านทาน

ตารางที่ 5.4 เงื่อนไขการทดสอบการทำงานสำหรับฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ เมื่ออินเวอร์เตอร์ทำงานในโหมดสร้างโครงข่าย

การ	เงื่อนไข	ขตัวแปรที่ใช้	ว้ในการทดสอบ	Phase	ผลการ	ผลการ		
ทดสอบ	L <sub>s</sub> (mH)	$\left[v_d^*, v_q^*\right]$	โหลด ( $\Omega$ )	shift	จำลอง	ทดลอง		
Change mode	17.46	[380,0]	$50 + j10.41\Omega$	5.86	รูปที่ 5.30	รูปที่ 5.31		
	8.73	[380,0]	$50 + j10.41\Omega$	2.97	รูปที่ 5.32	รูปที่ 5.33		
	17.46	[380,0]	$100 + j20.8\Omega$	2.97	รูปที่ 5.34	รูปที่ 5.35		
Steady	17.46	[380,0]	$50 + j10.41\Omega$	5.86	รูปที่ 5.36	รูปที่ 5.37		
state	8.73	[380,0]	$50 + j10.41\Omega$	2.97	รูปที่ 5.38	รูปที่ 5.39		
Phase shift	17.46	[380,0]	$50 + j10.41\Omega$	5.86	รูปที่ 5.40	รูปที่ 5.41		
	8.73	[380,0]	$50 + j10.41\Omega$	2.97	รูปที่ 5.42	รูปที่ 5.43		
	87.3	[380,0]	$50 + j10.41\Omega$	25.4	รูปที่ 5.44	รูปที่ 5.45		
1. 2001 2001 2002 50 10 10 10 100 100 00 00 00 00								

 ที่แรงดัน 380V โหลด 50+ j10.41Ω และ 100+ j20.8Ω จะได้กำลัง 2838 VA และ 1400 VA คิดเป็น 94.6% และ 46.6% ของพิกัดกำลังอินเวอร์เตอร์ ตามลำดับ

2. L, เท่ากับ 8.73 mH คิดเป็น 0.057 pu. (หรือครึ่งหนึ่งของที่ออกแบบไว้)

3. L, เท่ากับ 87.3 mH คิดเป็น 0.57 pu. (หรือ 5 เท่าของที่ออกแบบไว้)



รูปที่ 5.29 การจำลองลักษณะสมบัติของอิมพีแดนซ์ (ซ้าย) วงจรสมมูล (ขวา) เวกเตอร์ไดอะแกรม แสดงการเลื่อนเฟส



รูปที่ 5.30 ผลการจำลองการทำงานการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการ จำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์  $L_s = 17.46 \mathrm{mH}$  กรณีจ่ายโหลด  $Z_L(s) = 50 + j10.41 \Omega$ 



รูปที่ 5.31 ผลการทดลองการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการจำลอง ลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์  $L_s = 17.46 \mathrm{mH}$ กรณีจ่ายโหลด  $Z_L(s) = 50 + j 10.41 \Omega$ 







รูปที่ 5.33 ผลการทดลองการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการจำลอง ลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์  $L_s = 8.73 \mathrm{mH}$ กรณีจ่ายโหลด  $Z_L(s) = 50 + j10.41 \Omega$ 



รูปที่ 5.34 ผลการจำลองการทำงานแสดงการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มี การจำลองลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์  $L_s = 17.46 \mathrm{mH}$  กรณีจ่ายโหลด  $Z_L(s) = 100 + j20.82 \Omega$ 



รูปที่ 5.35 ผลการทดลองแสดงการควบคุมแรงดันด้านออกเมื่อเปลี่ยนโหมดจากกรณีไม่มีการจำลอง ลักษณะสมบัติของอิมพีแดนซ์เป็นกรณีมีการจำลองลักษณะสมบัติของอิมพีแดนซ์  $L_s = 17.46 \mathrm{mH}$ กรณีจ่ายโหลด  $Z_L(s) = 100 + j20.82 \Omega$ 



รูปที่ 5.36 ผลการจำลองการทำงานแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลองลักษณะ สมบัติของอิมพีแดนซ์  $L_{s}=$  17.46mH กรณีจ่ายโหลด  $Z_{L}(s)=$  50 + j10.41 $\Omega$ 



รูปที่ 5.37 ผลการทดลองแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลองลักษณะสมบัติของ อิมพีแดนซ์  $L_{s}=17.46{
m mH}$  กรณีจ่ายโหลด  $Z_{L}(s)=50+j10.41\Omega$ 





Chulalongkorn University



รูปที่ 5.39 ผลการทดลองแสดงแรงดันตกคร่อมอิมพีแดนซ์เสมือนเมื่อมีการจำลองลักษณะสมบัติของ อิมพีแดนซ์  $L_{_s}=8.73{
m mH}$  กรณีจ่ายโหลด  $Z_{_L}(s)=50+j10.41\Omega$ 



รูปที่ 5.40 ผลการจำลองการทำงานแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของ อิมพีแดนซ์เสมือน (ตัวเหนี่ยวนำ  $L_{s}=$  17.46mH) กรณีจ่ายโหลด  $Z_{L}(s)=$  50 + j10.41 $\Omega$ 



รูปที่ 5.41 ผลการทดลองแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของอิมพีแดนซ์ เสมือน (ตัวเหนี่ยวนำ  $L_{s}=$  17.46mH) กรณีจ่ายโหลด  $Z_{L}(s)=$  50 + j10.41 $\Omega$ 



รูปที่ 5.42 ผลการจำลองการทำงานแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของ อิมพีแดนซ์เสมือน (ตัวเหนี่ยวนำ  $L_{s}=$  8.73mH) กรณีจ่ายโหลด  $Z_{L}(s)=$  50 + j10.41 $\Omega$ 



รูปที่ 5.43 ผลการทดลองแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของอิมพีแดนซ์ เสมือน (ตัวเหนี่ยวนำ  $L_{s}=$  8.73mH ) กรณีจ่ายโหลด  $Z_{L}(s)=$  50 + j10.41 $\Omega$ 



รูปที่ 5.44 ผลการจำลองการทำงานแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของ อิมพีแดนซ์เสมือน (ตัวเหนี่ยวนำ  $L_{\!_s}=\!87.3{
m mH}$  ) กรณีจ่ายโหลด  $Z_{\!_L}(s)\!=\!50\!+j\!10.41\Omega$ 



รูปที่ 5.45 ผลการทดลองแสดงการเลื่อนเฟสของแรงดันเฟสเนื่องจากลักษณะสมบัติของอิมพีแดนซ์ เสมือน (ตัวเหนี่ยวนำ  $L_s=87.3{
m mH}$  ) กรณีจ่ายโหลด  $Z_L(s)=50+j10.41\Omega$ 

## บทที่ 6 บทสรุปและข้อเสนอแนะ

## 6.1. บทสรุปผลการวิจัย

วิทยานิพนธ์นี้ได้พัฒนาอินเวอร์เตอร์ยุคใหม่ที่มีฟังก์ชันการจำลองลักษณะสมบัติของเครื่อง กำเนิดไฟฟ้าซิงโครนัสในแบบดั้งเดิมทั้งลักษณะสมบัติทางไฟฟ้าและทางกลที่สามารถช่วยสนับสนุน เสถียรภาพของความถี่และแรงดันของโครงข่ายไฟฟ้า ฟังก์ชันที่พัฒนาขึ้นได้แก่ ฟังก์ชันการควบคุมด รูป ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกลและฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์

- ฟังก์ชันการควบคุมดรูป จะอาศัยการปรับเพิ่ม/ลดการจ่ายกำลังจริงเข้าที่จุดเชื่อมต่อเมื่อ ความถี่ของโครงข่ายเปลี่ยนแปลงจากค่าปกติและจะอาศัยการปรับเพิ่ม/ลดการจ่ายกำลังรี แอกทีฟเข้าที่จุดเชื่อมต่อเมื่อขนาดแรงดันของโครงข่ายเปลี่ยนแปลงจากค่าปกติ โดยปริมาณ การปรับเปลี่ยนจะถูกกำหนดโดยค่าสัมประสิทธิ์ความชัน 1/k<sub>p</sub>,1/k<sub>q</sub> ตามลำดับ จะเห็นได้ ว่าปริมาณการปรับเพิ่ม/ลดการจ่ายกำลังจริง/กำลังรีแอกทีฟจากฟังก์ชันการควบคุมดรูปจะ ช่วยทำให้ความถี่และแรงดันของโครงข่ายเปลี่ยนแปลงจากค่าปกติไปไม่มากนัก ดังนั้น อินเวอร์เตอร์ที่มีฟังก์ชันการควบคุมดรูปจะมีส่วนช่วยสนับสนุนเสถียรภาพของโครงข่ายทั้งใน แง่ของความถี่และแรงดันของโครงข่ายในสภาวะอยู่ตัว (frequency and voltage regulation for steady state operations)
- ฟังก์ชันการจำลองโมเมนต์ความเฉื่อยทางกล จะอาศัยการปรับเพิ่ม/ลดการจ่ายกำลังจริงเข้า ที่จุดเชื่อมต่อเมื่อเกิดอัตราการเปลี่ยนแปลงของความถี่ของโครงข่าย (df / dt) โดยปริมาณ การปรับเพิ่ม/ลดการจ่ายกำลังจริงจะถูกกำหนดโดยค่าโมเมนต์ความเฉื่อยทางกลเสมือน K<sub>d</sub> จะเห็นได้ว่าปริมาณการปรับเพิ่ม/ลดการจ่ายกำลังจริงจากฟังก์ชันการจำลองโมเมนต์ความ เฉื่อยทางกลจะช่วยตอบสนองต่อการเปลี่ยนแปลงของความถี่เนื่องจากความไม่สมดุลระหว่าง กำลังงานจากการผลิตและกำลังงานจากโหลดซึ่งแสดงถึงการทำหน้าที่ปลดปล่อยและกักเก็บ พลังงานจลน์ของความเฉื่อยทางกล ดังนั้นอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองโมเมนต์ความ เฉื่อยทางกลจะมีส่วนช่วยสนับสนุนเสถียรภาพโครงข่ายด้านความถี่ในสภาวะชั่วครู่ (frequency regulation for transient operations) และสามารถรองรับต่อข้อกำหนดการ เชื่อมต่อโครงข่ายไฟฟ้าที่มีการกำหนดอัตราแรมป์ (ramp rate) ซึ่งอาจจะมีผลบังคับใช้ใน อนาคตได้

3. ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ จะแสดงให้เห็นถึงอินเวอร์เตอร์มีลักษณะ สมบัติของอิมพีแดนซ์เหมือนกับค่าความเหนี่ยวนำซิงโครนัส (synchronous inductance, L,) ส่งผลให้โครงสร้างอิมพีแดนซ์ของโครงข่ายมีรีแอกแตนซ์มากกว่าความต้านทาน ( X ≫ R) ลักษณะสมบัติของตัวเหนี่ยวนำดังกล่าวจะช่วยเสริมสมรรถนะการควบคุมดรูป ระหว่างกำลังจริงและความถี่และการควบคุมดรูประหว่างกำลังรีแอกทีฟและขนาดของ แรงดันให้ไปในทิศทางที่ถูกต้อง ผลต่างระหว่างแรงดันคำสั่งปฐมภูมิกับแรงดันด้านออกจาก อิมพีแดนซ์เสมือนที่จำลองขึ้นทำให้เกิดการไหลของกำลังรีแอกทีฟไปยังจุดเชื่อมต่อได้ อินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ จะมีส่วนช่วยในการสนับ เสถียรภาพของแรงดันทั้งในสภาวะอยู่ตัวและสภาวะชั่วครู่ (voltage regulation for steady state and transient operations)

การจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสสำหรับอินเวอร์เตอร์โฟโตวอลเท อิกใน 3 ประเด็นดังกล่าวข้างต้น จะทำให้อินเวอร์เตอร์สามารถสนับสนุนโครงข่ายไฟฟ้าในการช่วย รักษาการเปลี่ยนแปลงของความถี่และแรงดันคลอบคลุมทั้งในสภาวะอยู่ตัวและสภาวะชั่วครู่ได้ เช่นเดียวกับเครื่องกำเนิดไฟฟ้าซิงโครนัส และการวิเคราะห์และการออกแบบวงรอบควบคุม อินเวอร์เตอร์ที่กล่าวไว้ในบทที่ 3 แสดงให้เห็นว่าอินเวอร์เตอร์ที่มีฟังก์ชันการจำลองลักษณะสมบัติ ของเครื่องกำเนิดไฟฟ้าซิงโครนัสมีสมรรถนะในการช่วยสนับสนุนโครงข่ายสำหรับทุกเงื่อนไขค่าคำสั่ง กำลังจริงและกำลังรีแอกทีฟ อีกทั้งยังสามารถทำงานในโหมดสร้างโครงข่ายทุกเงื่อนไขค่าคำสั่งแรงดัน ด้านออกและโหลดที่นำมาเชื่อมต่อ

> จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University
## 6.2. ข้อเสนอแนะสำหรับงานวิจัยในอนาคต

แม้ว่าแนวคิดการจำลองลักษณะสมบัติของเครื่องกำเนิดไฟฟ้าซิงโครนัสสำหรับ อินเวอร์เตอร์โฟโตวอลเทอิกที่ได้นำเสนอไว้ สามารถทำงานได้อย่างถูกต้องตามวิธีการทดสอบแล้วก็ ตาม แต่ก็ยังมีประเด็นที่สามารถศึกษาเพิ่มเติมเพื่อทำให้สมรรถนะของอินเวอร์เตอร์ดียิ่งขึ้นได้แก่

- เนื่องจากอินเวอร์เตอร์โฟโตวอลเทอิกที่นำเสนอเป็นอินเวอร์เตอร์แบบจ่ายกำลังงานเข้าสู่ โครงข่ายทิศทางเดียวทำให้ในบางเงื่อนไขของค่าคำสั่งกำลังจริงปฐมภูมิ อินเวอร์เตอร์จะไม่ สามารถทำงานได้อย่างเต็มประสิทธิภาพ ตัวอย่างเช่น อินเวอร์เตอร์ทำงานในโหมดการ ติดตามกำลังงานสูงสุด (Maximum Power Point Tracking, MPPT) แล้วเกิดปรากฏการณ์ ความถี่ของโครงข่ายลดลง ฟังก์ชันการควบคุมดรูปของกำลังจริงและฟังก์ชันการจำลอง โมเมนต์ความเฉื่อยทางกลจะต้องปรับเพิ่มการจ่ายกำลังจริงเข้าสู่โครงข่าย แต่อินเวอร์เตอร์ไม่ สามารถจ่ายกำลังงานเพิ่มได้อีกแล้ว ดังนั้น อินเวอร์เตอร์ควรมีระบบสะสมพลังงาน (energy storage systems) หรือเทคโนโลยีอื่นๆเพื่อที่จะตอบสนองต่อการเพิ่ม/ลดการจ่ายกำลังจริง จากฟังก์ชันการทำงานดังกล่าวด้วยการสั่งอัดประจุ (charge) หรือคายประจุ (discharge) ทั้งนี้ขนาดของแบตเตอรี่จะขึ้นอยู่กับพิกัดกำลังของอินเวอร์เตอร์และสถานการณ์อัดประจุ (state of charge) เป็นต้น
- เนื่องจากอินเวอร์เตอร์ที่ใช้ในการทดสอบสามารถควบคุมการจ่ายกำลังจริงและกำลังรีแอก ทีฟในสภาวะอยู่ตัวได้อย่างอิสระต่อกันดังนั้นสำหรับจุดทำงานที่อินเวอร์เตอร์จ่ายกำลังจริง และกำลังรีแอกทีฟในปริมาณมากอาจจะทำให้เกิดการจ่ายกำลังเกินพิกัดกำลังของ อินเวอร์เตอร์ (apparent power) ดังนั้นวงรอบการควบคุมควรจะมีเงื่อนไขเกี่ยวกับการ จัดการค่าคำสั่งกำลังจริงและกำลังรีแอกทีฟเพื่อไม่ให้เกิดกรณีค่าคำสั่งรวมเกินพิกัดกำลังของ อินเวอร์เตอร์
- ประยุกต์ใช้ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์ในโหมดสนับสนุนโครงข่าย (grid supporting inverters) หรือโหมดเชื่อมต่อโครงข่าย (grid connected inverters)
- เราสามารถประยุกต์การทดสอบสำหรับการเปลี่ยนโหมดการทำงานของอินเวอร์เตอร์ที่มี ฟังก์ชันการจำลองลักษณะสมบัติของอิมพีแดนซ์จากโหมดเชื่อมต่อโครงข่ายเป็นโหมดไม่ เชื่อมต่อโครงข่ายเพื่อให้เห็นถึงลักษณะสมบัติของอิมพีแดนซ์ได้ชัดเจนยิ่งขึ้น

## รายการอ้างอิง

- H. Alatrash, A. Mensah, E. Mark, G. Haddad, and J. Enslin, "Generator Emulation Controls for Photovoltaic Inverters," *Smart Grid, IEEE Transactions on*, vol. 3, pp. 996 - 1011, 11 May 2012.
- [2] การไฟฟ้านครหลวง, "ข้อกำหนดการเชื่อมต่อระบบโครงข่ายไฟฟ้าของการไฟฟ้านครหลวง (กฟน.)," in เอกสารแนบท้ายประกำศหมายเลข ๗.๑, ed. กรุงเทพมหานคร: การไฟฟ้านคร หลวง.
- [3] การไฟฟ้าส่วนภูมิภาค, "ข้อกำหนดการเชื่อมต่อระบบโครงข่ายไฟฟ้าของการไฟฟ้าส่วน ภูมิภาค," in เอกสำรแนบท้ายประกาศหมายเลข ๖.๒, ed. กรุงเทพมหานคร: การไฟฟ้าส่วน ภูมิภาค.
- [4] การไฟฟ้าส่วนภูมิภาค, "ร่างระเบียบการไฟฟ้าส่วนภูมิภาคว่าด้วยข้อกำหนดการเชื่อมต่อ ระบบโครงข่ายไฟฟ้าเพิ่มเติม พ.ศ. 2555 สำหรับผู้ผลิตไฟฟ้าประเภทที่ใช้อินเวอร์เตอร์," ed. กรุงเทพมหานคร, 2555.
- [5] S. J. Chapman, "Synchronous Generators," in *Electric Machinery Fundamentals*, 4 ed Singapore: McGraw Hill, 2005, pp. 276,290.
- [6] J. Rocabert, A. Luna, F. Blaabjerg, and P. R. Iguez, "Control of Power Converters in AC Microgrids," *Power Electronics, IEEE Transactions on*, vol. 27, pp. 4734 - 4749, 15 May 2012.
- [7] H. Li, Y. Xu, S. Adhikari, D. T. Rizy, F. Li, and P. Irminger, "Real and reactive power control of a three-phase single-stage PV system and PV voltage stability," in *Power and Energy Society General Meeting, 2012 IEEE*, San Diego, CA, 2010, pp. 1 - 8.
- [8] G. XiaoYun, C. JinMei, and L. QiHui, "Real-time and grid-connected control of PV power system," in Advanced Power System Automation and Protection (APAP), 2011 International Conference on, Beijing, 2011, pp. 923 - 928.
- [9] ศ. ชัยฤกษ์, "การควบคุมกำลังรีแอกทีฟของอินเวอร์เตอร์สามเฟสเชื่อมต่อระบบโครงข่าย ไฟฟ้าสำหรับการผลิตไฟฟ้าจากพลังงานแสงอาทิตย์," วิศวกรรมศาสตรมหาบัณฑิต, วิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย, 2557.

- [10] A. Engler and N. Soultanis, "Droop control in LV-Grids," in *Future Power Systems, 2005 International Conference on*, Amsterdam, 2005.
- [11] H. Bevrani and S. Shokoohi, "An Intelligent Droop Control for Simultaneous Voltage and Frequency Regulation in Islanded Microgrids," *Smart Grid, IEEE Transactions on* vol. 4, pp. 1505 - 1513, 01 May 2013.
- K. D. Brabandere, B. Bolsens, J. V. d. Keybus, A. Woyte, J. Driesen, and R.
  Belmans, "A Voltage and Frequency Droop Control Method for Parallel
  Inverters," *Power Electronics, IEEE Transactions on*, vol. 22, pp. 1107 1115, July 2007 2007.
- [13] Y. Tang, P. C. Loh, P. Wang, F. H. Choo, and F. Gao, "Exploring Inherent Damping Characteristic of LCL-Filters for Three-Phase Grid-Connected Voltage Source Inverters," in *Energy Conversion Congress and Exposition (ECCE), 2010 IEEE*, Atlanta, GA, 2010, pp. 312 - 319.
- [14] P. Standards Coordinating Committee 21 on Fuel Cells, Dispersed Generation, and Energy Storage, "1547 IEEE Standard for Interconnecting Distributed Resources with Electric Power Systems," in *Response to Area EPS abnormal conditions*, ed: The Institute of Electrical and Electronics Engineers, Inc. 3 Park Avenue, New York, NY 10016-5997, USA, 2003, p. 9.
- [15] R. Teodorescu, M. Lisserre, and P. Rodriguez, "Grid Requirements for WT systems," in *Grid Converters for Photovoltaic and Wind Power Systems*, 1 ed Singapore: Wiley-IEEE Press, 2011, pp. 165-166,231-234.
- [16] R. Doherty, A. Mullane, G. L. Nolan, D. J. Burke, A. Bryson, and M. O'Malley,
  "An Assessment of the Impact of Wind Generation on System Frequency Control," *Power Systems, IEEE Transactions on,* vol. 25, pp. 452 - 460, 2010.
- [17] อ. แสงสีทอง, "วิธีการมอดูเลตแบบใหม่สำหรับการปรับสมดุลแรงดันตกคร่อมตัวเก็บประจุ
  ของอินเวอร์เตอร์สามระดับแบบตรึงจุดนิวทรัลโดยใช้ทฤษฎีของเมทริกซ์คอนเวอร์เตอร์,"
  ปริญญาโท, วิศวกรรมไฟฟ้า, จุฬาลงกรณ์มหาวิทยาลัย, 2551.
- [18] A. Saengseethong and S. Sangwongwanich, "A New Modulation Strategy for Capacitor Voltage Balancing in Three-Level NPC Inverters Based on Matrix Converter Theory," in *Power Electronics Conference (IPEC), 2010 International*, Sapporo, 2010, pp. 2358 - 2365.



จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University

## ประวัติผู้เขียนวิทยานิพนธ์

นายกิติศักดิ์ อุดมโชค เกิดเมื่อวันที่ 30 มกราคม พ.ศ. 2531 ที่อำเภอเมือง จังหวัด สมุทรสงคราม สำเร็จการศึกษาระดับปริญญาวิศวกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า (อิเล็กทรอนิกส์กำลัง) สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง ปีการศึกษา 2552 และได้เข้าศึกษาต่อในหลักสูตรวิศวกรรมศาสตร์มหาบัณฑิต สาขาวิศวกรรมไฟฟ้า (อิเล็กทรอนิกส์ กำลัง) ณ ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย ในภาค การศึกษาปลาย ปีการศึกษา 2554

บทความที่ได้รับการตีพิมพ์

 กิติศักดิ์ อุดมโชค และ สุรพงศ์ สุวรรณกวิน, "การจำลองลักษณะสมบัติของเครื่อง กำเนิดไฟฟ้าซิงโครนัสสำหรับอินเวอร์เตอร์โฟโตวอลเทอิก, An Emulation of Synchronous Generator's Characteristics for Photovoltaic Inverters," การประชุมวิชาการทาง วิศวกรรมไฟฟ้า ครั้งที่ 36 (EECON 36), เล่ม 1, หน้า 423-426, 2556.

> จุฬาลงกรณ์มหาวิทยาลัย Chulalongkorn University