รายงานวิจัยฉบับสมบูรณ์ ประจำปีงบประมาณ 2546 โครงการวิจัยย่อยลำดับที่ 8 เรื่อง การขจัดสัญญาณสะท้อนทางเสียงเมื่อมีสถานการณ์ Double-Talk ในระบบการสัมมนาแบบสเตริโอ

(Stereophonic Acoustic Echo Cancellation in the Double-Talk Situation)

ผู้รับผิดชอบโครงการ คร.นิศาชล ตั้งเสงี่ยมวิสัย

วัตถุประสงค์ของโครงการ

-ศึกษา วิเคราะห์ และหาวิธีแก้ไขสถานการณ์ Double Talk สำหรับการขจัคสัญญาณสะท้อนทางเสียงใน ระบบการสัมมนาแบบสเตริ โออย่างมีประสิทธิภาพ

-ศึกษาหาตัวตรวจวัด เมื่อเกิดสถานการณ์ Double Talk ที่มีประสิทธิภาพ -นำไปใช้สร้างในอุปกรณ์แบบจำลอง

ขอบเขตของโครงการ

ในโครงงานวิจัยนี้ จะเน้นไปที่การวิเคราะห์หากระบวนวิธีที่ใช้ในการขจัดสัญญาณสะท้อนทางเสียง ของระบบการสัมมนาแบบสเตริ โอเมื่ออยู่ในสถานการณ์ Double Talk รวมถึงการหาตัวตรวจค่า (detector) เพื่อ บ่งชี้ว่าเกิดสถานการณ์ Double Talk ขึ้น

หลังจากนั้นจะเป็นการนำไปสร้างลงบนอุปกรณ์แบบจำลองเพื่อทคสอบกับสถานการณ์จริงของการ สัมมนาแบบสเตริโอ

สถาบันวิทยบริการ จุฬาลงกรณ์มหาวิทยาลัย

1. ບກນຳ

ในระบบการสัมมนาแบบสเตริโอ (Stereo Conferencing System) ปัญหาการสะท้อนที่เกิดขึ้นจากการ เชื่อมต่อทางเสียง (Acoustic Coupling) ระหว่างลำโพงกับไมโครโฟนภายในห้องรับ (Receiving Room) ดังรูปที่ 1 ทำให้การสนทนามีประสิทธิภาพลดลง กล่าวคือ ผู้พูดเกิดการรำคาญเนื่องจากได้ยินเสียงตนเองวกกลับออกมาที่ ลำโพงทางฝั่งห้องส่ง (Transmitting Room) ในทางตรงกันข้าม เมื่อกู่สนทนาทางฝั่งห้องรับเป็นฝ่ายพูด ปัญหาการ สะท้อนก็เกิดขึ้นจากการเชื่อมต่อทางเสียงระหว่างลำโพงกับไมโครโฟนภายในห้องส่งในลักษณะเดียวกัน หรือ อาจเรียกว่า วิถีสะท้อนทางเสียง (Acoustic Echo Path – AEP) ดังนั้นจึงมีความจำเป็นในการกำจัดสัญญาณ สะท้อนทางเสียงในระบบการสัมมนาแบบสเตริโอ (Stereophonic Acoustic Echo Cancellation - SAEC)



รูปที่ 1 แบบจำลองของระบบการสัมมนาแบบสเตริโอ

วิธีหนึ่งที่ใช้ในการกำจัดสัญญาณสะท้อนทางเสียงในระบบการสัมมนาแบบสเตริโอ คือการใช้วงจร กรองแบบปรับตัว (Adaptive Filter) เพื่อหาแบบจำลองของระบบ (ซึ่งในที่นี้ หมายถึงแบบจำลองของการเชื่อมต่อ ทางเสียง) โดยมีระเบียบวิธีต่าง ๆ สำหรับใช้ในการควบคุมการทำงานของวงจรกรองแบบปรับตัว เช่น ระเบียบวิธี Normalised Least Mean Square (NLMS) ระเบียบวิธี Recursive Least Squares (RLS) เป็นต้น เมื่อวงจรกรองแบบ ปรับตัวสามารถจำลองการเชื่อมต่อทางเสียงได้อย่างถูกต้อง สัญญาณเสียงสะท้อนดังกล่าวก็จะสามารถถูกกำจัดได้ ใม่เกิดการรบกวนการสนทนาอีกต่อไป

อย่างไรก็ดี ถึงแม้ปัญหาสัญญาณเสียงสะท้อนสามารถถูกกำจัดไปได้โดยการนำวงจรกรองแบบปรับตัว มาใช้ร่วมในการส่งสัญญาณเสียงของระบบการสัมมนาแบบสเตริโอก็ตาม อีกปัญหาหนึ่งก็ยังคงเป็นสิ่งที่ท้าทาย การวิจัยในด้านนี้อยู่ เมื่อคู่สนทนาทั้งในห้องส่งและในห้องรับทำการพูดพร้อมกัน สถานการณ์ดังกล่าวเรียกว่า สถานการณ์ "Double Talk (DT)" ซึ่งจะรบกวนการปรับตัว ของวงจรกรองแบบปรับตัวไม่ว่าจะใช้ระเบียบวิธีใดๆ โดยมีผลทำให้เกิดการถู่ออกของระบบ SAEC จากสถานะอยู่ดัว (steady state) และนำไปสู่ความไม่มีเสถียรภาพ ของระบบได้ ถึงแม้ว่าจะมีเทคนิกต่าง ๆ ที่เสนอการจัดการกับสถานการณ์ DT นี้ [1-5] เพื่อป้องกันการลู่ออกของ ระบบ SAEC โดยที่เทคนิกส่วนมากเสนอให้ระบบ SAEC หยุดการทำงานของวงจรกรองแบบปรับตัวในช่วงเวลา ที่มีสถานการณ์ DT เกิดขึ้น หากแต่ว่าการกระทำดังกล่าวมีข้อเสีย คือ ถ้าการเชื่อมต่อทางเสียงระหว่างไมโกรโฟน และลำโพงเกิดการเปลี่ยนแปลงในช่วงสถานการณ์ DT ถ้าระบบ SAEC ถูกหยุดการทำงานในช่วงดังกล่าว วงจร กรองแบบปรับตัวจะไม่สามารถปรับตัวเข้าหากำตอบของการเชื่อมต่อทางเสียงได้ทันการเปลี่ยนแปลง ส่งผลให้ ประสิทธิภาพในการกำจัดสัญญาณเสียงสะท้อนของระบบ SAEC ดังกล่าวไม่ดีนัก ดังนั้นตัวตรวจวัดสถานการณ์ DT (DT detector -- DTD) ควรได้รับการพัฒนาขึ้นให้มีประสิทธิภาพในการบ่งชี้เมื่อเกิดสถานการณ์ DT และ ระบบ SAEC ควรได้รับการปรับปรุงให้วงจรกรองแบบปรับตัวทำงานตลอดช่วงเวลาที่เกิดสถานการณ์ DT เพื่อให้มีประสิทธิภาพในการกำจัดสัญญาณเสียงสะท้อนได้มากกว่าการหยุดการทำงานของวงจรกรองแบบ ปรับตัว และเพื่อป้องกันความไม่มีเสถียรภาพของระบบ SAEC จากสถานการณ์ DT

2. ผลการดำเนินการ

จากเฟสที่หนึ่งของโครงการ ระบบ SAEC สำหรับการสัมมนาแบบสเตริโอ ดังแสดงในรูปที่ 2 ได้ถูก ทำการศึกษา วิเคราะห์ เพื่อหาวิธีกำจัดสัญญาณเสียงสะท้อน โดยเฉพาะอย่างยิ่งในกรณีที่เกิดสถานการณ์ DT



รูปที่ 2 ระบบการกำจัคสัญญาณเสียงสะท้อนในระบบการสัมมนาแบบสเตริ โอ

จากรูปที่ 2 จะเห็นว่าระบบการกำจัดสัญญาณเสียงสะท้อนแบบสองช่องสัญญาณสื่อสารนี้ถูกปรับปรุง มาจากระบบการกำจัดสัญญาณเสียงสะท้อนที่มีเพียงหนึ่งช่องสัญญาณสื่อสาร (Acoustic Echo Cancellation --AEC) ได้โดยตรง ดังแสดงได้ในรูปที่ 3 สัญญาณกวามผิดพลาดของการประมาณ e(n)หาได้จากความแตกต่าง ระหว่างสัญญาณออกของวงจรกรองแบบปรับตัว ŷ(n) กับสัญญาณไมโกรโฟน d(n)

$$e(n) = d(n) - \hat{y}(n) \tag{1}$$

เมื่อค่าสัมประสิทธิ์ของวงจรกรองแบบปรับตัว จะถูกปรับปรุงทุกๆ เวลา n คังต่อไปนี้

$$\underline{\mathbf{w}}(\mathbf{n}+1) = \underline{\mathbf{w}}(\mathbf{n}) + \frac{\widetilde{\mu}\underline{\mathbf{x}}(\mathbf{n})\mathbf{e}(\mathbf{n})}{\varepsilon + \left\|\underline{\mathbf{x}}(\mathbf{n})\right\|^2}$$
(2)

โดยที่ *ɛ* คือ ค่าคงที่น้อยๆ เพื่อป้องกันการสู่ออกของวงจรกรองแบบปรับตัวในกรณีที่สัญญาณเข้ามีขนาดเล็กๆ และค่าช่วงก้าว (step-size) µ̃ ∈ (0,2) จะอยู่ภายใต้เงื่อนไขที่จำเป็นและพอเพียงสำหรับการสู่เข้าของระเบียบวิธี Normalised Mean Square (NLMS) [7]



รูปที่ 3 ระบบการกำจัคสัญญาณเสียงสะท้อนในระบบช่องสัญญาณเคียว

ดังนั้น ในเฟสที่สองของโครงการฯนี้จึงได้ทำการพัฒนาตัวตรวจวัด DTD เพื่อใช้ในระบบ SAEC และทำ การจำลองระบบ SAEC เมื่อมีตัวตรวจวัดสถานการณ์ DT ลงบน DSK board เพื่อทดสอบกับสถานการณ์จริง (realtime) ของการสัมมนาแบบสเตริโอ โดยสังเกตผลของการจำลองการเชื่อมต่อทางเสียงทั้งในกรณีที่เกิดและไม่เกิด สถานการณ์ DT

2.1 ตัวตรวจวัด DTD

จากการศึกษาตัวตรวจวัด DTD ชนิดต่างๆ ที่ได้มีการนำเสนอใน [2,6] ในโครงการฯนี้จึงได้ปรับปรุง และนำเสนอตัวตรวจวัด DTD ขึ้นใหม่ 2 ตัว ซึ่งมีหลักการทำงานดังต่อไปนี้

ตัวตรวจวัด DTD ตัวที่หนึ่งจะใช้เพื่อแบ่งแยก (discriminate) สถานการณ์ DT ออกจากสถานการณ์ที่เกิด การเปลี่ยนแปลงของช่องเชื่อมต่อทางเสียงอย่างฉับพลัน (Abrupt Change in the Acoustic Echo Path -- ACEP) โดยอาศัยค่าสหสัมพันธ์ไขว้ระหว่างค่าเฉลี่ยของเวกเตอร์เกรเดียนท์ ของระเบียบวิธี NLMS ที่เวลา n และ n-1

$$\mathbf{g}_{1}(\mathbf{n}) = \overline{\nabla}(\mathbf{n}) \cdot \overline{\nabla}(\mathbf{n}-1) \tag{3}$$

สำหรับตัวตรวจวัด DTD ตัวที่สองจะใช้เพื่อแยกสถานการณ์ DT ออกจากสถานะอยู่ตัวของระบบหรือ เรียกว่าช่วง Steady State (SS) โดยขึ้นอยู่กับ ค่ากำลังสองของค่าเฉลี่ยของเวกเตอร์เกร-เดียนท์ที่เวลา n นั้น ๆ หรือเรียกว่าค่าอัตตสหสัมพันธ์ (autocorrelation) ของค่าเฉลี่ยของเวกเตอร์เกร-เดียนท์

$$\mathbf{g}_{2}\left(\mathbf{n}\right) = \overline{\nabla}^{2}\left(\mathbf{n}\right) \tag{4}$$

การตัดสินของตัวตรวจวัด DTD ทั้งสองนี้ สามารถแสดงได้ดัง Flow Chart ในรูปที่ 4 เมื่อ θ_1 และ θ_2 เป็นก่าเริ่มเปลี่ยน (threshold) และ μ_{max} เป็นก่าสูงสุดของก่าช่วงก้าวที่ใช้ในระเบียบวิธี NLMS โดยแบ่งการ ตัดสินออกเป็น 3 กรณีของสมมติฐานในรูปแบบกวามสัมพันธ์ระหว่าง $g_1(n)$ และ $g_2(n)$ ดังนี้

H ₀ : Steady State,	if $g_1(n) < \Theta_1$ and $g_2(n) < \Theta_2$
H_1 : Double Talk,	if $g_1(n) < \Theta_1$ and $g_2(n) > \Theta_2$
H ₂ : AEPC,	if $g_1(n) > \Theta_1$ and $g_2(n) > \Theta_2$

เมื่อเกิดสถานการณ์ AEPC การปรับตัวของวงจรกรองแบบปรับตัวควรมีค่ามาก เพื่อลู่เข้าสู่คำตอบ
 โดยเร็วที่สุด ดังนั้นก่าช่วงก้าวจึงถูกเลือกเป็น μ = μ_{max}

 เมื่อเกิดสถานการณ์ DT วงจรกรองแบบปรับตัวควรทำการปรับตัวอย่างต่อเนื่อง แต่ด้วยอัตราการ
 ปรับตัวที่ช้า เพื่อป้องกันการลู่ออกของระบบ โดยมีค่าช่วงก้าว μ = a 1 + P_d(n) ที่ a เป็นค่าคงที่ใดๆ ค่า ช่วงก้าวถูกปรับเป็นฟังก์ชันของค่าพลังงานของสัญญาณไมโครโฟน d(n) เมื่อ

$$P_{d}(n) = \lambda_{d}P_{d}(n-1) + (1-\lambda_{d})d^{2}(n)$$
(5)

และ $\lambda_{\rm d}$ เป็นค่า forgetting factor



รูปที่ 4 การตัดสินของ DTD ที่นำเสนอ

จากนั้นจึงทำการทคลองศึกษาตัวตรวจวัด DTD ที่นำเสนอในโครงการวิจัยนี้เมื่อใช้ในระบบ SAEC โดยเฉพาะเมื่อเกิดสถานการณ์ DT โดยจำลองและทดสอบระบบบนคอมพิวเตอร์ด้วยโปรแกรม MATLAB สำหรับสมรรถนะของวงจรกรองแบบปรับตัวเมื่อใช้ระเบียบวิธี NLMS จะถูกพิจารณาจากก่า Weight Error Vector Norm (WEVN) หาได้จาก

WEVN(n) = 10 * log₁₀
$$\frac{\left\|\underline{\mathbf{h}} - \underline{\mathbf{w}}(\mathbf{n})\right\|^2}{\left\|\underline{\mathbf{h}}\right\|^2}$$
 (6)

ในการจำลองแบบการทำงานของวงจรกรองปรับตัวในระบบ SAEC นั้น กำหนดให้

สัญญาณเข้ามีทั้งกรณีที่เป็นที่เป็นสัญญาณเสียงพูด 2 สัญญาณ (สเตริโอ) และสัญญาณรบกวนขาว (White Guassian Noise -- WGN)

- สัญญาณเสียงพูคอีกชุคหนึ่งเป็นสัญญาณ DT

ทำการทดลองโดยใช้ระเบียบวิธี NLMS ที่มีความยาวของวงจรกรองเป็น L = 256 และมีค่าช่วงก้าวเป็น = 0.3 ผลการทดสองดังต่อไปนี้

รูปที่ 5 แสคงสัญญาณเข้าที่เป็นเสียงพูค x(n) เมื่อไม่มีสัญญาณรบกวนเบื้องหลัง

รูปที่ 6 แสดงสัญญาณเสียงสะท้อนหรือสัญญาณไมโครโฟน d(n) เมื่อระบบมีสัญญาณรบกวนเบื้องหลัง (background noise) ที่มีค่า SNR = 30 dB

รูปที่ 7 แสดงสัญญาณ DT ที่ถูกสร้างให้เกิดขึ้นในช่วง 30,000-35,000 รอบการจำลองแบบ ซึ่ง กำหนดให้ค่าความแปรปรวน (Variance) ของสัญญาณ DT มีค่าเท่ากับสัญญาณเข้า

รูปที่ 8 แสดงก่าสัญญาณกวามผิดพลาด (error signal) เมื่อเกิดสถานการณ์ DT เปรียบเทียบกับรอบการ จำลอง สัญญาณกวามผิดพลาดนี้เกิดจากการจำลองของวงจรกรองแบบปรับตัวในระบบ SAEC โดยที่ในช่วงแรก วงจรกรองจะปรับตัวให้มีกวามใกล้เกียงกับการเชื่อมต่อทางเสียงหรือ AEP จึงทำให้ก่าสัญญาณกวามผิดพลาดมี ขนาดลดน้อยลงเรื่อยๆ แต่เมื่อเกิดสถานการณ์ DT ในช่วง 30,000-35,000 รอบการจำลองแบบ วงจรกรองจะไม่ สามารถปรับค่าสัมประสิทธิ์ให้ใกล้เกียงกับ AEP ได้ จึงทำให้ก่าสัญญาณกวามผิดพลาดมีขนาดใหญ่ขึ้น

รูปที่ 9 แสดงค่า Weight Error Vector Norm (WEVN) เมื่อไม่เกิดสถานการณ์ DT ในระบบ เปรียบเทียบกับรอบการจำลอง จะสังเกตได้ว่าเมื่อวงจรกรองปรับตัวมีความใกล้เกียงกับ AEP มากขึ้น ค่า WEVN จะก่อยๆลู่เข้าสู่ภาวะ SS

รูปที่ 10 แสดงก่า WEVN เมื่อเกิด Double Talk เปรียบเทียบกับรอบการจำลอง จะเห็น ได้ว่าเมื่อระบบถูก รบกวนด้วยสัญญาณ DT จะทำให้ก่า WEVN เพิ่มมากขึ้นจากสถานะอยู่ตัว แล้วจะลู่ลงสู่สถานะอยู่ตัวตามเดิม



รูปที่ 5 แสดงสัญญาณเข้าเมื่อไม่มีสัญญาณรบกวน ภายในระบบ



รูปที่ 6 แสดงสัญญาณเสียงสะท้อนเมื่อมีสัญญาณรบกวน ภายในระบบ



รูปที่ 9 แสดงค่า wevn เมื่อยังไม่เกิดสถานการณ์ DT

รูปที่ 10 แสดงค่า wevn เมื่อเกิดสถานการณ์ DT

นอกจากนี้ ยังได้ทำการทดลองศึกษาเปรียบเทียบประสิทธิภาพตัวตรวจวัด DTD ที่นำเสนอใน โครงการวิจัยนี้กับตัวตรวจวัดอื่นๆ ที่มีการนำเสนอใช้งานแล้ว คือ DTD ที่อาศัย Orthogonality Theorem ใน [2] และ DTD ที่ใช้ Projection Correlation และ Variable Step-Size ใน [7] หรือเรียกว่าเทคนิค PC-VSS



รูปที่ 11 การเปรียบเทียบประสิทธิภาพของระบบ SAEC ที่ใช้ระเบียบวิธี NLMS เมื่อไม่มีและมี DTD ชนิดต่างๆ ผ่านทางก่า WEVN

จากรูปที่ 11 จะเห็นว่าระบบ SAEC ลู่ออกจากสภาวะอยู่ตัวเมื่อไม่มี DTD ดังกราฟเส้นที่ 1 แต่จะถูก รบกวนจากสภาวะอยู่ตัวน้อยลงเมื่อมีการใช้ DTD ชนิดต่างๆ โดยเทคนิคที่นำเสนอในโครงการฯ นี้เป็นดังกราฟ เส้นที่ 4 มีประสิทธิภาพใกล้เคียงกับ DTD ที่อาศัย Orthogonality Theorem ใน [2] และดีกว่าเทคนิค PC-VSS ใน [7] นอกจากนี้ การตัดสินของ DTD ระหว่างเทคนิคที่นำเสนอและเทคนิคใน [2] สามารถแสดงได้ดังรูปที่ 12 เมื่อ ให้ตัวนับ (counter) เป็น '1' แสดงถึงการเกิดสถานการณ์ DT และตัวนับ (counter) เป็น '0' แสดงถึงการไม่เกิด สถานการณ์ DT จากรูปที่ 12 จะเห็นได้ว่าความผิดพลาดในการตัดสินสถานการณ์ DT ของวิธีที่นำเสนอในช่วง Transient มีอยู่มากกว่าเทคนิคใน [2] หากแต่เมื่อพิจารณาการตัดสินภายหลังช่วง DT ประสิทธิภาพของเทคนิคที่ นำเสนอจะดีกว่าเทคนิคใน [2] อยู่มาก ซึ่งหาก DTD ใน [2] ตัดสินว่ายังอยู่ในสถานการณ์ DT และทำการยับยั้ง การปรับปรุงสัมประสิทธิ์ของวงจรกรองแบบปรับตัวในช่วงดังกล่าว ระบบ SAEC จะไม่สามารถจำลอง AEP ที่ เปลี่ยนแปลงไปจากก่อนเกิดสถานการณ์ DT ได้ (หมายเหตุ DTD ที่ใช้เทคนิค PC-VSS ใน [7] ไม่มีการตัดสิน สถานการณ์ DT ดังกล่าว)



รูปที่ 12 การตัดสินสถานการณ์ DT ของ DTD

2.2 การจำลองระบบ SAEC ลงบน DSK board

สำหรับรายละเอียดต่างๆ ในส่วนนี้ มีคังต่อไปนี้

- ศึกษารายละเอียดการใช้บอร์ด DSK C6711 จากกู่มือและ Tutorial ของบริษัท TI ที่มีให้

- จำลองแบบการทำงานของวงจรกรองปรับตัวในระบบ SAEC โดยเฉพาะเมื่อเกิดสถานการณ์DT โดยจำลองแบบ

ด้วยคอมพิวเตอร์ด้วยโปรแกรมภาษา C

- ประยุกต์โปรแกรมภาษา C เพื่อนำไปใช้งานกับกับบอร์ด DSK C6711

ผลการทคลองการจำลองระบบ SAEC ในสถานการณ์ Double Talk ด้วยโปรแกรมภาษา Cที่พัฒนาขึ้น เมื่อสัญญาณต่างๆ ที่เกี่ยวข้องในระบบเป็นดังเช่นในการจำลองแบบด้วยโปรแกรม MATLAB เป็นดังนี้



รูปที่ 18 แสคงค่า WEVN เมื่อเกิคสถานการณ์ DT



ในส่วนนี้ จะนำโปรแกรมภาษาซีสำหรับระบบ SAEC ที่ได้ไปประยุกต์ใช้กับบอร์ด DSK C6711 โดยได้ ทำการศึกษาการใช้งานบอร์ด DSK C6711 จากหนังสือ "การประมวลผลสัญญาณดิจิตอล โดย TMS320 C6000" โดย รองศาสตราจารย์ กฤษดา วิศวธีรานนท์ ภาควิชาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์ ้มหาวิทยาลัย พฤษภาคม 2545 และ ได้ทำการสรุปเรียบเรียงใหม่ดังแสดงในภาคผนวก ก นอกจากนี้ ก็มีแบบฝึกหัด ให้ทำการทดลองด้วยโปรแกรม Code Composer Studioในตอนท้ายของหนังสือเล่มนี้ด้วย ทำให้สามารถใช้งาน บอร์ค DSK C6711 อย่างเข้าใจมากขึ้น

การส่งสัญญาณผ่านบอร์ค DSK C6711 โคยใช้โปรแกรม Goldwave ทำการพลอตกราฟคังแสดงในรูปที่ 19 โดยสัญญาณสเตริโอขาเข้า (รูปล่าง) เป็นสัญญาณเสียงพูด จะถูกประมวลผลผ่านบอร์ด DSK c6711 ได้ สัญญาณขาออก แล้วนำสัญญาณขาออกส่งไปยัง sound card ในคอมพิวเตอร์เพื่อนำไปพลอตกราฟโดยใช้ โปรแกรม Goldwave จะได้สัญญาณสเตริโอขาออก (รูปบน) จะเห็นว่าสัญญาณขาออกที่ได้มีขนาดใหญ่กว่า สัญญาณขาเข้า เนื่องจาก sound card ของคอมพิวเตอร์มีวงจรขยายสัญญาณ (amplifying circuit) และเกิดการ หน่วงเวลา (delay time) กับสัญญาณรบกวนเบื้องหลัง (background noise) ด้วย



รูปที่ 19 สัญญาณเข้าบอร์คแบบสเตริโอ(รูปล่าง)และสัญญาณออกจากบอร์ค(รูปบน)

งณะนี้สามารถเขียนโปรแกรมลงบอร์ด DSK C6711 ให้รับสัญญาณเข้าจาก port input แล้วนำไป ประมวลผลด้วยระเบียบวิธี LMS จากนั้นนำข้อมูลที่ต้องการออกทาง port output ได้แล้ว (รายละเอียดดังแสดงใน ภาคผนวก ข) แต่โปรแกรมยังไม่สมบูรณ์ จะต้องทำการพัฒนาต่อไปให้เป็นระเบียบวิธี NLMS ที่สามารถตรวจจับ และแก้ไขความผิดพลาดได้ในสถานการณ์ DT

ปัญหาที่เกิดขึ้นเนื่องจากการไม่สามารถประขุกต์โปรแกรมภาษาซีที่เขียนขึ้นบนบอร์ด DSK C6711 เนื่องจาก

- หน่วยความจำของบอร์ด DSK C6711 มีจำนวนน้อย ซึ่งอัลกอร์ทึมที่เขียนขึ้นเรียกใช้หน่วยความจำ มากไป จะต้องทำการปรับปรุงโปรแกรมภาษาซีที่เขียนไว้
- ไม่สามารถเก็บค่าผลการทดลองที่ด้องการได้ เนื่องจากต้องทำการเก็บลงขา register ของบอร์ด
 DSK C6711 ดังนั้น ต้องศึกษาเพิ่มเติมเกี่ยวกับการเก็บข้อมูลบนบอร์ด
- ยังไม่สามารถทำการทดลองได้อย่างมีประสิทธิภาพ เนื่องจากยังขาดความรู้หลายอย่างเช่น การ plot graph, การ include file,คำสั่งต่างๆ ในการ interface กับบอร์ด โดยด้องศึกษาการใช้ฟังก์ชันต่างๆ ของบอร์ด DSK C6711 ต่อไป

3. สรุปผลการทดลองและข้อเสนอแนะ

ถึงแม้ว่าจะสามารถทำการกำจัดสัญญาณเสียงสะท้อนในระบบ SAEC เมื่อมีสถานการณ์ DT ได้แล้วโดย การจำลองระบบบนคอมพิวเตอร์ผ่านโปรแกรม MATLAB และมีการนำเสนอ DTD ที่มีประสิทธิภาพในการ ตรวจวัดและแยกแยะสถานการณ์ DT ได้ หากแต่ว่าการจำลองระบบดังกล่าวลงบนบอร์ด DSK 6711 นั้นยังไม่มี ความคืบหน้าเท่าที่ควร เนื่องจากผู้วิจัยและผู้ช่วยวิจัยขาดประสบการณ์การใช้งานบอร์ด DSK 6711 จึงต้องศึกษา หาความรู้เพิ่มเติมให้มากขึ้นอีก

<u>ส่วนที่จะคำเนินการต่อไป</u>

- ศึกษาการใช้งานบอร์ด DSK C6711 ให้ละเอียดมากขึ้น

- พัฒนาโปรแกรมสำหรับระเบียบวิธี LMS ที่สามารถทำงานบนบอร์คได้แล้วให้เป็นระเบียบวิธี NLMS ที่สามารถตรวจจับและแก้ไขความผิดพลาดได้ในสถานการณ์ DT

- ทำการปรับปรุงโปรแกรมให้ทุดสอบกับสถานการณ์จริง (real-time) ได้

4. ผลิตผลและหรือความสัมฤทธิผลของงานที่ได้ดำเนินการไปแล้ว

- 4.1 บทความทางวิชาการเรื่อง "Double-Talk Detection for Stereophonic Acoustic Echo Cancellation in a Time-Varying Environment" ในการประชุมวิชาการทางวิศวกรรมไฟฟ้า ครั้งที่ 25 (EECON-25) วันที่ 21-22 พฤศจิกายน 2545, หน้า 5 9. (โปรคดูภาคผนวก ค)
- 4.2 นิสิตจบการศึกษาระดับมหาบัณฑิต 1 คน (นาย ณตพร อิทธิโสภณกุล) เมื่อมีนาคม พ.ศ. 2547

5. เอกสารอ้างอิง

- S. Minami and T. Kawasaki, "A Double Talk Detection Method for an Echo Canceller", IEEE International Conference on Communications (ICC), pp. 1492-1497, 1985.
- H. Ye and B. Wu, "A New Double-Talk Detection Algorithm Based on the Orthogonality Theorem", IEEE Transactions on Communications, vol. 39, no. 11, pp. 1542-1545, 1991.
- C. Carlemalm, F. Gustaffson and B. Wahlberg, "On the problem of detection and discrimination of double talk and change in the echo path", IEEE International Conference on Acoustics, Speech and Signal Processing (ICASSP'96, Atlanta, USA.), vol. 5, pp. 2742-2745, 1996.
- C. Carlemalm and A. Logothetis, "On detection of double talk and changes in the echo path using a markov modelulated channel model", IEEE International Conference on Acoustics, Speech and Signal Processing (ICASSP'97, Munich, Germany), vol. 5, pp. 3869-3872, 1997.
- S. J. Pushparajah and J. A. Chambers, "A smater method for Acoustic Echo Cancellation in the presence of Double Talk", International Workshop on Acoustic Echo and Noise Control (IWAENC'99, Pennsylvania, USA.), pp. 184-186, 1999.
- T. Creasy and T. Aboulnasr, "A Projection-Correlation Algorithm for Acoustic Echo Cancellation in the presence of Double Talk", IEEE International Conference on Acoustics, Speech and Signal Processing (ICASSP'2000, Istanbul, Turkey), vol. 1, pp. 436 – 439, 2000.
- 7. S. Haykin, "Adaptive Filter Theory", Prentice Hall, 1996.

6. ภาคผนวก

6.1 ภาคผนวก ก

<u>การเริ่มใช้งาน CCS</u>

ต่อบอร์ด C6711 DSK Board เข้ากับ Printer Port (LPT1) ของคอมพิวเตอร์ และจ่ายไฟเลี้ยง(power supply) ให้กับ C6711 DSK Board

- □ เลือก Start → Programs → C6211-C6711 DSK Development tools
 - \rightarrow CCS Studio DSK ' C6000 1.23

CPU_1	- DSP De	vice Driver		×			
8	Can't Initialize Target DSP I/O Port = A						
	Board N Cpu Nan	Board Name: C6211 DSK (Texas Instruments) Cpu Name: CPU_1					
	Abort: Retry: Ignore:	Abort: Close Code Composer Studio. Retry: Try to initialize the target again. gnore: Ignore the initialization error and start without target debugging access.					
	Abort	<u>R</u> etry	<u>Ignore</u>	13			

กรณีที่โปรแกรมไม่สามารถติดต่อกับบอร์ดได้จะมี บล็อกแสดงบนหน้าจอเพื่อแจ้งให้ทราบ ให้ทำการคลิกที่ Abort หลังจากนั้นให้ทำการตรวจสอบการต่อสายที่ Port Printer กับบอร์ค DSK หลังจากนั้นให้ทำการปิด แหล่งจ่ายไฟสักครู่แล้วเริ่มจ่ายไฟให้กับบอร์ค DSK อีก ครั้ง แล้วทำการเรียกโปรแกรมเหมือนเดิมอีกครั้ง

กรณีที่โปรแกรมสามารถติดต่อกับบอร์ดได้ ก็จะ รันโปรแกรมCCS โดยมีรูปแบบ Windows แสดงดังรูป

1	A 10001			1 00711			0. P		
54	Cile Edit	View Preiest	strumentsJ/UPU	Detion CEL	Lode L	ompo:	ser Studi	0	
6		View Froject	Deprig Fionier	<u>u</u> paon <u>u</u> el	<u>1</u> 0015	<u>w</u> inac	w <u>H</u> elp		
	11 🖌		K) ∩				[編→編	「雑 *挿 毛	■ 題 /● 🤉
14			• 6	74 D 🖬	6	?			
		Files		Dis-	Assem	bly			
		🗄 📋 GEL fil	25	0000	0000	020	00029		M∖▲
	****	Project		0000	0004	021	9802A		M
	×				1008 2000	0201	JCU69 10063		MV MV
					1010	020	10276	11	ST
	٩			0000	0014	020	00429		MV
	- 30			0000	018	0271	799AB	11	МV
					001C	000	00000		NC
	1				1020 1024	020	FFFA		MV.
C	*								• //
	<u>^</u>								
6	- 661	_							
	1) ()		_						
	⊕ →0								
10	DSP HALT	ED	For He	lp, press F1		1.0	Ln	0000, Col 000	NUM //

และในขณะเดียวกันให้สังเกตที่ LED 3 ควงบนบอร์ค DSK จะกระพริบเป็นลักษณะของไฟวิ่งอยู่สักครู่หนึ่ง แล้ว จึงจะคับ ซึ่งแสดงว่าบอร์คพร้อมสำหรับใช้งานแล้ว และขณะเดียวกันโปรแกรมก็พร้อมที่จะใช้งานในขั้นต่อไป แต่ถ้ากรณีที่ LED อยู่ในสภาวะค้างแสดงว่าโปรแกรมเกิดการผิดพลาดให้ทำการปิดแหล่งจ่ายไฟสักครู่จึงเริ่ม จ่ายไฟให้กับบอร์คอีกครั้งหนึ่ง จากนั้นจึงเริ่ม Start Program ใหม่ ถ้าไม่มีข้อผิดพลาดก็จะสามารถใช้งานในขั้น ต่อไป

การสร้างโปรเจลงาน (Creating a New Project)

ในการใช้งาน CCS ขั้นแรกต้องสร้าง Project (*.mak)

 เลือกเมนู Project → New : จะปรากฏ window "Save New Project As"ให้เลือก directory (C:\ti\myproject\...) ที่ต้องการเก็บไฟล์ จากนั้นให้พิมพ์ชื่อ Lab1.mak (*.mak) ของProject ในช่อง " File name" และ click "Save" ก็จะได้ Project ชื่อ Lab1.mak

oject As						?
myprojects			• 🗈	<u></u>	گ	
	1		_			_
Tel: 1 - cell				_		
lab1.mak			_			Save
	oject As myprojects	oject As myprojects	o <mark>ject As</mark> myprojects	o <mark>ject As</mark> myprojects 💌 主	oject As myprojects	oject As myprojects 💽 🗹 📸

 สร้างไฟล์ "main.c" (*.c) ด้วยภาษา C ตัวอย่างง่ายๆ โปรแกรมนี้จะประกอบไปด้วย Include Header files, Function main ซึ่งเป็นฟังก์ชันหลักในการทำงาน ขั้นตอนการสร้างมีดังนี้

2.1 Menu "File" → "New" → "Source file" : หรือกด Ctrl+N จะปรากฏเป็น Text editor ว่าง สำหรับให้พิมพ์ซอร์สโค้ด จากนั้นให้เขียนพิมพ์โค้ดภาษาซีตามโปรแกรม "main.c"

File Edit View Project Deb	oug P <u>r</u> ofiler <u>O</u> ption <u>G</u> EL <u>T</u> ools <u>W</u> indow	💮 Untitled1 *	- 🗆 ×
<u>N</u> ew	Source File Ctrl+N	/* File" main c */	•
Upen Ctrl+U Close	USP/BIUS Configuration Visual Linker Recipe	Hinelude (stdie b)	
SaveCtrl+S	ActiveX Document	#include (stalo.n>	
การทำงานขอ	งโปรแกรม "main.c" จะพิมพ์	void main()	
คำว่า "BEGIN" และ "EN	vD " ที่หน้าจอคอมพิวเตอร์ เมื่อ	printf("BEGIN\n");	
เรารันโปรแกรมนี้ 💍		printf("END ∖n")	
	191119971		

2.2 Menu "File" → "Save as" จะปรากฏเป็นใดอะล็อกบล็อก Save as จากนั้นพิมพ์ชื่อ "main.c" (*.c) เลือกใดเรกเตอรี่ที่ต้องการเก็บไฟล์ จากนั้นคลิกที่ "Save" จะได้ไฟล์ mani.c

<u>File</u> <u>E</u> dit <u>V</u> iew	<u>P</u> roject <u>D</u> ebug	Save As ?X
<u>N</u> ew	•	Save jn: 🔄 myprojects 💽 💽 🚮 📺 🥅
<u>0</u> pen	Ctrl+O	
<u>C</u> lose	i	
<u>S</u> ave	Ctrl+S	
Save <u>A</u> s		
Sa <u>v</u> e All		
Load <u>P</u> rogram.		
		File <u>n</u> ame:
		Save as type: Source Files (*,c)

3. ส

ร้างไฟล์ "vectors.asm"(*.asm) เป็นไฟล์ภาษาแอสเซมบลีทำหน้าที่เป็นรีเซตเวคเตอร์ในกรณีที่เราทำ การ Restart Program หรือรีเซตโปรแกรม TMS320C6711 จะเริ่มทำงานที่ตำแหน่งรีเซตตามเวคเตอร์นี้ และโปรแกรมนี้จะสั่งให้กระโคคไปเริ่มทำงานที่ Address "_c_int00" ซึ่งเป็นจุคเริ่มด้นของ โปรแกรม main.c นั่นเอง การสร้างโปรแกรมนี้มีขั้นตอนเหมือนการสร้างไฟล์"main.c"แต่เปลี่ยน เป็น ไฟล์ "vectors.asm" แทน

	;File "	vector.asm"	/* C6711dsk.cmd */
	.title	"vectors.asm"	MEMORY { VECS: org= Oh, len= 0x220
ī	.ref .sect	_c_int00 "vectors"	I_HS_MEM: org = 0x00000220, len = 0x00000020 IRAM: org = 0x00000240, len = 0x0000FDC0 SDRAM: org = 0x80000000, len = 0x01000000 FLASH: org = 0x90000000, len = 0x00020000
rst:	mvkl mvkh b .s2 nop	.s2 _c_int00,b0 .s2 _c_int00,b0 b0	<pre>} SECTIONS { /* Created in vectors.asm */ vectors</pre>
	nop nop	C.	/* Created by C Compiler */ .text :> IRAM .bss :> IRAM
	nop		.cinit :> IRAM .stack :> IRAM .sysmem :> IRAM
			.const :> IRAM .switch :> IRAM .cio :> IRAM .mydata :> SDRAM .far :> SDRAM

สร้างไฟล์ "C6711dsk.cmd" (*.cmd) เป็นไฟล์ที่ใช้ในการกำหนดผังหน่วยความจำของ บอร์ด C6711 DSK วิธีการสร้างใช้ text editor และทำเหมือนขั้นตอนการสร้างไฟล์ "main.c" แต่เปลี่ยนไฟล์เป็น "C6711dsk.cmd"

- *.h เป็น Include Header file ต่างๆ เช่น stdio.h จะมีมาให้พร้อมในโปรแกรม CCS (ไม่ต้องสร้าง เอง)
- rts6701.lib เป็น Library File สำหรับ TMS320C6711 ใฟล์นี้จะให้มาพร้อมกับโปรแกรม CCS (ไม่ ต้องสร้างเอง)

การเพิ่มไฟล์ในโปรเจก (Adding Files to a Project)

หลังจากที่เราสร้างไฟล์ต่างๆ เสร็จแล้วขั้นต่อไปก็คือการเพิ่มไฟล์เข้าไปในโปรเจกเพื่อจะได้ทำการ กอมไพล์ในขั้นตอนต่อไป

- Files C GEL files Project A files 1.1 เลือกเมนู "Project" → DSK (Texas Instruments)/CPU_1 -Project Debug Profiler Optio View "Add Files to Project" หรือ <u>N</u>ew... Add Files 🛅 D9 Open. Scan All Dependencies 🛅 Ini Add Files to Project. Files Build 🗀 Lit 1.2 คลิกขวาที่ windows Project 🧰 GE Close 📄 Sc Close 📄 Pro Options จากนั้นเลือก "Add File" Build Allow Docking Rebuild All Hide. Float In Main Windov Show Dependencies Scan All Dependencies Options... จากนั้นให้เลือกไฟล์ที่ได้สร้างไว้คือ "main.c" แล้วคลิกที่ Recent project files 2. Open จากนั้น Add fileอื่นๆ ตามขั้นตอนที่ผ่านมาให้ครบทุก
- 1. การเพิ่มไฟล์ในโปรเจคสามารถทำได้ 2 วิธี

- ใฟล์ "vector.asm" "c6711dsk.cmd" "rts6701.lib"
- (สำหรับไฟล์ rts6701.lib จะอยู่ใน C:\ti\c6000\cgtools\lib) ตามลำคับ

Add Files to	Project			
Look in: 🧲	myprojects		🖸 🗈 💆	1 💾 🔳
C main.c	24			
100000				
C MUNUNU				
12221				
1000				
		-3		
File <u>n</u> ame:	main	8		

3. ให้กลิกที่เครื่องหมาย "+ Project" เพื่อดูไฟล์โปรแกรมทั้งหมดที่เรา Add เข้าไปว่าครบหรือยัง ใน ส่วนของ Include Header File โปรแกรม CCS จะเพิ่มให้ อัตโนมัติหลังจากที่เรา Build Program หรือ เราสามารถตรวจสอบได้โดยเลือกเมนู "Project" → "Scan All Dependencies" ก็จะเห็น Include header file และสามารถดูซอร์สโล้ดภายในของไฟล์แต่ละไฟล์ได้โดยการดับเบิ้ลกลิกที่ชื่อไฟล์นั้นๆ



ในขั้นตอนนี้เราจะทำการ Build โปรแกรม

Project Debug Profiler Opti New Open Add Files to Project Close	 วิธีการ Build โปรแกรมทำได้ 2 วิธี คือ 1.1 เลือกเมนู Project → Rebuild All 1.2 คลิกที่ toolbar button (Rebuild All)
Compile <u>F</u> ile <u>B</u> uild	
<u>R</u> ebuild All	
Stop Build	
Show Dependencies	
Scan All <u>D</u> ependencies	
Options	db.
Recent project files	ว หลังอาออารที่เราทำอาร Dild All

2. หลังจากการที่เราทำการ Build All โปรแกรมแล้วสังเกตที่บริเวณ Build Area จะแสดงผลการ Build โปรแกรม ถ้ากรณีที่การเขียนโปรแกรมผิดพลาด ก็จะแสดง ข้อความ Error บอกว่ามีการผิดพลาดที่ไฟล์ใดและบรรทัดที่เท่าไหร่ (สมมุติว่าเราลืมเขียน เครื่องหมาย เซมิคอลอน ";" ท้ายบรรทัดใดสักบรรทัด โปรแกรมก็จะแจ้งให้เราทราบว่ามีการผิดพลาดที่ใด จากนั้นก็

ทำการแก้ไขและทำการ Rebuild All โปรแกรมจนกว่าจะผ่าน

cl6x main.c -gkq -o3 -frC:\ti\mypr [main.c]	ojects Project B	uild 🔀
"main.c", line 12: error: expected 1 error detected in the compilation	a ";" n of "main.c". 🚺	The program contains compile errors Do you wish to continue linking?
asm6x Vectors.asm Vectors.obj -gqs		OK Cancel

ถ้าเราเขียนโปรแกรมถูกต้องก็จะไม่เกิดข้อผิดพลาดใดๆ โปรแกรมก็จะแจ้ง

0 Errors 0 Warnings. ก็แสดงว่าเราสามารถสร้างไฟล์ได้สำเร็จ จะได้เอาต์พุตไฟล์เป็น Lab1.Out (*.out) ซึ่งจะ ใช้ในการดาวน์โหลดไปยังบอร์ด C6711 DSK ต่อไป



หลังจากที่เรา build All โปรแกรมผ่านแล้วก็จะได้ไฟล์ Lab1.out ซึ่งเป็นไฟล์ที่ Load ไปยังบอร์ด DSK
 วิธีการ Down load ไฟล์ Lab1.out (*.out) นั้นมีขั้นตอนดังนี้

3.1 เลือก "File" → "Load Program"; ให้เลือก File "Lab1.out" คลิก "Open" โปรแกรมก็จะ
 Load File Lab1.out ไปยัง DSK Board ทันที

Load Program	n		? ×	💽 Eile	<u>E</u> dit	<u>∨</u> iew	<u>P</u> roject	<u>D</u> ebug	Profiler	<u>O</u> ption
Look in: 🖂	source	1 🖻 💆		Loadii	ig Prog	gram o	n CPU_1			×
alab1.out			Canada	5	D	N NLabi	1\Dsk\sou	urce\lab1.	.out	
			121							
	Les			1999				[Cance	
File <u>n</u> ame:	lab1		<u>O</u> pen	- Mile			🖃 📄 Ir	nclude		_
Files of type:	*.out (Coff)	-	Cancel	- - 111) cstdio		- 1
			<u>H</u> elp	1990				ь	·	

4. หลังจากที่เรา Load files เสร็จก็พร้อมที่จะรันโปรแกรม การรันโปรแกรมทำได้ดังนี้คือ

4.1 เลือกเมนู "Debug" → "Run" หรือ กด "F5" หรือกลิกที่ toolbar button "Run" จากนั้นผลการรัน
 โปรแกรมก็จะปรากฏตามที่เราได้เขียนโปรแกรม

_				
I	<u>Debug</u> P <u>r</u> ofiler <u>O</u> ption	<u>G</u> EL <u>T</u> ools <u>W</u> indov	6	
	<u>B</u> reakpoints	<u></u>	0	ผลการรับ
ļ	Probe Points		00 P	
	Step <u>I</u> nto	F8	$\rightarrow \Omega_{1}$	V
	Step <u>O</u> ver	F10		
ļ	StepOu <u>t</u>	Shift F7	2	BEGIN
i	<u>B</u> un	F5	Bun	END
	<u>H</u> alt	Shift F5		
ı	<u>A</u> nimate	F12	×	

การ Debug โปรแกรม (Debugging Tools)

CCS มีเครื่องมือที่ใช้ในการ Debug Program หลายอย่าง เช่น Breakpoints, Watch Windows, Profiling ,Graph display ปลป ซึ่งจะได้แนะนำการใช้ในขั้นตอนถัดไป

- ทำการพิมพ์ไฟล์ "mydata.asm" และ Add file to project และสร้างไฟล์ "main_point.c" ตามตัวอย่าง การทำงานของโปรแกรม "mani_point.c" คือจะใช้ตัวแปรแบบพอยน์เตอร์ไปชี้ที่ไฟล์ของ "mydata.asm" ที่ ตำแหน่งแอดเดรส 0x80000000 จากนั้นก็จะพิมพ์ข้อมูลในไฟล์ "mydata.asm" จำนวน 10 ตัวเลขที่หน้าจอ
- 2. Remove File "main.c" ที่มีอยู่ก่อนแล้วออกจากโปรเจกงาน จากนั้นทำการ Add files "main_point.c"

; mydata.asm	<pre>/* main_point.c */ #include <stdio.h></stdio.h></pre>
.sect ".mydata" .short 0 .short 7 .short 10 .short -7 .short 0 .short -7 .short -10 .short -7 .short 7	<pre>void main() { int i; short *point; point=(short*)0x80000000; /*address file mydata*/ printf("BEGIN\n"); for(i=0;i<10;i++) { printf("[%d] %d\n",i,point[i]); } printf("END\n"); }</pre>

ไปยัง Projects

 จากนั้นทำการ "Rebuild All" และ "Reload Program " เครื่องจะทำการ Load file "lab1.out" ให้ อัตโนมัติ จากนั้นทำการรันโปรแกรม (กด F5) เพื่อดูผลการทำงานของโปรแกรม



เพราะเป็น Address ที่เราเก็บข้อมูลไฟล์ "mydata" ที่ Format ให้เลือกเป็นแบบ "16-Bit Signed Int" จากนั้นคลิก OK. จะปรากฏ Windows Memory แสดงข้อมูลของไฟล์ "mydata" เริ่มที่ Address 0x80000000

<u>V</u> iew <u>Project</u> <u>D</u> ebug P <u>r</u> ofiler	Memory Window Options	🇮 Memory (16-Bit Sig 🔲 🗙
 Standard <u>T</u>oolbar <u>G</u>EL Toolbar Project Toolbar Debug Toolbar Edit Toolbar Status Bar 	Title: Memory Address: 0x8000000 Q-Value: 0 Format: 16-Bit Signed Int ▼ Use IEEE Float	7FFFFE <mark>Memory (16-Bit Signed Int)</mark> 7FFFFFFE: 0 800000000: 0 80000002: 7 80000004: 10 80000006: 7 80000006: 0
<u>D</u> is-Assembly	Enable Reference Buffer	8000000A: -7
<u>M</u> emory	Start Address: 0x00000000	8000000E: -7
CPU Registers	End Address: 0x0000000	80000010: 0
Graph	Update Heterence Buffer Automatically OK Cancel Help	80000012: 7 80000014: _tmpnams

การแสดงผลด้วยกราฟ (Displaying Graphs)

เราสามารถดูรูปสัญญาณหรือข้อมูลที่แสดงในลักษณะของกราฟตามขั้นตอนดังนี้

1. เลือกเมนู View → Graph → Time/Frequency จะปรากฏ "Graph Property dialog" Set ค่า



🐱 Graph Property Di	alog 🛛 🗵	
Display Type	Single Time 📃 🔺	
Graph Title	Sine_Gen_float	
Start Address	sinbuff1	
Acquisition Buffer Size	96	
Index Increment	1	
Display Data Size	96	
DSP Data Type	32-bit floating po	
Sampling Rate (Hz)	8000	
Plot Data From	Left to Right	
Left-shifted Data Display	Yes	
Autoscale	On 🚽	
DC Value	0	
Axes Display	On	
Time Display Unit	s	
Chakun Bar Dianlau	0	
<u> </u>	<u>Cancel H</u> elp	

ต่างๆ ตามตัวอย่างจากนั้นคลิก OK.



ข้อมูลที่แอดเครส sinbuff1 จะถูก พลีอตเป็นรูปกราฟแสดงเป็นรูปสัญญาณ Sine wave ตามค่าของข้อมูลที่อยู่ ในไฟล์ "mydata.asm"

การใช้ Breakpoints และ Watch Window

การใช้ Breakpoints เพื่อหยุดโปรแกรมและ Watch Window เพื่อดูค่าตัวแปรต่างๆ ในขณะ รัน โปรแกรมเพื่อจะได้ตรวจสอบว่าโปรแกรมที่เราเขียนมีการรันในแต่ละรอบมีค่าที่ถูกต้องหรือไม่ วิธีการใช้ Breakpoints และ Watch Windows มีขั้นตอนดังนี้

- 1.เลือก File → Reload Program
- 2. ดับเบิ้ลคลิกที่ไฟล์ "main_ret_c.c"
- 3. คลิกที่บรรทัด printf("[%d] %d\n",i, point[i]);

4. คลิกที่ "ToggleBreakpoint" toolbar button หรือ กด F9 จะปรากฏ แถบสี ม่วงแดงเข้ม (magenta)



5. เลือก "View" →

______ Watch Window จะปรากฏ Dialog ตรงมุมขวาด้านล่างของ Window จากนั้นให้กลิกขวาตรงบริเวณพื้นที่ของ Dialog แล้วเลือก "Insert New Expression" จากนั้นจะปรากฏ





บรรทัดที่เรา Break point ไว้และ แสดงค่าของตัวแปรต่างๆ ที่เลือก ไว้ ดังตัวอย่าง

6.2 ภาคผนวก ข <u>ทดสอบการใช้งานบอร์ด TMS 320 C6000</u> สร้างสัญญาณไซน์โดยใช้หลักการของฟิลเตอร์แบบ IIR (Sine wave generator using IIR filter)

การสร้างสัญญาณไซน์ความถี่ 440 Hz โดยใช้หลักการของฟิลเตอร์แบบ IIR จากสมการพื้นฐานจะได้ $y(n) = a_1y(n-1) + a2y(n-2)$ จากสมการกำหนดให้ ค่าคงที่(Constant) $a_1 = 2\cos(\omega T_s)$ a2 = -1ค่าเริ่มต้น(Initial) y(0) = 0 $y(1) = \sin(\omega T_s)$ คำนวณหาค่า ω จาก $\omega = 2\pi f = 2\pi x$ 440 = 880 π

คำนวณหาค่า T_s จาก $f_s = 8000 \text{ Hz}$ จะใต้ $T_s = 1/8000$ แทนค่าเพื่อหาค่า a_1 จะใต้ $a_1 = 2\cos(\omega T_s) = 2\cos(880\pi/8000) = 1.8817615$ คำนวณหาค่า y(1) จากสมการ y(1) = $\sin(\omega T_s) = \sin(880\pi/8000) = 0.33873792$



สถาบันวิทยบริการ จุฬาลงกรณ์มหาวิทยาลัย

ผลการทดลอง

sine_float	0 :	= ().637424
sine_float	1 :	= (0.860742
sine_float	2 :	= ().982287
sine_float	3 :	= ().987688
sine_float	4 :	= (0.876307
sine_float	5 :	= (0.661312
sin - floot	<u>-</u>	= (0.368125
sin ผลการรัน	=	= (0.031411
sin	=	= -	-0.309017
sin		= -	-0.612907
sine_/loat	10	=	-0.844328
sine_float	11	=	-0.975917
sine_float	12	=	-0.992115
sine_float	13	=	-0.891007
sine_float	14	=	-0.684547
sine_float	15	=	-0.397148
sine_float	16	=	-0.062791
sine_float	17	=	0.278991
sine_float	18	=	0.587785
sine_float	19	=	0.827080
sine_float	20	=	0.968583
sine_float	21	=	0.995562
sine_float	22	=	0.904827
sine_float	23	=	0.707107
sine_float	24	=	0.425779
sine_float	25	=	0.094108
sine_float	26	=	-0.248690



0000//20:	sinbuffl
00007720:	00111111001000110010111000111000
00007724:	00111111010111000101100110010110
00007728:	00111111011110110111011100101100
0000772C:	00111111011111001101100100100100
00007730:	0011111101100000010101010110100010
00007734:	0011111100101001010010101110111100
00007738:	001111101011110001111010110100
0000773C:	0011110100000001010100010110000
00007740:	1011111010011110001101110111000
00007744:	10111111000111001110011101110111
00007748:	101111110101100000100101111011110
0000774C:	1011111101111001110101010110101101

แสดงข้อมูลในหน่วยความจำ แสดงในรูปของเลขฐานสอง

9.3 ภาคผนวก ค

<u>บทความทางวิชาการ</u>

N. Tangsangiumvisai and N. Ithisoponkul, "Double-Talk Detection for Stereophonic Acoustic Echo Cancellation in a Time-Varying Environment" ในการประชุมวิชาการทางวิศวกรรมไฟฟ้า ครั้งที่ 25 (EECON-25) วันที่ 21-22 พฤศจิกายน 2545, หน้า 5 – 9.



สถาบันวิทยบริการ จุฬาลงกรณ์มหาวิทยาลัย