

บทที่ ๘

มาตรฐานและข้อเสนอแนะ

การศึกษาวิจัยนี้มีวัตถุประสงค์เพื่อหาวิธีการลดจำนวนชุดบกพร่องในการประกอบอุปกรณ์อิเล็กทรอนิกส์ลงบนแผ่นลามယองพินท์ของผลิตภัณฑ์เครื่องใช้ไฟฟ้าและผลิตภัณฑ์อิเล็กทรอนิกส์ของโรงงานตัวอย่างโดยการวิเคราะห์ชุดบกพร่องของผลิตภัณฑ์รุ่น PCBA1 โดยการรวมรวมและวิเคราะห์ข้อมูลของชุดบกพร่อง ซึ่งพบว่ามีปัญหาชุดบกพร่องหลักอยู่ 4 ชนิด คือ Short , Unsolder , Reverse และ Floating จากนั้นจะทำการวิเคราะห์ชุดบกพร่องของผลิตภัณฑ์เมื่อออกจากขั้นตอนดูแลรักษาความสะอาดในการผลิต ทั้งนี้การวิเคราะห์จะขึ้นตามหลักของการจัดการ 3 M ได้แก่ คน (Man) , วิธีการ (Method) และเครื่องจักร (Machine) ซึ่งจะพบว่า ปัญหาส่วนใหญ่จะเกิดจากการออกแบบที่ไม่เหมาะสมกับความสามารถในการผลิตหรือจากการออกแบบรวมกับวิธีการที่ใช้ในการผลิตไม่เหมาะสม ซึ่งในบางกรณีอาจมีปัญหาร่องของคน (Man) หรือเครื่องจักร (Machine) เป็นมาเกี่ยวข้องบ้าง

จากนั้นทำการกำหนดแนวทางในการปรับปรุงเพื่อลดจำนวนชุดบกพร่องของผลิตภัณฑ์ โดยไม่เน้นที่แก้ที่ต้นเหตุของปัญหา แต่จะเน้นที่ความยากง่ายในการแก้ไข ผลกระทบ ผลลัพธ์ที่จะเกิดขึ้น เวลาที่ใช้ซึ่งพบว่าวิธีการปรับปรุงที่เหมาะสมมีอยู่ 2 วิธี คือการเปลี่ยนแบบ และการเปลี่ยนวิธีการทำงาน ซึ่งในวัตถุประสงค์เดิมจะแค่กำหนดแนวทางในการปรับปรุงเพื่อลดจำนวนชุดบกพร่องของผลิตภัณฑ์ เมื่อจากปัญหาร่องการข้อมูลต่อการปรับปรุงจะต้องใช้เวลา นานมากในการข้อมูลต่อแบบแก้ต้นแบบเพื่อส่งไปปั้งผู้ผลิตเพื่อลายช่องพินเพื่อแก้ไขตามต้นแบบที่ถูกปรับปรุง ซึ่งผู้ผลิตแผ่นลามယองพินอาจจะต้องใช้เวลานานมากในการแก้ไขและสามารถแก้ไขได้เฉพาะในส่วนที่ยังไม่ได้คำสั่งซื้อ แต่เมื่อจากได้รับความร่วมมือเป็นอย่างดีจากผู้ผลิตเพื่อลายช่องพิน ผู้ผลิตจะสามารถดำเนินการปรับปรุงเพื่อลดจำนวนชุดบกพร่องของผลิตภัณฑ์มาปฏิบัติจริงทั้งในส่วนการเปลี่ยนแบบและการเปลี่ยนวิธีการทำงาน ซึ่งทำให้ปัญหาเบอร์เซ็นต์ชุดบกพร่องของผลิตภัณฑ์ลดลงอย่างมาก ซึ่งได้แก่

ปัญหาร่อง Unsolder
ปัญหาร่อง Short

ลดลงจาก 273.0 เบอร์เซ็นต์เป็น 1.41 เบอร์เซ็นต์
ลดลงจาก 213.5 เบอร์เซ็นต์เป็น 2.54 เบอร์เซ็นต์

ปั๊วหานเรื่อง Floating	ลดลงจาก 120.5 เปอร์เซ็นต์เป็น	0 เปอร์เซ็นต์
ปั๊วหานเรื่อง Reverse	ลดลงจาก 20.5 เปอร์เซ็นต์เป็น	0 เปอร์เซ็นต์
ปั๊วหานเรื่อง ไม่สามารถทำได้	ลดลงจาก 200 เปอร์เซ็นต์เป็น	0 เปอร์เซ็นต์

ข้อวิจารณ์และอุปสรรคในการวิจัย

ในการศึกษาวิจัยนี้ ได้ทำการปฏิบัติจริง ณ สถานีงานจริง ซึ่งจะพบปัญหาในการเรื่องการเตรียมข้อมูล ซึ่งพบว่า ฝ่ายผลิตไม่มีการเก็บข้อมูลของจุดบกพร่องเลย โดยเมื่อพนักงานก พร่องจะทำการซ่อนทันทีหรือถ้าปรินาฟของเสียงมากกว่าที่จะซ่อนได้ทันความเร็วของสายการผลิตพนักงานจะแยกไส้ก่อต่องเพื่อนำมาซ่อนทีหลัง ทำให้การผลิตได้มีประสิทธิภาพเนื่องจากไม่มีระบบการป้อนข้อมูลย้อนกลับ (Feed Back System)

นอกจากนั้น เมื่อพนักงานนำข้อมูลแบบ ฝ่ายโรงงานจะใช้ดองใช้เวลาและข้อมูลก่อนข้างมากในการตัดต่อของอนุมัติการแก้ไขแบบจากฝ่ายวิจัยและพัฒนาซึ่งต้องอยู่ในต่างประเทศ และหลังจากที่ได้รับการอนุมัติจะต้องใช้เวลานานมากในการแก้ไขด้นแบบเพื่อส่งไปยังผู้ผลิตแต่ละสายวงจรพิมพ์เพื่อผลิตตามดันแบบที่ถูกแก้ไขแล้ว ซึ่งผู้ผลิตแต่ละสายวงจรพิมพ์จะสามารถผลิตเหมือนดันแบบดัวใหม่ได้ในส่วนที่ซับไม่ได้คำสั่งซื้อ ซึ่งโดยปกติจะมีคำสั่งซื้อไปถึงหน้า 2-3 เดือน ทำให้การส่งมอบแต่ละสายวงจรพิมพ์รุ่นใหม่อ้างจะต้องใช้เวลาถึง 6 เดือนหลังจากที่พบปัญหา ณ สถานีงาน

ในการลดจุดบกพร่องของการประกอบแผ่นลายวงจรพิมพ์โดยการวิเคราะห์ความสามารถในผลิต นอกจากจะลดลงเสียงที่เกิดขึ้นในกระบวนการผลิตแล้ว ยังเพิ่มประสิทธิภาพในการผลิตโดยการลดสถานีงานที่ไม่จำเป็นหลังการปรับปรุง เช่น สถานีงานการซ่อน สถานีงานการตรวจสอบ ซึ่งเป็นการลดช่วงเวลา และคำใช้จ่ายในการสูญเสียเวลาในการซ่อนของเสียงในการจัดเตรียมวัสดุคิบในการซ่อน

ข้อเสนอแนะ

1. เมื่อจากการศึกษาวิจัยนี้ได้ทำการศึกษาการลดจุดกพร่องของการประกอบแผ่นลายวงจรพิมพ์ โดยการวิเคราะห์ความสามารถในการผลิตภัณฑ์รุ่น PCBA1 เห็นว่า งานวิจัยที่ควรดำเนินต่อคือ การกำหนดแนวทางในการกำหนดมาตรฐานการออกแบบให้เหมาะสมกับความสามารถในการผลิตภัณฑ์ริง DFM (Design For Manufacturability) สำหรับการออกแบบผลิตภัณฑ์ใหม่สำหรับฝ่ายออกแบบและกำหนดตารางการตรวจสอบรูปแบบของแบบของผลิตภัณฑ์และขั้นตอนการผลิตว่าเหมาะสมกับความสามารถในการผลิตจริงภายในโรงงานสำหรับฝ่ายโรงงาน เมื่อจากการผลิตจากแบบที่ไม่เหมาะสมกับความสามารถในการผลิตจริง จะทำให้เกิดปัญหาและจุดกพร่องค่อนข้างมาก ฝ่ายโรงงานต้องเปลี่ยนวิธีการทำงาน หรือเพิ่มขั้นตอนความสามารถในการผลิตเพื่อให้สามารถผลิตได้จริง เพื่อแก้ปัญหาเฉพาะหน้า เพราะการพิสูจน์ว่าการออกแบบไม่เหมาะสมกับความสามารถในการผลิตไม่สามารถทำได้ทันที และหลังจากพิสูจน์ได้ว่าการออกแบบไม่เหมาะสมกับความสามารถในการผลิตจะต้องใช้เวลานานในการแก้ด้านแบบ และกว่าจะได้แผ่นลายวงจรพิมพ์รุ่นใหม่ก็ต้องทนผืนผลิตอีกนาน

2. การควบคุมคุณภาพโดยการนับสัดส่วนเบอร์เซ็นต์จุดกพร่องในกระบวนการบัดกรีอัตโนมัติจะเป็นเปลี่ยนจากหน่วยจากจุดกพร่องต่อชิ้นงาน (% defect) เป็น PPM (Part Per Million) ซึ่งจะนับจากจุดกพร่องต่อจุดเชื่อมที่ถูกใช้งานทั้งหมด

3. ในการผลิตผลิตภัณฑ์ใหม่ ฝ่ายโรงงานและฝ่ายออกแบบต้องมีช่องทางและวิธีการติดต่อแลกเปลี่ยนข้อมูลความสามารถในการผลิตจริงของโรงงานในขณะนี้และทางพื้นฐานในการออกแบบให้ทันสมัยลดเวลา เพื่อให้การออกแบบเหมาะสมกับความสามารถในการผลิตจริง (DFM : Design For Manufacturability)